



ANTONIO IACENDA

CURRICULUM VITAE



Data di nascita / 10/04/2001 Età / 24
Luogo di nascita / **SALERNO (SA)**
Cittadinanza / **Italiana**
Via Monsignore Vicinanza, 38/D, 84091
BATTIPAGLIA (SA)
Patente di guida / **B / Automunito**
ID / **5680674** aggiornato al **02/05/25**

✉ **tonioiacenda@gmail.com**
☎ **3770800545**

SOCIAL NETWORK

in

CONOSCENZE LINGUISTICHE



LINGUA MADRE: **Italiano**



INGLESE
BUONA

B2	B2	B2	B2	B2
----	----	----	----	----

COMPETENZE DIGITALI

DigComp

Alfabetizzazione su informazioni e dati

Utente avanzato

Comunicazione e collaborazione **Utente**

avanzato

Creazione di contenuti digitali **Utente**

avanzato

Sicurezza **Utente avanzato**

Risolvere problemi **Utente avanzato**

PROSPETTIVE FUTURE E LAVORO CERCATO

INTENZIONE PROSEGUIMENTO STUDI: **Si** /
Laurea magistrale

SETTORE ECONOMICO: **1.**

informatica/elettronica / **2.** comunicazioni e
telecomunicazioni / **3.** aeronautica,
aerospaziale, navale

AREA PROFESSIONALE: **1.** engineering e
progettazione / **2.** produzione

OCCUPAZIONE DESIDERATA:

Ingegnere elettronico

PROVINCIA PREFERITA: **1. MILANO** / **2.**
ROMA

DISPONIBILITÀ A TRASFERTE:

Sì, anche frequenti

DISPONIBILITÀ A TRASFERIRSI ALL'ESTERO:

Sì, anche in paesi extraeuropei

Obiettivo Professionale

Desidero contribuire allo sviluppo di soluzioni digitali avanzate nei settori FPGA, ASIC e embedded systems, mettendo a frutto le competenze acquisite nei miei progetti universitari. Il mio obiettivo è crescere come Digital Designer in contesti innovativi, dove posso affrontare sfide tecniche complesse e continuare a sviluppare le mie capacità di progettazione hardware e firmware.



ESPERIENZE DI LAVORO/STAGE

Tirocinio Curriculare LABORATORIO DI MICROELETTRONICA

Informatica/elettronica
FISCIANO (SA)
03/2023 - 09/2023

Principali attività e responsabilità: Progettazione e implementazione di una rete neurale convolutiva (CNN) nel contesto del TinyML.

Competenze e obiettivi raggiunti: Progettazione e addestramento di reti neurali; compressione di modelli di reti neurali per l'implementazione sui microcontrollori; scrittura del firmware del microcontrollore per stimolare la rete neurale per effettuare l'inferenza del modello in real-time su un microcontrollore; Tensorflow e Tensorflow Lite.

Assunto come: stagista/tirocinante - tirocinio durante gli studi |
Durata in ore: 225 | Area aziendale: engineering e progettazione



ISTRUZIONE

LAUREA MAGISTRALE 2023 - 2025 STUDI IN CORSO



UNIVERSITÀ
DEGLI STUDI
DI SALERNO

Università degli Studi di **SALERNO**
Dipartimento di Ingegneria Industriale
Corso di Laurea Magistrale in Ingegneria Elettronica
LM-29 - Laurea Magistrale in Ingegneria elettronica
Voto di laurea/diploma previsto: **110/110 con lode**
Data presunta di conseguimento: 12/2025

LAUREA 2020 - 2023 TITOLO CERTIFICATO



UNIVERSITÀ
DEGLI STUDI
DI SALERNO

Università degli Studi di **SALERNO**
Dipartimento di Ingegneria Industriale
INGEGNERIA ELETTRONICA
L-8 - Laurea in Ingegneria dell'informazione
Titolo della tesi: TINYML per un sistema di monitoraggio del territorio a bordo satellite basato su rete neurale | Materia: ELETTRONICA DIGITALE | Relatore: LICCIARDO GIAN DOMENICO|VITOLO PAOLA | Parole chiave: TINYML ONBOARD SATELLITES CNN LANDSCAPE MONITORING IMAGE CLASSIFICATION

Età al conseguimento del titolo: 22 | Durata ufficiale del corso di studi: 3 anni

Votazione finale: **110/110 con lode**
Data di conseguimento: 22/09/2023

MATURITÀ SCIENTIFICA BATTIPAGLIA 2020

Liceo Scientifico
Liceo scientifico Enrico Medi, BATTIPAGLIA (SA)
Voto Diploma: **97/100**
Tipo Diploma: diploma italiano
Tipo Scuola: statale



OFFICE AUTOMATION

COMPETENZE INFORMATICHE

Elaborazione testi: (Altamente specializzato) | **Fogli elettronici:**

(Altamente specializzato) | **Software di presentazione:** (Altamente specializzato) | **Suite da ufficio:** (Altamente specializzato) | **Web Browser:** (Altamente specializzato)

PROGRAMMAZIONE

Linguaggi di Programmazione: C (Intermedio) , Java (Intermedio) , Python (Intermedio) , SystemVerilog (Avanzato)

GESTIONE SISTEMI E RETI

Architetture di rete: (Avanzato)