本节内容

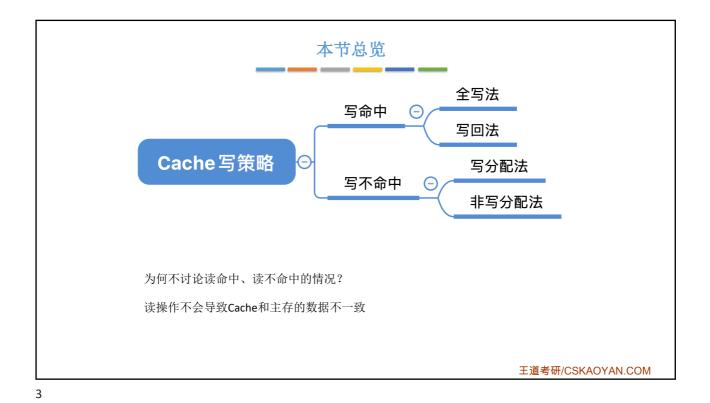
Cache
写策略

有待解决的问题 主存块号 注意:每次被访问的主存块, Cache块号 一定会被立即调入Cache 0 1KB 0 1KB 1 1KB 1KB 1 2 1KB 主存的地址共22位: 2 1KB 3 1KB 块号 块内地址 12位 10位 6 1KB 4093 1KB  $4M=2^{22}$ ,  $1K=2^{10}$ 1KB 4094 1KB 整个主存被分为 212 = 4096 块 Cache (8KB) 4095 1KB 主存 (4MB) • 如何区分 Cache 与 主存 的数据块对应关系? --Cache和主存的映射方式 --替换算法 • Cache 很小,主存很大。如果Cache满了怎么办? • CPU修改了Cache中的数据副本,如何确保主存中数据母本的一致性? ——Cache写策略 王道考研/CSKAOYAN.COM

2

# 公众号:考研拼课。配套课程请关注

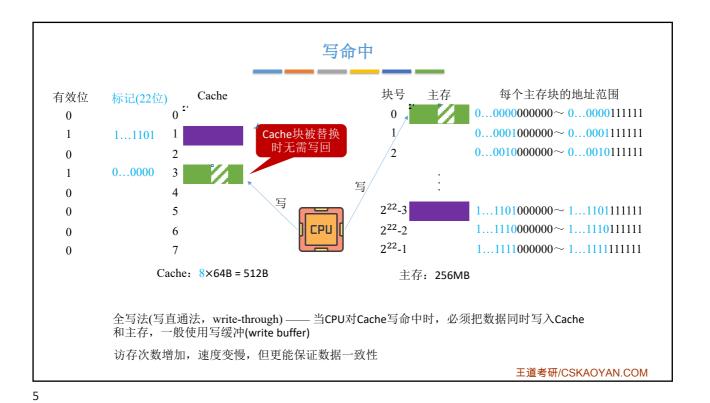
王道考 ",, 。,, 。,, .....



写命中 块号 主存 每个主存块的地址范围 有效位 位 标记(22位) Cache 0 = 0 被替换时写回:  $0...0001000000 \sim 0...0001111111$ 0 1...1101 1  $0...0010000000 \sim 0...0010111111$ 0 2 2 1 0...0000 3 0  $2^{22}-3$ 0 5  $1...11010000000 \sim 1...11011111111$ 0  $2^{22}-2$  $1...11100000000 \sim 1...11101111111$ 6 0  $2^{22}-1$  $1...1111000000 \sim 1...1111111111$ Cache:  $8 \times 64B = 512B$ 主存: 256MB 写回法(write-back) — — 当CPU对Cache写命中时,只修改Cache的内容,而不立即写入主 存,只有当此块被换出时才写回主存 减少了访存次数,但存在数据不一致的隐患。 王道考研/CSKAOYAN.COM

4

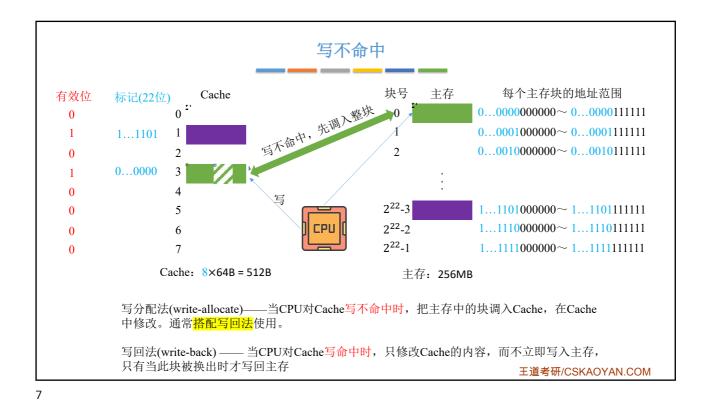
### 公众号:考研拼课。 配套课程请关注



写命中 SRAM实现 的FIFO队列 块号 主存 每个主存块的地址范围 Cache 有效位 标记(22位) 0 =. 0  $0...0001000000 \sim 0...00011111111$ 1 1...1101  $0...0010000000 \sim 0...0010111111$ 0 2 0...00003 4 0  $2^{22}$ -3 5  $1...11010000000 \sim 1...11011111111$ 0  $2^{22}-2$  $1...11100000000 \sim 1...11101111111$ 6 0  $2^{22}-1$ 0  $1...1111000000 \sim 1...11111111111$ Cache:  $8 \times 64B = 512B$ 主存: 256MB 全写法(写直通法, write-through) — – 当CPU对Cache写命中时,必须把数据同时写入Cache 和主存,一般使用写缓冲(write buffer) 使用写缓冲,CPU写的速度很快,若写操作不频繁,则效果很好。若写操作很频繁,可能会 因为写缓冲饱和而发生阻塞 王道考研/CSKAOYAN.COM

6

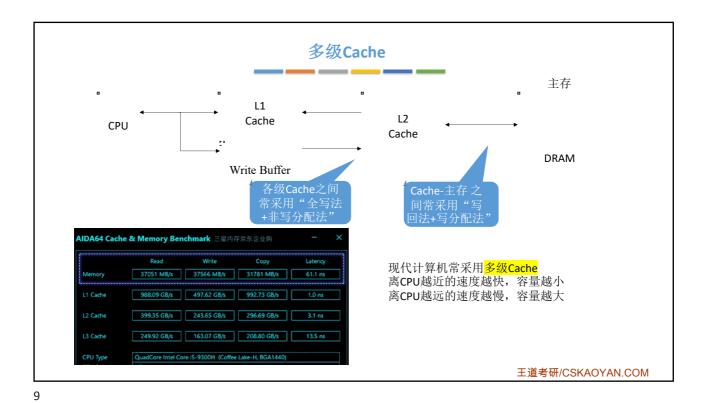
## 公众号:考研拼课 配套课程请关注



写不命中 块号 每个主存块的地址范围 Cache 有效位 标记(22位) 0  $0...0001000000 \sim 0...00011111111$ 1...1101  $0...0010000000 \sim 0...0010111111$ 2 3 0  $2^{22}-3$  $1...11010000000 \sim 1...11011111111$ 0  $2^{22}-2$  $1...11100000000 \sim 1...11101111111$ 6 0  $2^{22}-1$  $1...1111000000 \sim 1...1111111111$ 0 只有"读"未命 Cache:  $8 \times 64B = 512B$ 主存: 256MB 非写分配法(not-write-allocate)——当CPU对Cache写不命中时只写入主存,不调入Cache。 <mark>搭配全写法</mark>使用。 全写法(写直通法, write-through) — — 当CPU对Cache<mark>写命中时</mark>,必须把数据同时写入Cache和 主存,一般使用写缓冲(write buffer) 王道考研/CSKAOYAN.COM

8

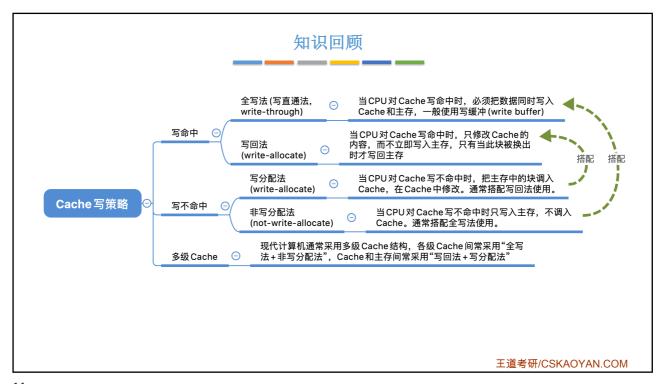
#### 公众号:考研拼课<sub>4</sub> 配套课程请关注



多级Cache 文件(F) 洗项(O) 查看(V) L1 进程 性能 应用历史记录 启动 用户 详细信息 服务 Cache CPU CPU CPU Pentium(R) Dual-Core CPUE5700 @ 3.0... 22% 2.49 GHz 内存 2.3/4.0 GB (57%) Write Buffer 磁盘 0 (C: D: E: F: 以太网 发送: 0.1 接收: 3.1 Mb AIDA64 Cache & Memory Benchmark 三星内存京东企业购 3.00 GHz 22% 2.49 GHz 37051 MB/s 37566 MB/s 31781 MB/s 61.1 ns 逻辑处理器: 64 1043 31387 497.62 GB/s 992.73 GB/s 1:04:15:01 399.35 GB/s 243.65 GB/s 296.69 GB/s 249.92 GB/s 163.07 GB/s 208.80 GB/s (A) 简略信息(D) (N) 打开资源监视器 王道考研/CSKAOYAN.COM

10

### 公众号:考研拼课。 配套课程请关注



11

公众号:考研拼课。 配套课程请关注