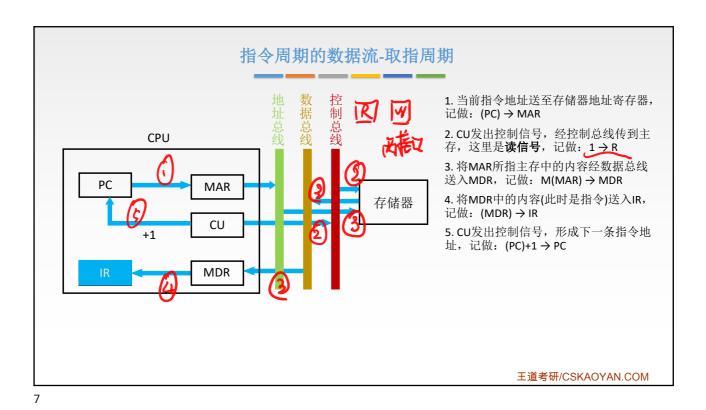
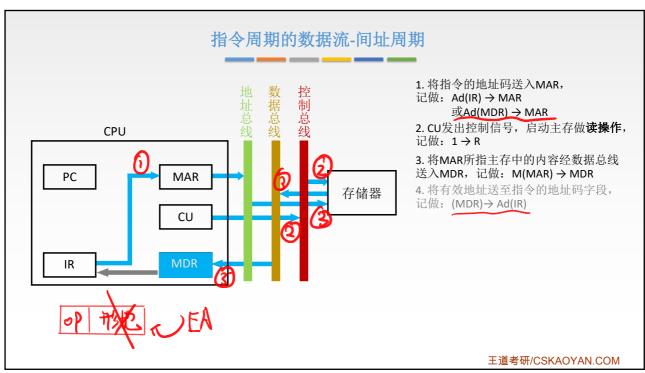


指令周期流程 触发器,可以存放1个二进制位。 取指周期 IND INT D D D 有间址吗 CLK 间址周期  $1 \longrightarrow FE$  $1 \longrightarrow IND$  $1 \longrightarrow EX$  $1 \longrightarrow INT$ 否 取指周期: 0 0 0 执行周期 间址周期: 0 执行周期: 0 0 有中断吗? 中断周期: 0 中断周期 四个工作周期都有CPU访存操作,只是访存的目的不同。 否 取指周期是为了取指令,间址周期是为了取有效地址,执 行周期是为了取操作数,中断周期是为了保存程序断点。 王道考研/CSKAOYAN.COM

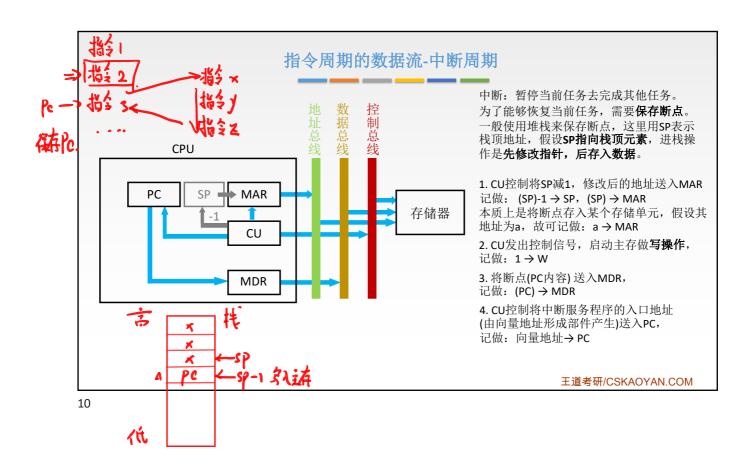




## 指令周期的数据流-执行周期

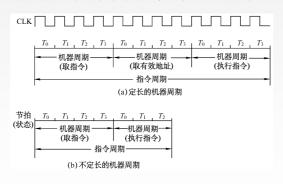
执行周期的任务是根据IR中的指令字的操作码和操作数通过ALU操作产生执行结果。 不同指令的执行周期操作不同,因此没有统一的数据流向。

王道考研/CSKAOYAN.COM



# 指令执行方案

一个指令周期通常要包括几个时间段(执行步骤),每个步骤完成 指令的一部分功能,几个依次执行的步骤完成这条指令的全部功能。



王道考研/CSKAOYAN.COM

11

# 指令执行方案

一个指令周期通常要包括几个时间段(执行步骤),每个步骤完成 指令的一部分功能,几个依次执行的步骤完成这条指令的全部功能。

# 

#### 



### 方案3. 流水线方案

在每一个时钟周期启动一条指令,尽量让多条指令同时运行,但各自处在不同的执行步骤中。 指令之间并行执行。

## 方案1. 单指令周期

对所有指令都选用相同的执行时间来完成。

指令之间串行执行;指令周期取决于执行时间最长的指令的执行时间。

对于那些本来可以在更短时间内完成的指令,要 使用这个较长的周期来完成,会降低整个系统的 运行速度。

## 方案2. 多指令周期

对不同类型的指令选用不同的执行步骤来完成。 指令之间串行执行;可选用不同个数的时钟周期 来完成不同指令的执行过程。

需要更复杂的硬件设计。



王道考研/CSKAOYAN.COM

