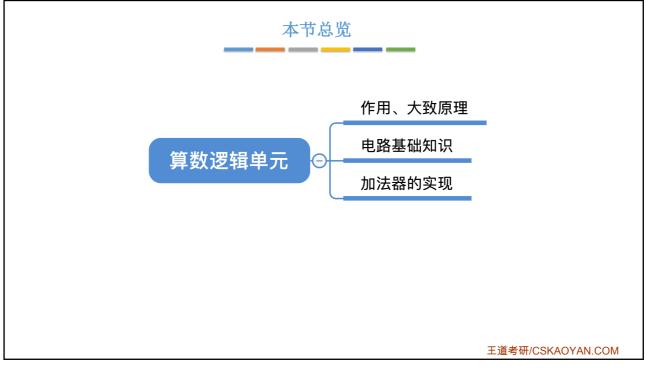
本节内容

算术逻辑 单元

电路基本原理 &加法器设计

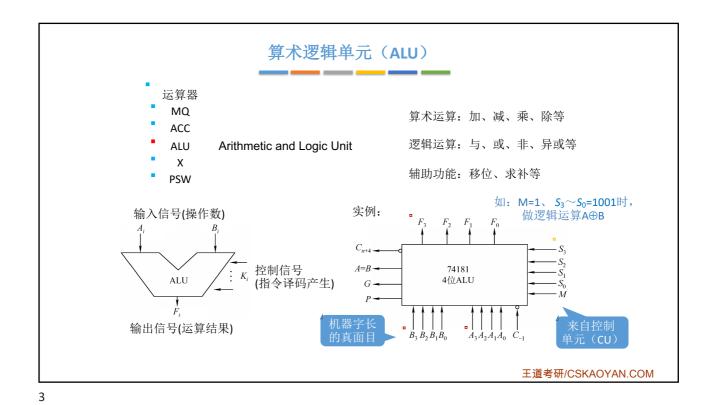
王道考研/CSKAOYAN.COM

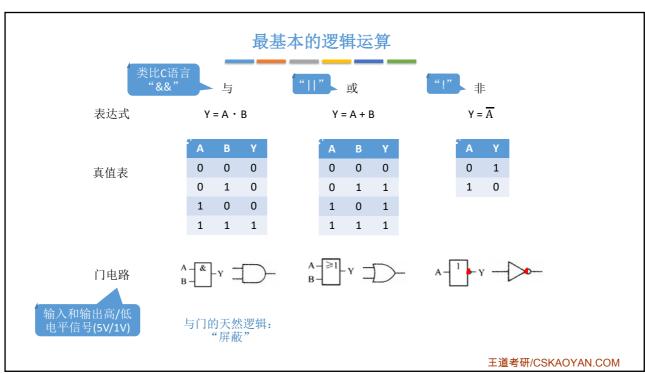
1



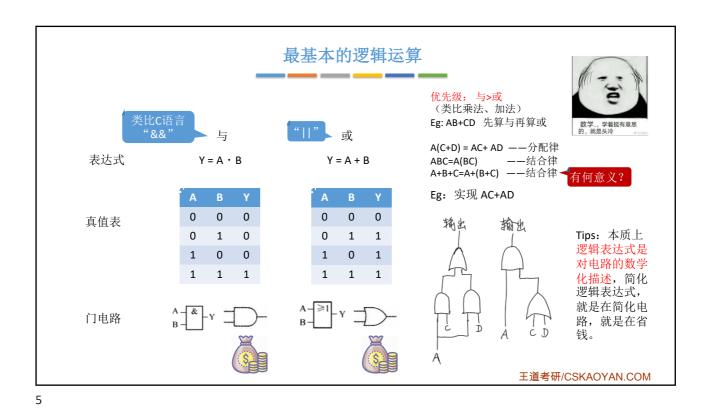
2

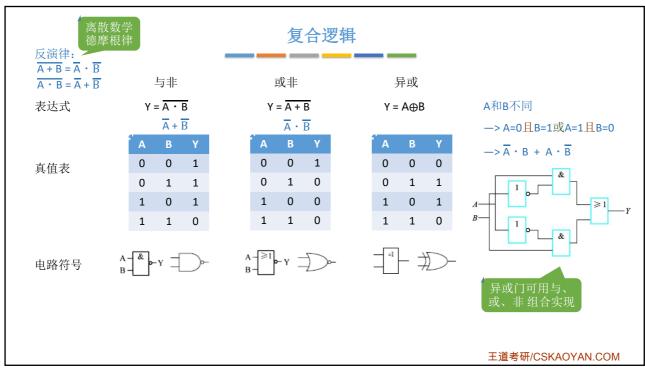
公众号:考研拼课₁ 配套课程请关注



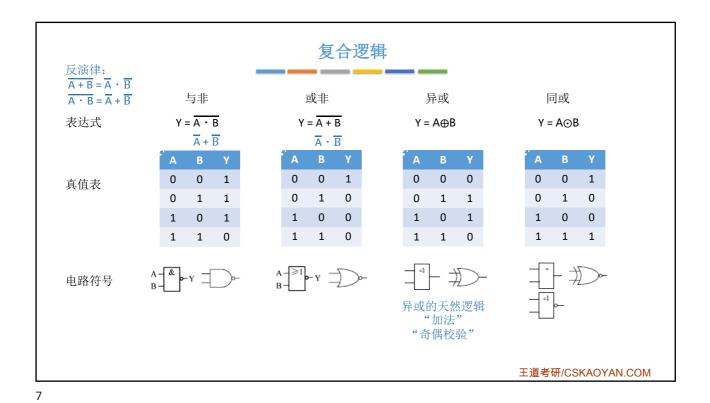


л





公众号:考研拼课。 配套课程请关注



回忆: 奇偶校验码

【例2-3】给出两个编码1001101和1010111的奇校验码和偶校验码。

设最高位为校验位,余7位是信息位,则对应的奇偶校验码为:

奇校验: <u>1</u>1001101 <u>0</u>1010111 偶校验: <u>0</u>1001101 <u>1</u>1010111

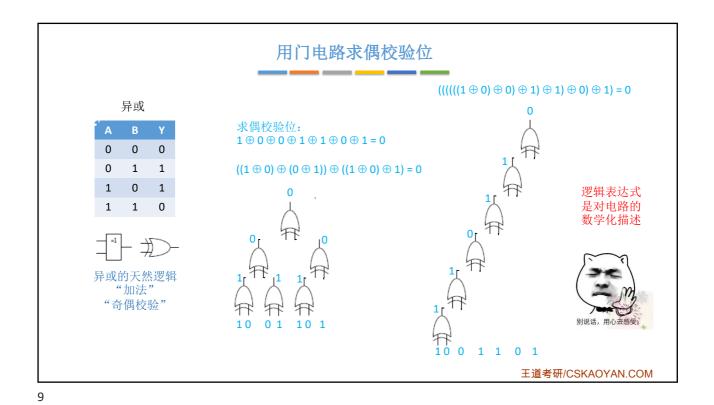


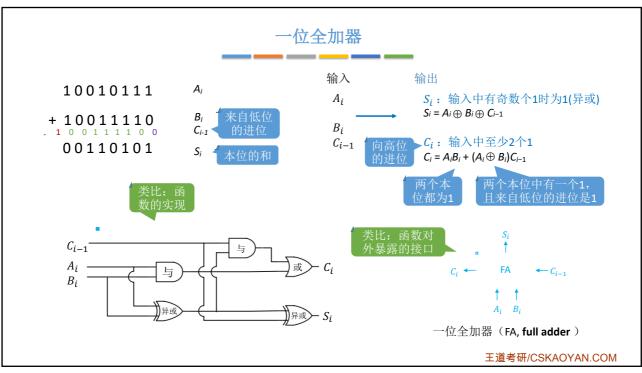
偶校验的硬件实现: 各信息进行异或(模2加)运算,得到的结果即为偶校验位

王道考研/CSKAOYAN.COM

8

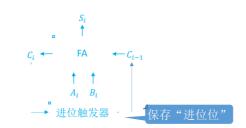
公众号:考研拼课。 配套课程请关注





公众号:考研拼课 配套课程请关注



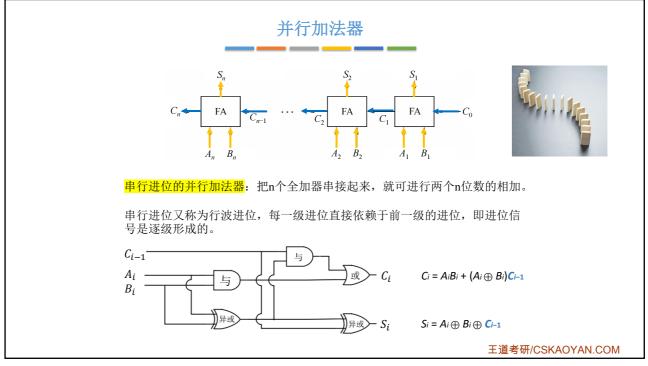


串行加法器: 只有一个全加器,数据逐位串行送入加法器中进行运算。 进位触发器用来寄存进位信号,以便参与下一次运算。

如果操作数长n位,加法就要分n次进行,每次产生一位和,并且串行逐位地送回寄存器。

王道考研/CSKAOYAN.COM

11



12

公众号:考研拼课。 配套课程请关注

王道考 ///, حمد عرب المحادث المحا

