

Core				
IF	ID	EX	WB	CSR
0001714E	0001714A	00017148	00017144	mstatus.mie=0
00017152	0001714E	0001714A	00017148	mip= 00010000 mstatus.mie=0
00017156 MRET	00017152	0001714E	0001714A	mstatus.mie=0
00000326	00017156 MRET	00017152	0001714E	mstatus.mie=0
0000032A	00000326	00017156 MRET	00017152	mstatus.mie=0
0000032E	0000032A	00000326	00017156 MRET	mstatus.mie=1
FLUSH	FLUSH	FLUSH	FLUSH	mstatus.mie=0
00000040				mstatus.mie=0
...	00000040			mstatus.mie=0
...	...	00000040		mstatus.mie=0
...	00000040	mstatus.mie=0

Interrupt

Reference Model				
IF	ID	EX	WB	External CSR
0001714E	0001714A	00017148	00017144	mstatus.mie=0
00017152	0001714E	0001714A	00017148	mip= 00010000 mstatus.mie=0
00017156 MRET	00017152	0001714E	0001714A	mstatus.mie=0
FLUSH	FLUSH	FLUSH	FLUSH	mstatus.mie=0
00000040				mstatus.mie=0
...	00000040			mstatus.mie=0
...	...	00000040		mstatus.mie=0
...	00000040	mstatus.mie=0