ESISAR GRENOBLE-INP



CS312 Programmation Objet

TP4 : Simulateur de Circuit Logique

El Mehdi Khalfi, Ioannis Parissis, Oum-El-Kheir Aktouf

On souhaite réaliser un système de simulation de circuits logiques constitué d'opérateurs qui sont des composants élémentaires permettant des assemblages ayant des fonctions particulières.

Ces composants que l'on qualifie souvent de « portes » peuvent soit transformer des entrées en des sorties (Transformateur) comme les portes « And », « Or », « Not », …; soit recevoir des niveaux logiques en entrée (Récepteur) comme une « Led », …

Un composant est donc un opérateur qui possède zéro, un ou plusieurs (maximum deux dans ce TP) entrées, et zéro ou une sortie. Mais en tout état, il possède une entrée (le cas d'une « Led ») ou une sortie (le cas d'un « Button »). Par exemple, le composant « And » possède deux entrées et une sortie. Les nombres d'entrées/sorties d'un type de composant sont immuables.

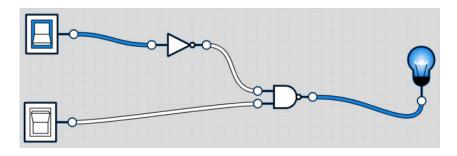


Figure 1 : Circuit Logique (depuis http://logic.ly/demo)

Un circuit est un assemblage de composants reliés entre eux par des connexions. Une connexion est orientée et relie une sortie d'un composant à l'entrée d'un autre. Une entrée d'un composant ne peut recevoir qu'une connexion, et une sortie ne peut être reliée qu'à une seule entrée.

Nous nous intéressons, dans ce TP, à des circuits particuliers appelés « circuits fermés », ceux pour lesquels aucune porte d'entrée ou de sortie n'est libre, c.-à-d. qu'il existe une connexion partant de chaque porte de sortie et une connexion arrivant sur chaque porte d'entrée. Nous considérons qu'un circuit n'ayant aucune porte libre est un circuit fermé. De plus, ce type de circuit doit contenir une seule « Led » qui recevra le résultat de la simulation du circuit.

Pour représenter les circuits, on propose un format textuel (xml¹) qui décrit les composants et les connexions qui les relient. Comme illustré dans la Figure 2, chaque composant est identifié par le nom du type auquel il appartient (par exemple, <logicGate>LED</logicGate>), ses coordonnées dans l'outil graphique (<led x="410" y="195">), et les autres composants reliés à ses portes d'entrée (<in1></in1> et <in2></in2>).

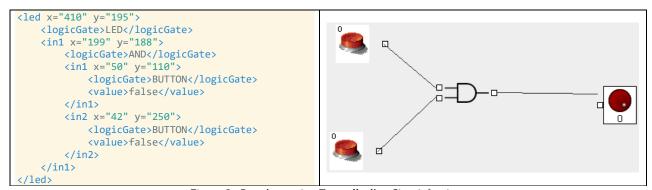


Figure 2 : Représentation Textuelle d'un Circuit Logique

¹ https://fr.wikipedia.org/wiki/Extensible Markup Language

Description Technique

Mise en Place de l'Application

- Télécharger le fichier TP.zip (sans le décompresser).
- Depuis Eclipse, cliquer sur File -> Import -> Existing Projects into Workspace
- Ensuite, sélectionner « Select archive file », et chercher le fichier .zip déjà téléchargé.
- Une fois le projet est exporté sur Eclipse, ajouter le bytecode de certaines classes déjà implémentées.
 - Cliquer avec le bouton droit de la souris sur le projet (TP)
 - Choisir Build Path -> Configure Build Path.
 - o Dans l'onglet « Libraries », Cliquer sur « Add External Class Folder »
 - Sélectionner le répertoire « classes » (déjà contenu dans le projet Eclipse). Pour les utilisateurs de Windows (si on ne peut pas parcourir l'arborescence pour sélectionner « classes »), copier le chemin absolu du répertoire « classes » dans le champ « Dossier ».

Interface Graphique

- Le point d'entrée de l'application est la fonction main de la classe CircuitLogiqueJFrame. Cette classe hérite de JFrame, et représente la fenêtre principale de l'interface graphique. Elle contient contentPane comme panneau principal. Ce dernier inclut une barre d'outils et un autre panneau de type LogicGateSimulatorJPanel pour la réalisation de circuits logiques.
- Un panneau de type LogicGateSimulatorJPanel contient deux autres panneaux pour le choix de portes logiques et la réalisation du circuit logique.
- Chaque porte positionnée dans le drawingPanel est elle-même un panneau contenant (i) l'icône correspondant à la porte logique, et (ii) les connecteurs d'entrée/sortie.
- Les évènements (clic de souris, glisser déposer, ...) de chaque composant (panneau, bouton, fenêtre, label, ...) sont dans la classe correspondante.

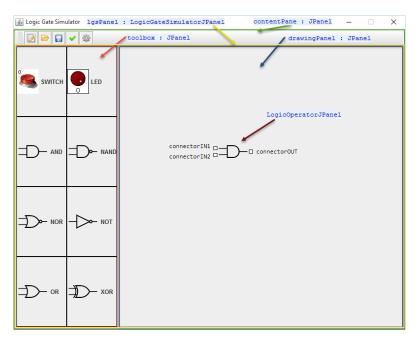


Figure 3: Composants de l'Application

Partie 1: IHM

Description de l'Application

L'application à implémenter est divisée en trois parties :

- ✓ Barre d'outils qui permet de :
 - o Créer un nouveau circuit logique,
 - o Charger un fichier (*.boole) contenant un circuit logique,
 - o Sauvegarder un circuit logique dans un fichier (*.boole),
 - Vérifier si un circuit logique est fermé,
 - Simuler le résultat d'un circuit logique.
- ✓ Boite à outils contenant des portes logiques.
- ✓ Espace de dessin pour réaliser un circuit logique.

Question 1

- Lancer l'application à partir d'Eclipse (Bouton droit sur le fichier CircuitLogiqueJFrame, ensuite choisir « Run As -> Java Application »).
- Charger le fichier test.boole.
- Vérifier que le circuit est bien fermé.
- Vérifier le résultat de la simulation du circuit logique.

Question 2

Décrire les étapes d'initialisation contenues dans le constructeur de la classe LogicGateSimulatorJPanel.

Question 3

- Pour créer un nouveau circuit logique, choisir une porte logique à partir de la boite à outils, le curseur de la souris change d'icone, telle qu'elle correspond à la porte logique choisie.
- Pour positionner une porte logique sur drawingPanel, il faut compléter le corps de l'évènement mouseClick dans le constructeur de LogicGateSimulatorJPanel, de sorte que :
 - o Si on clique sur le bouton droit, on annule le choix d'une porte :
 - Le type de porte logique sélectionnée est remis à NONE.
 - L'icône du curseur de la souris est remise à celle par défaut (♠).
 - Si on clique sur le bouton gauche de la souris :
 - On ajoute une porte logique (une instance de LogicOperatorJPanel) du type sélectionné à l'espace de dessin. Un opérateur est initialisé comme suit :
 - g: null dans le cas de création d'une nouvelle porte, sinon, l'instance d'une porte déjà existante.
 - logicgate: Type de la porte logique.
 - x, y: position de la porte dans le drawingPanel.
- Pour créer des connexions, à partir d'un connecteur de sortie d'une porte, cliquer et maintenir appuyé avec le bouton gauche de la souris pour relier cette sortie avec le connecteur d'entrée d'une autre porte logique.
- Sauvegarder le circuit réalisé.