

BC807 ... BC808 **SMD General Purpose PNP Transistors SMD Universal-PNP-Transistoren**

= -800 mA $h_{FE} \sim 160/250/400 P_{tot} = 310 mW$

 $V_{CES} = -30 ... -50 V$

Typische Anwendungen

Signalverarbeitung,

Besonderheiten

Schalten, Verstärken

Standardausführung 1)

Universell anwendbar

Konfliktmineralien 1

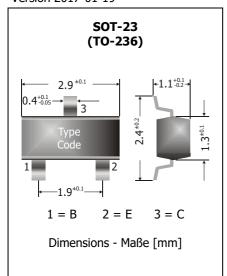
Drei Stromverstärkungsklassen

Konform zu RoHS, REACH,

Mechanische Daten 1)

 $T_{jmax} = 150$ °C

Version 2017-01-19



Typical Applications Signal processing, Switching, Amplification Commercial grade 1)

Features

General Purpose Three current gain groups Compliant to RoHS, REACH, Conflict Minerals 1)

Mechanical Data 1)

Taped and reeled 3000 / 7" Gegurtet auf Rolle Weight approx. 0.01 qGewicht ca. Case material UL 94V-0 Gehäusematerial Solder & assembly conditions 260°C/10s Löt- und Einbaubedingungen

Pb

MSL = 1

Type		Recommended complementary NPN transistors		
Code		Empfohlene komplementäre NPN-Transistoren		
BC807-16 = 5A or 5CR BC807-25 = 5B or 5CS BC807-40 = 5C or 5CT	BC808-16 = 5E or 5CR BC808-25 = 5F or 5CS BC808-40 = 5G or 5CT	BC817, BC818		

Maximum ratings 2) Grenzwerte 2)

			BC807	BC808
Collector-Emitter-volt. – Kollektor-Emitter-Spannung	E-B short	- V _{CES}	50 V	30 V
Collector-Emitter-volt. – Kollektor-Emitter-Spannung	B open	- V _{CEO}	45 V	25 V
Emitter-Base-voltage – Emitter-Basis-Spannung	C open	- V _{EBO}	5 V	
Power dissipation – Verlustleistung		P _{tot}	310 mW ³)	
Collector current – Kollektorstrom (dc)		- I _C	800 mA	
Peak Collector current – Kollektor-Spitzenstrom		- I _{CM}	1 A	
Peak Base current – Basis-Spitzenstrom		- I _{BM}	200 mA	
Junction temperature – Sperrschichttemperatur Storage temperature – Lagerungstemperatur		T _j T _s	-55+150°C -55+150°C	

Please note the <u>detailed information on our website</u> or at the beginning of the data book Bitte beachten Sie die detaillierten Hinweise auf unserer Internetseite bzw. am Anfang des Datenbuches

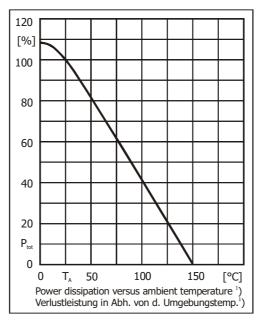
 T_A = 25°C, unless otherwise specified – T_A = 25°C, wenn nicht anders angegeben

Valid, if leads are kept at ambient temperature at a distance of 2 mm from case Gültig wenn die Anschlussdrähte in 2 mm Abstand vom Gehäuse auf Umgebungstemperatur gehalten werden



Characteristics Kennwerte

			-	
	$T_j = 25$ °C	Min.	Тур.	Max.
DC current gain – Kollektor-Basis-Stromverhältnis ¹)				
$- V_{CE} = 1 \text{ V, } - I_{C} = 100 \text{ mA} $ Group -2 Group -2	5 h _{FE}	100 160 250	- - -	250 400 630
- V_{CE} = 1 V_{r} - I_{C} = 500 mA	h _{FE}	40	_	_
Collector-Emitter saturation voltage – Kollektor-Emitter-Sättigungss	pg. ²)			
- I_C = 500 mA, - I_B = 50 mA		_	_	0.7 V
Base-Emitter saturation voltage – Basis-Emitter-Sättigungsspannun	g ²)			
$- I_{C} = 500 \text{ mA}, - I_{B} = 50 \text{ mA}$		_	_	1.3 V
Base-Emitter-voltage – Basis-Emitter-Spannung ²)				
$- V_{CE} = 1 V_{r} - I_{C} = 500 \text{ mA}$		_	_	1.2 V
Collector-Base cutoff current – Kollektor-Basis-Reststrom				
- $V_{CB} = 20 \text{ V}$, (E open) - $V_{CB} = 20 \text{ V}$, $T_j = 125^{\circ}\text{C}$, (E open)		- -	- -	100 nA 5 μA
Emitter-Base cutoff current – Emitter-Basis-Reststrom				
$-V_{EB} = 4 V$, (C open)		_	_	100 nA
Gain-Bandwidth Product – Transitfrequenz				
- V_{CE} = 5 V, - I_{C} = 10 mA, f = 50 MHz		_	100 MHz	_
Collector-Base Capacitance – Kollektor-Basis-Kapazität				
- $V_{CB}=10~V_{\text{,}}$ - $I_{\text{E}}=i_{\text{e}}=0$, f = 1 MHz			12 pF	
Thermal resistance junction to ambient Wärmewiderstand Sperrschicht – Umgebung	R _{thA}	< 420 K/W ²)		



Disclaimer: See data book page 2 or <u>website</u> **Haftungssauschluss:** Siehe Datenbuch Seite 2 oder <u>Internet</u>

2 http://www.diotec.com/ © Diotec Semiconductor AG

¹ Tested with pulses t_p = 300 μ s, duty cycle \leq 2% - Gemessen mit Impulsen t_p = 300 μ s, Schaltverhältnis \leq 2%

² Mounted on P.C. board with 3 mm² copper pad at each terminal Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss