

## BÀI TẬP QUẢN LÝ TIẾN TRÌNH

1./ Xét tập hợp các tiến trình sau:

Tiến trình	Thời điểm vào RL	Thời gian CPU	Độ ưu tiên
P <sub>1</sub>	0	10	3
P <sub>2</sub>	1	1	1
P <sub>3</sub>	2.5	2	3
P <sub>4</sub>	3	1	4
P <sub>5</sub>	4.5	5	2

Hãy cho biết kết quả điều phối theo các chiến lược

- FCFS
- SJF
- Round Robin với  $q = 2$
- **Độ ưu tiên không trung dụng**
- **Độ ưu tiên trung dụng**
- tính thời gian chờ cho từng tiến trình và thời gian chờ trung bình trong các chiến lược trên.

2./ Cho các tiến trình sau:

Tiến trình	Thời điểm vào RL	Thời gian CPU
P <sub>1</sub>	0	8
P <sub>2</sub>	0.4	4
P <sub>3</sub>	1	1

Hãy cho biết các kết quả điều phối chiến lược FCFS và SJF và thời gian chờ của từng chiến lược

3./ Điều phối các tiến trình sau theo chiến lược điều phối độ ưu tiên không trung dụng.

Tiến trình	Chiều dài CPU burst	Thời điểm vào RL	Độ ưu tiên
P <sub>1</sub>	2	0	2
P <sub>2</sub>	5	1	3
P <sub>3</sub>	3	2	1
P <sub>4</sub>	4	3	0

Tính thời gian chờ cho từng tiến trình và thời gian chờ trung bình.

## BÀI TẬP QUẢN LÝ BỘ NHỚ CHÍNH

1./ Trong mô hình cấp phát bộ nhớ liên tục, có năm phân mảnh bộ nhớ theo thứ tự với kích thước là Bộ nhớ: 600KB, 500KB, 200KB, 300KB.

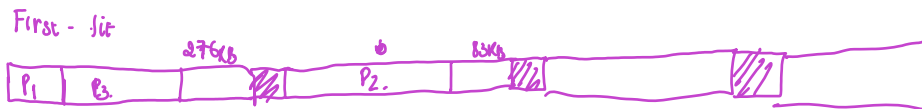
Giả sử có 4 tiến trình đang chờ cấp phát bộ nhớ theo thứ tự

P1, P2, P3, P4.

Kích thước tương ứng của các tiến trình trên là:

212KB, 417KB, 112KB, 426KB.

Hãy cấp phát bộ nhớ cho các tiến trình trên theo thuật toán First-fit, Best-first, Worst-fit.



2./ (đề kiểm tra) Trong mô hình cấp phát bộ nhớ liên tục, có 5 phân mảnh bộ nhớ với kích thước là 200KB, 400KB, 600KB, 300KB, 500KB. Giả sử có 4 tiến trình đang chờ cấp phát bộ nhớ theo thứ tự P1, P2, P3, P4. Kích thước tương ứng các tiến trình trên là: 220KB, 250KB, 550KB, 320KB.

Hãy cấp phát bộ nhớ cho các tiến trình trên theo thuật toán First – fit và Best – fit.

3./ Một tiến trình được nạp vào bộ nhớ theo mô hình phân trang với kích thước trang là 1024 byte. Bảng trang như sau:

Hãy chuyển các địa chỉ logic sau thành địa chỉ vật lý: a) 1251; b) 3249

1
5
3
6

① Địa chỉ luận lý 1251 nằm ở trang :  $14 \div 4 = 3$

② Độ dời cuối dãy địa' 1251 so với đầu trang  $1251 \div 1024 = 227$

③ Tra bảng trang ta có : Trang 1 được ánh xạ thành trang 5

④ Địa chỉ vật lý của địa' luận lý 1251:  $5 \times 1024 + 227 = 5347$ .

4./ Một tiến trình được nạp vào bộ nhớ theo mô hình phân trang với kích thước trang là 512byte. Bảng trang như sau:

Hãy chuyển các địa chỉ logic sau thành địa chỉ vật lý: a) 689; b) 1613

2
6
5
3