Mikroprozessorpraktikum WS 12/13

Carlos Martín Nieto, Simon Hohberg, Tu Tran January 24, 2013

1 Watchdog

1.1 Programmierung

1.1.1 Ermitteln Sie (auf Basis des Blockschaltbildes der Watchdog-Einheit) für den Watchdog alle möglichen Zeiten, die sich auf Basis der ACLK-Taktquelle (f=32768Hz) mit dem WDTCTL Register einstellen lassen. Fassen Sie die notwendigen Bitbelegung des WDTCL-Registers mit den dazu gehörigen Zeiten tabellarisch zusammen.

WDTISx Watchdog divider:

00	32768	$1000~\mathrm{ms}$
01	8192	$250~\mathrm{ms}$
10	512	15,265 ms
11	64	$1.9~\mathrm{ms}$

1.1.2 Wie verändern sich die in A 3.1.1 bestimmten Zeiten wenn man mit den DIVAx-Bits im BCSCTL1-Register die ACLK Vorteiler auf 1, 2, 4, und 8 setzt?

Da wird die Taktfrequenz geteilt, daraus wird das Intervall multipliziert.

- 1.1.3 Entwickeln Sie eine eigenständige Endlosschleife die folgenden Ablauf von 5 Schritten zyklisch ausführt:
 - 1. Schritt: alle LED (P4.0..2) aus , 1 Sekunden warten
 - 2. Schritt: LED (P4.0) an, 1 Sekunden warten, LED (P4.0) aus
 - 3. Schritt: LED (P4.1) an, 1 Sekunden warten, LED (P4.1) aus
 - 4. Schritt: LED (P4.2) an, 1 Sekunden warten, LED (P4.2) aus
 - 5. Schritt: alle LED (P4.0..2) an, 1 Sekunden warten, alle LED (P4.0..2) aus

```
#define BIT_SET(a,b) ((a) |= (b))

#define BIT_CLR(a,b) ((a) &= ~(b))

#define BIT_TOGGLE(a,b) ((a) ^= (b))

#define LED_ROT (0x01) // 0 0 1

#define LED_GELB (0x02) // 0 1 0

#define LED_GRUEN (0x04) // 1 0 0

#define LED_ALL (LED_ROT | LED_GELB | LED_GRUEN)

#define LED_ON(led) (BIT_CLR(P4OUT, led))

#define LED_OFF(led) (BIT_SET(P4OUT, led))

#define LED_TOGGLE(led) (BIT_TOGGLE(P4OUT, led))

#define TASTE_LINKS (0x1) #define TASTE_RECHTS (0x2)
```

```
#define SLEEP QUANTUM 10000 #define SLEEP(n) do { \
19
    long time = n * 100000; /* wait() sleeps 10*n microseconds */ \ while(time > SLEEP_QUANTUM) { \
13
14
15
                         wait (SLEEP_QUANTUM);
                        time — SLEEP_QUANTUM;
16
17
                         wait (time); \
18
                         } while(0)
19
    print_value();
20
     // P5.4 Input
21
    \mathrm{BIT}\ \mathrm{SET}(\,\mathrm{P5SEL}\,,\ 1\,<<\,4)\;;
22
23
        \stackrel{-}{==} Hier die Endlosschleife quasi das Betriebssystem
                        LED OFF(LED ALL);
^{24}
     while(1){
                                                      SLEEP(1);
              LED ON(LED_ROT);
25
26
              SLEEP(1);
27
              LED OFF(LED ROT):
28
              LED ON(LED GELB);
29
              SLE\overline{E}P(1);
              LED OFF(LED GELB);
30
31
              LED ON(LED GRUEN);
32
              SLEEP(1);
              LED OFF(LED GRUEN);
33
              LED ON(LED ALL);
34
35
              SLEEP(1);
```

1.1.4 Im nächsten Schritt aktivieren Sie vor der Endlosschleife den Watchdog ohne weitere Einstellungen. Wie verhält sich das Programm jetzt? Erläutern Sie die gemachten Beobachtungen.

Beobachtung: keine LEDs gehen an, nur power On LED

Erklärung: Watchdog hat Reset sehr schnell durchgeführt und das Timer-Intervall ist zu klein.

- 1.1.5 Berechnen Sie für diese Einstellung die Zeit bis der Watchdog einen RESET auslöst. Wie lange dauert ein Durchlauf der Schleife mit den oben beschriebenen fünf Schritten? Zu welchem Zeitpunkt löst der Watchdog einen RESET aus? Testen das Programm und diskutieren Sie das erkennbare Verhalten.
 - Berechnung: Es dauert 8 Sekunden, bis Reset auslöst (= 1/8 Hz).
 - Beobachtung: Es dauert ca. 4 Sekunden, bis Reset auslöst.
 - Ein Durchlauf der Schleife dauert 5 Sekunden.
 - Beim 2. Durchlauf des Programms wird ein Reset von Watchdog ausgelöst.
 - Danach läuft das LED-Programm nicht mehr, aber die Power-LED blinkt weiter.
- 1.1.6 Einen RESET durch den Watchdog innerhalb der Endlosschleife kann verhindert werden, wenn man innerhalb der Endlosschleife den Watchdog neu programmiert. Fügen Sie dazu einfach nach dem 5.Schritt eine entsprechende Codezeile ein. Testen und dokumentieren Sie das.

Dieser Zeilencode wird am Ende der Schleife hinzugefügt:

```
 \begin{array}{|c|c|c|c|c|c|}\hline 1 & \dots & \\ 2 & \text{WDTCTL} = \text{WDIPW} + \text{WDTCNTCL} + \text{WDTSSEL}; \\ 3 & \dots & \\ \hline \end{array}
```

1.2 Verteilung

1.2.1 Stellen Sie sich vor nach dem 3. Schritt aus A3.1.3 und der erfolgten Änderung aus A3.1.6 wird das Programm gezwungen längere Zeit eine andere Aufgabe abzuarbeiten. Wir simulieren das durch folgende Codezeile:

```
1 ... while(P1IN&0x01){P4OUT &=~0x01; wait(30000); P4OUT |= 0x01; wait(30000);}; ...
```

Solange der linke Taster gedrückt ist, blinkt die rote LED wait (30000) lang, dann fängt alles von vorne an.

1.2.2 Jetzt ändern Sie bitte die folgende Codezeile so, dass während der Taster gedrückt ist, kein RESET durch den Watchdog ausgelöst wird.

```
2
    while (P1IN&0x01) {
        WDTCTL = WDTPW + WDTHOLD; // Watchdog aus
3
        P4OUT &=~0x01;
4
        wait(30000);
5
6
        P4OUT = 0 \times 01;
7
        wait (30000);
        WDTCTL = WDTPW + WDTCNTCL + WDTSSEL; //Watchdog an
8
    };
10
```

Der Watchdog wird so eingestellt, dass er vor der Ausführung der Programmcodes ausgeschaltet und danach wieder angeschaltet wird. Damit wird verhindert, dass kein RESET während der Ausführung des Programms ausgelöst wird.

In realen Systemen kann es durchaus passieren, dass aufgrund von Speicherfehlern oder Softwareproblemen ein System sich ständig neu startet. Wie kann man programmtechnisch registrieren und speichern, wann und an welcher Programmstelle der Watchdog das System neu gestartet hat. Skizzieren Sie einen Lösungsansatz. Als Hilfestellung hier folgende Stichwörter:

- NMI-Interrupt
- Stackpointer
- Program counter
- Software bzw. System Reset
- Information memory

Lösung:

Anstatt Reset-Funktion wird die NMI-Funktion benutzt um Kontrolle behalten zu können. Dabei werden eigene Funktionen für die RSI-Interupts verwendet. Einer ISR stehen PC und SR zur Verfügung. Im Flash-Speicher gibt es einen Bereich (Information Memory 256-Byte), indem PC und SR Werte gespeichert werden, wenn der Interupt ausgelöst wird. Danach wird ein Reset von uns ausgeführt.

1.3 Software-Reset

1.3.1 Bei Auftreten der Codezeile

```
1
     int main()
{ #define MCU_RESET (WDTCTL = 0)
   BIT_SET(PISEL, TASTE_LINKS | TASTE_RECHTS);
   LED_OFF(LED_ALL);
 2
 3
 4
 5
            \overline{\mathbf{while}} (1) {
 6
                   // wenn eine Taste gedrückt wird
if (PIIN & (TASTE_LINKS | TASTE_RECHTS)) {
 7
 8
                         LED_ON(LED_ALL); // alle LEDs an
 9
                         wait (30000);
MCU_RESET; // ein Reset des Controllers wird durchgeführt
10
11
12
13
            }
14
15
```