

地址	汇编程序	寄存器情况
0x00000000	addi \$1,\$0,8	\$1=8
0x00000004	ori \$2,\$0,2	\$2=2
0x00000008	add \$3,\$2,\$1	\$3=10
0x0000000C	sub \$5,\$3,\$2	\$5=8
0x00000010	and \$4,\$5,\$2	\$4=0
0x00000014	or \$8,\$4,\$2	\$8=2
0x00000018	sll \$8,\$8,1	\$8=4,\$8=8 (第二次)
0x0000001C	bne \$8,\$1,-2 (≠, 转 18)	
0x00000020	slt \$6,\$2,\$1	\$6=1
0x00000024	slt \$7,\$6,\$0	\$7=0
0x00000028	addi \$7,\$7,8	\$7=8,\$7=16 (第二次)
0x0000002C	beq \$7,\$1,-2 (=, 原有误, 转 28)	
0x00000030	sw \$2,4(\$1)	内存地址(\$1+4)储存\$2 的值 2
0x00000034	lw \$9,4(\$1)	\$9 载入地址(\$1+4)的值 2
0x00000038	bgtz \$9,1 (>0,转 40)	\$9=2,\$9=-1(第二次)
0x0000003C	Halt	
0x00000040	addi \$9,\$0,-1	\$9=-1
0x00000044	j 0x00000038	
0x00000048		
0x0000004C		

测试分为两部分：板上测试和仿真测试：

A.板上测试对照表：

本表的 RS,RT 的值是指执行该条指令之后的 RS 和 RT 的值

指令执行顺序：	寄存器 RS 值 (ReadData1)	寄存器 RT 值 (ReadData2)
0x00000000	0	0
0x00000004		
0x00000008		
0x0000000C		
0x00000010		
0x00000014		
0x00000018		
0x0000001C		
0x00000018		
0x0000001C		
0x00000020		
0x00000024		
0x00000028		
0x0000002C		
0x00000028		
0x0000002C		

0x00000030
0x00000034
0x00000038
0x00000040
0x00000044
0x00000038
0x0000003C

B.仿真测试对照表：

关于测试的一点说明：

1.需要逐个指令对各个输出信号进行检查，则直接选中信号 **Address** 然后使用左右方向键读取上一个或者下一个地址，请不要在指令编号 **op** 上进行相似的操作，相邻的相同指令会被跳过，正确操作如下图：

