SAIL-MODEL 如何攻克 RVSC-V 可配置性

基于自定义 JSON 的可配置性模板生成与配置合规验证方法

Mingzhu Yan

2025-08-22

Outline

1.	背景	
2.	方法	
3.	展望	10

1. 背景

1.1 riscv 丰富的可配置性

- 1. 数十个扩展指令集
- 2. 不同扩展的依赖/兼容关系
- 3. 未定义行为
- 4. spec 不同版本
- 5. 不同的 profile (RVA22, RVA23 ...)

1.2 sail-riscv 的目标

SAIL-MODEL 项目是对 RISC-V 指令集架构的精确描述

- SAIL-MODEL 使用 SAIL 语言编写
- SAIL 是一个领域特定语言, 具有专门为编写指令集设计的语法
- SAIL 语言可以被编译为 C 语言, 再借助 gcc/clang 编译为可执行文件

SAIL-MODEL 的目标是实现完全的可配置性

PLCT Lab 4 / 1

2. 方法

2.1 sail 的 config 语法

SAIL 内置了特殊语法与 JSON 配置文件交互

PLCT Lab 6 / 18

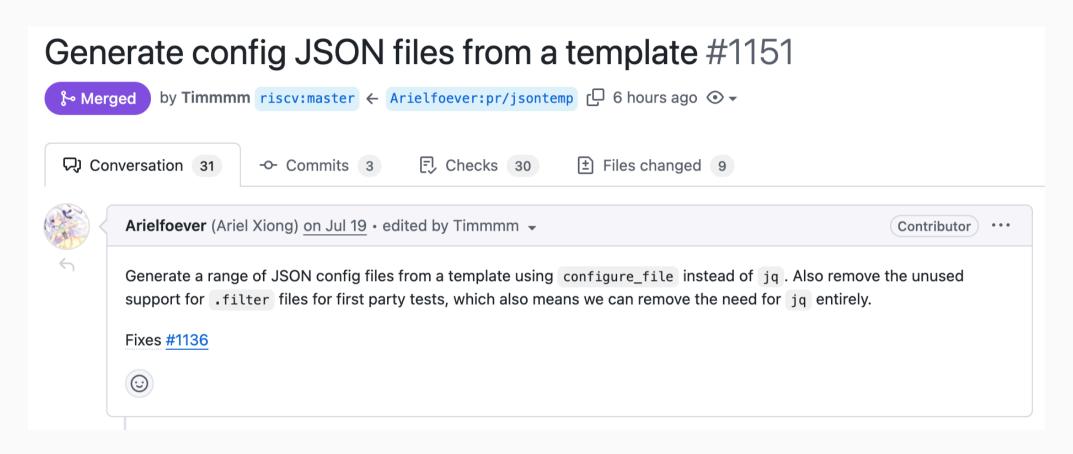
2.1 sail 的 config 语法

```
function main() = {
  let x : range(0, 64) = config c1;
  print int("x = ", x);
  let y : range(0, 1) = config c2;
  print_int("y = ", y);
  let z : int = config c3;
  print_int("z = ", z);
  let w : \{'n, 'n >= 0. int('n)\} = config c4;
  print_int("w = ", w);
```

> 为了实现任意精度整数, sail 的 cJSON 代码被修改过, 将所有的数字都视为字符串解析

PLCT Lab 7 / 18

2.2 配置模板生成



https://github.com/riscv/sail-riscv/pull/1151

PLCT Lab 8 / 18

2.2 配置模板生成

```
{
  "base": {
   "xlen": @CONFIG__BASE__XLEN@,
   "E": false,
   "writable_misa": true,
   "writable_fiom": true,
   "writable_hpm_counters": {
     "len": 32,
     "value": "0xFFFF_FFFF"
   },
   "mtval_has_illegal_instruction_bits": false
  },
```

```
"D": {
 "supported": true
},
"V": {
 "supported": true,
 "vlen_exp": @CONFIG__V__VLEN_EXP@,
 "elen_exp": @CONFIG__V__ELEN_EXP@,
  "vl_use_ceil": false
},
"B": {
 "supported": true
},
```

2.2 配置模板生成

```
# Create a variety of configuration files for different
XLEN/ELEN/VLENs.
foreach (CONFIG BASE XLEN IN ITEMS 32 64)
    foreach(CONFIG__V_ELEN_EXP RANGE 5 6)
        foreach(CONFIG V VLEN EXP RANGE 7 9)
            math(EXPR vlen "1 << ${CONFIG V VLEN EXP}")</pre>
            math(EXPR elen "1 << ${CONFIG V ELEN EXP}")</pre>
            set(config filename
"rv${CONFIG BASE XLEN}d v${vlen} e${elen}.json")
            set(CONFIG_XLEN_IS_32 "false")
            set(CONFIG XLEN IS 64 "false")
            set(CONFIG_XLEN_IS_${CONFIG_BASE_XLEN} "true")
            configure file(config.json.in ${config filename})
            install(FILES ${config_filename}
                DESTINATION
${CMAKE_INSTALL_DATADIR}/${CMAKE_PROJECT_NAME}/config
        endforeach()
    endforeach()
endforeach()
```

PLCT Lab 10 / 18

2.3 schema 自动生成

```
doc > examples > = config_schema.sail
    default Order dec
2
3    $include <prelude.sail>
4
5    val example : unit -> unit
6
7    function example() = {
8     let n : {32, 64} = config some.integer;
9  }
```

```
"$schema": "https://json-schema.org/draft/2020-12/schema",
                                                               The sche
"type": "object",
"properties": {
  "some": {
    "type": "object",
    "properties": {
     "integer": {
        "description": "./doc/examples/config schema.sail:8.21-8.40",
        "any0f": [
         { "type": "integer", "const": 32 },
         { "type": "integer", "const": 64 }
    "required": [ "integer" ]
"required": [ "some" ]
```

sail --output-schema schema.json example.sail

PLCT Lab 11 / 18

2.3 schema 自动生成

```
build > {} sail_riscv_config_schema.json > ...
  1
         "$schema": "https://json-schema.org/draft/2020-12/schema",
   2
         "type": "object",
         "properties": {
   4
   5
           "base": {
             "type": "object",
   6
             "properties": {
               "mtval_has_illegal_instruction_bits": {
   8
                 "description": "riscv_platform.sail:52.46-52.92",
   9
                 "type": "boolean"
  10
 11
               "writable fiom": {
  12
                 "description": "riscv_sys_regs.sail:90.38-90.63",
 13
                 "type": "boolean"
  14
 15
               "writable hpm counters": {
  16
                 "description": "riscv_sys_regs.sail:93.43-93.76",
 17
                 "one0f": [
 18
 19
                     "type": "array",
  20
                     "items": { "type": "boolean" },
  21
                     "minItems": 32,
  22
  23
                     "maxItems": 32
  24
  25
                     "type": "object",
  26
                     "properties": {
  27
                       "len": { "type": "integer", "const": 32 },
  28
```

PLCT Lab 12 / 18

2.4 schema 验证方案

验证方案选择依据

- 1. 许可证
- 2. 使用难度
- 3. 构建
- 4. 复杂度

2.4 schema 验证方案

Validator ¶

Name 🗸	Languages	Dialects	License	Bowtie
Blaze	C++	4 6 7 2019-09 2020-12	AGPL-3.0 and Commercial	ď
f5-json-schema	C++	7	BSL-1.0	i
JSON schema validation for JSON for Modern C++	C++	7	MIT	\odot
jsoncons	C++	4 6 7 2019-09 2020-12	BSL-1.0	ď
Valijson	C++	7	BSD-2-Clause	ď

2.4 schema 验证方案

基于C库的验证方案

- https://github.com/tristanpenman/valijson : valijson 依赖于一个具体的工作 json 库实现, cJSON 未被支持
- https://github.com/danielaparker/jsoncons : header-only 但不是单文件, 支持 CBOR 等其 他格式处理

基于调用外部工具的验证方案

• https://github.com/santhosh-tekuri/boon:需要用户自行在本地安装 boon

3. 展望

3.1 自动生成验证代码

schema validator 无法完全满足我们的配置需求

- ELEN:单个元素的最大位数
 - ▶ 必须是 2 的幂
 - ► ELEN > 2*3
- VLEN:向量寄存器的位数
 - ▶ 必须是 2 的幂
 - VLEN ≥ ELEN
 - ► VLEN $\leq 2*16$

3.1 自动生成验证代码

最终方案是修改 sail 编译器,自动生成验证代码

```
type elen_exp : Int = config extensions.V.elen_exp
constraint 3 <= elen_exp <= 16 & elen_exp <= vlen_exp</pre>
```

sail 的 constraint 语法可以为多个类型变量施加类型约束

PLCT Lab 18 / 18