H ng d n tìm hi u ch ng trình BKIT MCR

07/2010 Bkit Hardware Club – Bkit4u

www.bkit4u.com - 11 -

M CL C

Ch ng 1. T ng quan	7
Ch ng 2. t t cách các module	8
2.1. Giao di n k t n i	8
2.2. M ch ngu n	9
2.2.1. M ch n áp u ra c nh 5V	9
2.2.2. M ch n áp u ra 6V	10
2.2.3. M ch Ngu n trên xe BKIT MCR	10
2.3. X lý tín hi u M ch Dò ng	11
2.3.1. Nguyên lý ho t ng	11
2.3.2. L p trình c ADC trên ATmega64	12
2.4. i u khi n các module trên M ch V K	14
2.4.1. Mô t chung	14
2.4.2. Kh i Led	15
2.4.3. Kh i Loa Beep	20
2.4.4. Kh i DipSwitch	21
2.4.5. Kh i Nút nh n	22
2.5. i u khi n RC Servo	24
2.6. M ch Công Su t và nguyên lý i u khi n ng c i n m t chi u	26
2.6.1. Nguyên lý i u khi n ng c m t chi u	26
2.6.2. M ch Công Su t	27
Ch ng 3. Xây d ng gi i thu t i u khi n xe	30
3.1. Các hàm c b n c a ch ng trình	30
3.2. C u trúc ch ng trình:	31
3.3. Gi i thu t x lý khi qua các o n ng th ng và cong	34
3.4. S tr ng thái khi qua o n ng cua vuông	38

3.5.	S	tr ng thái kh	ni qua chuy n	làn ph i40	C
3.6.	S	tr ng thái kh	ni qua chuy n	làn trái4	1
3.7.	Hàm a	test () dùng	test các b	ph n xe	1

www.bkit4u.com - 33 -

M CL CHÌNH

Hình 2-1. V trí các m ch i n trên xe BKIT MCR	. 8
Hình 2-2. S kh i các k t n i các m ch trên xe BKIT MCR	8
Hình 2-3. Hình d ng IC LM2576 trong th c t	0
Hình 2-4. S nguyên lý m ch n áp 5V	0
Hình 2-5. S nguyên lý m ch n áp 6V	C
Hình 2-6. M ch ngu n	1
Hình 2-7. S nguyên lý Sensor h ng ngo i	1
Hình 2-8. Mô hình ho t ng Sensor dò ng	1
Hình 2-9. M ch dò ng1	2
Hình 2-10. K t n i ADC trên ATmega64	13
Hình 2-11. Ví d v giá tr bi n sensor	4
Hình 2-12. S kh i m ch V K	4
Hình 2-13. Cách m t led n	5
Hình 2-14. Cách m c và i u khi n led n v i V K	15
Hình 2-15. Led 7 o n và s b trí	16
Hình 2-16. S nguyên lý led 7 o n (c c d ng chung và c c âm chung)	16
Hình 2-17. Hình d ng m t s transistor trong th c t	6
Hình 2-18. S nguyên lý m ch khóa i n t n i ngu n	17
Hình 2-19. S nguyên lý m ch khóa i n t n i t	17
Hình 2-20. S kh i kh i led	8
Hình 2-21. S nguyên lý kh i led	9
Hình 2-22. S nguyên lý kh i Loa beep	21
Hình 2-23. Hình d ng DipSW-4 th c t trên m ch	21
Hình 2-24. S nguyên lý kh i DipSW	22
Hình 2-25. Nguyên lý họ tụng của DipSW	22

Hình 2-26. So nguyên lý kh i nút nh n	23
Hình 2-27. Tín hi u rung nhi u khi nh n nút	23
Hình 2-28. RC Servo.	25
Hình 2-29. Tín hi u PWM i u khi n RC Servo	25
Hình 2-30. ng c i n m t chi u	26
Hình 2-31. i u khi n chi u quay ng c i n m t chi u	26
Hình 2-32. PWM i u khi n t c ng c	27
Hình 2-33. M ch công su t	28
Hình 3-1. Dùng hàm handle (int) i u khi n góc b lái c a servo	30
Hình 3-2. Giá tr tr v c a hàm sensor_inp	31
Hình 3-3. S gi i thu t	31
Hình 3-4. Sensor b t c n a line bên trái	32
Hình 3-5. Sensor b t c n a line bên ph i	32
Hình 3-6. Sensor b t c nguyên m t line	33
Hình 3-7. M ch dò không vuông góc v i v ch tr ng ngang	33
Hình 3-8. M ch dò không n m gi a ng ua	34
Hình 3-9. M t s tr ng thái sensor g p trên ng ua	34
Hình 3-10. Xe qua o n cong 30o.	35
Hình 3-11. S gi i thu t tr ng thái chính I	36
Hình 3-12. Hình m ch dò b t c hai line	38
Hình 3-13. Các tr ng thái trong khi cua vuông	39
Hình 3-14. S các tr ng thái trong khi cua vuông	40
Hình 3-15. Các tr ng thái khi chuy n làn ph i	40
Hình 3-16. S tr ng thái khi qua chuy n lan ph i	41

M CL CB NG

В	ng 2-1. Các tr ng thái quét led	20
В	ng 2-2. Mô t các ng tín hi u t M ch Công Su t n M ch V K	. 28
В	ng 3-1. Ti l v n t c hai bánh	36
В	ng 3-2. Các tr ng thái led g p trên ng ua và góc cua t ng ng	. 37

www.bkit4u.com - 66 -

Ch ng 1. T ng quan

Tài li u này s h ng d n:

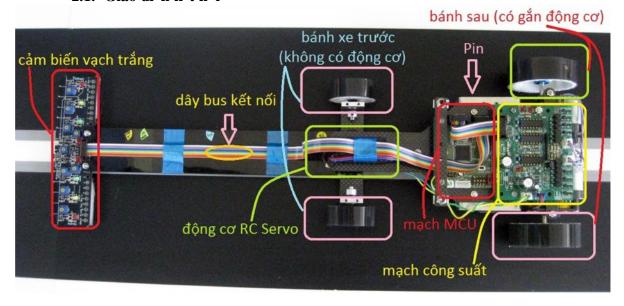
Mô t $\,$ nguyên lý, h $\,$ ng dn cách $\,$ i $\,$ u khi n các module trên m $\,$ ch V $\,$ K.

Gi i thích v ch ng trình i u khi n chi c xe này.

www.bkit4u.com - 77 -

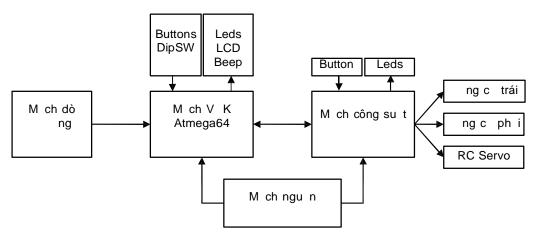
Ch ng 2. t t cách các module

2.1. Giao di nktni



Hình 2-1. V trí các m ch i n trên xe BKIT MCR

Xe BKIT MCR bao g m M ch Vi i u Khi n (V K), M ch Dò ng, M ch Công Su t, M ch Ngu n k t h p v i nhau i u khi n s di chuy n c a xe, t c là i u khi n h th ng ng c trái, ph i và ng c lái rc servo.



Hình 2-2. S kh i các k t n i các m ch trên xe BKIT MCR

www.bkit4u.com - 88 -

M ch Dò ng	G m có 8 b sensor h ng ngo i nh y màu, làm nhi m v nh n bi t màu Tr ng và en c a ng ua.
M ch vi i u khi n (V K)	M ch ch a vi i u khi n ATmega64. Vi i u khi n cl p trình làm nhi m v thu th p d li u t các thi t b input (sensor, dipsw, nút nh n), tính toán x lý nh ng d li u ó và xu t d li u i u khi n các thi t b output (led, loa beep, LCD, rc servo, motor). Ngoài vi i u khi n chính, m ch còn ch a m t s thi t b I/O (led, nút nh n, dipsw,) và các bus k t n i v i các m ch khác trong h th ng xe. Trên m ch còn tích h p m t module giao ti p v i máy tính qua c ng USB, giúp cho vi c n p ch ng trình t máy tính xu ng xe d dàng h n.
M ch Công Su t	M ch làm nhi m v nh n tín hi u i u khi n t M ch V K i u khi n các ng c và RC Servo. Vì ng c và RC Servo ho t ng i n th cao (12V và 6V) h n so v i i n th i u khi n t M ch V K (5V) nên m ch c g i là m ch công su t, làm nhi m v khu ch i tín hi u u vào i n v i th th p thành tín hi u i u khi n u ra v i i n th cao. Ngoài ra trên m ch công su t còn có thêm các led tín hi u, và m t nút nh n.
M ch Ngu n (ã tích h p lên m ch công su t)	M ch Ngu n làm nhi m v bi n i n th 12V c a pin thành i n th 5V n nh cung c p cho M ch V K, và thành i n th 6V cung c p cho M ch Công Su t ph c v vi c ho t ng c a RC Servo

2.2. M ch ngu n

2.2.1. M ch náp urac nh 5V

Có r t nhi u IC có th t o i n áp ngỗ ra là 5V v i i n áp vào là 12V nh 7805, LM317, LM2672, LM2674, LM2576. Do ngu n 5V t o ra dùng cung c p cho m ch V K, trong ó m ch V K còn cung c p ngu n cho M ch Dò ng và các IC trên M ch Công Su t vì th ph i dùng IC n áp có dòng cung c p l n tránh m ch Vi x lý b reset do dòng không l n.Và IC LM2576 là m t trong nh ng IC áp ng c các yêu c u k thu t trên (dòng c p t i a là 3A).

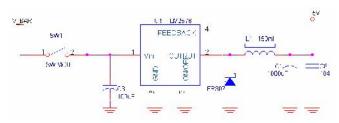
www.bkit4u.com - 99 -

Pin 1	V input	
Pin 2	V ouput	
Pin 3	GND (-)	
Pin 4	Feedback	1000
Pin 5	ON/OFF	

Hình 2-3. Hình d ng IC LM2576 trong th c t

LM2576 g m m th IC có th to i n áp ngõ ra c nh v i 3.3V, 5V, 12V, 15V và i n áp i u ch nh c. LM2576 có nh ng c i m t i u nh : i n áp vào m r ng n 40V, dòng ra t i t ng i l n (có th t i a là 3A).

D i ây là s m ch ng d ng IC LM2576 t o i n áp u ra 5V.



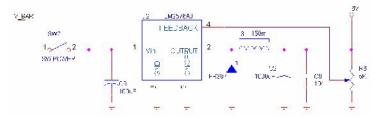
Hình 2-4. S nguyên lý m ch n áp 5V

2.2.2. M ch náp ura 6V

Vi c t o ra i n th 6V là cung c p cho ho t ng c a RC Servo.

Dùng LM2576-ADJ là m t
 IC n m trong h LM2576, có th t o iên áp ngõ ra t
 $1.23 \rm V~$ n 37V.

Vi c i u ch nh i n áp ra b ng 6V b ng cách i u ch nh bi n tr R6.



Hình 2-5. S nguyên lý m ch n áp 6V

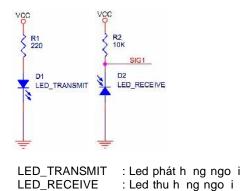
2.2.3. M ch Ngu n trên xe BKIT MCR



Hình 2-6. M ch ngu n

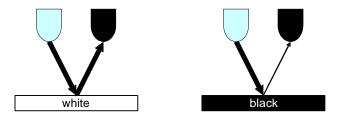
2.3. X lý tín hi u M ch Dò ng 2.3.1. Nguyên lý ho t ng

M ch dò ng có 8 b sensor nh y màu. M i b sensor g m có m t led phát tia h ng ngo i và m t led thu tia h ng ngo i, k t n i theo s nguyên lý sau:



Hình 2-7. S nguyên lý Sensor h ng ngo i

Led phát s phát tia h ng ngo i h ng v phía m t ph ng ng ua, ng ua s ph n x tia này l i led nh n. Tùy vào màu s c ng ua t i hay sáng mà c ng tia h ng ngo i ph n x l i ít hay nhi u.



Hình 2-8. Mô hình ho t ng Sensor dò ng

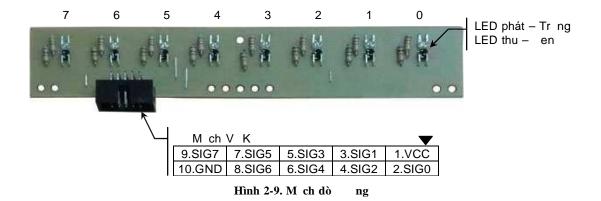
Led thu h ng ngo i ho t ng nh m t bi n tr (i n tr có giá tr thay i). Giá tr i n tr c a led thu ph thu c vào c ng tia h ng ngo i nó nh n c.

Có th tóm t t b ng b ng sau:

Màu	C ng tia h ng ngo i ph n x	i n tr led thu h ng ngo i	in th tín hiu u ra (SIG0:7)	Giá tr ADC mà V K c c
Tr ng	Ln	Nh	Nh (<1V)	Nh (<50)
en	Nh	Ln	L n(>1,6V)	L n (>80)

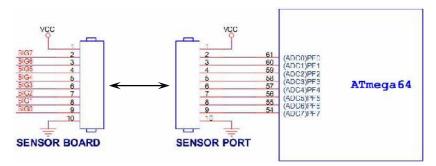
Vi i u khi n s s d ng ch c n ng ADC c giá tr i n th t 8 ng tín hi u (SIGO SIG7) do M ch Dò ng cung c p, và t các giá tr c c này ta s l p trình tính toán bi t c trong 8 b sensor, b nào ang trong line tr ng, b nào vùng en c a ng ua.

Dùng bus (dài) k t n i v i c ng PORT SENSOR trên M ch V K.



2.3.2. L p trình c ADC trên ATmega64

Nh ã nói trên, x lý tín hi u nh n c t M ch Dò ng ta s dùng ch c n ng ADC c a V K ATmega64. ADC (Analog-to-digital converter), t c là chuy n tín hi u T ng t Analog thành tín hi u S Digital. C th h n trong l p trình cho M ch Dò ng, ta s d ng ch c n ng ADC c a ATmega64 chuy n i n th nh n c t các ng tín hi u SIGO SIG7 thành giá tr s ph c v cho vi c l p trình tính toán. Giá tr i n th t OV 5V s c chuy n i t ng ng v i giá tr t O 255.



Hình 2-10. K t n i ADC trên ATmega64

Trong ch ng trình BKIT MCR 2010, các hàm v ADC c vi t trong module adc (th m c adc g m file adc.c và adc.h). M t s hàm x lý chính:

void $adc_{init()}$; hàm cài t các thông s ho t ng cho ch c n ng ADC c a ATmega64. Hàm này ch g i m t l n u ch ng trình.

unsigned char $read_adc$ (unsigned char adc_input); hàm này s th c hi n vi c c giá tr m t kênh ADC. Các tham s :

adc_input: giá tr t 0 7, là s th t kênh ADC mu n c, t ng ng v i SIG0 SIG7 c a M ch Dò ng.

k t
 qu tr v c a hàm này có giá tr t 0 255, chính là giá tr c a m t kênh
 ADC sau khi chuy n $\,$ i.

void update_vcompare(); hàm này s th c hi n vi c tính toán và c p nh t giá tr cho m ng giá tr v_compare.

unsigned char v_compare[8] ;

M ng v_compare ch a 8 giá tr t ng ng v i 8 b sensor dò ng, ó là các giá tr c tính toán sao cho khi m t sensor vùng en s có giá tr ADC l n h n v_compare c a nó và ng c l i, khi line tr ng s có giá tr ADC nh h n. Nói cách khác giá tr v_compare là giá tr ADC trung gian gi a giá tr ADC lúc sensor nh n màu en và tr ng.

void read_sensor(); hàm này th c hi n vi c nh k m i 1ms m t l n, c p
nh t giá tr t M ch Dò ng và a k t qu vào bi n sensor.

unsigned char sensor;

Bi n sensor có 8 bit, m i bit s 1 u 1 i tr ng thái c a m t b sensor c a M ch Dò ng. Bit b ng 1 t c sensor n m trong line tr ng, bit b ng 0 t c sensor n m trong vùng en.

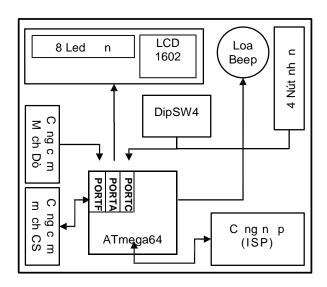


Hình 2-11. Ví d v giá tr bi n sensor

2.4. i u khi n các module trên M ch V K 2.4.1. Mô t chung

M ch i u khi n xe BKIT MCR s d ng vi i u khi n AVR ATmega64 c a hãng Atmel. ây là m t dòng vi i u khi n khá ph bi n hi n nay c trong h c t p nghiên c u c ng nh trong ng d ng th c t .

d dàng h n trong vi c s d ng l p trình i u khi n xe BKIT MCR, m ch thi t k tích h p (onboard) m t s kh i (module) I/O nh : 8 led n, 2 led 7 o n, loa beep, 4 nút nh n, dipsw4, n p onboard, ... (Hình 2-10).

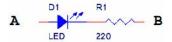


Hình 2-12. S kh i m ch V K

Chi ti t v thi t k và cách i u khi n các kh i trên m ch V K c trình bày d i ây.

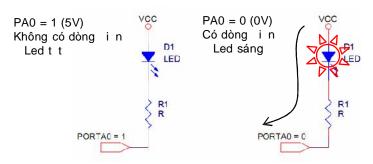
2.4.2. Kh i Led i u khi n m t led n

Led (i t phát quang) thong dùng trên các m choi n to hi n thothông tin, voi 2 trong thái t t/sáng. Led thong com con i ti p voi m to i n tro (có giá trokho ng to 100 n 2k) hondông (tránh làm hong led), thành m to n m ch AB noi ti p. Khi ó làm led sáng, tao toi n tho +5V vào u A vàoi n tho 0V vào u B còn loi. Xem Hình 2-11.



Hình 2-13. Cách m t led n

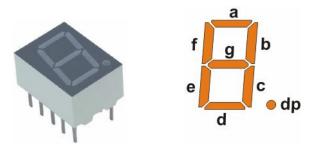
i u khi n led b ng V K ta c ng áp d ng t ng t . u A ta n i vào VCC (\pm 5V), u B n i vào chân V K, ví d trong hình là n i vào chân PA0 (chân 0 c a PORTA) c a vi i u khi n ATmega64. Khi PA0 = 1 (5V), led t t. Và khi PA0 = 0 (0V) led sáng.



Hình 2-14. Cách m c và i u khi n led n v i V K

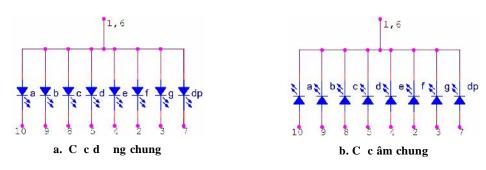
i u khi n led 7 o n

M i led 7 o n g m 8 led n ký hi u là a,b,c,d,e,f,g,dp c s p x p các v trí nh hình sau:



Hình 2-15. Led 7 o n và s b trí

Led 7 o n có nhi u hình d ng, kích th c, màu s c, s v trí chân khác nhau, nh ng xét v nguyên lý thì có th chia thành 2 lo i: c c d ng chung và c c âm chung.



Hình 2-16. S nguyên lý led 7 o n (c c d ng chung và c c âm chung)

Vi c i u khi n led 7 o n là i u khi n 8 led n, trong 8 led ó ta quy t nh cho sáng led nào t t led nào c s hi n th nh ta mong mu n. Ví d hi n th s 3, ta cho sáng led a,b,c,d,g và t t các led còn l i.

Led 7 o n c dùng trên m ch BKIT MCR là lo i c c d ng chung.

ng d ng transistor làm khóa i n t

 $d \ d\ ang \ h \ n \ trong \ qu\'a \ trình \quad i \ u \ khi \ n \ kh \ i \ led \ trên \ Mach \ V \quad K, \ ta \ s \ tìm \ hi \ u$ thêm v khóa i n t . Khóa i n t (còn g i là công-t c s) là m t công-t c c i u khi n b ng i n, dùng óng/ng t cho m t k t n i nào ó trong m t h th ng m ch.

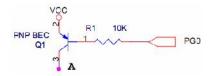


Hình 2-17. Hình d ng m t s transistor trong th c t

Transistor là m t linh ki n i n t ph bi n, th ng c s d ng nh m t thi t b khu ch i ho c m t khóa i n t . Xét v c u t o, transistor có hai lo i là NPN và PNP.

ây, ta s không c p n c u t o, nguyên lý ho t ng c a transistor mà ch xét m ch ng d ng transistor làm m t khóa i n t . Có hai d ng sau:

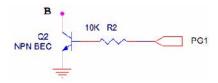
+ S d ng transistor PNP làm khóa n i ngu n VCC.



Hình 2-18. S nguyên lý m ch khóa i n t n i ngu n.

Khóa c i u khi n b i m t chân c a V K, ví d ây là chân PG0. Khi PG0=0, khóa óng (ON), lúc ó u A xem nh c n i v i VCC. Ng c l i khi PG0=1, khóa ng t (OFF), lúc ó A c cách li v i VCC.

+ S d ng transistor NPN làm khóa n i t GND.

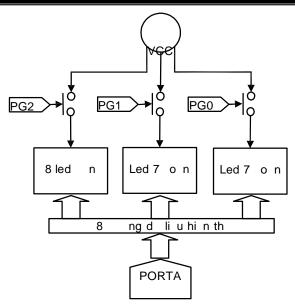


Hình 2-19. S nguyên lý m ch khóa i n t n i t.

T ng t , ví d ây khóa c i u khi n b chân PG1. Ng c l i v i khóa n i ngu n, khi PG1=1, khóa óng (ON), lúc ó u B xem nh c n i v i GND. Ng c l i khi PG1=0, khóa ng t (OFF), lúc ó B c cách li v i GND.

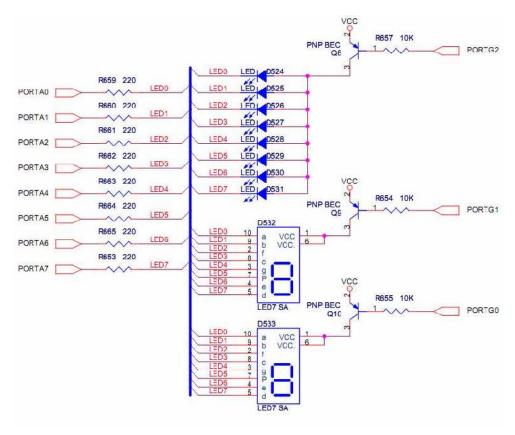
i u khi n kh i led trên m ch V K.

Kh i led g m có 2 led 7 o n và 8 led n c k t n i nh hình bên d i.



Hình 2-20. S kh i kh i led

Có th hình dung vi c i u khi n led này là i u khi n 3 b led, m i b có 8 led n (led 7 o n th c ch t là 8 led n ghép l i). Các ng d li u hi n th c a các b led c n i chung v i nhau và c i u khi n b i PORTA. Các chân PG0, PG1, PG2 làm nhi m v óng ng t công-t c, quy t nh cho hay không cho b led nào hi n th.



Hình 2-21. S nguyên lý kh i led

Ví d: hi n s 3 led 7 o n th nh t ta cài t các chân V K nh sau:

PG2 = 1: t t b led n

PG1 = 0: m led 7 o n th nh t

PG0 = 1: t t led 7 o n th hai

 $PORTA = 0x64 \; (s \;\; hex): \; t \;\; c \;\; la \;\; 0b01100100 \;\; (s \;\; nh \;\; phân) \;\; t \;\; ng \;\; ng \;\; v \;\; i \;\; vi \;\; c \;\; t \;\; t \;\; m$ các led d,e,dp,g,c,f,b,a

Trong thi t k , vi c n i chung 8 ng d li u hi n th c a 3 b led vào PORTA nh th nh m m c ích ti t ki m chân I/O c a V K.

Trong vi c i u khi n, n u dùng cách i u khi n t nh nh trên thì chúng ta ch hi n th d li u trên m t b led, ho c ch hi n th c d li u gi ng nhau trên các b led. V y gi s mu n hi n s 13 trên hai led 7 o n (m i led hi n m t ch s) thì ph i làm sao? M t cách hay dùng gi i quy t v n này g i là Ph ng pháp quét led. ó là, chia vi c hi n th led thành nhi u th i o n, m i th i o n hi n th m t d li u trên m t b led, và khi th i o n

c chia nh , hi u ng 24hình/giây c t o ra và m t ta s nhìn th y nh th là d li u khác nhau hi n th ng th i trên các b led. Có mô t b ng b ng sau:

Tr ng thái	PG2:0	PORTA		
1	011	0xA5		0 0 0
2	101	0xF5	0000000	
3	110	0x64	0000000	
(1 p l i tr ng thái 1)				<u> </u>

B ng 2-1. Các tr ng thái quét led

Các hàm chính x lý xu t led trong ch ng trình

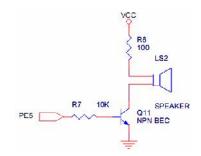
T t c các hàm x lý vi c hi n th led c vi t trong module led (tham kh o th m c led g m file led.c và led.h). M t s hàm chính:

void led_init(); hàm cài t ch ho t ng các chân I/O c a V K trong vi c xu t led. Hàm này ch g i m t l n u ch ng trình.

void **led_mod();** hàm quét led, hàm cgibing t timer nh k mim t ms m t l n. mil n cgi, hàm s chuy n tr ng thái hi n th led 1 2, 2 3, ho c 3 1 (B ng 2-1).

void **led_put**(unsigned char _val); hàm xu t giá tr ra 8 led n. void **led7_putHex**(unsigned char _val); hàm xu t giá tr ra 2 led 7 o n.

2.4.3. Kh i Loa Beep



Hình 2-22. S nguyên lý kh i Loa beep

Kh i Loa beep t t/m b ng m t khóa i n t và c i u khi n b i chân PE5 c a ATmega64.

Khi PE5=1: ON, loa phát ra ti ng kêu.

Khi PE5=0: OFF, loa không phát ra ti ng kêu.

2.4.4. Kh i DipSwitch

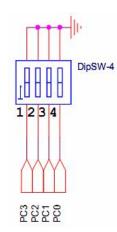


Hình 2-23. Hình d ng DipSW-4 th c t trên m ch

DipSW g m nhi u công-t c ho t ng c l p nh ng c g n chung v i nhau thành m t thanh. Có nhi u lo i DipSW, khác bi t l n nh t gi a chúng là s l ng công-t c. Trong M ch V K dùng DipSW-4, t c là DipSW có 4 công t c.

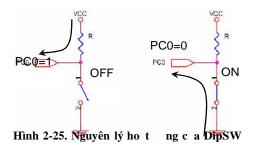
V nguyên lý thì r t $\,$ n gi n, khi g t m t công-t c lên ON thì hai chân t $\,$ ng hai phía công-t c $\,$ ó s $\,$ n i nhau.

Trên M ch V K, DipSW c ng d ng trên m ch BKIT MCR cài t mode cho xe ch y. V i DipSW-4 ta ch n c 16 mode t mode 0 n mode 15 (0b0000 0b1111).



Hình 2-24. S nguyên lý kh i DipSW

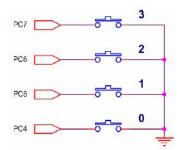
Khi l p trình các chân PC3:0 ta s cài t ch input và c kéo lên. Khi công-t c h (OFF) ta s nh n c m c 1, và khi công-t c óng (ON) ta nh n c m c 0. Khi m t chân V K cài t ch kéo lên (pull-up), có th hình dung là bên trong V K có m t i n tr n i chân ó c a V K lên VCC.



2.4.5. Kh i Nút nh n

M i nút nh n có hai chân, nguyên lý ho t ng r t n gi n, khi không nh n nút (OFF) thì hai chân c a nút không n i nhau, và ng c l i khi nh n nút (ON), hai chân c a nút s n i nhau.

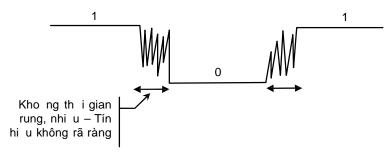
Trên M ch V K có 4 nút nh n c k t n i theo s sau:



Hình 2-26. So nguyên lý kh i nút nh n

T ng t nh vi c l p trình DipSW, các chân PC7:4 ta s cài t ch input và c kéo lên. Khi nút không nh n (OFF) ta s nh n $\,$ c m c 1, và khi nút $\,$ c nh n (ON) ta nh n $\,$ c m c 0.

Ch ng rung phím nh n + V n rung, nhi u khi nh n nút.



Hình 2-27. Tín hi u rung nhi u khi nh n nút

Khi không nh n nút tín hi u m c cao, khi nh n nút tín hi u xu ng m c th p. Trong kho ng th i gian tín hi u chuy n t m c cao xu ng m c th p s x y ra tình tr ng rung, nhi u làm cho tín hi u không rõ ràng. M c dù kho ng th i gian rung, nhi u là r t nh, ch a t i 1ms (ph thu c vào cách nh n nút và ch t l ng nút nh n), nh ng v i t c x lý r t cao c a V K thì ây là m t v n c n ph i gi i quy t.

+ Gi i pháp ch ng rung

Có hai gi i pháp th ng c a ra l a ch n là gi i pháp ph n c ng (th c hi n trong giai o n thi t k m ch), và gi i pháp ph n m m (lúc l p trình). ây h ng d n các b n m t gi i thu t ch ng rung nút b ng ph n m m.

N i dung: nh k c sau m t kho ng th i gian c nh (1ms) b n c giá tr nút nh n m t l n, so sánh giá tr 3 l n c liên ti p, n u chúng b ng nhau thì nh n giá tr ó coi nh nút nh n không trong tr ng thái rung.

Ví d: hàm sau c th c hi n m i 1ms m t l n l y giá tr nút nh n t PORTC l u vào bi n *key_input*, các bi n key0, key1, key2 l u 3 giá tr nút nh n 3 tr ng thái liên ti p nhau:

```
void update_key(){
    key2 = key1;
    key1 = key0;
    key0 = PINC;
    if ((key0 == key1) && (key1 == key2)){
        key_input = key0;
    }
}
```

Các hàm i u khi n DipSW và nút nh n:

Các hàm c vi t trong module *input* (tham kh o th m c *input* g m file *input.h* và *input.c*).

void input_init(); hàm kh i to các I/O cho vi c nh n input. Hàm này c g i m t l n u ch ng trình.

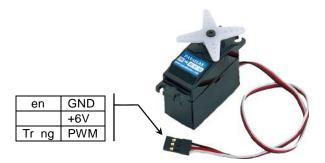
void **update_input();** hàm c giá tr các input, x lý rung, nhi u và a giá tr vào các bi n key_input, dipsw_input,... Hàm này c g i nh th i b i ng t timer.

unsigned char **get_key(**unsigned char _key_id); hàm ki m tra xem nút nh n có th t _key_id có c nh n không. N u nút c nh n hàm tr v 1, ng c 1 i tr v 0. Tham s _key_id nh n m t trong các giá tr KEY0, KEY1, KEY2, KEY3 t ng ng v i các nút 0.1.2.3 trên M ch V K.

unsigned char **get_dipsw();** hàm l y giá tr DipSW, k t qu tr v t 0 n 15 t ng ng v i giá tr cài t trên DipSW.

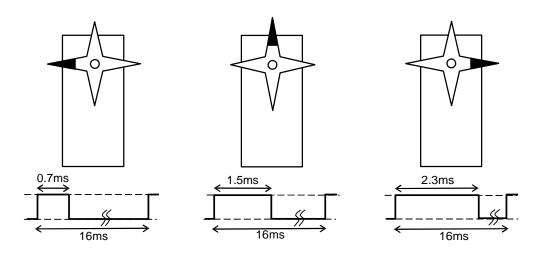
2.5. i u khi n RC Servo

RC Servo là h th ng g m ng c DC, h p s , và vi m ch i u khi n. Tùy theo tín hi u i u khi n mà nó nh n c, RC Servo s quay tr c n m t góc xác nh trong kho ng t 0^0 n 180^0 .



Hình 2-28. RC Servo

i u khi n RC Servo chính là a tín hi n vào dây PWM RC Servo quay theo góc mà mình mong mu n. Tín hi u PWM cho RC Servo có chu k 16ms, r ng xung t 0.7ms n 2.3ms, mô t theo hình bên d i:



Hình 2-29. Tín hi u PWM i u khi n RC Servo

Các hàm i u khi n RC Servo:

Các hàm vi t trong module handle (tham kh o th m c handle g m file handle.h và file handle.c).

void handle_init(); hàm kh i t o ch i u khi n RC Servo, c g i m t l n u ch ng trình.

void handle(int _angle); hàm cài t góc quay cho RC Servo.Tham s _angle là góc quay c n cài t cho RC Servo, tham s này có giá tr t -90 n 90, t ng ng v i góc quay t -90 n 90 c a u xe. Khi g i handle(0) thì u xe v trí gi a.

2.6. M ch Công Su t và nguyên lý i u khi n ng c i n m t chi u 2.6.1. Nguyên lý i u khi n ng c m t chi u

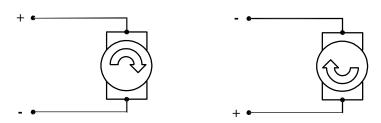
 $\mbox{ng } c \ \ \mbox{i } \mbox{nm } t \ \mbox{chi } \mbox{u}.$



Hình 2-30. ng c i n m t chi u

i u khi n chi u c a ng c i n m t chi u

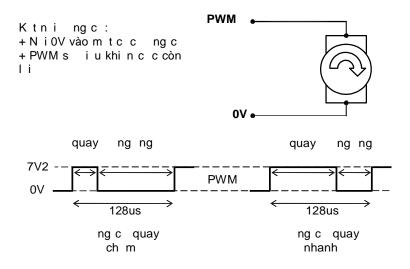
Khi ta c p i n th d ng (+) vào m t c c c a ng c và c p i n th âm (-) vào c c còn l i thì ng c s quay theo m t chi u c nh. Và khi ta c p i n th ng c l i, o chi u d ng âm thì ng c s quay theo chi u ng c lai.



Hình 2-31. i u khi n chi u quay ng c i n m t chi u

iukhintc ngcinm tchiu

i u khi n t c ng c i n m t chi u ta dùng ph ng pháp i u xung (PWM). Nh trên ta ã bi t, khi c c p i n thì ng c quay, và khi không c p i n n a thì ng c ng ng ho t ng. Trong m t kho ng th i gian r t ng n 128us (g i là chu k i u xung T), và chia kho ng th i gian này thành 2 ph n, ta s c p i n cho ng c m t ph n th i gian u, và ng ng c p i n ph n th i gian sau. L p l i chu k ó liên t c, nh th liên t c tr ng thái quay-ng ng-quay-ng ng-quay... Vì chu k i u xung là r t nh nên ta s th y ng c quay liên t c. T c c a ng c ph thu c và t l th i gian ng c сср i n trong chu k. m t



Hình 2-32. PWM i u khi n t c ng c

Các hàm i u khi n ng c

Các hàm cài t và i u khi n ng c vi t trong module speed (tham kh o th m c speed g m file speed.h và speed.c).

void **speed_init();** hàm kh i t o ch c n ng PWM c a ATmega64 i u khi n ng c , hàm c g i m t l n u ch ng trình.

void $speed(int _left_speed, int _right_speed); hàm cài tt c và chi u cho hai <math>ng c$ bánh xe. Các tham s :

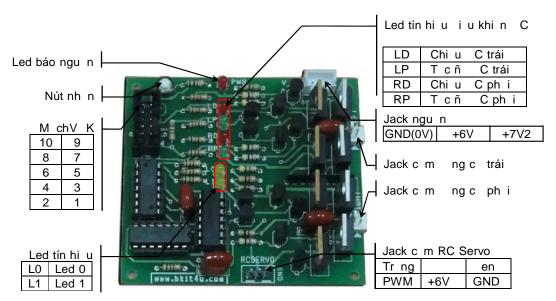
_left_speed: có l n t 0 n 255 t ng ng v i t c t t 0% n 100% c a ng c trái. Có d u d ng (+) n u ch y TI N và âm (-) n u ch y LÙI.

_right_speed: t ng t , ây là tham s i u khi n t c và chi u cho ng c ph i.

2.6.2. M ch Công Su t

 $Nh \quad \tilde{a} \text{ n\'oi} \quad tr \hat{e}n, \, M \text{ ch C\^ong Su t c\'o nhi m v} \quad khu \text{ ch} \quad i \text{ t\'in hi u} \quad u \text{ v\'ao} \quad i \text{ n v i}$ $th \quad th \quad p \text{ t} \quad V \quad K \text{ th\`anh t\'in hi u} \quad i \text{ u khi n} \quad u \text{ ra v i} \quad i \text{ n th} \quad cao \qquad i \text{ u khi n} \quad ng \text{ c} \ .$

Các thành ph n trên m ch c mô t trong hình sau:



Hình 2-33. M ch công su t

Jack k t n i M ch Công Su t v i M ch V K g m 10 chân, mô t chi ti t trong b ng sau:

Tên chân	K tn iv iATmega64	Chi ti t	"0"	"1"
1	(+)	+5V		
2	M ch ⇔ PG3	LED1	Τt	Sáng
3	M ch ⇔ PG4	LED0	Τt	Sáng
4	M ch ⇔ PE3	Tín hi u PWM RC Servo	Tín hi ι	ı PWM
5	M ch ⇔ PB4	PWM ng c bên ph i	Tín hi ເ	ı PWM
6	M ch ⇔ PD0	Chiuquayca ngcphi	Bình th ng	o chi u
7	M ch ⇔ PD1	Chi u quay c a ng c trái	Bình th ng	o chi u
8	M ch ⇔ PB7	PWM ng c bên trái	Tín hi ι	ı PWM
9	M ch PE2	Nút nh n	c nh n	Không nh n
10	(–)	GND		

B ng 2-2. Mô t các ng tín hi u t M ch Công Su t n M ch V K

*** Ghi chú:

+ Kí hi u "M ch PE2" ngh a là c tín hi u t M ch Công Su t n V K.

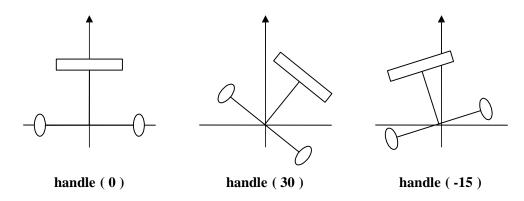
+ Kí hi u "M ch ⇔ PB7" ngh a là xu t tín hi u t V K n M ch Công Su t.

Ch ng 3. Xây d ng gi i thu t i u khi n xe

3.1. Các hàm c b n c a ch ng trình

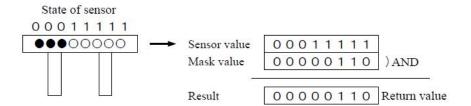
void **speed(**int left, int right**);** i u khi n duty cycle cho hai bánh phát ng bên trài và ph i. Giá tr truy n vào left và right là t -255 n 255.

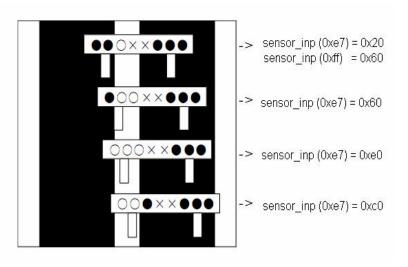
void handle(int angle); i u ch nh góc c a ng c servo so v i ph ng vuông góc v i thân xe. n v c a i s angle là (0). Xem hình 5.1



Hình 3-1. Dùng hàm handle (int) i u khi n góc b lái c a servo

unsigned char **sensor_inp(**unsigned char MASK); hàm tr v giá tr c a 8 sensor dò tr c u xe sau khi AND v i MASK. Ví d :

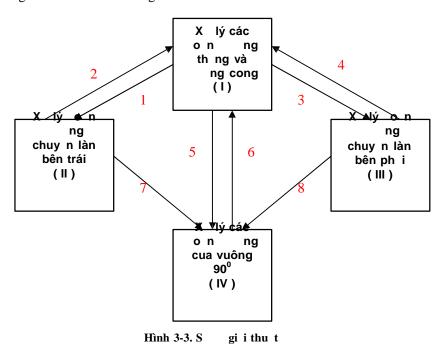




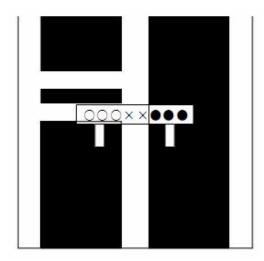
Hình 3-2. Giá tr tr v c a hàm sensor_inp

3.2. C u trúc ch ng trình

- Ch ng trình chia làm 4 tr ng thái chính:

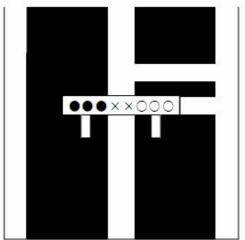


- B $\,$ c chuy n (1: I -> II): khi th y n a line bên trái.



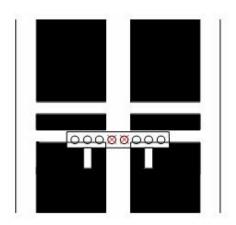
Hình 3-4. Sensor b t c n a line bên trái

- B c chuy n (2: II -> I): khi ã i qua c o n ng chuy n làn trái.



Hình 3-5. Sensor b t c n a line bên ph i

- B c chuy n (3: I -> III): khi th y c n a line bên ph i.
- B $\,$ c chuy n (4: III -> I): khi ch y qua $\,$ c $\,$ o n chuy n làn ph $\,$ i.
- B $\,$ c chuy n (5: I -> IV), (7: II -> IV), (8: III -> IV): ngay khi th y $\,$ c nguyên m t line.

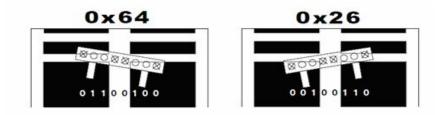


Hình 3-6. Sensor b t c nguyên m t line

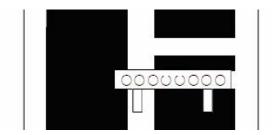
- B c chuy n (6: IV -> I): khi ch y xong c o n ng cua 90o.
- * Chú ý:

u i m c a s gi i thu t là gi i quy t c l i nh m l n gi a o n ng cua vuông thành o n ng chuy n làn. Th ng thì không ph i lúc nào m ch dò c ng song song v i v ch tr ng ngang, có khi n a bên m ch dò b t c v ch tr ng tr c (hình 5.7) sinh ra l i nh m l n o n ng cua vuông thành chuy n làn, vi c này th ng xuyên x y ra.

Khi m ch dò i ngang qua n a v ch tr ng mà m ch dò n m l ch qua phía n a v ch tr ng thì có th b nh m l n o n ng chuy n làn thành o n cua vuông (hình 5.8), nh ng th ng thì ng ua th t úng chu n qui nh thì l i này ít x y ra. L i này g p khi sau ng cong là hai n a v ch tr ng chuy n làn xe ch a k p ch nh m ch dò vào gi a ng ua. Khi x y ra l i này c ng không áng ng i vì v i k thu t qua o n cua vuông thì xe c ng d dàng qua c o n ng chuy n làn ch là khi này v n t c xe ch m h n so v i khi không nh m l n thôi.



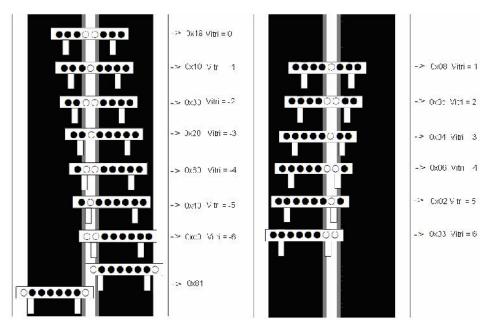
Hình 3-7. M ch dò không vuông góc v i v ch tr ng ngang



Hình 3-8. M ch dò không n m gi a ng ua

3.3. Gi i thu t x lý khi qua các o n ng th ng và cong

- Các tr $\,$ ng thái sensor có th $\,$ g p th $\,$ hi n t $\,$ ng $\,$ i $\,$ l ch $\,$ h $\,$ ng c $\,$ a xe so v $\,$ i ph $\,$ ng $\,$ ng ua:



Hình 3-9. M t s tr ng thái sensor g p trên ng ua

Xe along qual khúc cong 30 độ W $\theta=30^\circ=\pi/6$

- Cách tính t 1 v n t c hai bánh sau theo góc b lái c a hai bánh tr c:

Hình 3-10. Xe qua o n cong 30°.

r3

- T hình v ta có:

$$\tan \frac{W}{r^2}$$

$$\Rightarrow r^2 \frac{W}{\tan} \tag{1}$$

$$r1 \quad r2 \quad \frac{T}{2}$$
 (2)

$$r3$$
 $r2$ $\frac{T}{2}$ (3)

T (1), (2), (3) suy ra t 1 v n t c hai bánh theo góc b lái ():

$$\frac{r1}{r2} \quad 100 \quad \frac{\frac{W}{\tan}}{\frac{W}{2}} \quad \frac{T}{2} \quad 100 \quad (\%)$$

$$\frac{W}{\tan} \quad \frac{T}{2} \quad 100 \quad (\%)$$

Vid:

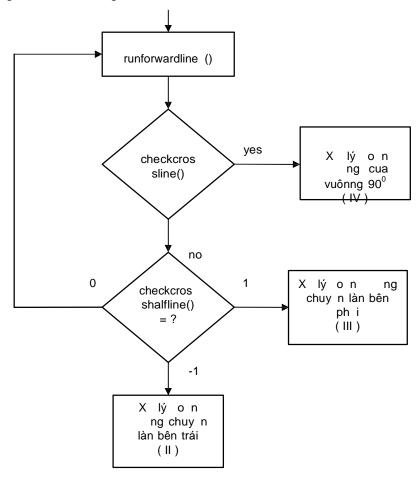
$$T = 0.14 \text{ m}$$

$$W = 0.175 \text{ m}$$

Degree ()	r2	r1	r3	r1/r3 * 100
1	10.02574	9.95574	10.09574	99
2	5.01134	4.94134	5.08134	97
3	3.33920	3.26920	3.40920	96
4	2.50262	2.43262	2.57262	95
5	2.00026	1.93026	2.07026	93
6	1.66501	1.59501	1.73501	92
7	1.42526	1.35526	1.49526	91
8	1.24519	1.17519	1.31519	89
9	1.10491	1.03491	1.17491	88
10	0.99247	0.92247	1.06247	87

B ng 3-1. Ti l v n t c hai bánh

- S gi i thu t c a tr ng thái chính I (xem hình 5.3):



Hình 3-11. S gi i thu t tr ng thái chính I

- Ý t ng khi qua các o n ng th ng và cong:

Ta d a vào tr ng thái sensor bi t c l ch h ng c a ch y c a xe so v i ph ng c a ng ua, ng v i m t tr ng thái sensor ta ch n m t góc b lái h p lý (b ng cách dùng hàm handle (int)) sao cho xe có xu h ng di chuy n v phía chính gi a ng ua, v i l ch h ng càng l n thì ta ch n góc b lái càng l n.

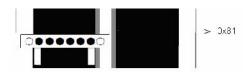
	State of course and sensor	Value when sensor is read	Hexadecimal number	Steering angle	Left motor PWM	Right motor PWM
1	•••×ו••	00000000	0x00	0	100	100
2	•••××○••	00000100	0x04	5	100	100
3	•••××○○•	00000110	0x06	10	80	69
4	•••××000	00000111	0x07	15	50	40
5	•••×ו○○	00000011	0x03	25	30	21
6	•••ו••	00100000	0x20	-5	100	100
7	•∞×ו••	01100000	0x60	-10	69	80
8	000×ו••	11100000	0xe0	-15	40	50
9		11000000	0xe0	-25	21	30

B ng 3-2. Các tr ng thái led g p trên ng ua và góc cua t ng ng

u i m c a cách ch y này là: xe ch y qua các ng cong v i bán kính c nh r t nhanh gi ng nh ang ch y trên ng th ng khi xe ã vào c ng cong. Th c t thì trong các cu c thi MCR ch có hai lo i ng cong v i hai bán kính khác nhau. Nên ta ch c n ch n hai

gốc b lái h p lý ng v i hai 1 ch h ng khác nhau qua 2 lo i ng cong sao cho hai lệch h ng c ch n là hai 1 ch h ng trung bình - c th là 1 ch h ng ng v i bi n Vitri = +-3 và Vitri = +-4 (xem hình 5.9 trên).

T i m i khúc chuy n giao gi a ng th ng sang ng cong và gi a ng cong sang ng cong h ng khác ta t t 2 ng c phát ng toàn b **ngu n cung c p** cho rc servo b lái (th c t ch trong 20 – 40 ms) xe có th ch y v n t c n nh cao h n bình th ng. Và khi phát hi n xe l ch ra kh i ph ng chính gi a ng ua quá xa c ng là khi m ch dò b t c c line gi a và line biên ta cho xe hãm t c m nh tránh tr ng h p xe v ng ra kh i ng ua.

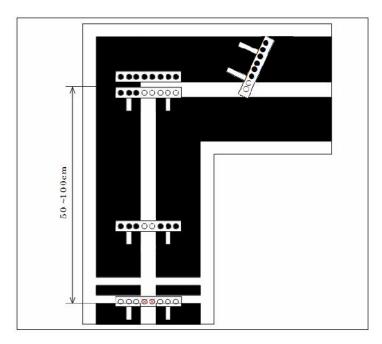


Hình 3-12. Hình m ch dò b t c hai line

- Ý t ng trên c hi n th c trong hàm runforwardline (int tocdo)
- Bi n *vitri* dùng 1 u l i tr ng thái led tr c ó, d a vào ó ta tránh tr ng h p xe b t nh m m t trong hai line biên.
- Bi n brake_flag, hàm brake(int time), hàm brake_timer (int time, int speed) dùng hi n th c ý t ng cho xe hãm t c m i khi qua o n chuy n giao ng th ng thành ng cong hay ng cong thành ng cong khác h ng.
- Hàm $brake\ (int\ time)$ là hàm hãm t c b ng cách cho v n t c hai bánh b ng $0\ (speed\ (0,0)\)$ mà v n i u khi n b lái servo cho xe h ng theo line t ng t nh hàm $runforward line\ (\).$
- Hàm *brake_timer* (*int time*, *int speed*) t ng t nh hàm *brake* (*int time*) nh ng ta có th ch nh v n t c hai bánh b ng thông s *speed* truy n vào hàm. Hàm dùng hãm t c m nh.
 - Xem cách hi n th c các hàm nêu trên trong sourecode ính kèm.

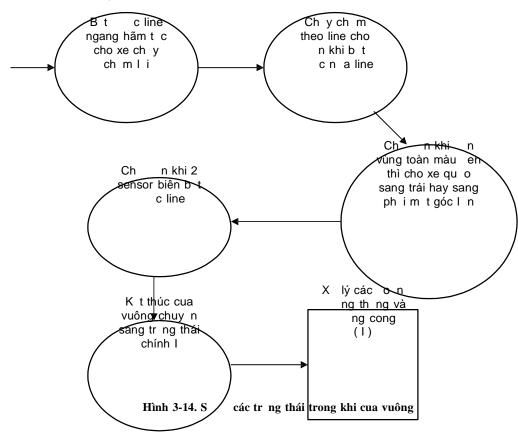
3.4. S tr ng thái khi qua o n ng cua vuông

- The teács ki n khi qua o n cua vuông:



Hình 3-13. Các tr ng thái trong khi cua vuông

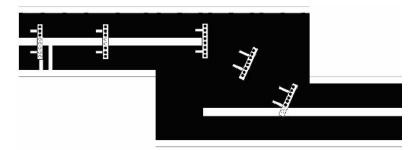
- S tr ng thái:



- Cho xe ch y n khi toàn b sensor u nh n c màu en r i m i b cua giúp cho xe tránh c l i qu o s m ngay khi g p hai v ch tr ng báo hi u.
 - Tham kh o gi i thu t trong hàm int turn90(int tocdo)

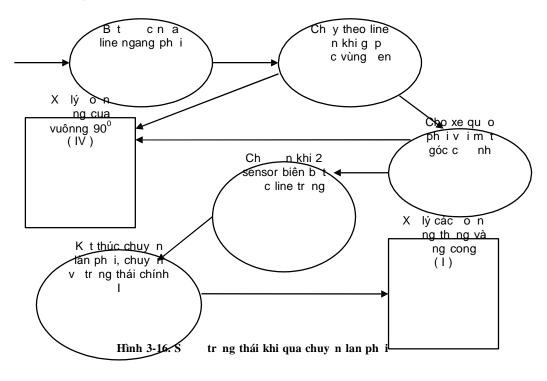
3.5. S tr ng thái khi qua chuy n làn ph i

- Th t các s ki n khi qua chuy n làn ph i:



Hình 3-15. Các tr $\,$ ng thái khi chuy n $\,$ làn ph $\,$ i

- S tr ng thái:



- Tham kh o gi i thu t trong hàm int changewayright(int tocdo)

3.6. S tr ng thái khi qua chuy n làn trái

- T ng t nh chuy n làn ph i.

3.7. Hàm test () dùng test các b ph n xe

- Hi n th c trong hàm void test()
- Case 0: (ch n swicth trên board vi i u khi n) n b t k nút nh n nào trong 4 nút trên board vi i u khi n thì xe t ng c p nh t adc c a màu tr ng. Sau ó ta quét m ch dò xem các led hi n th xem xe có nh n c màu en không n u không ta có th ch nh l i m c tính adc compare trong hàm $update_vcompare()$.
- Case 1: dùng test 2 ng c bánh, nh n K0 ng c trái quay ti n, nh n K1 ng c trái quay lùi, nh n K2 ng c ph i quay ti n, nh n K3 ng c ph i quay lùi. N u các ng c không ch y theo úng nh v y thì t t nh t nên o các zack c m n u o l n ng c trái và ph i, hay o dây en c a zack c m n u ng c không quay úng chi u nêu trên; không nên ch nh s a ch ng trình.

- Case 2: dùng test ng c servo, n u nh n K0 ho c K1 servo b sang ph i, n u nh n K2 ho c K3 servo b sang trái. N u servo không b úng chi u nh trên thì nên ch nh s a l i các tính góc trong hàm *handle* (). C th là s a d u c ng thành tr ho c ng c l i. Chú ý có khi hai servo cùng lo i cùng nhãn hi u nh ng l i ng c chi u quay là chuy n bình th ng.