

TRƯỜNG ĐẠI HỌC BÁCH KHOA TP HCM
KHOA ĐIỆN – ĐIỆN TỬ



CẤU TRÚC MÁY TÍNH

LAB 1 : Thiết kế bộ cộng 4 bit

GVHD: Ts. Trần Hoàng Linh

SVTH: TRẦN VĂN TRỌNG - 1870262

Tp. HCM, tháng 5 năm 2019