Laboratorio Organización Computacional 1 Semestre 2019

Clase1

Aux. Brayan Alexander Flores

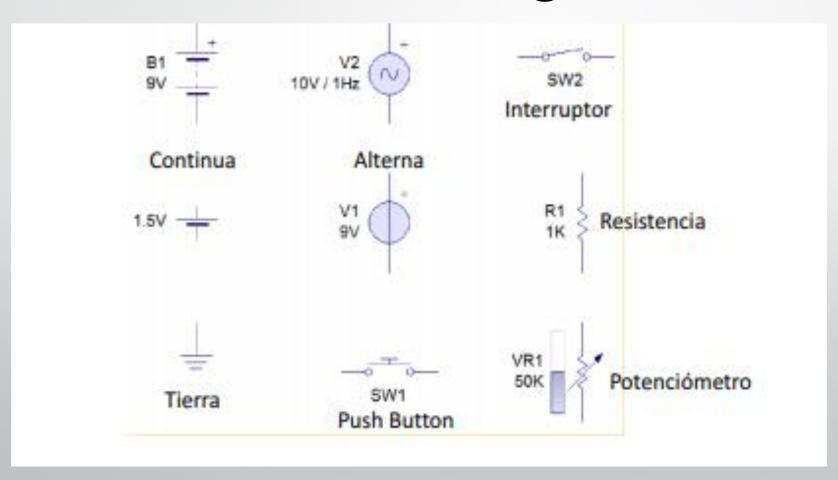
Ponderación

Actividad	Ponderación
Tareas (5 tareas)	5 pts
Exámenes Cortos (2 cortos)	7 pts
Hojas de Trabajo (3 HT)	3 pts
3 prácticas	25 pts
2 Proyectos	50 pts
Final	10 pts
Total	100 pts

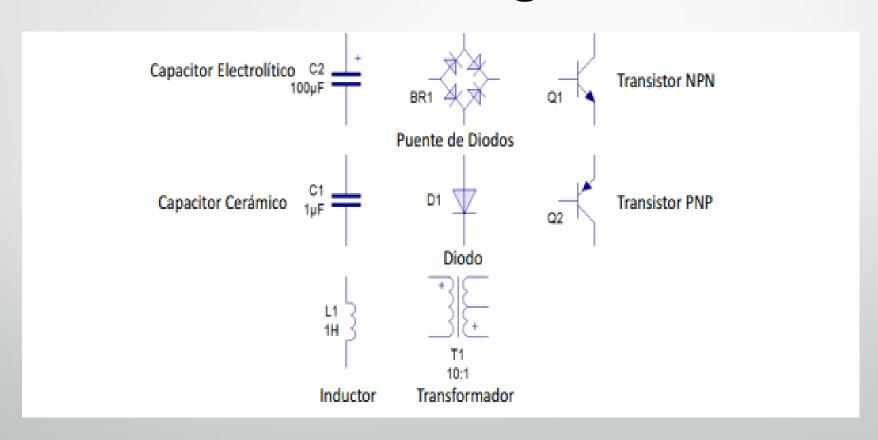
Contenido

- Simbología
- Fuente de poder
- Resistencias
- Diodos
- Transistores
- CompuertasLógicas

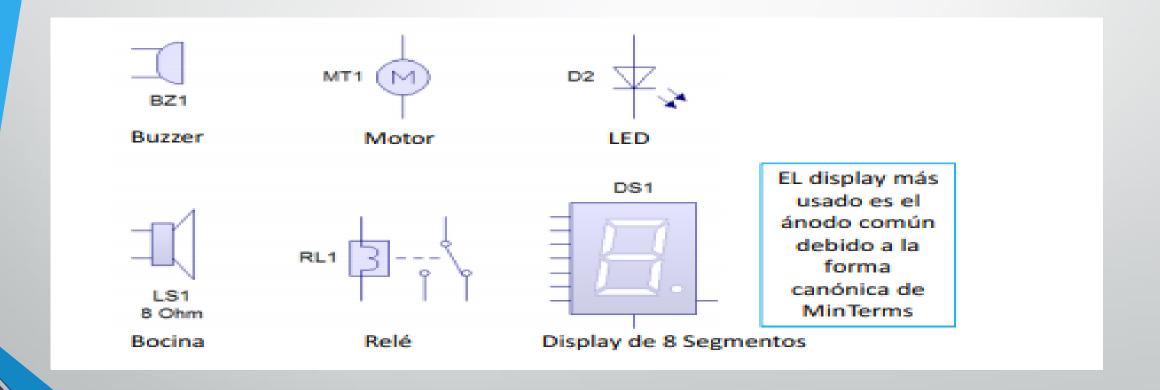
Simbología



Simbología



Simbología



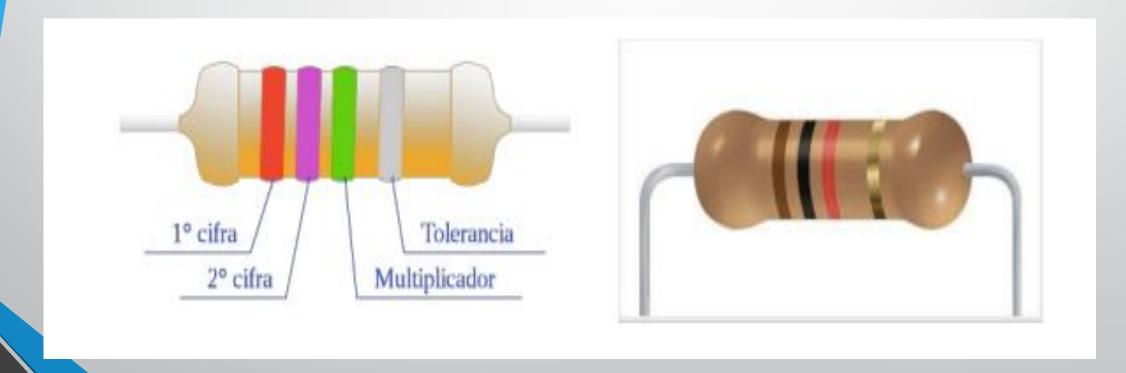
Fuente de Poder

 La fuente de alimentación o fuente de potencia es el dispositivo que convierte la corriente alterna (CA), en una o varias corrientes continuas (CC), Se utiliza para alimentar diferentes circuitos electrónicos.

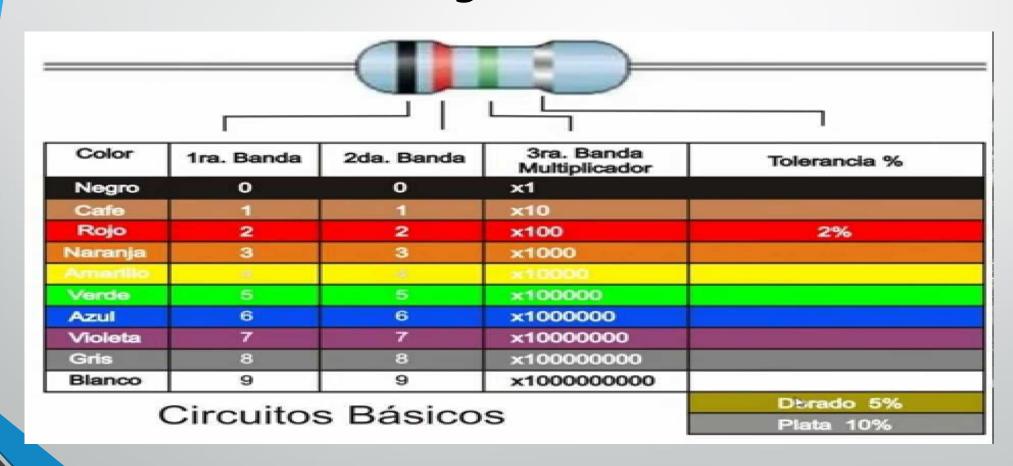


Resistencias

Oposición que presenta un conductor al paso de la corriente eléctrica.

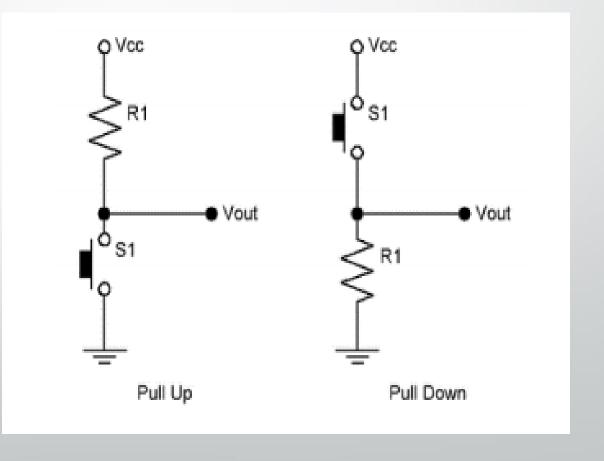


Código de Colores



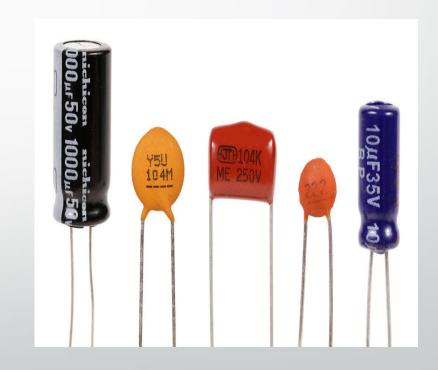
Resistencias

- Pull Up: Garantiza un 1
 Lógico (5v). Pull
- Down: Garantiza un o Lógico (ov).



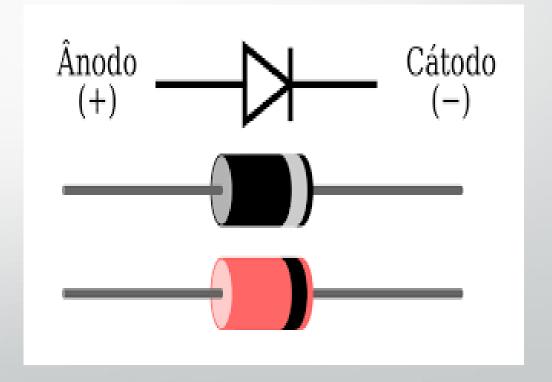
Capacitores

 Es un dispositivo pasivo, utilizado en electricidad y electrónica, capaz de almacenar energía sustentando un campo eléctrico. Funcionalidad: Batería o Filtro de Señal



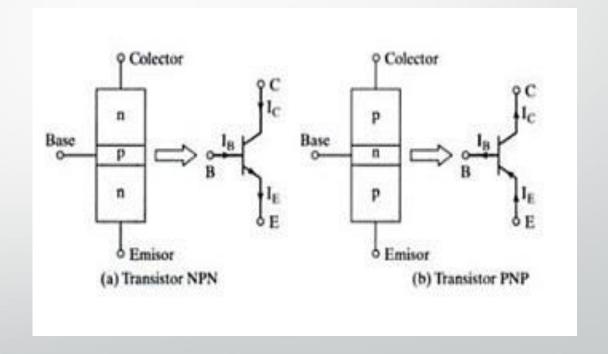
Diodos

- Un diodo es un componente electrónico de dos terminales que permite la circulación de la corriente eléctrica a través de él en un solo sentido.
- LED: Diodo Emisor de Luz.



Transistores

• El transistor es un dispositivo electrónico semiconductor utilizado para entregar una señal de salida en respuesta a una señal de entrada. Cumple funciones de amplificador, oscilador, conmutador o rectificador.



Amplificador

Interruptor

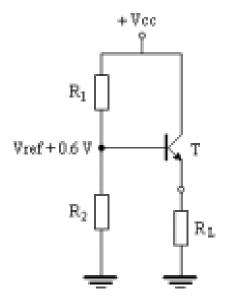
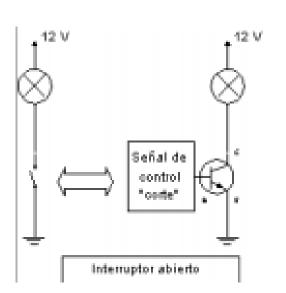
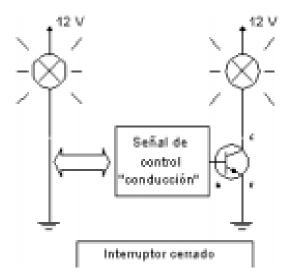


Figure 1





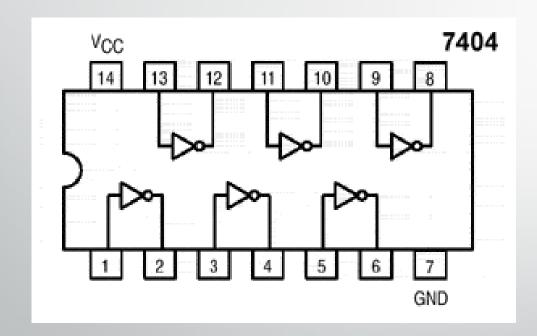
Compuertas Lógicas

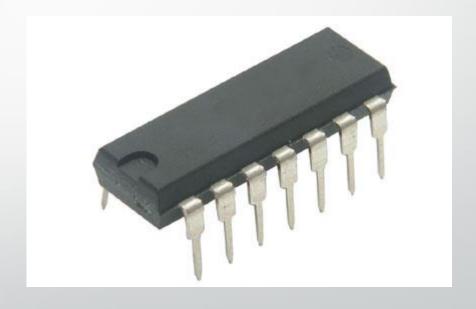
 Es un dispositivo electrónico con una función booleana.
 Suman, multiplican, niegan o afirman

FUNCIONES LÓGICAS BÁSICAS

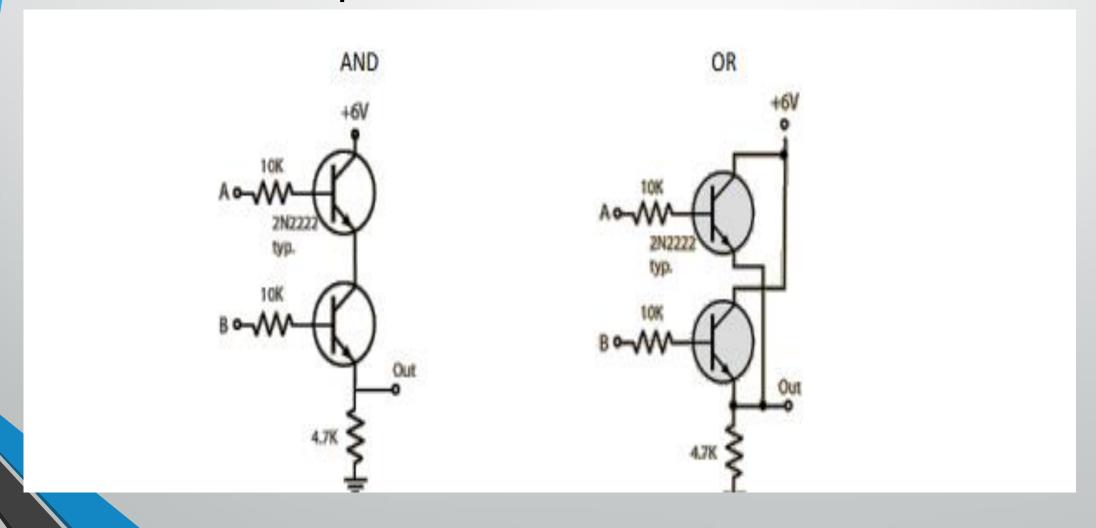
NOMRE	AND - Y	OR - O	XOR O-exclusiva	NOT Inversor	NAND	NOR
SÍMBOLO	az	az	a z	a z	az	az
SÍMBOLO	a _ & _ & _ z	a—≥1 b— z	a—=1 b— z	a1z	a _ & _ & _ z	a—≥1 b—o <u>z</u>
TABLA DE VERDAD	a b z	a b z	a b z	a z 0 1 1 0	a b z	a b z

Ejemplo





Compuertas Transistorizadas



Tarea 1

- Pealizar 5 compuertas con transistores en un software de simulación.
 - Proteus
- Individual.
- Entrega 6 de febrero de 2019 media noche