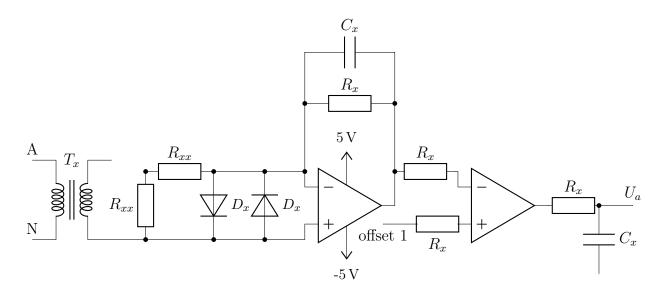
## 1 Измерение напряжения сети

Цель: научиться измерять напряжение сети.

## 1.1 Краткие теоретические сведения

Для получения информации о форме и уровне напряжения фаз сети, к которой подключен фильтр используются трансформаторы ТП-321-461P, обеспечивающие согласование уровней и гальваническую развязку сигналов. Преобразованный сигнал с трансформатора требуется снизить до уровня амплитуды не более 1,5 B и обеспечить смещение +1,5 B для корректной обработки при помощи АЦП микроконтроллера, т.к. АЦП может обрабатывать сигналы в диапазоне 0..3,3 B. Для решения этих задач применены операционные усилители OP297, имеющие диапазон питающего напряжения от  $\pm 2$  до  $\pm 20$  B, низкий уровень смещения не более 50 мкВ и проявившие стабильность свойств и надежность при использовании в аналогичных цепях.

Описание работы на примере одного канала, два других работают идентично (см. Рисунок 11)



Напряжение с трансформатора  $T_x$  поступает на резисторный делитель напряжения  $R_x-R_x$ , понижающий уровень на . . . , затем на усилитель  $DA_x$  и диодами  $D_x$ ,  $D_x$ , ограничивающими напряжение на дифференциальном входе усилителя при отсутствии питания схемы. Усилитель выполнен по схеме инвертирующего усилителя с коэффициентом усиления 1 (коэффициент задан резисторами  $R_x$  и  $R_x$ ). Параллельно резистору  $R_x$  установлен конденсатор  $C_x$  для фильтрации высокочастотных помех. С выхода усилителя сигнал поступает на сумматор сигналов, выполненный на операционном усилителе  $DA_x$  и резисторах  $R_x$ ,  $R_x$  и  $R_x$ . Выходное напряжение сумматора является суммой (с "весом") напряжений  $V_{DA}$  и  $V_{offset1}$ . Выходное напряжение сумматора () определяется формулой (30):

$$V_{DA} = \dots$$

где  $V_{DA}$  — это напряжение на выводу усилителя

 $V_{offset1}$  — напряжение в сети offset

 $V_{DA}$  — напряжение на выводе усилителя  $DA_x$ 

Сигнал для смещения (см. . . . ) формируется источником  $DA_x$ , который имеет выходное напряжение 3 В, стабилизируется и фильтруется конденсаторами  $_x$  и  $_x$ , поступает на резисторный делитель  $R_x-R_x$  с коэффициентом . . . , затем, полученные 1,5 В поступают на повторители  $DA_x$  и  $DA_x$ , с которых берется сигнал для смещения.

Сумматор обеспечивает сложение переменного сигнала с усилителя  $DA_x$  с сигналом смещения +1,5 В. Затем выходной сигнал сумматора фильтруется R-C фильтром низких частот  $R_x-C_x$  с частотой среза 5 к $\Gamma$ ц (см. формулу  $(\dots)$ ) и поступает на вход АЦП микроконтроллера. Частота среза НЧ-фильтра:

 $f_c = \dots$