缩略词

| 序号 | 缩略词 | 全英文 | 中文名称 |
|----|-----|------------------------|------------|
| 1 | ARM | Advanced RISC machines | 高级精简指令集处理器 |

| 序号 | 缩略词 | 全英文 | 中文名称 |
|----|--------|---|-----------------|
| 2 | RISC | Reduced Instruction Set Computer | 精简指令集计算机 |
| 3 | CISC | Complex Instruction Set Computer | 复杂指令集计算机 |
| 4 | CMSIS | Cortex Microcontroller Software Interface Standard ARM Cortex™ | 微控制器软件接口标准 |
| 5 | DSP | Digital Signal Processing | 数字信号处理 |
| 6 | DMIPS | Dhrystone Million Instructions executed Per Second | 每秒钟运行xx百万条指令。 |
| 7 | Cortex | | ARM旗下的一个处理器系列名称 |
| 8 | FIFO | First Input First Output | 先进先出 |
| 9 | DMA | Direct Memory Access | 直接内存存取 |
| 10 | SRAM | Static Random-Access Memory | 静态随机存取存储器 |
| 11 | FSMC | Flexible Static Memory Controller | 可变静态存储控制器 |
| 12 | ADC | analog to digital converter | 模数转换器 |
| 13 | DAC | Digital to analog converter | 数模转换器 |
| 14 | USATR | Universal Synchronous/Asynchronous Receiver/Transmitter | 通用同步/异步串行接收/发送器 |
| 15 | SPI | Serial Peripheral Interface | 串行外设接口 |
| 16 | JTAG | Joint Test Action Group | 联合测试工作组 |
| 17 | GPIO | General-purpose input/output | 通用型之输入输出 |
| 18 | LQFP | Low-profile Quad Flat Package | 薄型四方扁平式封装技术 |
| 19 | UFBGA | Ultra Fine Ball Gird Array | 极精细球栅列封装 |
| 20 | FPU | Float Point Unit | 浮点运算单元 |
| 21 | DSP | Digital Signal Processing | 数字信号处理 |
| 22 | SWD | Serial Wire Debug | 串行调试 |
| 23 | FLASH | Flash Memory | 闪存 |
| 24 | UART | Universal Asynchronous Receiver/Transmitter | 通用异步收发传输器 |
| 25 | SPI | Serial Peripheral Interface | 串行外设接口 |
| 26 | SDIO | Secure Digital Input and Output | 安全数字输入输出卡 |
| 27 | АНВ | Advanced High-performance Bus | 高级高性能总线 |

| 序号 | 缩略词 | 全英文 | 中文名称 |
|----|-------|------------------------------------|------------------------------------|
| 28 | APB | Advanced Peripheral Bus | 外围总线 |
| 29 | SOC | System on Chip | 系统级芯片 |
| 30 | RCC | Reset Clock Controller | 复位与时钟控制器 |
| 31 | RNG | Random Numeral Generator | 随机数生成器 |
| 32 | PSARM | Pseudo static random access memory | 伪静态随机存储器 |
| 33 | RTC | Real_Time Clock | 实时时钟 |
| 34 | IWDG | Internal Watchdog | 独立看门狗 |
| 35 | WWDG | Windowed Watchdog | 窗口看门狗 |
| 36 | HSI | High Speed Internal | 高速内部时钟信号 |
| 37 | HSE | Hign Speed External | 高速外部时钟信号 |
| 38 | LSI | Low Speed Internal | 低速内部时钟信号 |
| 39 | LSE | Low Speed External | 低速外部时钟信号 |
| 40 | PLL | Phase Locked Loop | 锁相环倍频输出 |
| 41 | IWDG | Internal Watchdog | 独立看门狗 |
| 42 | DLL | Delay-Locked Loop | 延迟锁相环 |
| 43 | RTC | Real_Time Clock | 实时时钟 |
| 44 | OTG | On The Go | 一种近几年发展起来的新技术,主要 应用于各种不同设备之间的连接 |