



ISO 9001:2008

BỘ GIÁO DỤC VÀ ĐÀO TẠO
TRƯỜNG ĐẠI HỌC DÂN LẬP HẢI PHÒNG

ĐỀ CƯƠNG CHI TIẾT

MÔN HỌC KỸ THUẬT SỐ

Mã môn:

Dùng cho các ngành
ĐIỆN TỬ VIỄN THÔNG – ĐIỆN TỬ TIN

Bộ môn phụ trách
ĐIỆN TỬ

**THÔNG TIN VỀ CÁC GIẢNG VIÊN
CÓ THỂ THAM GIA GIẢNG DẠY MÔN HỌC**

1. **ThS. Phạm Đức Thuận** – Giảng viên cơ hữu
 - Chức danh, học hàm, học vị: Thạc sỹ
 - Thuộc bộ môn: Điện tử
 - Địa chỉ liên hệ:
 - Điện thoại: Email: Pdthuan@hpu.edu.vn
 - Các hướng nghiên cứu chính: Điện tử số, Kỹ thuật số.
2. **Cử nhân Nguyễn Huy Dũng** – Giảng viên cơ hữu
 - Chức danh, học hàm, học vị: Cử nhân
 - Thuộc bộ môn: Điện tử
 - Địa chỉ liên hệ:
 - Điện thoại: Email:
 - Các hướng nghiên cứu chính:

THÔNG TIN VỀ MÔN HỌC

1. Thông tin chung:

- Số đơn vị học trình/tín chỉ: 3 tín chỉ.
- Các môn học tiên quyết: Cấu kiện điện tử và Kỹ thuật mạch điện tử.
- Các môn học kế tiếp:
- Thời gian phân bổ đối với các hoạt động: (68 tiết)
 - + Nghe giảng lý thuyết: 31 tiết
 - + Làm bài tập trên lớp: 8 tiết
 - + Thực hành, thực tập (ở PTN): 9 bài (ngoài giờ)
 - + Thảo luận: 5 tiết
 - + Tự học: 21 tiết
 - + Kiểm tra: 3 tiết

2. Mục tiêu môn học:

- Kiến thức: Nắm vững kiến thức về các phần tử cơ bản của đại số Boole, các mạch điện tử số cơ bản dùng trong đo lường, điều khiển và trong máy tính (Bao gồm các mạch logic, tổ hợp, các mạch logic dãy, các mạch nhớ, một số mạch chuyên dụng).
- Kỹ năng: Phân tích, tính toán, khảo sát các mạch điện tử số
- Thái độ: Tự tin khi gặp các vấn đề về điện tử số.

3. Tóm tắt nội dung môn học:

- Sinh viên học về những kiến thức cơ bản về đại số Boole, các định luật và phương pháp cơ bản biểu diễn và tối thiểu hoá hàm Boole. Sinh viên được trang bị kiến thức về các phần tử nhớ cơ bản Flip – Flop, mạch dãy, bộ đếm, bộ ghi dịch.
- Phân tích và thiết kế mạch tổ hợp
- Phân tích và thiết kế Otomat đồng bộ.

4. Học liệu:

1. Kỹ thuật số - Nguyễn Thuý Vân.
NXB Khoa học và kỹ thuật
2. Kỹ thuật điện tử số - Đặng Văn Chuyết.

NXB Giáo dục

3. Cơ sở kỹ thuật điện tử số - Đại học Thanh hoa Bắc Kinh

4. Kỹ thuật số - VN GUIDE

NXB Thống kê

5. Thiết kế logic mạch số - Nguyễn Thuý Vân

6. Phân tích và tổng hợp thiết bị số - Nguyễn Duy Bảo

5. Nội dung và hình thức dạy học

Nội dung	Hình thức dạy học						Tổng kết
	Lý thuyết	Bài tập	Thảo luận	TH, TN, Điền dã	Tự học	Kiểm tra	
Chương I: Hệ đếm và phương pháp biểu diễn thông tin	2,0						2,0
§1.1 Các hệ đếm	1,0						
§1.2 Một số phương pháp biểu diễn thông tin	1,0						
Chương II: Đại số Boole	3,0				1,0		4,0
§2.1 Biến và hàm logic	0,5						
§2.2 Các hàm logic căn bản	1,0						
§2.3 Các phương pháp biểu diễn hàm logic	1,0						
§2.4 Các hệ thức cơ bản và hệ quả trong đại số logic	0,5						
§2.5 Hệ hàm đủ					1,0		
Chương III: Vi mạch số	1,0				3,0		4,0
§3.1 Các họ vi mạch số	0,5						
§3.2 Các thông số kỹ thuật của IC số	0,5				1,0		
§3.3 Các mạch ra và bus					1,0		
§3.4 Giao tiếp giữa các IC khác họ					1,0		
Chương IV: Tối thiểu hoá hàm Boole	2,0	1,0	1,0		1,0		5,0
§4.1. Khái niệm về tối thiểu hoá	0,5						
§4.2. Các phương pháp tối thiểu hoá	1,5		1,0		1,0		
- Bài tập		1,0					
Chương V: Thiết kế mạch tổ hợp	3,0	2,0				1,0	6,0
§5.1 Mô hình toán	0,5						
§5.2 Phương pháp thiết kế	0,5						
§5.3 Thiết kế mạch hai tầng	1,0						
§5.4 Thiết kế mạch nhiều tầng	1,0						

- Bài tập + kiểm tra		2,0				1,0	
Chương VI: Các mạch tổ hợp thường gặp	2,0		1,0		3,0		6,0
§6.1 Bộ so sánh	0,5		0,5				
§6.2 Bộ dồn kênh và phân kênh	0,5		0,5				
§6.3 Mạch chuyển mã	1,0				1,0		
§6.4 Bộ cộng nhị phân một cột số					1,0		
§6.5 Mạch tạo và kiểm tra chẵn lẻ					1,0		
Chương VII: Phân tích mạch tổ hợp	1,0				4,0		5,0
§7.1 Phân tích tĩnh	0,5				0,5		
§7.2 Phân tích động. Hiện tượng Hazard	0,5				0,5		
§7.3 Các Hazard cơ bản					1,5		
§7.4 Phát hiện và loại trừ Hazard					1,5		
Chương VIII: Lý thuyết cơ bản về Otomat	2,0	1,0			2,0		5,0
§8.1 Các khái niệm	0,5						
§8.2 Các phương pháp mô tả Otomat	0,5						
§8.3 Chuyển đổi giữa 2 mô hình Mealy – Moore	1,0	1,0					
§8.4 Otomat đồng bộ và không đồng bộ					2,0		
Chương IX: Các thành phần nhớ cơ bản	3,0				3,0		6,0
§9.1 Định nghĩa và phân loại Flip-Flop (FF)	0,5						
§9.2 Các FF không đồng bộ	2,0						
§9.3 FF đồng bộ	0,5				1,0		
§9.4 Chuyển đổi giữa các loại FF (Thảo luận)					2,0		
Chương X: Thiết kế Otomat hữu hạn	6,0	2,0	2,0			1,0	11,0
§10.1 Phương pháp thiết kế	0,5						
§10.2 Xây dựng đồ hình trạng thái từ lưu đồ thuật toán	1,0						
§10.3 Tối thiểu hoá trạng thái trong	1,5		0,5				
§10.4 Mã hoá trạng thái trong	1,0		0,5				
§10.5 Chọn phần tử logic nhớ. Thuật toán xác định hệ phương trình đầu vào kích cho các FF.	1,0		1,0				
§10.6 Một số ví dụ	1,0						
- Bài tập + Kiểm tra 1 tiết		2,0				1,0	
Chương XI Phân tích Otomat hữu hạn	2,0	2,0				1,0	5,0
§11.1 Phương pháp phân tích	0,5						
§11.2 Một số bài toán phân tích	1,5						
- Bài tập + Kiểm tra		2,0				1,0	
Chương XII: Một số hệ Otomat thông dụng	4,0		1,0		4,0		9,0

§12.1 Bộ đếm	0,5						
§12.2 Thanh ghi dịch	0,5						
§12.3 Thiết kế bộ đếm và thanh ghi dịch	3,0				2,0		
§12.4 Bộ nhớ bán dẫn					1,0		
§12.5 Mở rộng và ghép nối bộ nhớ					1,0		
Thảo luận - Ôn tập			1,0				
Tổng	31	8	5		21	3	68

6. Lịch trình tổ chức dạy - học cụ thể

Tuần	Nội dung	Chi tiết về hình thức tổ chức dạy - học	Nội dung yêu cầu sinh viên phải chuẩn bị trước	Ghi chú
1	Chương I Chương II	- Giáo viên giảng - Sinh viên nghe giảng - Giáo viên kiểm tra bài	- Đọc trước tài liệu ở nhà - Đọc nâng cao chương I - Làm bài tập	
2	Chương III	- Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Giáo viên kiểm tra bài	- Đọc trước tài liệu ở nhà - Đọc nâng cao chương III - Làm bài tập	
3	Chương IV	- Giáo viên giảng - Sinh viên nghe giảng - Kiểm tra 1 tiết	- Đọc trước tài liệu ở nhà - Làm bài tập	
4	Chương V	- Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Giáo viên kiểm tra bài	- Đọc trước tài liệu ở nhà - Làm bài tập	
5	Chương VI	- Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Giáo viên kiểm tra bài	- Đọc trước tài liệu ở nhà - Làm bài tập - Đọc nâng cao chương VI	
6	Chương VI (tiếp) Chương VII	- Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Kiểm tra 1 tiết	- Đọc trước tài liệu ở nhà - Làm bài tập	
7	Chương VII (tiếp) Chương VIII	- Giáo viên giảng - Sinh viên nghe giảng - Giáo viên kiểm tra	- Đọc trước tài liệu ở nhà - Làm bài tập	

		bài		
8	Chương IX	<ul style="list-style-type: none"> - Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Giáo viên kiểm tra bài 	<ul style="list-style-type: none"> - Đọc trước tài liệu ở nhà - Làm bài tập 	
9	Chương X	<ul style="list-style-type: none"> - Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Giáo viên kiểm tra bài 	<ul style="list-style-type: none"> - Đọc trước tài liệu ở nhà - Làm bài tập 	
10	Chương X (tiếp)	<ul style="list-style-type: none"> - Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Kiểm tra 1 tiết 	<ul style="list-style-type: none"> - Đọc trước tài liệu ở nhà - Làm bài tập 	
11	Chương XI	<ul style="list-style-type: none"> - Giáo viên giảng - Sinh viên nghe giảng - Giáo viên kiểm tra bài 	<ul style="list-style-type: none"> - Đọc trước tài liệu ở nhà - Làm bài tập 	
12	Chương XII	<ul style="list-style-type: none"> - Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Kiểm tra 1 tiết 	<ul style="list-style-type: none"> - Đọc trước tài liệu ở nhà - Làm bài tập 	
13	Chương XII (tiếp)	<ul style="list-style-type: none"> - Giáo viên giảng - Sinh viên nghe giảng và thảo luận - Ôn tập, giải đáp thắc mắc 	<ul style="list-style-type: none"> - Đọc trước tài liệu ở nhà - Làm bài tập 	

7. Tiêu chí đánh giá nhiệm vụ giảng viên cho sinh viên:

- Dự lớp đầy đủ.
- Đọc tài liệu ở nhà.
- Làm bài tập đầy đủ.

8. Hình thức kiểm tra, đánh giá môn học

- Kiểm tra bài tập
- Thi tự luận cuối kỳ

9. Các loại điểm kiểm tra và trọng số của từng loại điểm

- Điểm chuyên cần: D1 (Theo quy chế 25)
- Điểm trên lớp: D2
- Điểm thí nghiệm, thực hành: D3
- Điểm thi cuối kỳ: D4
- Điểm của môn học tính bằng: $0.3(0.4D1 + 0.3D2 + 0.3D3) + 0.7D4$

10. Yêu cầu của giáo viên đối với môn học:

- Trên giảng đường .
- Sinh viên cần tham gia tối thiểu 70% số tiết học trên lớp, đọc tài liệu và làm bài tập đầy đủ.

Hải Phòng, ngày ... tháng ... năm

Chủ nhiệm bộ môn

Người viết đề cương chi tiết

Phê duyệt cấp trường