

ĐỀ CƯƠNG CHI TIẾT

MÔN HỌC Thiết kế tự động mạch điện tử Mã môn: ADE 32011 Dùng cho các ngành Điện tử- Viễn thông Bộ môn phụ trách Điện tử

THÔNG TIN VỀ CÁC GIẢNG VIÊN CÓ THỂ THAM GIA GIẢNG DẠY MÔN HỌC

- 1. **CN. Nuyễn Huy Dũng** Giảng viên cơ hữu
 - Chức danh, học hàm, học vị: Giảng viên, Cử nhân
 - Thuộc bộ môn: Điện tử
 - Địa chỉ liên hệ: 69- Trần Văn Lan, Cát bi, Hải an- Hải phòng
 - Điện thoại: 0903468698 Email: nguyenhuyd@ymail.com
 - Các hướng nghiên cứu chính: Vi xử lý & Hệ thống nhúng

THÔNG TIN VỀ MÔN HỌC

1. Thông tin chung:

- Số đơn vị học trình/ tín chỉ: 1TC
- Các môn học tiên quyết: Kỹ thuật điện tử, Kỹ thuật số
- Các môn học kế tiếp:
- Các yêu cầu đối với môn học: Nắm được hoạt động và biết cách thiết kế các mạch tương tự và số cơ bản
- Thời gian phân bổ đối với các hoạt động:
 - + Làm bài tập trên lớp:14
 - + Thực hành: 22,5 tiết

2. Mục tiêu của môn học:

- Kiến thức: SV biết sử dụng phần mềm Altium để vẽ và thiết kế mạch nguyên lý (Sch) và mạch in (Pcb).
 - Kỹ năng: Phát triển kỹ năng thiết kế mạch.
 - Thái độ: nghiêm túc trong học tập và nghiên cứu.

3. Tóm tắt nội dung môn học:

Cách vẽ mạch nguyên lý và mạch in trong Altium Designer. Phương pháp tạo một thư viện mới trong Altium.

4. Học liệu:

- 1. http://www.altium.com/
- 2. Phần mềm Protel 99SE-SP6.
- 3. Phần mềm Altium Desgner Summer 9.4.0.20159

5. Nội dung và hình thức dạy – học:

3. Noi dung va mini thực dạy – i	Hình thức dạy – học						
Nội dung (Ghi cụ thể theo từng chương, mục, tiểu mục)	Lý thuyết	Bài tập	Thảo luận	TH, TN, điền đó	Tự học, tự NC	Kiểm tra	Tổng (tiết)
Bài 1: Giới thiệu chung về Protel							2
1.1.Giới thiệu phần mềm Protel				1			
1.2.Một số menu và các phím tắt				1			
1.3.Các thao tác với file cơ sở dữ liệu				1			
Bài 2: Thiết kế mạch nguyên lý trong Protel 99SE							3
2.1. Tạo file SCH mới							
2.2. Các thao tác với thư viện SCH				1,5			
2.3. Các kỹ thuật vẽ mạch SCH							
2.4. Thực hành thiết kế mạch SCH				1,5			
Bài 3: Thiết kế mạch in trong Protel 99SE							15
 3.1. Tạo file PCB và thiết lập các thông số cho bo mạch 3.2. Chuyển từ mạch nguyên lý sang mạch in 3.3. Sắp xếp vị trí các linh kiện và vẽ đường bao mạch in 3.4. Thiết lập các qui tắc đi dây 3.5. Đi dây tự động cho bo mạch 2 mặt. 3.6. Đi dây tự động và bằng tay cho bo mạch 1 mặt. 3.7. Phủ masse chống nhiễu cho bo mạch và mô phỏng 3D 				1			
3.8. Hiệu chỉnh và kiểm tra lỗi.				1			
3.9. Các bài thực hành thiết kế mạch				12			
Bai 4: Tạo thư viện và linh kiện mới							3
4.1. Cách tạo một thư viện mới							
4.2. Tạo linh kiện SCH mới				1			
4.3. Tạo linh kiện chân PCB mới							
4.4. Thực hành tạo các linh kiện SCH và PCB mới.				2			
Tổng (tiết)							23

6. Lịch trình tổ chức dạy – học cụ thể:

Tuần	Nội dung	Chi tiết về hình thức tổ chức dạy – học	Nội dung yêu cầu sinh viên phải chuẩn bị trước	Ghi chú
I	Bài 1: Giới thiệu chung về Protel 1.1.Giới thiệu phần mềm Protel 1.2.Một số menu và các phím tắt 1.3.Các thao tác với file cơ sở dữ liệu	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà	
II	Bài 2: Thiết kế mạch nguyên lý trong Protel 99SE 2.1. Tạo file SCH mới 2.2. Các thao tác với thư viện SCH 2.3. Các kỹ thuật vẽ mạch SCH 2.4. Thực hành thiết kế mạch SCH	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà	
III	Bài 3: Thiết kế mạch in trong Protel 99SE 3.1. Tạo file PCB và thiết lập các thông số cho bo mạch 3.2. Chuyển từ mạch nguyên lý sang mạch in 3.3. Sắp xếp vị trí các linh kiện và vẽ đường bao mạch in 3.4. Thiết lập các qui tắc đi dây 3.5. Đi dây tự động cho bo mạch 2 mặt 3.6. Đi dây tự động và bằng tay cho bo mạch 1 mặt. 3.6. Phủ masse chống nhiễu cho bo mạch và mô phỏng 3D 3.7. Hiệu chỉnh và kiểm tra lỗi.	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà	
IV	3.8.Các bài thực hành thiết kế mạch	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà	
V	3.8.Các bài thực hành thiết kế mạch	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà	
VI	3.8.Các bài thực hành thiết kế mạch	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà	

VII	3.8.Các bài thực hành thiết kế mạch	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà
VIII	Bai 4: Tạo thư viện và linh kiện mới 4.1. Cách tạo một thư viện mới 4.2. Tạo linh kiện SCH mới 4.3. Tạo linh kiện chân PCB mới 4.4. Thực hành tạo các linh kiện SCH và PCB mới.	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà
IX	4.4. Thực hành vẽ một mạch điện cụ thể	Giáo viên hướng dẫn. SV thực hành trên PC	SV đọc tài liệu trước ở nhà

7. Tiêu chí đánh giá nhiệm vụ giảng viên giao cho sinh viên:

- Dự lớp đầy đủ
- Đọc tài liệu ở nhà

8. Hình thức kiểm tra, đánh giá môn học:

- Thi thực hành tại phòng máy cuối học kỳ
- 9. Các loại điểm kiểm tra và trọng số của từng loại điểm:
 - Điểm chuyên cần 0,4D1 (Theo qui chế 25)
 - Điểm tư cách 0,6D2
 - Thi hết môn 0,7D3
 - Điểm của môn học tính bằng: 0.3*(0.4D1+0.6D2) + 0.7D3

10. Yêu cầu của giảng viên đối với môn học:

- Học thực hành tại phòng máy
- SV phải tham dự trên lớp đầy đủ, đọc tài liệu ở nhà

Hải Phòng, ngày 9 tháng 8 năm 2010

Chủ nhiệm Bộ môn

Người viết đề cương chi tiết

Nguyễn Huy Dũng

Phê duyệt cấp trường

YÊU CẦU CẢI TIẾN CHƯƠNG TRÌNH ĐÀO TẠO			
Mô tả thay đổi, lý do (tài liệu kèm theo nếu cần)			
Người yêu cầu:	Ngày tháng năm 200		
Ý triển gửa Chủ nhiệm Đô môn:			
Ý kiến của Chủ nhiệm Bộ môn:			
	Ngày tháng năm 200		
	Ký tên		
Ý kiến của Trưởng phòng Đào tạo:			
T Kien eau Trucing phong Duo tạo.			
	Ngày tháng năm 200		
	Ký tên		
	Ngày tháng năm 200		
	Hiệu trưởng		