Các bước thực hiện

1. Đọc file “CRC”, hiểu lý thuyết (có bài tập mẫu)? Encoder crc hoạt động ra sao? Decoder? Đa thức sinh?
2. Lên google tìm 1 code CRC verilog (search: CRC verilog code)? Ví dụ: <https://www.asic-world.com/examples/verilog/serial_crc.html>
   1. Chạy mô phỏng ra kết quả là gì
   2. Tính CRC của chương trình trên bằng tay (thủ công giống ở file CRC trên”
   3. So sánh kết quả giữa tính toán và chạy mô phỏng phải giống nhau
3. Đọc bài báo về CRC:

Cách đọc nhanh một bài báo (nói chung) (chia sẻ cá nhân)

1. Đọc title
2. Đọc abstract: nắm tổng quan, động lực (lý do làm bài này), đóng góp
3. Introduction: kéo xuống kiếm chữ “contribution” hoặc nghĩa tương tự. Đọc hiểu rõ hơn đóng góp của bài báo
4. Thường là mục 3. Thiết kế. Hiểu thiết kế tổng quan của họ. Trong quá trình đọc mục 3. Khái niệm nào chưa rõ thì quay lại mục 2 (thường là cơ sở lý thuyết) tìm hiểu hoặc google/ chatgpt thêm
5. Thường mục 4. Mô phỏng. Tìm hiểu cách họ setup. Cách họ mô phỏng. Vì sao họ cần làm vậy và mong muốn của họ là họ kiểm tra cái gì
6. Cuối cùng. Học lại kỹ 1 lần nữa full bài báo. Thực hiện lại y chan bài báo của họ
7. Trong quá trình thực hiện lại, nếu có ý tưởng mới cải tiến (improve) note lại để thực hiện