Übung zur Vorlesung Technische Grundlagen der Informatik



Prof. Dr. Andreas Koch Thorsten Wink

Wintersemester 09/10 Übungsblatt 10 - Lösungsvorschlag

Aufgabe 10.1 FPGA-Demo

Leider hat bei vielen das Testen auf dem FPGA-Board in der letzten Übung nicht richtig funktioniert. Schuld daran sind meist die Cable-Treiber, die bei der Installation einige Probleme machen.

Deshalb wird Thorsten Wink in dieser Woche noch einmal mit einem FPGA-Board und funktionierendem Laptop in die Übungen kommen und den Zähler auf dem FPGA demonstrieren. Falls Sie noch eigene Bitstreams haben, können Sie diese gerne zum Testen mitbringen.

Aufgabe 10.2 Festkommazahlen

Stellen Sie folgende Zahlen im 4,4 Festkommaformat dar.

- 12,625 11001010
- 7,8125 01111101
- 13,94 11011111, nicht genau darstellbar

Aufgabe 10.3 Umwandlung in Gleitkommazahlen

Stellen Sie die folgenden Zahlen im IEEE 754 Gleitkommaformat dar.

-0,75

• 99,7

In Binärdarstellung ergibt sich 1100011,10110011001100110... Die Zahl kann nicht genau dargestellt werden da für die Mantisse nur 23 Bits zur Verfügung stehen, es bleibt ein Rest übrig. Zur Normalisierung muss um 6 Stellen nach rechts geschoben werden. Der Exponent beträgt 6+127=133, was binär 10000101 entspricht. Die komplette Zahl lautet damit 0 10000101 10001110110011001100110, in Hexadezimalschreibweise 42C76666.

Aufgabe 10.4 Gleitkommazahlen 2

Geben Sie eine Formel an, mit der eine gegebene Gleitkommazahl im IEEE 754-Format in die wissenschaftliche Darstellung umgewandelt werden kann.

 $(-1)^{Vorzeichen} \star (1 + Mantisse) \star 2^{Exponent-127}$

Aufgabe 10.5 Multiplizierer

Beschreiben Sie einen 4-Bit Multiplizierer in Verilog.

Es gibt hier mehrere Möglichkeiten. Entweder mit dem *-Operator, hier wird die Wahl der Implementierungsart dem Synthesewerkzeug überlassen. Eine weitere Möglichkeit ist es, ein Netz aus Volladdierern wie auf Folie 5-37 aufzubauen. Hierbei kann es jedoch bei großen Bitbreiten schnell zu einem großen Netz kommen, welches eine sehr lange Verzögerungszeit hat und welches somit nur mit sehr geringer Taktfrequenz zu betreiben ist. Ein weiterer Ansatz ist es, die Multiplikation in mehrere Takte aufzuteilen und in jedem Takt nur ein Zwischenergebnis zu berechnen.

Diese Hausaufgaben können Sie in den Übungen vom 18.1. - 22.1.10 zum LETZTEN Mal vortragen, um einen Zulassungsschein zur Prüfung TGDI 2 (Bsc INF PO 07, 04, sonstige) zu erhalten.

Hausaufgabe 10.1 Gleitkommaaddition

Addieren Sie die beiden hexadezimal im IEEE 754 gegebenen Gleitkommazahlen X = 4AF20000 und Y = 4A618000. Zuerst werden die beiden Zahlen in Binärdarstellung umgewandelt und in Vorzeichen, Exponent und Mantisse zerlegt:

Die implizite 1 vor den Mantissen darf nicht vergessen werden:

1,110000110000000000000000

Die so entstandene Mantisse muss nun mit der der anderen Zahl addiert werden:

0,11100001100000000000000

Das Gesamtergebnis der Addition ist also: 0 10010110 0110001011000000000000, was hexadezimal 4B316000 entspricht.

Hausaufgabe 10.2 Wertebereich von Gleitkommazahlen

Welche Auswirkungen hat die Änderung der Bitanzahl von Exponent und Mantisse? Mehr Bits für die Mantisse ergibt eine größere Genauigkeit der darstellbaren Zahlen. Mehr Bits für den Exponenten ergibt eine Vergrößerung des Wertebereichs.

Plagiarismus

Der Fachbereich Informatik misst der Einhaltung der Grundregeln der wissenschaftlichen Ethik großen Wert bei. Zu diesen gehört auch die strikte Verfolgung von Plagiarismus. Weitere Infos unter www.informatik.tu-darmstadt.de/plagiarism