

Formale Grundlagen der Informatik 3



TECHNISCHE
UNIVERSITÄT
DARMSTADT

Einführung in Model Checking: Spezifikation und Modell, Wiederholung

Prof. Stefan Katzenbeisser
Security Engineering Group
Technische Universität Darmstadt

skatzenbeisser@acm.org
<http://www.seceng.informatik.tu-darmstadt.de>



Motivation

Softwarefehler: Bugs



9/9

0800 Antan started
1000 " stopped - antan ✓
1300 (032) MP - MC ~~1.982649000~~
(033) PRO 2 2.130476415
conck 2.130676415
Relays 6-2 in 033 failed special speed test
in relay " 11.000 test.

1100 Relays changed
Started Cosine Tape (Sine check)
1525 Started Multi Adder Test.

1545

Relay #70 Panel F
(moth) in relay.

First actual case of bug being found.

1630 Antan started.
1700 closed down.

„First actual case of bug being found“

Logbuch der
Mark II Aiken,
1947

Motivation

Korrektheit von Hardware und Software (1)

„Pentium Bug“ (1994):

$$4195835 - \frac{4195835}{3145727} * 3145727 = 256$$

- Kosten: 500 Mio. \$



Ariane 5 (1996):

- Softwarefehler in der Verarbeitung von Sensordaten
- Überlauf führte zu Crash eines Teilprogramms
- Falsche Daten für Steuerungscomputer
- Kosten 500 Mio. \$ bis 2 Mrd. \$ (geschätzt)

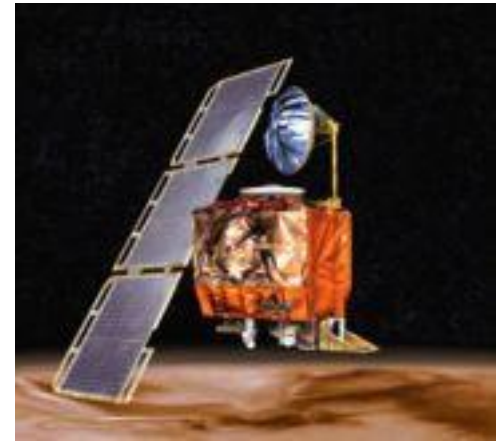


Motivation

Korrektheit von Hardware und Software (2)

Mars Climate Orbiter (1999):

- Verwechslung metrischer und britischer Einheiten
- Kosten: 125 Mio. \$



LA Air Traffic Control (2004):

- Kontakt zu 400 Flugzeugen verloren
- Crash des Kommunikationssystems durch Unterlauf eines Zählers
- Backup-System versagte

Therac 25 Strahlentherapiegerät (1985):

- Race condition
- >3 Todesfälle

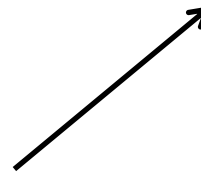
Testen:

- Test, ob SW/HW auf bestimmten (kritischen) Eingabedaten korrekt funktioniert
- Testen ist immer unvollständig!
- Problem: repräsentative Testfälle?
- Keine exakten Aussagen über Korrektheit erzielbar

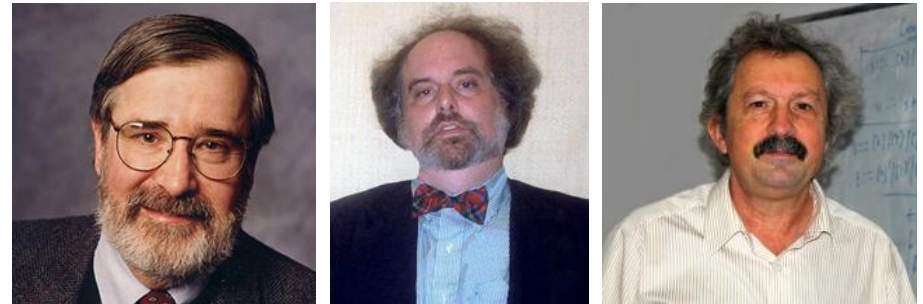
Verifikation:

- Nachweis, dass SW, HW oder Protokolle eine bestimmte Spezifikation erfüllen
- „Beweis“ der Korrektheit
- Problem: realistisches Erstellen der Spezifikation
- Recht hohe Komplexität

Fokus dieser Vorlesung



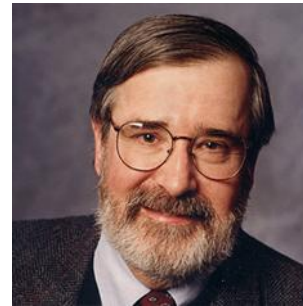
Model Checking: Turing Award 2007



E. Clarke, A. Emerson, J. Sifakis

- Verfahren zum Nachweis der Korrektheit eines Systems
- Testet ein System (**Modell**) gegen eine **Spezifikation**
- Liefert „OK“ oder ein **Gegenbeispiel**
- Anwendbar auf Hardware und Software

Model Checking: Turing Award 2007



E. Clarke, A. Emerson, J. Sifakis

```
byte n = 0;  
active proctype P() {  
  n = 1;  
}  
active proctype Q() {  
  n = 2;  
}  
Programm / „Modell“
```

„P und Q sind nie gleichzeitig
in einem kritischen Abschnitt“
Eigenschaft / Spezifikation

Model Checker

Gegenbeispiel



Warum?

- Exakte (mathematische) Verfahren im Design von Systemen
- Logik, Automaten, ...
- Erhöht das Vertrauen in die Korrektheit eines Systems

Wozu?

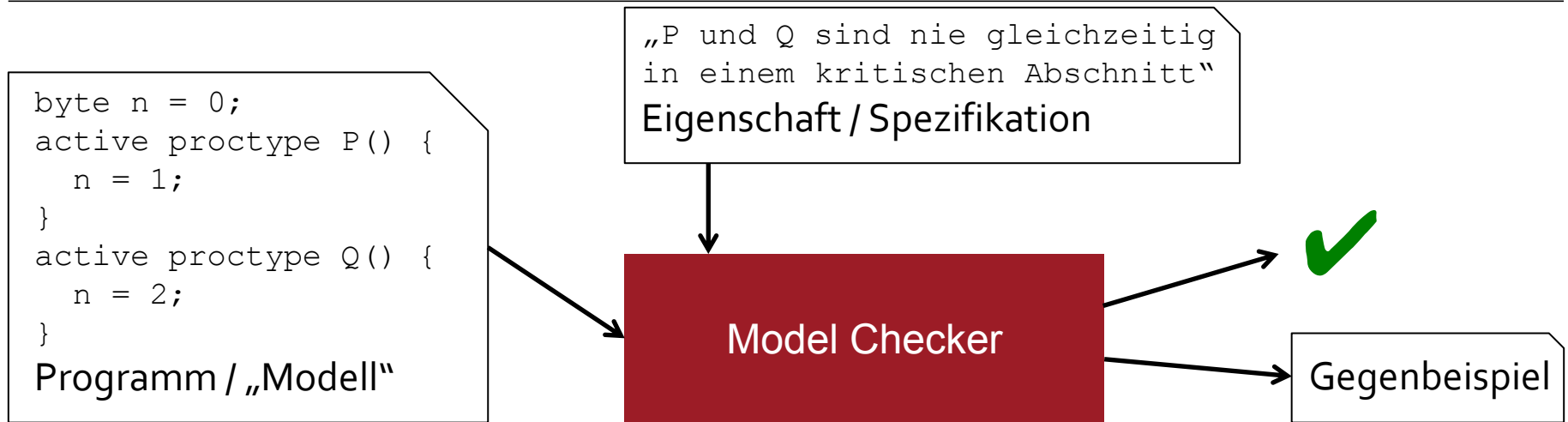
- Komplementiert andere Analyseverfahren und Tests
- Reduziert Zahl der Bugs
- Reduziert die Entwicklungszeit
- Automatisierbar!

Model Checking

Modell und Spezifikation



TECHNISCHE
UNIVERSITÄT
DARMSTADT



Modell:

- Abstrakte Repräsentation des Systems
- Meist formalisiert durch einen endlichen Automaten

Spezifikation:

- Eigenschaft, die das System erfüllen soll
- Meist formalisiert durch eine logische Formel

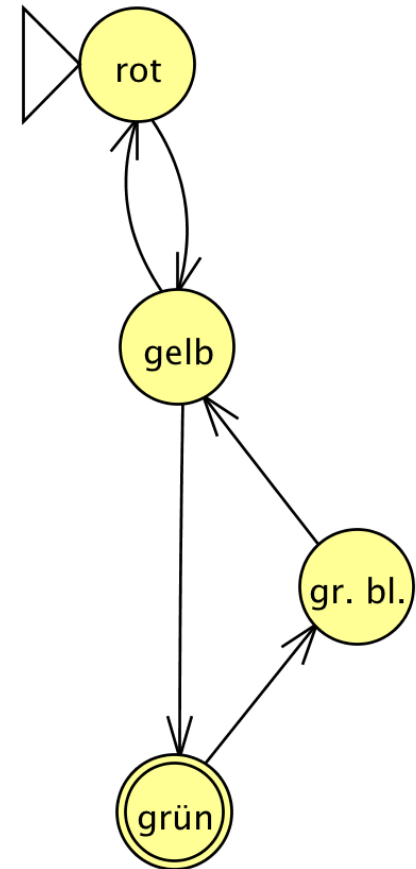
Endliche Automaten, Wiederholung (1)

Endliche Automaten bestehen aus:

- Zuständen (endlich viele)
- Zustandsübergängen
- einem Startzustand
- beliebig vielen Endzuständen

Beispiel: Ampelschaltung in Österreich

- 4 Zustände
- Zustandsübergänge
- Ein Startzustand
- Endzustand?



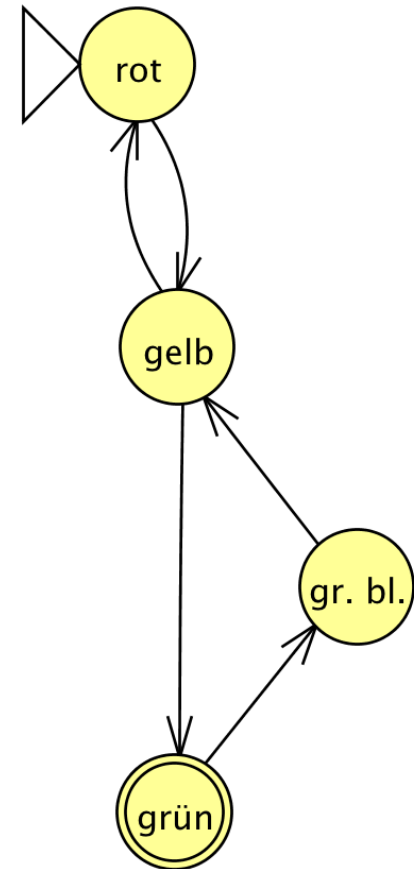
Endliche Automaten, Wiederholung (2)

Formal:

- Endliche Menge an Zuständen M
- Endliches Alphabet Σ
- Zustandsübergänge: Relation $R \subseteq M \times \Sigma \times M$
- Startzustand $q \in M$
- Menge von Endzuständen: $E \subseteq M$

Endlicher Automat ist definiert als Tupel
 $\mathcal{M} = (M, R, q, E, \Sigma)$

Beispiel der Ampelschaltung ➔ Tafel



Endliche Automaten, Wiederholung (3)

Endlicher Automat:

$$\mathcal{M} = (M, R, q, E, \Sigma)$$

Wörter sind Elemente aus Σ^* (Kleene-Stern)

Beispiel: $\{a, b\}^* = \{\varepsilon, a, b, aa, ab, ba, bb, aaa, aab, \dots\}$

Menge Σ^* ist i.d.R. **unendlich groß**, die Wörter selbst aber immer **endlich lang**

Ein endlicher Automat **akzeptiert** ein Wort $w_0w_1w_2 \dots w_n$ mit $w_i \in \Sigma$ wenn:

- es eine Sequenz von Zuständen $q_0, q_1, q_2, \dots, q_{n+1}$ gibt sodass
- der erste Zustand der Startzustand des Automaten ist ($q_0 = q$)
- der letzte Zustand ein Endzustand des Automaten ist ($q_{n+1} \in E$) und
- ein „gültiger“ Zustandsübergang erfolgt: $(q_i, w_i, q_{i+1}) \in R$ für $0 \leq i \leq n$

Endliche Automaten, Wiederholung (4)



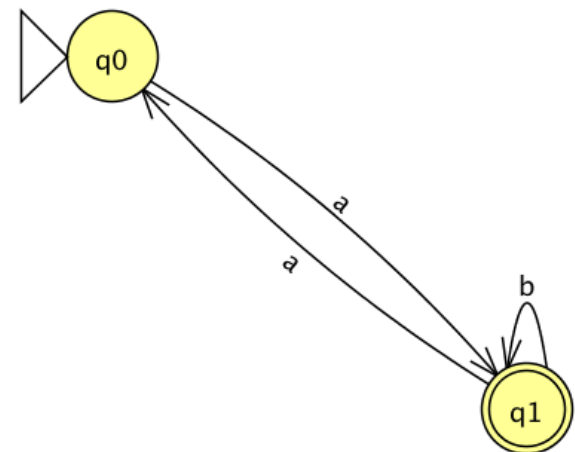
TECHNISCHE
UNIVERSITÄT
DARMSTADT

Ein endlicher Automat **akzeptiert** ein Wort $w_0w_1w_2 \dots w_n$ mit $w_i \in \Sigma$ wenn:

- es eine Sequenz von Zuständen $q_0, q_1, q_2, \dots, q_{n+1}$ gibt sodass
- der erste Zustand der Startzustand des Automaten ist ($q_0 = q$)
- der letzte Zustand ein Endzustand des Automaten ist ($q_{n+1} \in E$) und
- ein „gültiger“ Zustandsübergang erfolgt: $(q_i, w_i, q_{i+1}) \in R$ für $0 \leq i \leq n$

Die Menge aller akzeptierten Wörter eines Automaten \mathcal{M} nennt man Sprache des Automaten $L(\mathcal{M})$

Beispiel:



Repräsentation der Modelle: Kripke Strukturen

Angelehnt an endliche Automaten, aber ...

- Modellierung **reaktiver Systeme**, die keinen „Endzustand“ kennen
- Relevant sind primär Zustandsänderungen, nicht Eingaben
- Zustände werden mit „**atomaren**“ **Eigenschaften** versehen

Eine Kripke-Struktur $\mathcal{M} = (S, I, R, L)$ über einer Menge P besteht aus

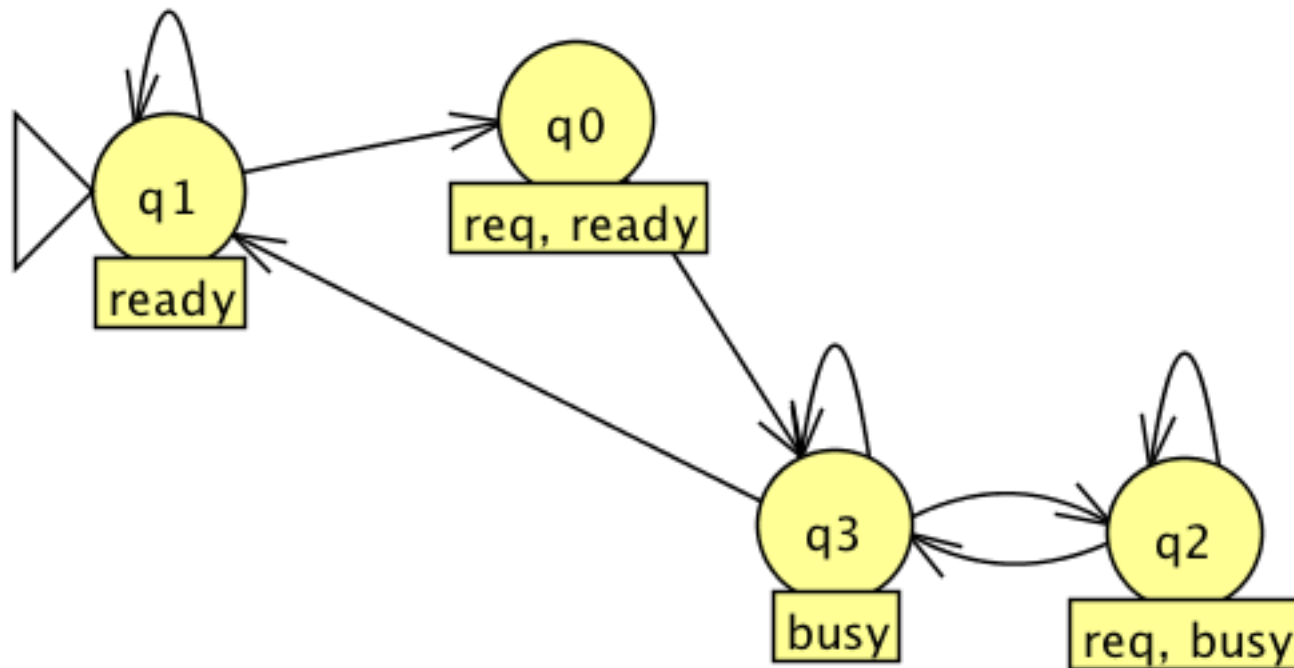
- einer endlichen Menge an Zuständen S und Anfangszuständen $I \subseteq S$
- einer Übergangsrelation $R \subseteq S \times S$
- und einer Abbildung $L : S \rightarrow 2^P$

Eine Kripke-Struktur nennt man **total**, wenn es für jeden Zustand $s \in S$ einen Zustand $s' \in S$ gibt mit $(s, s') \in R$

Repräsentation der Modelle: Kripke Strukturen, Beispiel



TECHNISCHE
UNIVERSITÄT
DARMSTADT



Repräsentation der Modelle: Kripke Strukturen

Eine Kripke-Struktur $\mathcal{M} = (S, I, R, L)$ über einer Menge P besteht aus

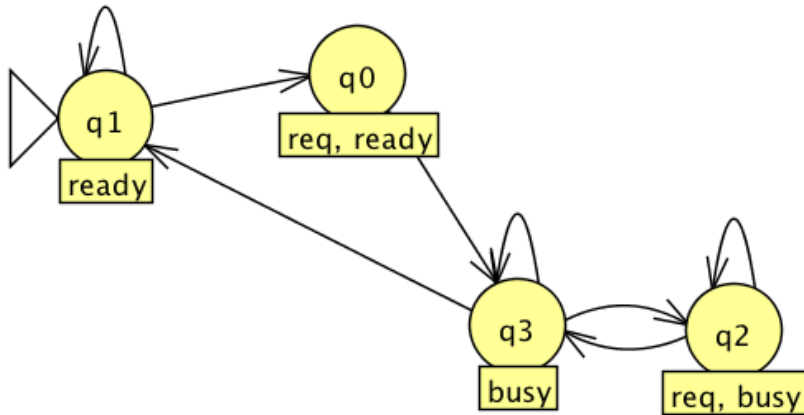
- einer endlichen Menge an Zuständen S und Anfangszuständen $I \subseteq S$
- einer Übergangsrelation $R \subseteq S \times S$
- und einer Abbildung $L : S \rightarrow 2^P$

Ein **Pfad** π in einer Kripke-Struktur ist eine **unendliche** Sequenz von Zuständen

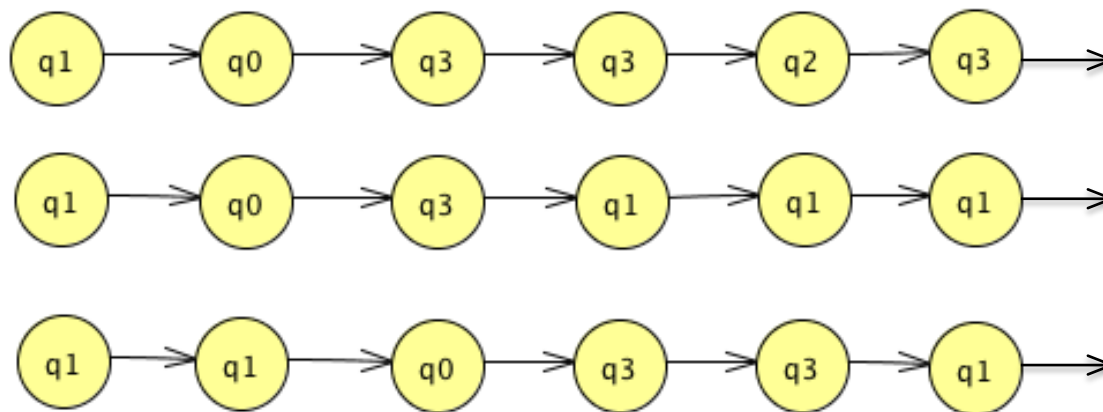
$$\pi = s_0 s_1 s_2 \dots \text{ mit } (s, s') \in R$$

Wir bezeichnen mit π^i den Suffix eines Pfades, der ab der i -ten Position beginnt: $\pi^i = s_i s_{i+1} s_{i+2} \dots$

Repräsentation der Modelle: Kripke Strukturen, Beispiele für Pfade



Einige Pfade:



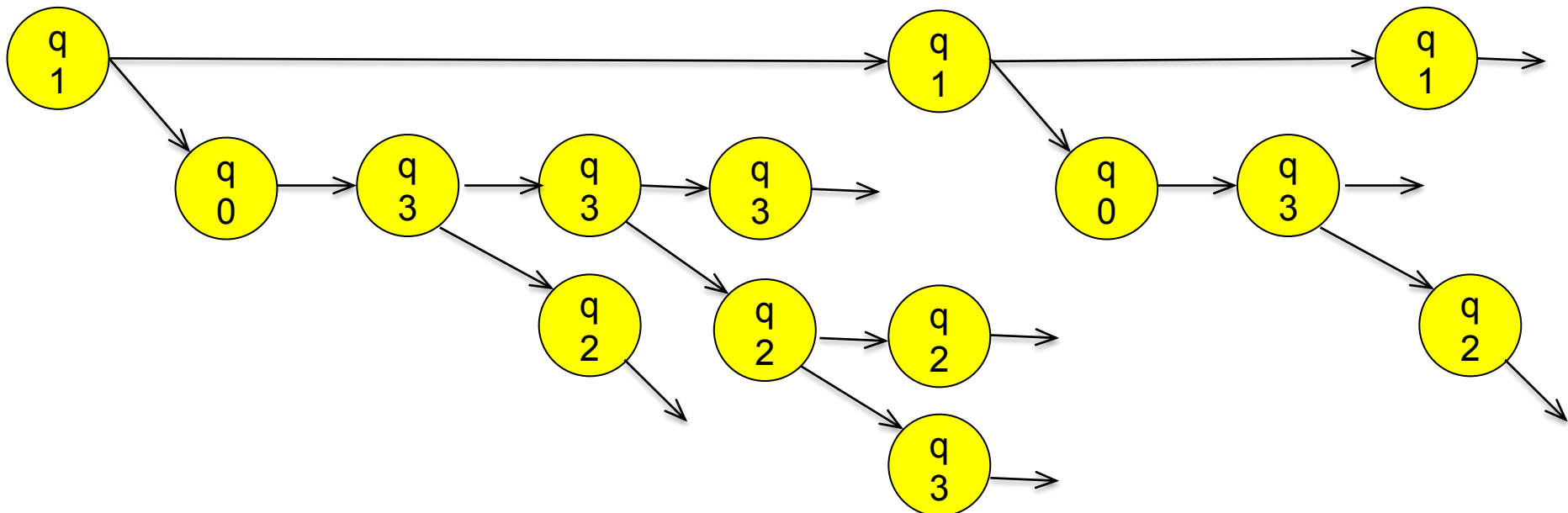
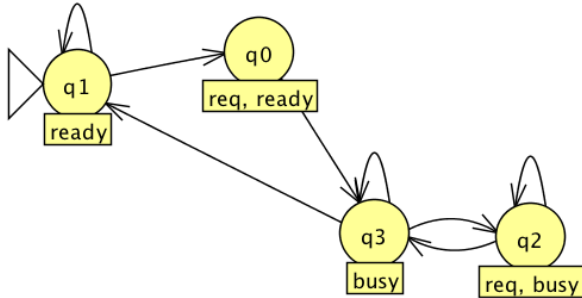
Repräsentation der Modelle: Kripke Strukturen, Computation Tree

Computation Tree:

- Zusammenfassung **aller** möglicher Pfade durch eine Kripke-Struktur
- Kompakte Darstellung als Baum
- Zwei Pfade mit gleichem Präfix werden zusammengefasst
- Baum ist immer unendlich tief, da Pfade unendlich lang

- Computation Tree ist „Grundlage“ für Verifikation
- Muss implizit gespeichert werden (unendlich groß)

Repräsentation der Modelle: Kripke Strukturen, Computation Tree, Beispiel

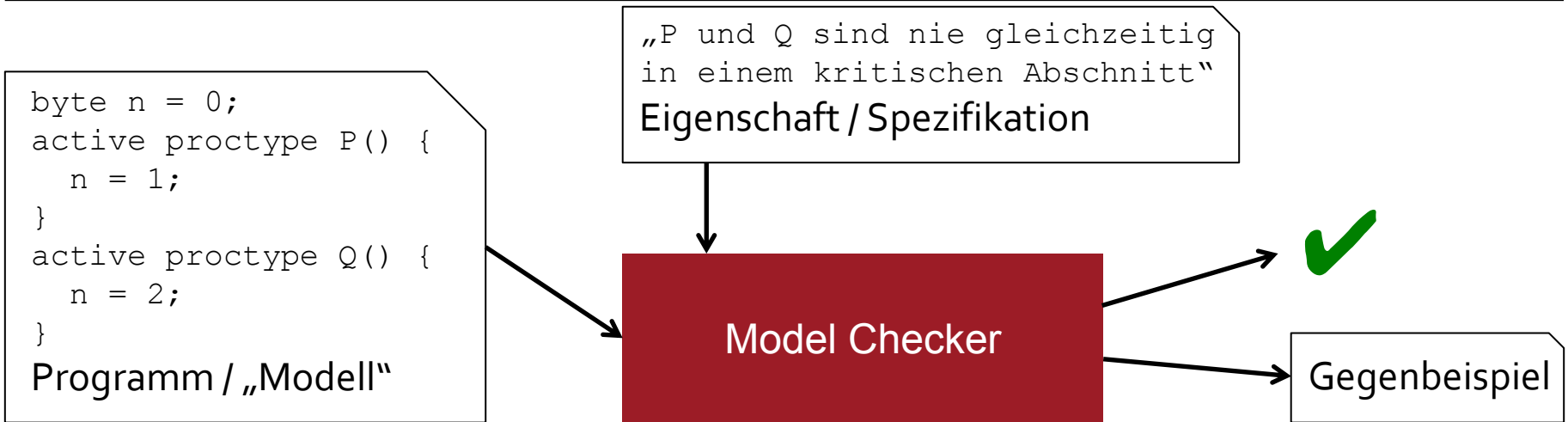


Model Checking

Modell und Spezifikation



TECHNISCHE
UNIVERSITÄT
DARMSTADT



Modell:

- *Kripke-Struktur*
- *meist Spezifikation in „Hochsprache“*

Spezifikation:

?

Repräsentation der Spezifikation: Aussagenlogik, Wiederholung

Syntax der Aussagenlogik:

- Menge von Variablen \mathcal{P} (Beispiel: $\mathcal{P} = \{p, q, r, s, \dots\}$)
- Junktoren: $\vee, \wedge, \neg, \leftrightarrow, \rightarrow$
- Konstanten: \top, \perp

Die Menge der aussagenlogischen Formen ist die *kleinste* Menge für die gilt:

- Die Konstanten \top, \perp sowie alle Variablen in \mathcal{P} sind aussagenlogische Formeln.
- Sind φ und ψ aussagenlogische Formeln, so sind auch $\neg\varphi, (\varphi \vee \psi), (\varphi \wedge \psi), (\varphi \leftrightarrow \psi), (\varphi \rightarrow \psi)$ aussagenlogische Formeln. (Induktive Definition)

Repräsentation der Spezifikation: Syntax der Aussagenlogik, Beispiele

Die Menge der aussagenlogischen Formen ist die *kleinste* Menge für die gilt:

- Die Konstanten \top, \perp sowie alle Variablen in \mathcal{P} sind aussagenlogische Formeln.
- Sind φ und ψ aussagenlogische Formeln, so sind auch $\neg\varphi, (\varphi \vee \psi), (\varphi \wedge \psi), (\varphi \leftrightarrow \psi), (\varphi \rightarrow \psi)$ aussagenlogische Formeln. (Induktive Definition)

Beispiele: Sind die folgenden Strings aussagenlogische Formeln?

Nehmen wir an dass $\mathcal{P} = \{p, q, r, s, \dots\}$

$(\top \rightarrow p)$	$(p \rightarrow (q \vee))$	$(\perp \wedge (p \rightarrow (q \wedge r)))$
$(\top \rightarrow))$	$(p \rightarrow (q \vee q))$	$(p \rightarrow (q \rightarrow (r \rightarrow s)))$
$((p(q \vee r)) \wedge p)$	$(\top \rightarrow \perp)$	$(p * (q \rightarrow (r \rightarrow s)))$

Repräsentation der Spezifikation: Semantik der Aussagenlogik, Wiederholung (1)

Interpretation: Abbildung $I : \mathcal{P} \rightarrow \{\top, \perp\}$
weist jeder Variable entweder den Wahrheitswert TRUE oder FALSE zu.

Beispiel: $\mathcal{P} = \{p, q\}$

	p	q
I_1	\perp	\perp
I_2	\perp	\top
I_3	\top	\perp
I_4	\top	\top

Wie werte ich nun eine Formel wie $(p \rightarrow (q \rightarrow p))$ unter einer Interpretation aus?

Repräsentation der Spezifikation: Semantik der Aussagenlogik, Wiederholung (2)



TECHNISCHE
UNIVERSITÄT
DARMSTADT

Auswertungsfunktion:

Erweiterung der Abbildung auf aussagenlogische Formeln über eine Auswertungsfunktion v_I , die einer Formel einen Wahrheitswert zuweist

$$v_I(p) = I(p) \quad v_I(\top) = \top \quad v_I(\perp) = \perp$$

$$v_I(\neg\varphi) = \begin{cases} \top & v_I(\varphi) = \perp \\ \perp & \text{sonst} \end{cases} \quad v_I(\varphi \leftrightarrow \psi) = \begin{cases} \top & v_I(\varphi) = v_I(\psi) \\ \perp & \text{sonst} \end{cases}$$

$$v_I(\varphi \wedge \psi) = \begin{cases} \top & v_I(\varphi) = \top \text{ und } v_I(\psi) = \top \\ \perp & \text{sonst} \end{cases}$$

$$v_I(\varphi \vee \psi) = \begin{cases} \top & v_I(\varphi) = \top \text{ oder } v_I(\psi) = \top \\ \perp & \text{sonst} \end{cases}$$

$$v_I(\varphi \rightarrow \psi) = \begin{cases} \top & v_I(\varphi) = \perp \text{ oder } v_I(\psi) = \top \\ \perp & \text{sonst} \end{cases}$$

Repräsentation der Spezifikation: Semantik der Aussagenlogik, Wiederholung (3)



TECHNISCHE
UNIVERSITÄT
DARMSTADT

Beispiel: $\mathcal{P} = \{p, q\}$

	p	q
I_1	\perp	\perp
I_2	\perp	\top
I_3	\top	\perp
I_4	\top	\top

$(p \rightarrow (q \rightarrow p))$

Wir bestimmen: $v_{I_2}(p \rightarrow (q \rightarrow p))$

➔ Tafel

Repräsentation der Spezifikation: Erfüllbarkeit, Gültigkeit (1)

Erfüllbarkeit:

- Falls $v_I(\varphi) = \top$ schreiben wir auch $I \models \varphi$
„ I erfüllt φ “
- Eine aussagenlogische Formel φ ist **erfüllbar**, wenn es eine Interpretation I gibt mit $I \models \varphi$

Gültigkeit:

- Eine Formel φ ist **gültig**, wenn für alle Interpretationen I gilt: $I \models \varphi$
- Wir schreiben dann: $\models \varphi$

Repräsentation der Spezifikation: Erfüllbarkeit, Gültigkeit (2)

- Eine aussagenlogische Formel φ ist **erfüllbar**, wenn es eine Interpretation I gibt mit $I \models \varphi$
- Eine Formel φ ist **gültig**, wenn für **alle** Interpretationen I gilt: $I \models \varphi$

Beispiele: Sind die folgenden aussagenlogische Formeln erfüllbar und/oder gültig?

p	$(p \wedge (\neg p \vee q))$
$p \vee \neg p$	$(p \rightarrow (q \rightarrow p))$
$(p \vee \neg p) \rightarrow r$	$(p \wedge \neg p) \rightarrow r$

Repräsentation der Modelle: Modellierung durch Logik



TECHNISCHE
UNIVERSITÄT
DARMSTADT

- Grundlegende Eigenschaften von Programmen sind in Aussagenlogik formulierbar
- Erste Idee: beschreibe alle mögliche Zustände eines Programms P als aussagenlogische Formel $\varphi_P \rightarrow$ Meist zu komplex!
- **Formalisierung bestimmter wichtiger Aussagen**
 - *Der Drucker ist gerade beschäftigt*
 - *Der Drucker ist nicht beschäftigt und nimmt Aufträge an*
 - *Es existieren keine Aufträge für den Drucker*
 - *Der Inhalt des Registers R_1 ist der Wert 6*
 - ...

Repräsentation der Modelle: Modellierung durch Logik, Beispiele

Formalisierung bestimmter Aussagen:

- *Der Drucker ist gerade beschäftigt*

$$P = \{idle\}, \varphi_1 = \neg idle$$

- *Der Drucker ist nicht beschäftigt und nimmt Aufträge an*

$$P = \{idle, accept_req\}, \varphi_2 = idle \wedge accept_req$$

- *Es existieren keine Aufträge für den Drucker*

$$P = \{N_0, N_1, N_2, \dots, N_7\}, \varphi_3 = \neg N_0 \wedge \neg N_1 \wedge \dots \wedge \neg N_7$$

Repräsentation der Modelle: Grenzen der Aussagenlogik

- Modellierung von „Zeit“ ist schwierig
- Modellierung der folgenden Aussagen nicht möglich:
 - Der Inhalt des Registers R1 wird irgendwann im Ablauf des Programms den Wert 0 enthalten.
 - Der Inhalt des Registers R1 ändert sich unendlich oft.
 - Jeder Request wird irgendwann auch beantwortet.
 - Das Programm wird immer wieder in einen initialen Zustand gelangen.
 - ...
- Hierfür ist eine Logik nötig die zeitliche Abhängigkeiten berücksichtigt!
➔ nächste Woche!