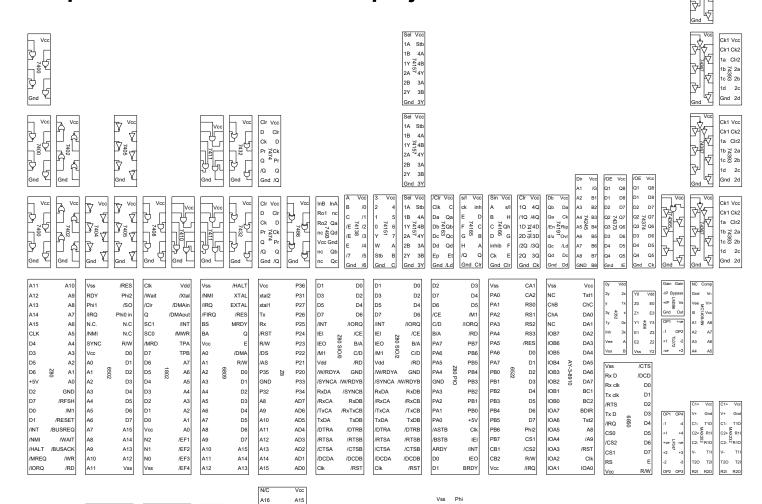
Chip labels for Grant Searle's projects



				N/C		Vcc	A14		Vcc]	A14	4 Vcc
				A12		/WE	A12		WE		A12	2/WE
A7		Vcc		A7	6264	CS2	A7		A13		Α7	A13
A6		A8		A6		A8	A6		A8		A6	A8
A5		A9		A5 A4		A9	A5		A9		A5	A9
A4		/WE			A11	A4	_	A11		A4	A11	
A3		/OE		A3	626	/OE	A3	62256	/OE		АЗ	/OE
A2	6	A10		A2	**	A10	A2	ð	A10		A2	A10
A1	6116	/CS		A1		/CS1	A1		/CS		Α1	/CS
A0		D7		A0		D7	A0		D7		A0	71256 D6
D0		D6		D0	.4 .3 .2 .1 .0 .0 .0 .0 .0 .0 .0 .0 .0 .0 .0 .0 .0	D6	D0		D6		D0	ති D6
D1		D5		D1		D5	D1		D5		D1	D5
D2		D4		D2		D4	D2		D4		D2	D4
Gnd		D3		Gnd		D3	Gnd		D3		Gno	4 D3

				Vpp		Vcc	Vpp		Vcc	1	A15		Vcc	1
				A12		/P	A12		/P		A12		A14	
A7		Vcc		A7		NC	A7		A13		A7		A13	
A6		A8		A6		A8	A6		A8		A6		A8	
A5		A9		A5	2764	A9	A5		A9		A5		A9	
A4		A11		A4		A11	A4	N)	A11		A4 A3		A11	
А3		/OE		A3		/G	A3	27128	/G			27512	/G	
A2	2732	A10		A2	**	A10	A2	00	A10		A2	2	A10	
A1	32	/CS		A1		/E	A1		/E		A1		/E	
A0		Q7		A0		D7	A0		D7		A0		D7	
Q0		Q6		D0		D6	D0		D6		D0		D6	
Q1		Q5		D1		D5	D1		D5		D1		D5	
Q2		Q4		D2		D4	D2		D4		D2		D4	
Vss		Q3		Gnd		D3	Gnd		D3		Gnd		D3	

N/C		Vcc	N/C		Vcc	N/C		Vcc
A16		A15	A16		A15	A16		A15
A14		CS2	A14		CS2	A14		CS2
A12		/WE	A12		/WE	A12		/WE
A7		A13	A7		A13	A7		A13
A6		A8	A6		A8	A6		A8
A5		A9	A5		A9	A5		A9
A4	AS	A11	A4	AS	A11	A4	AS	A11
A3	AS6C1008	/OE	A3	AS6C1008	/OE	A3	AS6C1008	/OE
A2	800	A10	A2	8	A10	A2	800	A10
A1		/CS1	A1		/CS1	A1		/CS1
A0		D7	A0		D7	A0		D7
D0		D6	D0		D6	D0		D6
D1		D5	D1		D5	D1		D5
D2		D4	D2		D4	D2		D4
Gnd		D3	Gnd		D3	Gnd		D3

CS2 /WE

A11 /OE A10

/CS1

D5 D4

Vcc

A0 N D1 A1 4 D2

A2 D3 /CS D4

A5 A7 A4 A8 A3 A9

A0 N D1 A1 A D2 A2 D3 /CS D4

Gnd/WE

A5 A7 A4 A8 A3 A9 A0 2 D1 A1 4 D2

A2 D3 /CS D4

A5 A7
A4 A8
A3 A9
A0 21
A1 \$\frac{1}{4}\$ D2
A2 D3
/CS D4

A5 A7
A4 A8
A3 A9
A0 2 D1
A1 \$\frac{1}{4}\$ D2

A14 A12 A7 A6 A5 A4 A3 A2 A1 A0 D0 D1 D2

A12 A7 A6 A5 A4 A3 A2 A1 A0 D0

Xtal /Rd /Wr /M1 Version 1.2 /Wait /BusAck

/IORq /Reset /NMI /Int0

/Halt

RxS/CTS1 CkA1/TEnd0

/Int2 /DReq1

АЗ

A5 CkA/DRea0

A6 A7 A8

A9 A10

A12 A13 A14 A15 D6 D5 D4 D3

A16 A17 D2 D1

TxA0

By G. Searle 2016

A3		A2	АЗ		A2	
A4 A5		A1	A4		A1	
A5		A0	A5		A0	
A6		FC0	A6		FC0	
A7		FC1	A7		FC1	
A8		FC2	A8		FC2	
A9	ΙΡΙ	2/IPL0	A9	ĪΡΙ	2/IPL0	
A10		IPL1	A10		IPL1	
A11		BERR	A11		BERR	
A12		VPA	A12		VPA	
A13		Е	A13		E	
A14	•	Reset	A14	•	Reset	
Vcc	68008	Halt	Vcc	680 08	Halt	
A15	8	Gnd	A15	60	Gnd	
Gnd		Clk	Gnd		Clk	
A16		BR	A16		BR	
A17		BG	A17		BG	
A18		DTAck	A18		DTAck	
A19		R/W	A19		R/W	
D7		DS	D7		DS	
D6		ĀS	D6		ĀS	
D5		D0	D5		D0	
D4		D4	D.4		D4	ı

A18		Vcc	A18		Vcc	
A16		A15	A16		A15	
A14		A17	A14		A17	
A12		/WE	A12		/WE	
A7		A13	A7		A13	
A6		A8	A6		A8	
A5		A9 A5		A9		
A4	AS	A11	A4	AS	A11	
A3	AS6C4008	/OE	A3	AS6C4008	/OE	
A2	908	A10	A2	800	A10	
A1		/CE	A1		/CE	
A0		D7	A0		D7	
D0		D6	D0		D6	
D1		D5	D1		D5	
D2		D4	D2		D4	
Gnd		D3	Gnd		D3	