

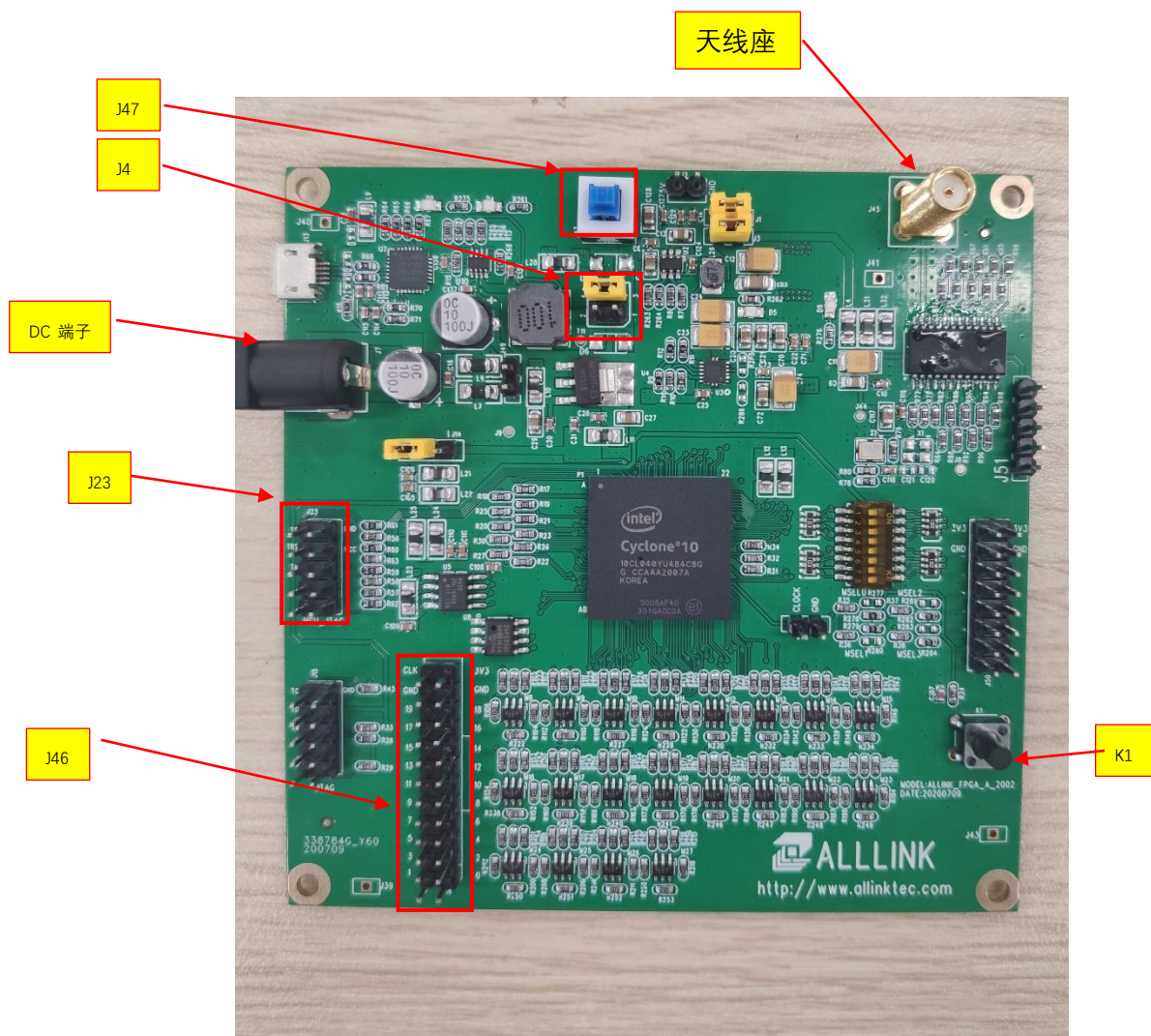
# Alllink AK80X 开发板 使用说明

## V0.1.3

## 版本信息

版本	修订日期	作者	更新内容
V0.1.0	2020-7-10	晏仲	初版，硬件版本为 ALLINK_FPGA_A_2001
V0.1.1	2020-7-21	晏仲	硬件版本变更为 ALLINK_FPGA_A_2002
V0.1.2	2020-7-22	晏仲	修正 J46 GPIO 引脚说明图
V0.1.3	2020-7-23	晏仲	开发板全图添加“天线座”注释，GPIO 引脚图加强提示

## 1. 开发板全图



## 2. 供电

- Micro USB 供电，用跳线把 **J4** Pin3-Pin4 短路。（建议）
- DC 端供电，此版本只支持 DC 5V 1A 供电，用跳线把 **J4** Pin1-Pin2 短路。

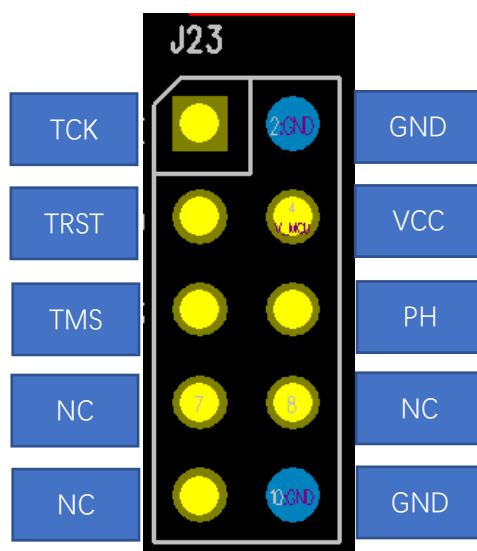
※禁止两个端口同时供电※

插上电源，按下 **J47**，D4,D5 亮起，即供电正常。

PS: **K1** 为复位键

### 3. JTAG 端口

J23 是 MCU 的 JTAG 接口。



**J23** 端口 TMS,TCK,TRST 以及 GND 应正确连接仿真器（如下图 CKLink Lite）方可进行仿真调试。



对应的 IDE 软件为 C-SKY Development Kit(CDK)（此说明文档完成时使用 CDK 版本 2.2.1）。

## 4. GPIO 端口

J46 是 GPIO 口，管脚定义如下图。

