2019 年全国硕士研究生入学统一考试

计算机科学与技术学科联考计算机学科专业基础综合试题

	-,	单项选择题(第 1 ² 只有一个选项最符	~40 小题,每小题 2 分, 合试题要求)	共80分。下列每题给	出的四个选项中,
	1.	设 n 是描述问题规模	其的非负整数,下列程序	段的时间复杂度是	°
		<pre>x=0; while (n>=(x+1)* x=x+1;</pre>	(x+1))		
IE VA	2.	若将一棵树 T 转化为	B. <i>O</i> (n ^{1/2}) p对应的二叉树 BT,则1		
根逓		序列相同的是。			
			B. 中序遍历		
_			号进行哈夫曼编码。若生	E成的哈夫曼树共有 115	Γ 个结点,则 n 的值
是_					
	A.		B. 57		2. 00
			万二叉树(AVL 树)T ₁ 中		
再将			树 T_3 。下列关于 T_1 与 T	3的叙述中,正确的是_	o
			则 T ₁ 与 T ₃ 可能不相同		
	II.	若 v 不是 T_1 的叶结.	点,则 T ₁ 与 T ₃ 一定不相	同	
	III.	若 v 不是 T ₁ 的叶结	i点,则 T1与 T3一定相同	i	
	A.	仅I	B. 仅II	C. 仅I、II	D. 仅I、III
	5.	下图所示的 AOE 网	表示一项包含8个活动的	为工程。活动 d 的最早开	始时间和最迟开始
时间]分别	月是。			
			$ \begin{array}{cccccccccccccccccccccccccccccccccccc$	g=6 6 h=9	
			B. 12 和 12 运式 (x+y)((x+y)/x),	C. 12 和 14 需要的顶点个数至少是	
	I	选择一个排序算法时	B. 6 付,除算法的时空效率, 数据的存储方式 III.		

8. 现有长度为 11 且初始为空的散列表 HT,散列函数是 $H(\text{key}) = \text{key} \% 7$,采用线性探查	
(线性探测再散列) 法解决冲突。将关键字序列 87, 40, 30, 6, 11, 22, 98, 20 依次插入 HT 后, I	łΤ
查找失败的平均查找长度是。	
A. 4 B. 5.25 C. 6 D. 6.29	
9. 设主串 T = "abaabaabcabaabc",模式串 S = "abaabc",采用 KMP 算法进行模式匹配,到	則
匹配成功时为止,在匹配过程中进行的单个字符间的比较次数是。	
A. 9 B. 10 C. 12 D. 15	
10. 排序过程中,对尚未确定最终位置的所有元素进行一遍处理称为一"趟"。下列序列	IJ
中,不可能是快速排序第二趟结果的是。	
A. 5, 2, 16, 12, 28, 60, 32, 72 B. 2, 16, 5, 28, 12, 60, 32, 72	
C. 2, 12, 16, 5, 28, 32, 72, 60 D. 5, 2, 12, 28, 16, 32, 72, 60	
11. 设外存上有 120 个初始归并段,进行 12 路归并时,为实现最佳归并,需要补充的虚具	Ž
个数是。	
A. 1 B. 2 C. 3 D. 4	
12. 下列关于冯•诺依曼结构计算机基本思想的叙述中,错误的是。	
A. 程序的功能都通过中央处理器执行指令实现	
B. 指令和数据都用二进制数表示,形式上无差别	
C. 指令按地址访问,数据都在指令中直接给出	
D. 程序执行前,指令和数据需预先存放在存储器中	
13. 考虑以下 C 语言代码:	
unsigned short usi = 65535;	
short si = usi;	
执行上述程序段后,si 的值是。	
A1 B32767 C32768 D65535	
14. 下列关于缺页处理的叙述中,错误的是。	
A. 缺页是在地址转换时 CPU 检测到的一种异常	
B. 缺页处理由操作系统提供的缺页处理程序来完成	
C. 缺页处理程序根据页故障地址从外存读入所缺失的页	
D. 缺页处理完成后回到发生缺页的指令的下一条指令执行	
15. 某计算机采用大端方式,按字节编址。某指令中操作数的机器数为 1234 FF00H,该接	Ę
作数采用基址寻址方式,形式地址(用补码表示)为FF12H,基址寄存器的内容为F0000000H	,
则该操作数的 LSB(最低有效字节) 所在的地址是。	
A. F000 FF12H B. F000 FF15H C. EFFF FF12H D. EFFF FF15H	
16. 下列有关处理器时钟脉冲信号的叙述中,错误的是。	
A. 时钟脉冲信号由机器脉冲源发出的脉冲信号经整形和分频后形成	
B. 时钟脉冲信号的宽度称为时钟周期,时钟周期的倒数为机器主频	
C. 时钟周期以相邻状态单元间组合逻辑电路的最大延迟为基准确定	
D. 处理器总是在每来一个时钟脉冲信号时就开始执行一条新的指令	
17. 某指令功能为 R[r2]←R[r1] + M[R[r0]], 其两个源操作数分别采用寄存器、寄存器间接	妄
寻址方式。对于下列给定部件,该指令在取数及执行过程中需要用到的是。	
I. 通用寄存器组(GPRs) II. 算术逻辑单元(ALU)	

III. 仔储畚(M	(emory) IV. 指令	▶译码器(ID)	
	B. 仅I、II、III		D. 仅 I、III、IV
18. 在采用"取	指、译码/取数、执行、访	存、写回"5段流水线的	处理器中, 执行如下指
令序列,其中s0、s1	、s2、s3 和 t2 表示寄存器:	编号。	
	,s1,s0 //R[s2]		
	3,0(t2) //R[s3] ,s2,s3 //R[s2]		
	,82,83 //R[82] s2,0(t2) //M[R[t		
	不存在数据冒险的是		
	B. I2 和 I3		D. I3和I4
	算机采用 3 通道存储器总统		DDR3-1333, 即内存条
	的工作频率为 1333MHz,		
是。			.,,, , , , _ ,
A. 10.66GB/s	B. 32GB/s	C. 64GB/s	D. 96GB/s
20. 下列关于磁	盘存储器的叙述中,错误的	内是。	
A. 磁盘的格式	化容量比非格式化容量小		
B. 扇区中包含:	数据、地址和校验等信息		
C. 磁盘存储器	的最小读写单位为一字节		
D. 磁盘存储器	由磁盘控制器、磁盘驱动器	导和盘片组成	
21. 某设备以中	断方式与 CPU 进行数据交	换,CPU 主频为 1GHz,	设备接口中的数据缓冲
宏方界为 27 位 设久	备的数据传输率为 50kB/s。	若每次中断开销 (旬括中	(紫崎 広和山縣 5 円) も
可行品/3/3/ 型,以有	日 11 3×10 1×10 十/1 30×10/3。	1 4 W A V W / G11	一個門四個中國处理人內
	CPU用于该设备输入/输出		
	CPU用于该设备输入/输出	的时间占整个 CPU 时间的	
1000个时钟周期,则 A. 1.25%	CPU用于该设备输入/输出	的时间占整个 CPU 时间的 C. 5%	的百分比最多是。
1000个时钟周期,则 A. 1.25% 22. 下列关于 D	CPU 用于该设备输入/输出 B. 2.5%	的时间占整个 CPU 时间的 C. 5% 的是。	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D I. DMA 传送前	CPU 用于该设备输入/输出 B. 2.5% DMA 方式的叙述中,正确的	的时间占整个 CPU 时间的 C. 5% 的是。 参数	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D I. DMA 传送前 II. 数据传送前	CPU用于该设备输入/输出 B. 2.5% PMA 方式的叙述中,正确的由设备驱动程序设置传送参	的时间占整个 CPU 时间的 C. 5% 的是。 参数 用权	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D I. DMA 传送前 II. 数据传送前 III. 数据传送前	CPU用于该设备输入/输出I B. 2.5% DMA方式的叙述中,正确的 由设备驱动程序设置传送参 由 DMA 控制器请求总线使	的时间占整个 CPU 时间的 C. 5% 的是。 参数 用权 钱完成	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D I. DMA 传送前 II. 数据传送前 III. 数据传送前	CPU用于该设备输入/输出 B. 2.5% PMA 方式的叙述中,正确的 由设备驱动程序设置传送参由 DMA 控制器请求总线使 DMA 控制器直接控制总约	的时间占整个 CPU 时间的 C. 5% 的是。 参数 用权 钱完成	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D I. DMA 传送前 II. 数据传送前 III. 数据传送前 IV. DMA 传送	CPU用于该设备输入/输出。 B. 2.5% DMA 方式的叙述中,正确的 由设备驱动程序设置传送参 由 DMA 控制器请求总线使 DMA 控制器直接控制总约 结束后的处理由中断服务程	的时间占整个 CPU 时间的 C. 5% 的是。 参数 用权 钱完成 程序完成	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D I. DMA 传送前 II. 数据传送前 III. 数据传送前 IV. DMA 传送 A. 仅 I、II C. 仅 II、III、I	CPU用于该设备输入/输出。 B. 2.5% DMA 方式的叙述中,正确的 由设备驱动程序设置传送参 由 DMA 控制器请求总线使 DMA 控制器直接控制总约 结束后的处理由中断服务程	的时间占整个 CPU 时间的 C. 5% 为是。 参数 用权 钱完成 P完成 B. 仅 I、III、IV D. I、II、III、IV	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D. I. DMA 传送前 II. 数据传送前 III. 数据传送前 IV. DMA 传送 A. 仅 I、II C. 仅 II、III、1 23. 下列关于线	CPU用于该设备输入/输出 B. 2.5% DMA 方式的叙述中,正确的 由设备驱动程序设置传送参 由 DMA 控制器请求总线使 DMA 控制器直接控制总约 结束后的处理由中断服务程	的时间占整个 CPU 时间的 C. 5% 为是。 参数 用权 钱完成 P完成 B. 仅 I、III、IV D. I、II、III、IV	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D. I. DMA 传送前 II. 数据传送前 III. 数据传送前 IV. DMA 传送: A. 仅 I、II C. 仅 II、III、1 23. 下列关于线 A. 内核级线程	CPU用于该设备输入/输出。 B. 2.5% DMA 方式的叙述中,正确的由设备驱动程序设置传送参由 DMA 控制器请求总线使DMA 控制器直接控制总约结束后的处理由中断服务看证	的时间占整个 CPU 时间的 C. 5% 为是。 参数 用权 钱完成 P完成 B. 仅 I、III、IV D. I、II、III、IV	的百分比最多是。
1000 个时钟周期,则A. 1.25% 22. 下列关于 D. I. DMA 传送前II. 数据传送前III. 数据传送前III. 数据传送自IV. DMA 传送A. 仅 I、II C. 仅 II、III、123. 下列关于线A. 内核级线程B. 操作系统为	CPU用于该设备输入/输出 B. 2.5% MA 方式的叙述中,正确的由设备驱动程序设置传送参由 DMA 控制器请求总线使 DMA 控制器直接控制总统结束后的处理由中断服务程	的时间占整个 CPU 时间的 C. 5% 的是。 参数 用权	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D. I. DMA 传送前 II. 数据传送前 III. 数据传送前 III. 数据传送自 IV. DMA 传送: A. 仅 I、II C. 仅 II、III、1 23. 下列关于线 A. 内核级线程 B. 操作系统为 C. 用户级线程	CPU用于该设备输入/输出I B. 2.5% DMA 方式的叙述中,正确的 由设备驱动程序设置传送参 由 DMA 控制器请求总线使 I DMA 控制器直接控制总约 结束后的处理由中断服务看 IV 程的描述中,错误的是 的调度由操作系统完成 每个用户级线程建立一个约	的时间占整个 CPU 时间的 C. 5% 的是。参数 用权 竞完成 B. 仅 I、III、IV D. I、II、III、IV。	的百分比最多是。
1000 个时钟周期,则A. 1.25% 22. 下列关于 D. I. DMA 传送前II. 数据传送前III. 数据传送前III. 数据传送自IV. DMA 传送A. 仅 I、II C. 仅 II、III、123. 下列关于线A. 内核级线程B. 操作系统为C. 用户级线程D. 用户级线程	CPU用于该设备输入/输出IB. 2.5% MA 方式的叙述中,正确的由设备驱动程序设置传送参由 DMA 控制器请求总线使IDMA 控制器直接控制总统结束后的处理由中断服务看W 程的描述中,错误的是的调度由操作系统完成每个用户级线程建立一个线间的切换比内核级线程间的	的时间占整个 CPU 时间的	的百分比最多是。
1000 个时钟周期,则 A. 1.25% 22. 下列关于 D. I. DMA 传送前 II. 数据传送前 III. 数据传送前 IV. DMA 传送: A. 仅 I、II C. 仅 II、III、1 23. 下列关于线 A. 内核级线程 B. 操作系统为 C. 用户级线程 D. 用户级线程 24. 下列选项中	CPU用于该设备输入/输出 B. 2.5% MA 方式的叙述中,正确的由设备驱动程序设置传送参由 DMA 控制器请求总线使 DMA 控制器直接控制总线 使 DMA 控制器直接控制总线 持束后的处理由中断服务看 V 程的描述中,错误的是的调度由操作系统完成每个用户级线程建立一个线间的切换比内核级线程间的可以在不支持内核级线程的可以在不支持内核级线程的	的时间占整个 CPU 时间的	的百分比最多是。 D. 12.5%
1000 个时钟周期,则A. 1.25% 22. 下列关于 D. I. DMA 传送前 II. 数据传送前 III. 数据传送送话 IV. DMA 传送 A. 仅 I、II C. 仅 II、III、123. 下列关 54. 内核级系 54. 内核级系 54. 操作级线系 54. 用户级线项中 D. 用户级线项中 I. I/O 结束 A. 仅 I	CPU用于该设备输入/输出IB. 2.5% DMA 方式的叙述中,正确的由设备驱动程序设置传送参由 DMA 控制器直接控制总线使IDMA 控制器直接控制总统结束后的处理由中断服务看W。 定时描述中,错误的是的遗传,是一个线话,可能会将进程唤醒的可以在不支持内核级线程间的可以在不支持内核级线程间,可能会将进程唤醒的事价。某进程退出临界区 III B. 仅 III	的时间占整个 CPU 时间的	的百分比最多是。 D. 12.5%
1000 个时钟周期,则A. 1.25% 22. 下列关于 D. I. DMA 传送前 II. 数据传送前 III. 数据传送送话 IV. DMA 传送 A. 仅 I、II C. 仅 II、III、123. 下列关 54. 内核级系 54. 内核级系 54. 操作级线系 54. 用户级线项中 D. 用户级线项中 I. I/O 结束 A. 仅 I	CPU用于该设备输入/输出。 B. 2.5% MA 方式的叙述中,正确的由设备驱动程序设置传送参由 DMA 控制器请求总线使DMA 控制器直接控制总线使DMA 控制器直接控制总线排下后的处理由中断服务看以。 在 的	的时间占整个 CPU 时间的	的百分比最多是。 D. 12.5%

II. 操作系统通过提供系统调用避免用户程序直接访问外设

III.	. 不同的操作系统	为应用程序提供	 大了统一的系	统调用接口		
IV.	. 系统调用是操作	系统内核为应用	月程序提供服	务的接口		
A.	仅I、IV	B. 仅II、II	Ι	C. 仅 I、	II、IV	D. 仅I、III、IV
26.	下列选项中,可	用于文件系统管	理空闲磁盘	块的数据结	· 构是。	
I.	位图 II. 索	引结点 III	. 空闲磁盘	夬链 I	V. 文件分配	表 (FAT)
A.	仅I、II	B. 仅I、III	. IV	C. 仅I、I	II	D. 仅 II、III、IV
					_]片轮转调度算法,
						从列中的进程,当
-		-		-	-	程执行一个时间片
	_	_	_			即开始进程调度,
						等待时间为。
		B. 20ms				D. 10ms
			区段表描述所	有被共享的	 的段。若进程	P_1 和 P_2 共享段 S ,
	述中,错误的是					
	在物理内存中仅					
	段 S 在 P ₁ 和 P ₂ 中					
	P ₁ 和 P ₂ 共享段 S					
	P ₁ 和 P ₂ 都不再使					
	. 某系统釆用 LRI					
		0, 1, 2, 7, 0, 5, 3	8, 5, 0, 2, 7, 6	,则进程证	方问上述页的:	过程中,产生页置
	欠数是。					
A.				C. 5		D. 6
	. 下列关于死锁的					
	可以通过剥夺进					
	死锁的预防方法					
	银行家算法可以					
	. 当系统出现死锁		, . , .			
						D. 仅I、III、IV
31.	. 某计算机主存接	字节编址,采用	月二级分页存	储管理,均	也址结构如下	听示:
	页目录号(10	<u>(i)</u>)	页号 (10 位)		页内偏移(12	位)
rie d	拟地址 2050 1225I	1.对应的五月寻.	旦 五巨八百	네 티.		
	の81H、101H					D 201H 401H
	. 在下列动态分区					D. 20111\ 40111
	首次适应算法	刀癿并払了,耳		B. 最坏适		
	最佳适应算法				次适应算法	
	. OSI 参考模型的	第 5 厚 (自下而				
	差错控制					D. 数据表示转换
	. 100BaseT 快速以				· 	= - >>\square\color=\co
		B. 单模光纟			:纤	D. 同轴电缆

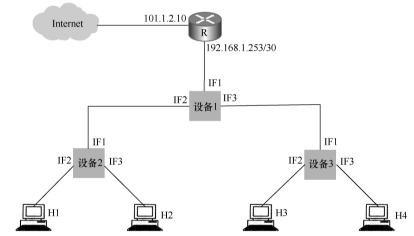
- 35. 对于滑动窗口协议, 若分组序号采用 3 比特编号, 发送窗口大小为 5, 则接收窗口最 大是 。 B. 3 C. 4 D. 5 A. 2 36. 假设一个采用 CSMA/CD 协议的 10Mb/s 局域网,最小帧长是 128B,则在一个冲突域 内两个站点之间的单向传播延时最多是 D. 20.48µs A. 2.56µs B. 5.12μs C. 10.24µs 37. 若将 101.200.16.0/20 划分为 5 个子网,则可能的最小子网的可分配 IP 地址数是 B. 254 C. 510 D. 1022 38. 某客户通过一个 TCP 连接向服务器发送数据的部分过程如题 38 图所示。客户在 to 时 刻第一次收到确认序列号 ack seq = 100 的段,并发送序列号 seq = 100 的段,但发生丢失。若 TCP 支持快速重传,则客户重新发送 seg = 100 段的时刻是。 B. t_2 $C. t_3$ D. t_4 A. t_1 服务器 客户 ack_seq=100 seq=100 seq = 200丢失 seq=300 seq=400 ack_scq=100 ack_seq=100 ack_seq=100 t4时刻seq=100段超时 时间 题 38 图 39. 若主机甲主动发起一个与主机乙的 TCP 连接, 甲、乙选择的初始序列号分别为 2018 和 2046,则第三次握手 TCP 段的确认序列号是 A. 2018 B. 2019 C. 2046 D. 2047 40. 下列关于网络应用模型的叙述中,错误的是。 A. 在 P2P 模型中, 结点之间具有对等关系 B. 在客户/服务器(C/S)模型中,客户与客户之间可以直接通信 C. 在 C/S 模型中, 主动发起通信的是客户, 被动通信的是服务器 D. 在向多用户分发一个文件时, P2P 模型通常比 C/S 模型所需的时间短 二、综合应用题 (第41~47小题, 共70分) 41. (13 分) 设线性表 $L = (a_1, a_2, a_3, \dots, a_{n-1}, a_n)$ 采用带头结点的单链表保存,链表中的
- 结点定义如下:
 typedef struct node
 { int data;
 struct node*next;
 } NODE;

- (1) 给出算法的基本设计思想。
- (2) 根据设计思想, 采用 C 或 C++语言描述算法, 关键之处给出注释。
- (3) 说明你所设计的算法的时间复杂度。
- 42. (10 分)请设计一个队列,要求满足:①初始时队列为空;②入队时,允许增加队列占用空间;③出队后,出队元素所占用的空间可重复使用,即整个队列所占用的空间只增不减;④入队操作和出队操作的时间复杂度始终保持为*Q*(1)。请回答下列问题:
 - (1) 该队列是应选择链式存储结构,还是应选择顺序存储结构?
 - (2) 画出队列的初始状态,并给出判断队空和队满的条件。
 - (3) 画出第一个元素入队后的队列状态。
 - (4) 给出入队操作和出队操作的基本过程。
- 43. (8分) 有 n ($n \ge 3$) 位哲学家围坐在一张圆桌边,每位哲学家交替地就餐和思考。在圆桌中心有 m ($m \ge 1$) 个碗,每两位哲学家之间有一根筷子。每位哲学家必须取到一个碗和两侧的筷子后,才能就餐,进餐完毕,将碗和筷子放回原位,并继续思考。为使尽可能多的哲学家同时就餐,且防止出现死锁现象,请使用信号量的 P、V 操作 [wait()、signal()操作] 描述上述过程中的互斥与同步,并说明所用信号量及初值的含义。
- 44. (7分) 某计算机系统中的磁盘有 300 个柱面,每个柱面有 10 个磁道,每个磁道有 200 个扇区,扇区大小为 512B。文件系统的每个簇包含 2 个扇区。请回答下列问题:
 - (1) 磁盘的容量是多少?
- (2)假设磁头在85号柱面上,此时有4个磁盘访问请求,簇号分别为100260、60005、101660和110560。若采用最短寻道时间优先(SSTF)调度算法,则系统访问簇的先后次序是什么?
- (3)第 100 530 簇在磁盘上的物理地址是什么?将簇号转换成磁盘物理地址的过程是由 I/O 系统的什么程序完成的?
- 45. (16 分) 已知 $f(n) = n! = n \times (n-1) \times (n-2) \times \cdots \times 2 \times 1$, 计算 f(n)的 C 语言函数 f1 的源程序 (阴影部分) 及其在 32 位计算机 M 上的部分机器级代码如下:

. •	17 4742 111	/• · · · · · · · · · · · · · · · · · · ·		P = 1
	in	t f1(int n){		
		1 00401000	55	push ebp
		•••	•••	
		if(n>1)		
		1100401018	83 7D 08 01	cmp dword ptr [ebp+8],1
		120040101C	7E 17	jle f1+35h (00401035)
		return n*f1	(n-1);	
		130040101E	8B 45 08	mov eax, dword ptr [ebp+8]
		1400401021	83 E8 01	sub eax, 1
		1500401024	50	push eax
		1600401025	E8 D6 FF FF FF	call f1 (00401000)
		1900401030	OF AF C1	imul eax, ecx
		2000401033	EB 05	jmp f1+3Ah (0040103a)
		else retur	n 1;	
		2100401035	B8 01 00 00 00	mov eax,1
	}			
			•••	
		2600401040	3B EC	cmp ebp, esp
		•••	•••	
		300040104A	C3	ret

其中,机器级代码行包括行号、虚拟地址、机器指令和汇编指令,计算机 M 按字节编址,int型数据占 32 位。请回答下列问题:

- (1) 计算 f(10)需要调用函数 f1 多少次? 执行哪条指令会递归调用 f1?
- (2) 上述代码中, 哪条指令是条件转移指令? 哪几条指令一定会使程序跳转执行?
- (3) 根据第 16 行的 call 指令,第 17 行指令的虚拟地址应是多少?已知第 16 行的 call 指令采用相对寻址方式,该指令中的偏移量应是多少(给出计算过程)?已知第 16 行的 call 指令的后 4 字节为偏移量, M 是采用大端方式还是采用小端方式?
- (4) f(13) = 6227020800,但 f1(13)的返回值为 1932053504,为什么两者不相等?要使 f1(13)能返回正确的结果,应如何修改 f1 的源程序?
- (5) 第 19 行的 imul 指令(带符号整数乘)的功能是 $R[eax] \leftarrow R[eax] \times R[ecx]$,当乘法器输出的高、低 32 位乘积之间满足什么条件时,溢出标志 OF = 1?要使 CPU 在发生溢出时转异常处理,编译器应在 imul 指令后应加一条什么指令?
- 46. (7分) 对于题 45, 若计算机 M 的主存地址为 32 位,采用分页存储管理方式,页大小为 4KB,则第 1 行的 push 指令和第 30 行的 ret 指令是否在同一页中(说明理由)? 若指令 Cache 有 64 行,采用 4 路组相联映射方式,主存块大小为 64B,则 32 位主存地址中,哪几位表示块内地址?哪几位表示 Cache 组号?哪几位表示标记(tag)信息?读取第 16 行的 call 指令时,只可能在指令 Cache 的哪一组中命中(说明理由)?
- 47. (9 %) 某网络拓扑如题 47 图所示,其中 R 为路由器,主机 $H1 \sim H4$ 的 IP 地址配置以及 R 的各接口 IP 地址配置如图中所示。现有若干以太网交换机(无 VLAN 功能)和路由器两类网络互连设备可供选择。



题 47 图

请回答下列问题:

- (1)设备1、设备2和设备3分别应选择什么类型的网络设备?
- (2) 设备 1、设备 2 和设备 3 中,哪几个设备的接口需要配置 IP 地址?为对应的接口配置 正确的 IP 地址。
 - (3) 为确保主机 $H1 \sim H4$ 能够访问 Internet, R 需要提供什么服务?
- (4) 若主机 H3 发送一个目的地址为 192.168.1.127 的 IP 数据报,网络中哪几个主机会接收该数据报?