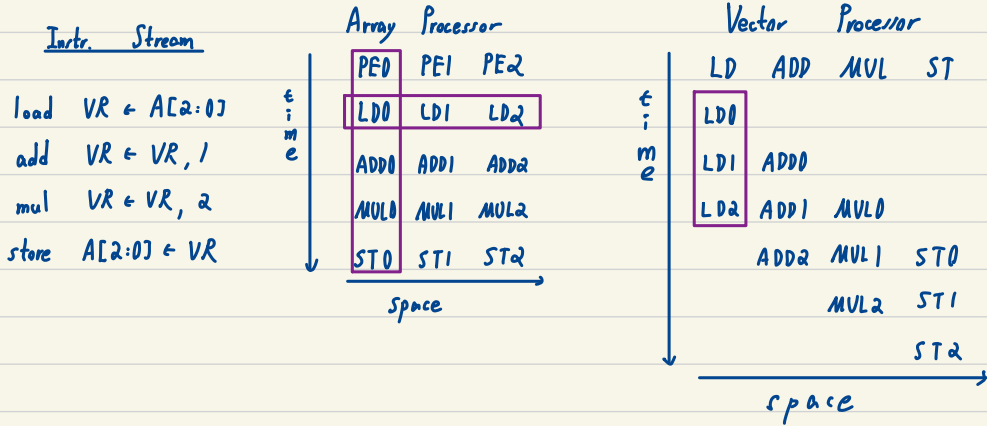
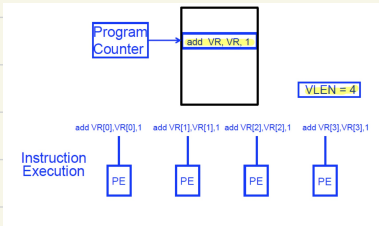


SIMD 有兩種 processor 設計方式:

1. Array processor: 相同 cycle 內用多個 processing unit 對不同的資料做 operation
2. vector processor: 在不同連續 cycle 內對不同的資料執行相同指令



Array processor:



Disadvantage:

1. 成本高, 等於有 4 個 pipeline
2. 能效高
3. Vector length 受限於 PE 個數

Advantage:

1. 花的 cycle 數較少