

路科：SYSTEM VERILOG
系统验证技术第一课

IC开发基本流程

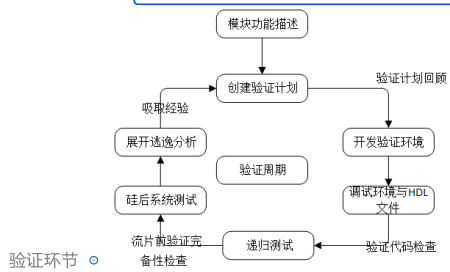


验证

作用：用来证明设计功能的正确性，符合设计功能描述的流程

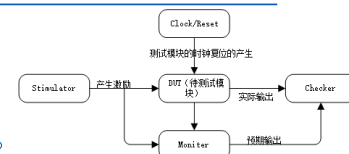
验证方式：设计人员进行功能实现，验证人员根据设计文档发送激励同时比对结果

工作量：前端设计的70%左右的工作量

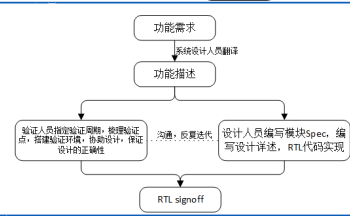


验证环节

验证环境的基本框架



与设计人员的交互



相关专业名词总结

- verification ◦ 验证
- verifier ◦ 验证工程师
- regression ◦ 回归测试
- escape analysis ◦ 逃逸分析
- tape out ◦ 出带，流片
- DUT ◦ design under test 待测试模块
- testbench ◦ 测试平台
- Spec ◦ specification 设计规范