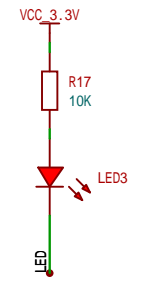
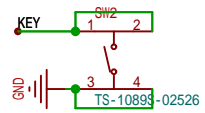
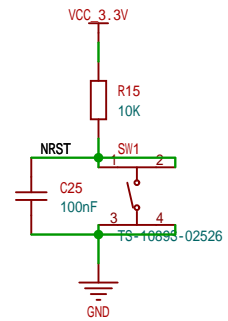
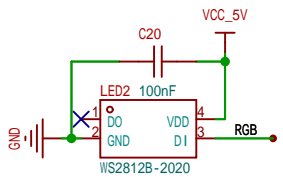
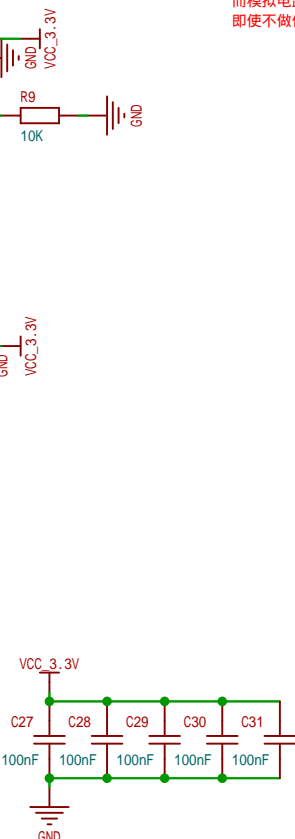
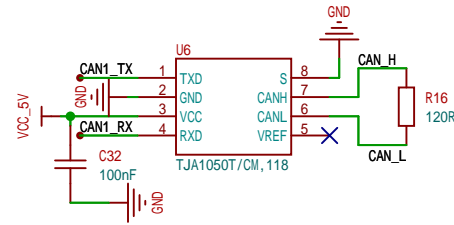
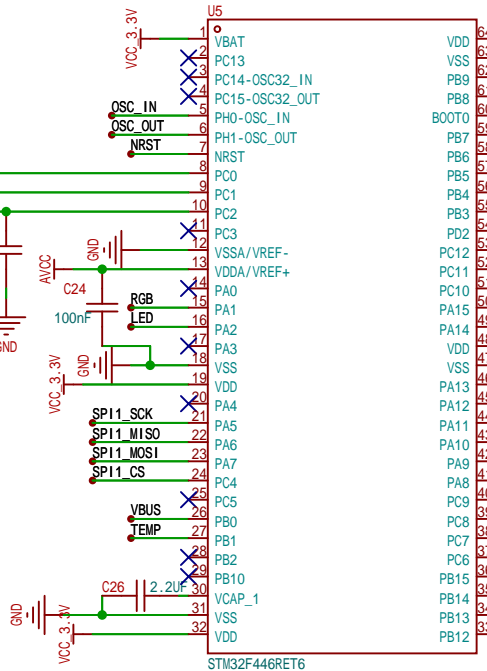
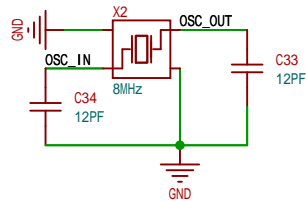
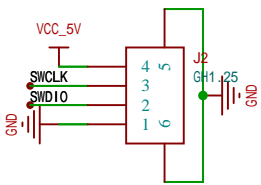
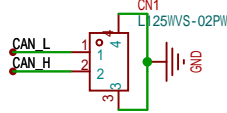
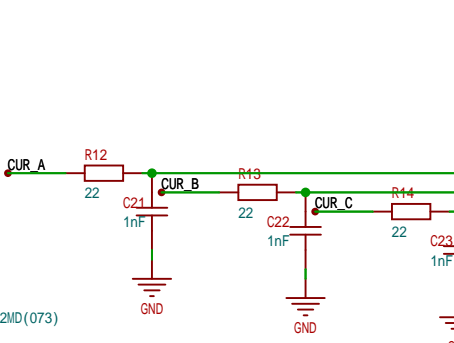
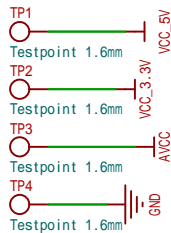
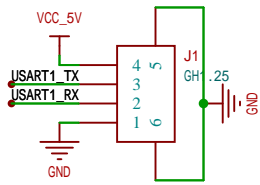
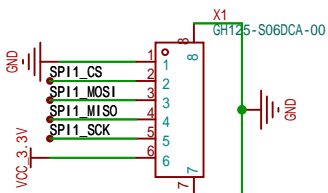
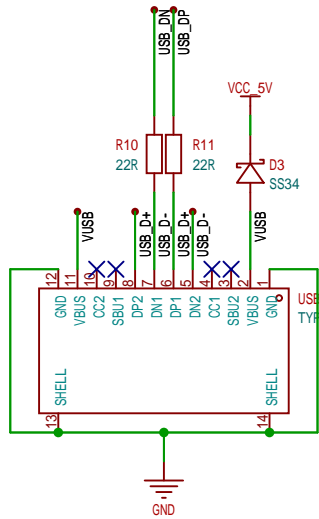

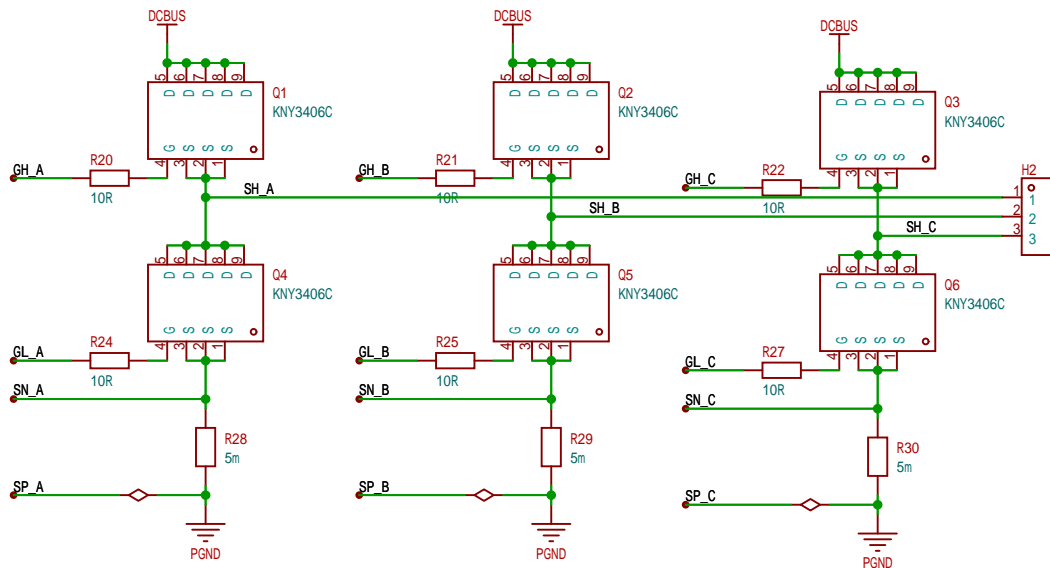
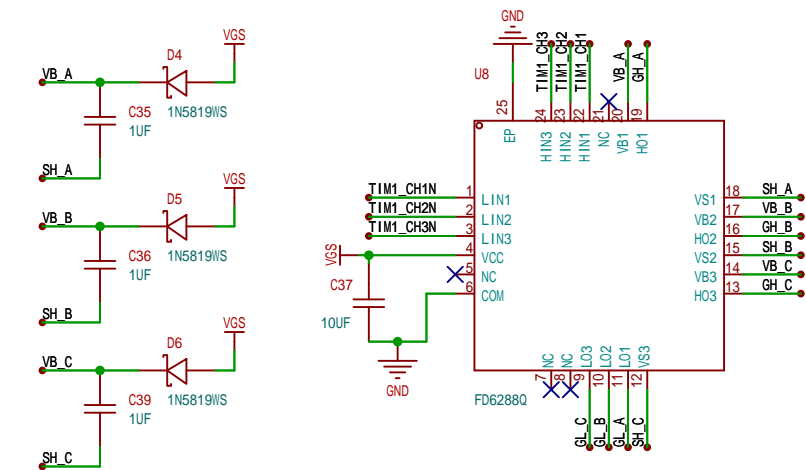
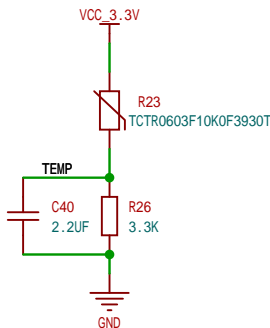
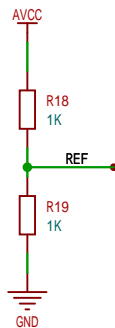
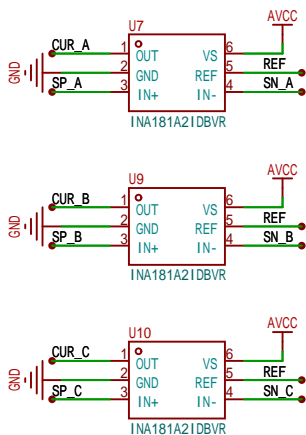


原理图	schematic1		更新日期	2024-12-23
			创建日期	2024-02-25
图页	电源		物料编码	
绘制		基于stm32F446的FOC控制学习板		
审阅				
		版本	尺寸	页 1 共 3
嘉立创EDA		V1.0	A4	嘉立创EDA



模拟和数字供电要分开，地线也要走好。  
数字供电脚旁边无需加电容，否则噪音会耦合到模拟电路，  
而模拟电路的104电容不能省，这样做之后，  
即使不做任何软件滤波，跳动也在0-1范围内，十分稳定了！

原理图	schematic1			更新日期	2024-02-25
				创建日期	2024-02-25
图页	主控			物料编码	
绘制		基于stm32F446的FOC控制学习板			
审阅					
		版本	尺寸	页	2 共 3
		V1.0	A4	嘉立创EDA	



原理图	schematic1			更新日期	2024-02-25
				创建日期	2024-02-25
图页	驱动			物料编码	
绘制		基于stm32F446的FOC控制学习板			
审阅					
		版本	尺寸	页	3 共 3
嘉立创EDA		V1.0	A4	嘉立创EDA	