

RTT使用固定地址

关于RTT 使用过程中，固定RTT的内存地址，以后每次打开 J-Link RTT Viewer的时候,在Address输入固定地址就可以了！

以前我们再编码写程序过程中，随着每次增加或者优化代码的过程中，编译器每次都是把 _SEGGER_RTT 这个地址发生了变化！

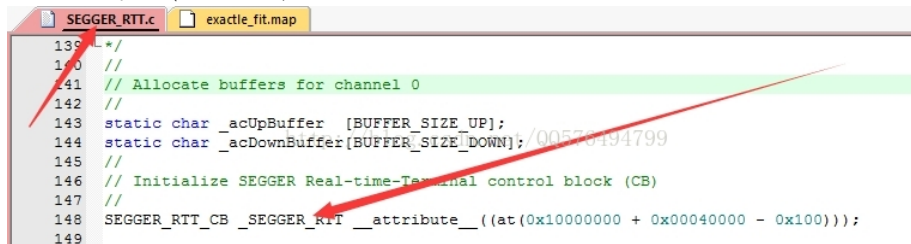
首先：

我们打开map文件，找到 Execution Region SRAM (Base: 0x10000000, Size: 0x0003ff78, Max: 0x00040000, ABSOLUTE, COMPRESSED[0x00000328])

0x1000 0000为其实地址

0x0004 0000为最大内存的范围（芯片拥有256K的RAM，很强大！）

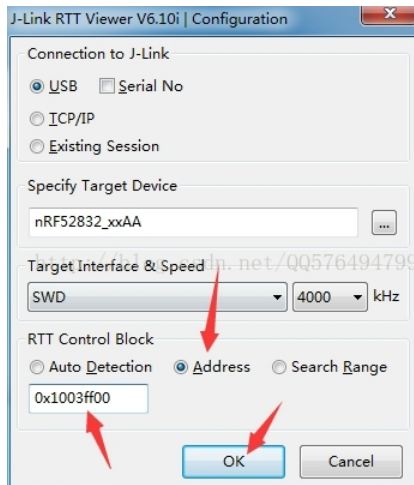
1.我经过测试发现 RTT使用的内存大小为 0x78，修改 **SEGGER_RTT.c** 文件，根据个人喜好地址的缘故，所以我把RTT的地址设置到 (0x1000 0000 + 0x0004 0000 - 0x100) == (0x1003 ff00)



2.修改成功后，保存 编译以后，打开 **map**文件，可以发现 _SEGGER_RTT 的地址为 **0x1003ff00**：

attsCb	0x10015640	Data	24	atts_main.o(.bss)
dmAdvCb	0x1001566c	Data	24	dm_adv.o(.bss)
dmConnCb	0x10015684	Data	76	dm_conn.o(.bss)
dmCb	0x100156d0	Data	24	dm_main.o(.bss)
dmPrivCb	0x100156e8	Data	10	dm_priv.o(.bss)
l2cCb	0x10015754	Data	40	l2c_main.o(.bss)
smpCb	0x10015790	Data	84	smp_main.o(.bss)
dmConnActSet	0x10015820	Data	12	dm_conn_sm.o(.bss)
dmScanCb	0x1001582c	Data	24	dm_scan.o(.bss)
SMP_ScCcb	0x10015844	Data	20	smp_sc_main.o(.bss)
_random_number_data	0x10015858	Data	228	rand.o(.bss)
_libspace_start	0x1001593c	Data	96	libspace.o(.bss)
_temporary_stack_top\$libspace	0x1001599c	Data	0	libspace.o(.bss)
g_usr_addr	0x100352d4	Data	4	main.o(.ARM.__AT_0x100352D4)
_SEGGER_RTT	0x1003ff00	Data	120	segger_rtt.o(.ARM.__AT_0x1003FF00)

3.然后打开 J-Link RTT Viewer，以后都可以固定地址 0x1003ff00，就可以不用改来改去了！



就这样就可以了！