

실험 10 증가형 MOSFET의 바이어스 회로 예비보고서

• 이름 :

• 실험일 :

시뮬레이션 10-1 | N-채널 MOSFET의 전압분배 바이어스 회로 해석하기



시뮬레이션 회로-1-1

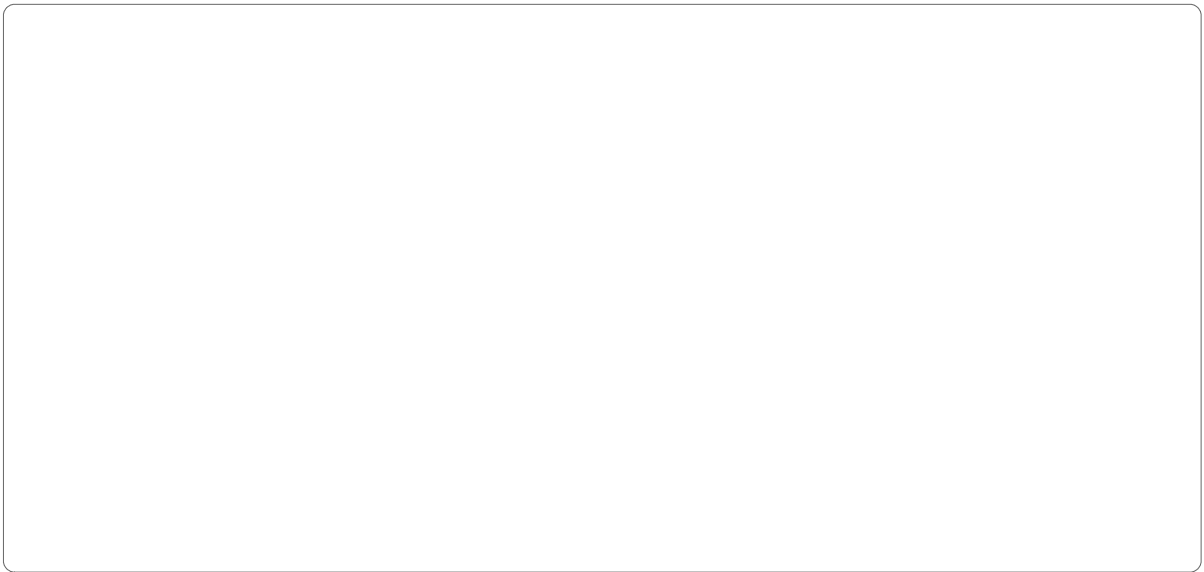


시뮬레이션 회로-1-2

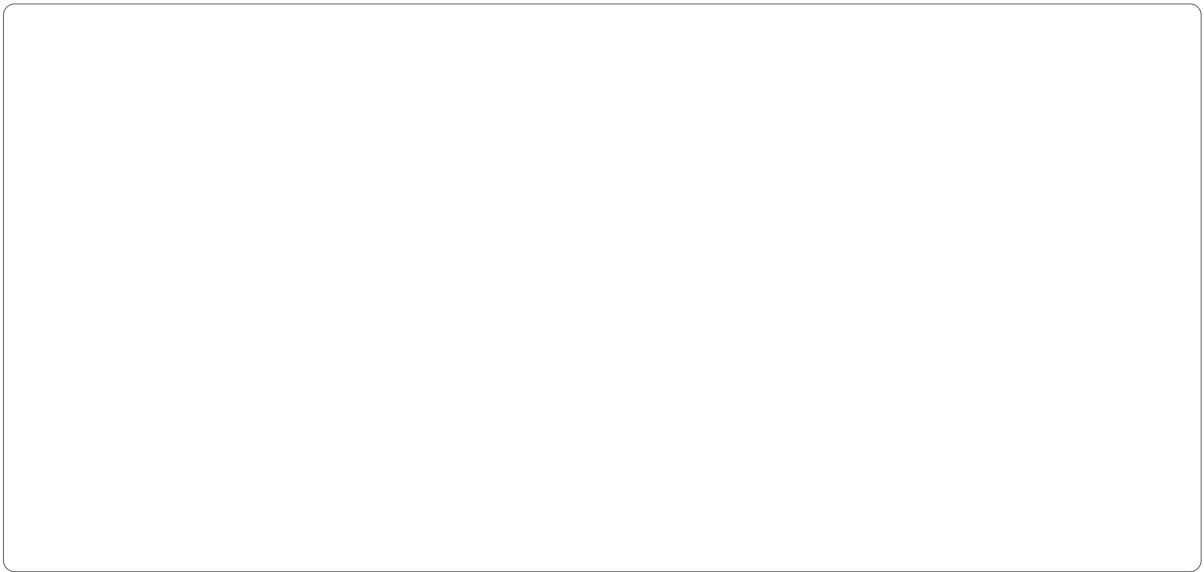
표 10-2 N-채널 MOSFET의 전압분배 바이어스 회로 시뮬레이션 결과

R_D [k Ω]	V_{GSQ} [V]	I_{DQ} [mA]	V_{DSQ} [V]	동작모드
0.075				
0.100				
0.150				
0.200				
0.270				
0.510				

시뮬레이션 10-2 | N-채널 MOSFET의 자기 바이어스 회로 해석하기



시뮬레이션 회로-2-2



시뮬레이션 회로-2-2

표 10-3 N-채널 MOSFET의 자기 바이어스 회로 시뮬레이션 결과 ($R_D = 0.1k\Omega$)

R_S [$k\Omega$]	V_{GSQ} [V]	I_{DQ} [mA]	V_{DSQ} [V]	동작모드
0.047				
0.056				
0.075				
0.100				
0.120				
0.150				