

실험 4 예비 보고서 - 제너 다이오드 응용회로

- 이름 :
- 실험일 :

시뮬레이션 4-1 | 제너 다이오드의 전류-전압 특성 해석하기

표 4-1 제너 다이오드의 전류-전압 특성 시뮬레이션 결과

V_{DC} [mV]	V_Z [mV]	I_Z [mA]	V_{DC} [mV]	V_Z [mV]	I_Z [mA]
1000			8000		
2000			9000		
3000			1000		
4000			11000		
5000			12000		
6000			13000		
7000			14000		

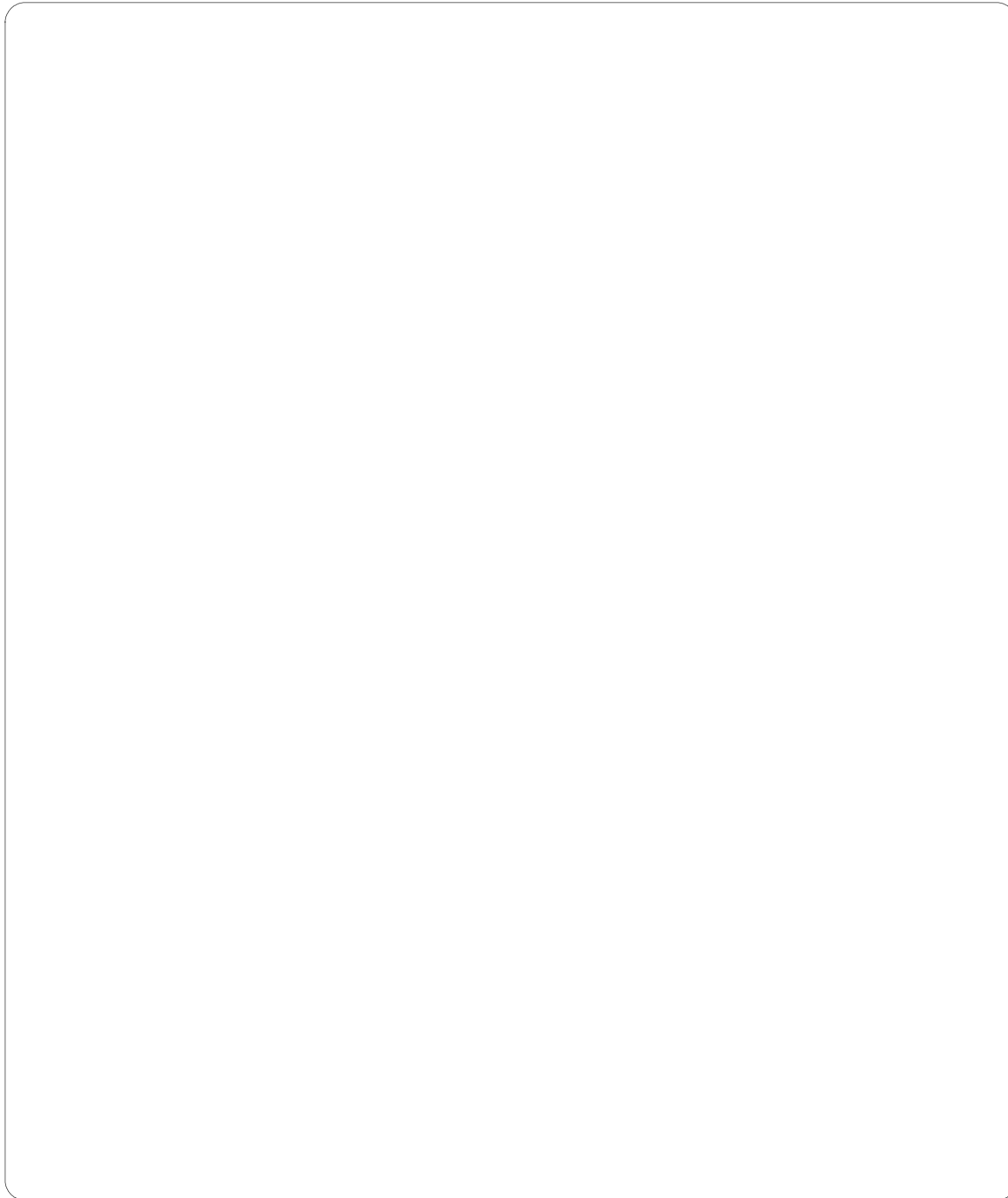
시뮬레이션 4-2 | 제너 다이오드를 이용한 정전압 회로의 특성 해석하기

표 4-2 제너 다이오드를 이용한 정전압 회로의 특성 시뮬레이션 결과

R_L [Ω]	V_O [mV]	I_Z [mA]	I_L [mA]
47			
100			
4700			
1000			
3300			
무부하($R_L = \infty$)			

시뮬레이션 회로

■ 시뮬레이션 4-1 회로



■ 시뮬레이션 4-2 회로

