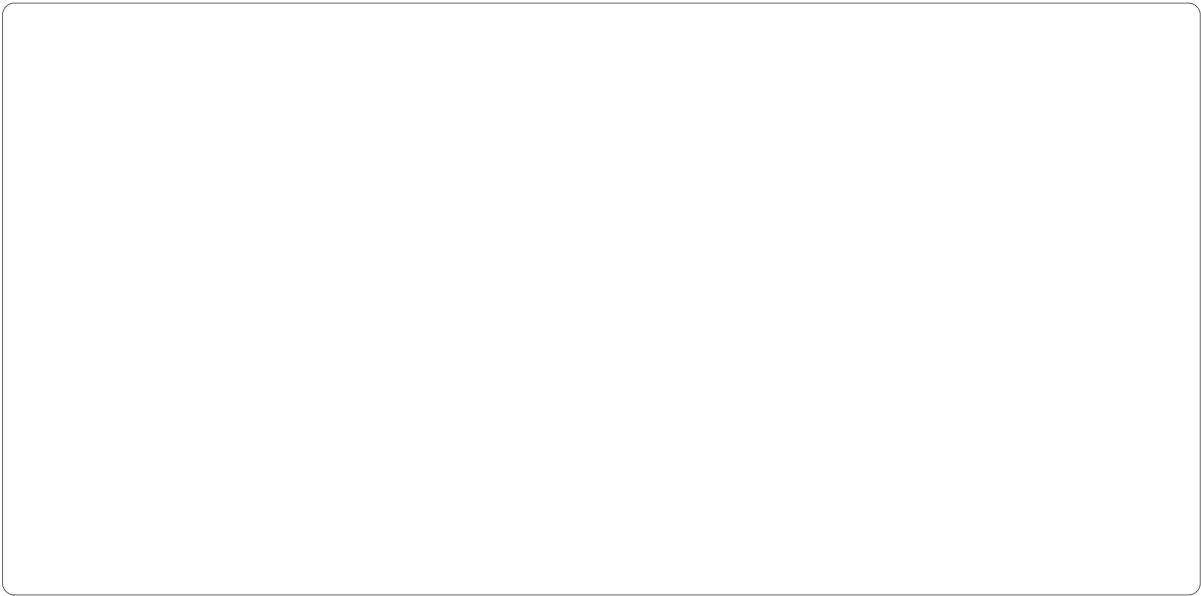


실험 4 제너 다이오드 응용회로 예비보고서

- 이름 (학번) :
- 실험일 :

시뮬레이션 4-1 | 제너 다이오드의 전류-전압 특성 해석하기



시뮬레이션 회로-1

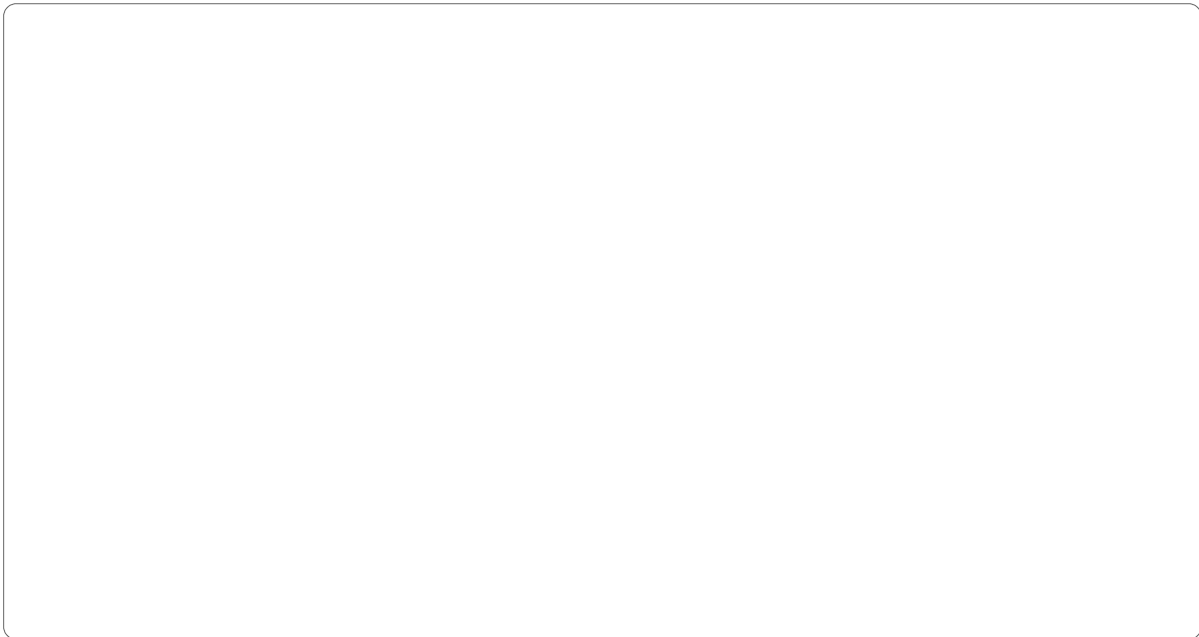
표 4-1 제너 다이오드의 전류-전압 특성 시뮬레이션 결과

V_{DC} [mV]	V_Z [mV]	I_Z [mA]	V_{DC} [mV]	V_Z [mV]	I_Z [mA]
1000			8000		
2000			9000		
3000			1000		
4000			11000		
5000			12000		
6000			13000		
7000			14000		

시뮬레이션 4-2 | 제너 다이오드를 이용한 정전압 회로의 특성 해석하기



시뮬레이션 회로-2-1



시뮬레이션 회로-2-2

표 4-2 제너 다이오드를 이용한 정전압 회로의 특성 시뮬레이션 결과

$R_L [\Omega]$	$V_O [\text{mV}]$	$I_Z [\text{mA}]$	$I_L [\text{mA}]$
47			
100			
4700			
1000			
3300			
무부하($R_L = \infty$)			