

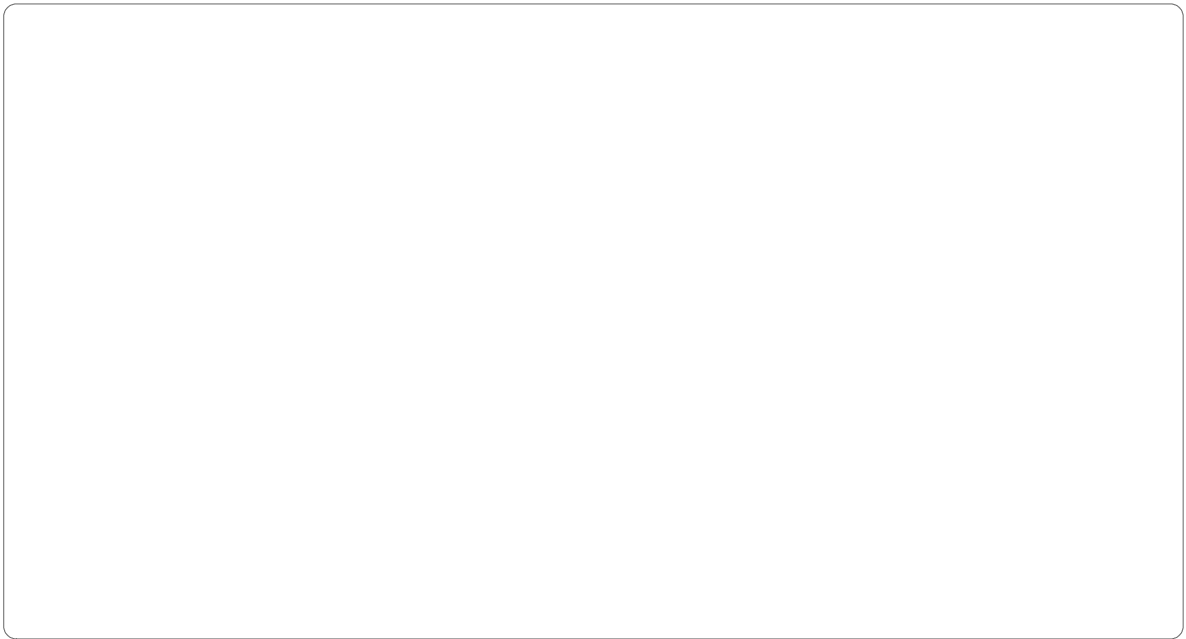
실험 2 다이오드 정류회로 예비보고서

• 이름 (학번) :

• 실험일 :

시뮬레이션 2-1 | 반파 정류회로 해석하기

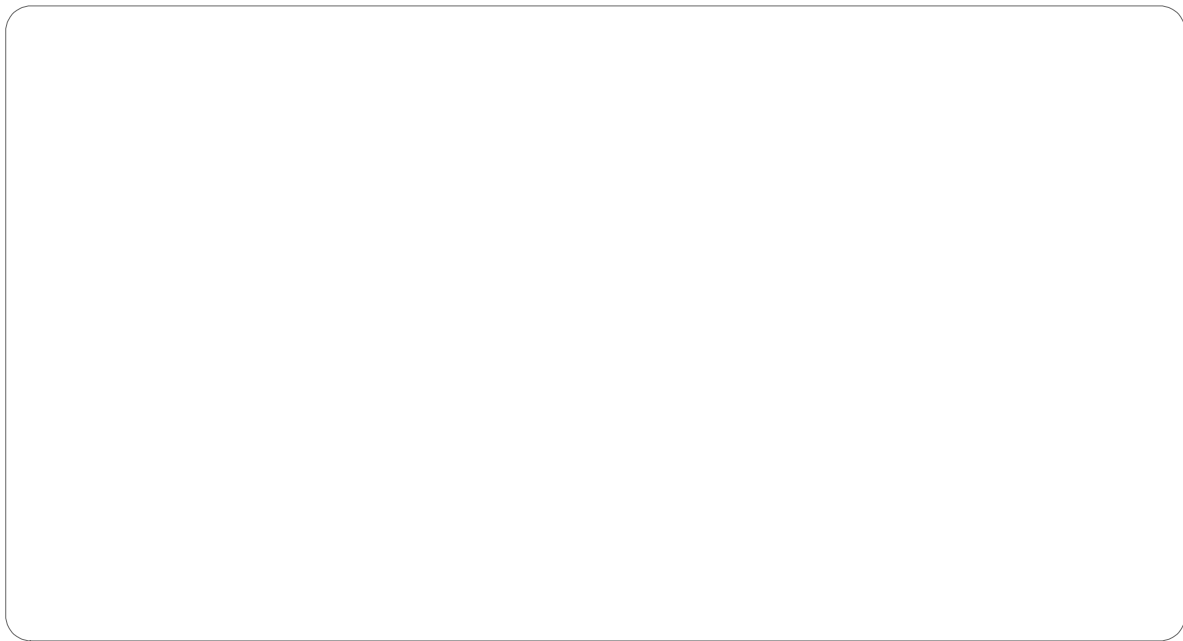
■ 시뮬레이션 2-1-1



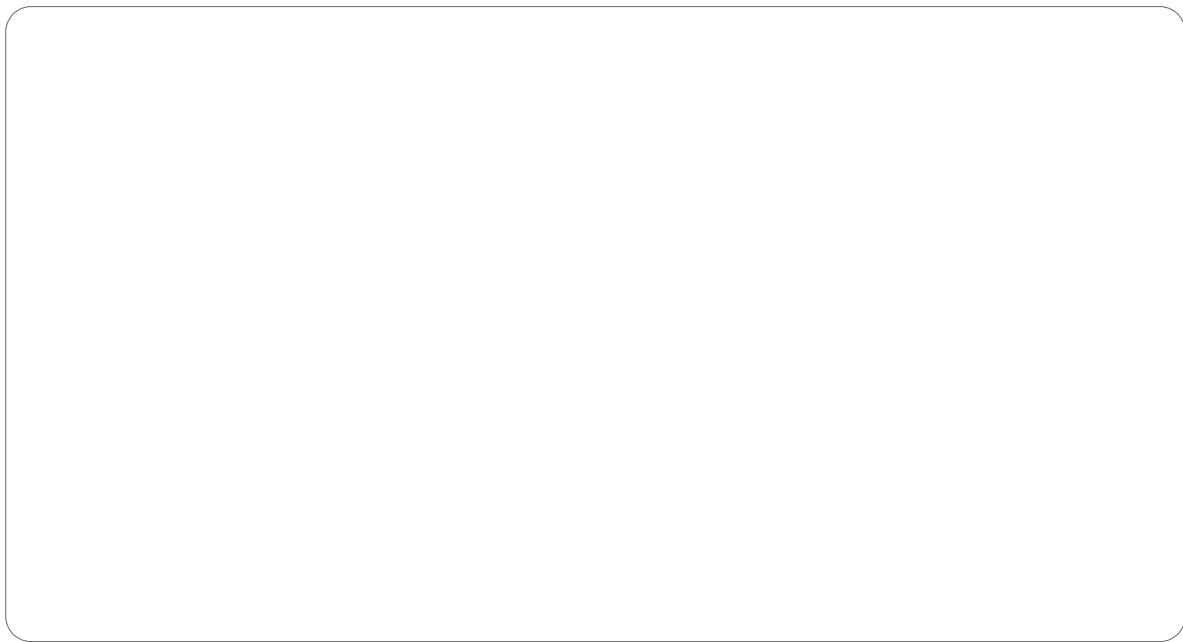
시뮬레이션 회로

표 2-1 반파 정류회로의 시뮬레이션 결과

입력전압의 첨두값 [mV]	
출력전압의 첨두값 [mV]	
다이오드의 커트-인 전압 [mV]	
다이오드에 걸리는 역방향 전압의 첨두값 [mV]	



(a) 입력전압과 출력전압의 파형



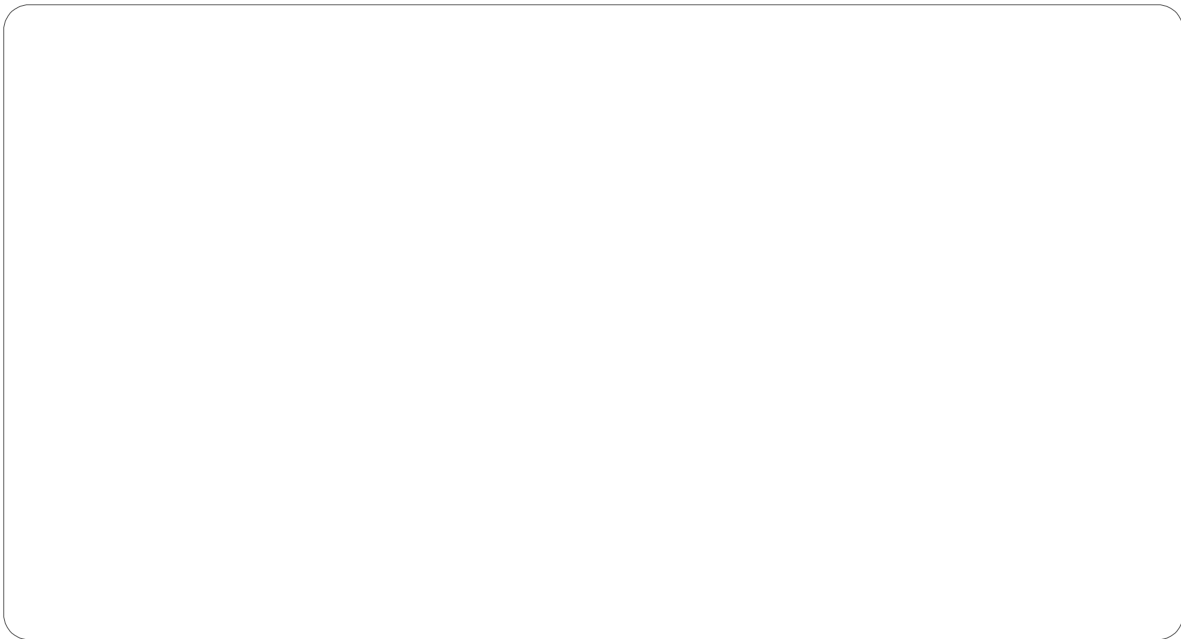
(b) 다이오드 양단에 걸리는 전압의 파형

그림 2-10 반파 정류회로의 시뮬레이션 결과 파형

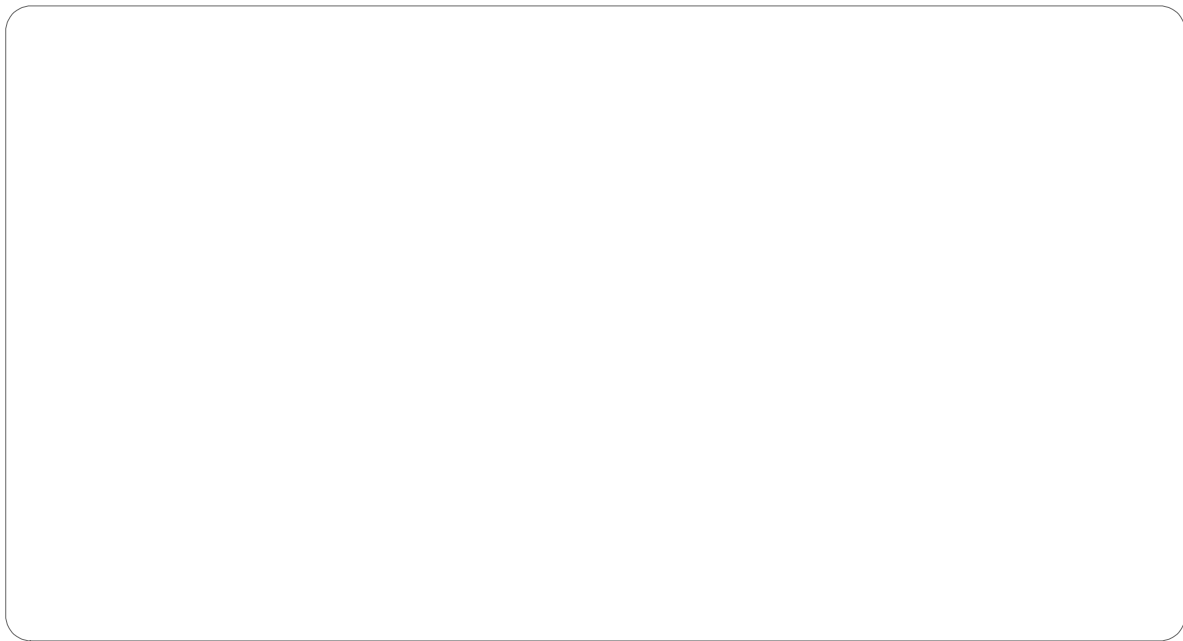
■ 시뮬레이션 2-1-2



시뮬레이션 회로

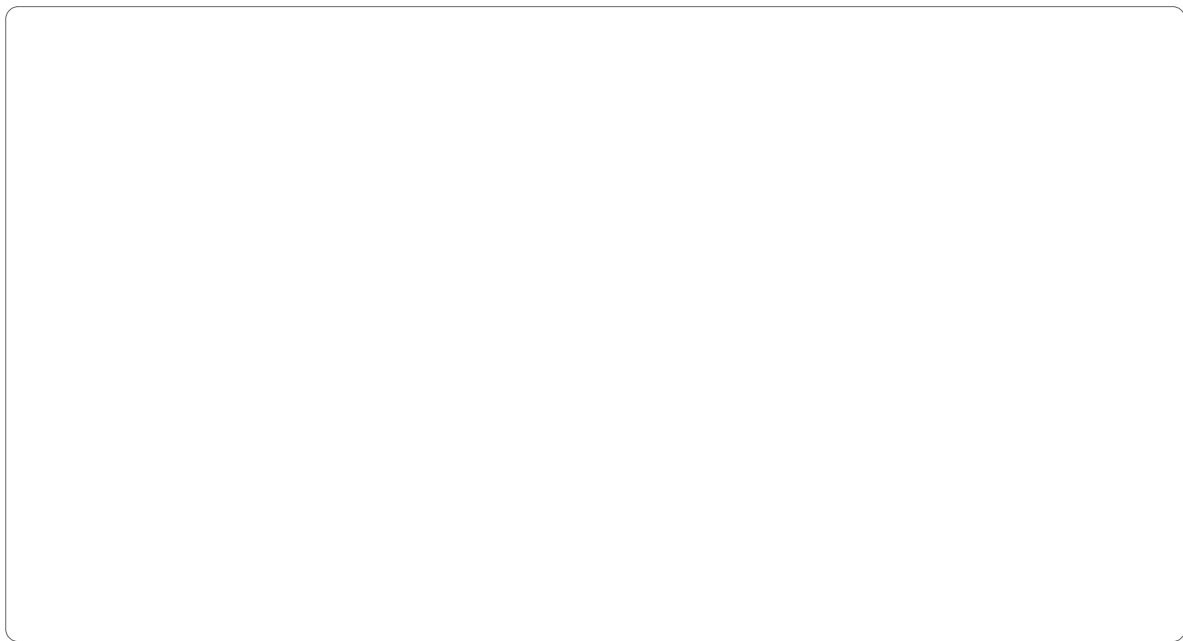


(a) 입력전압과 출력전압의 파형

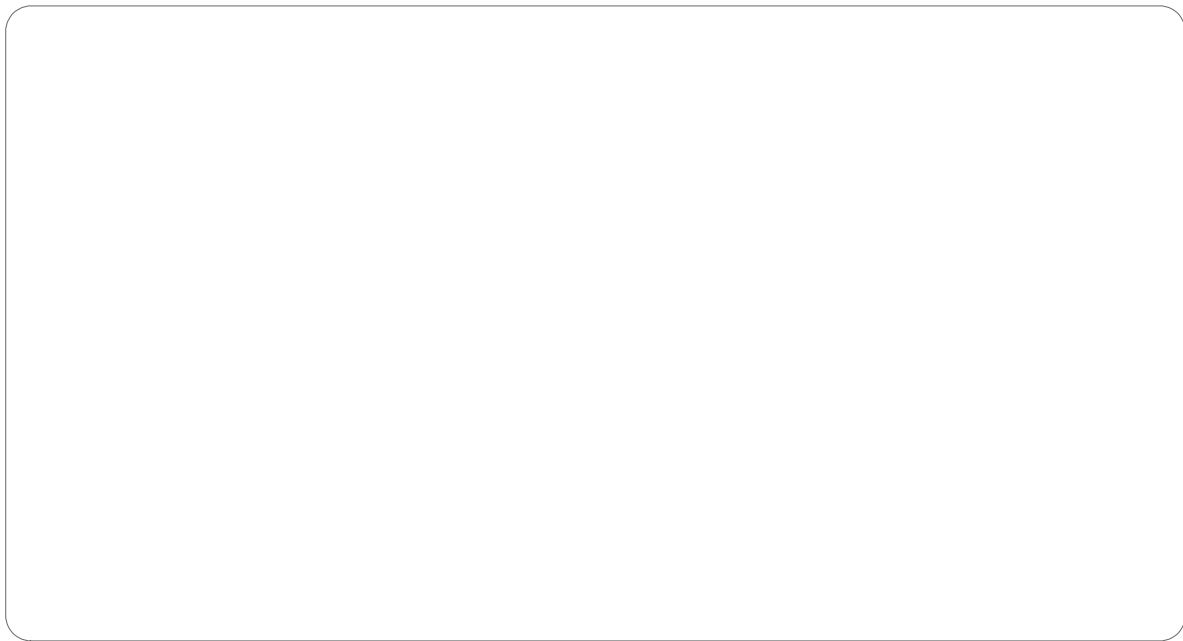


(b) 다이오드 양단에 걸리는 전압의 파형

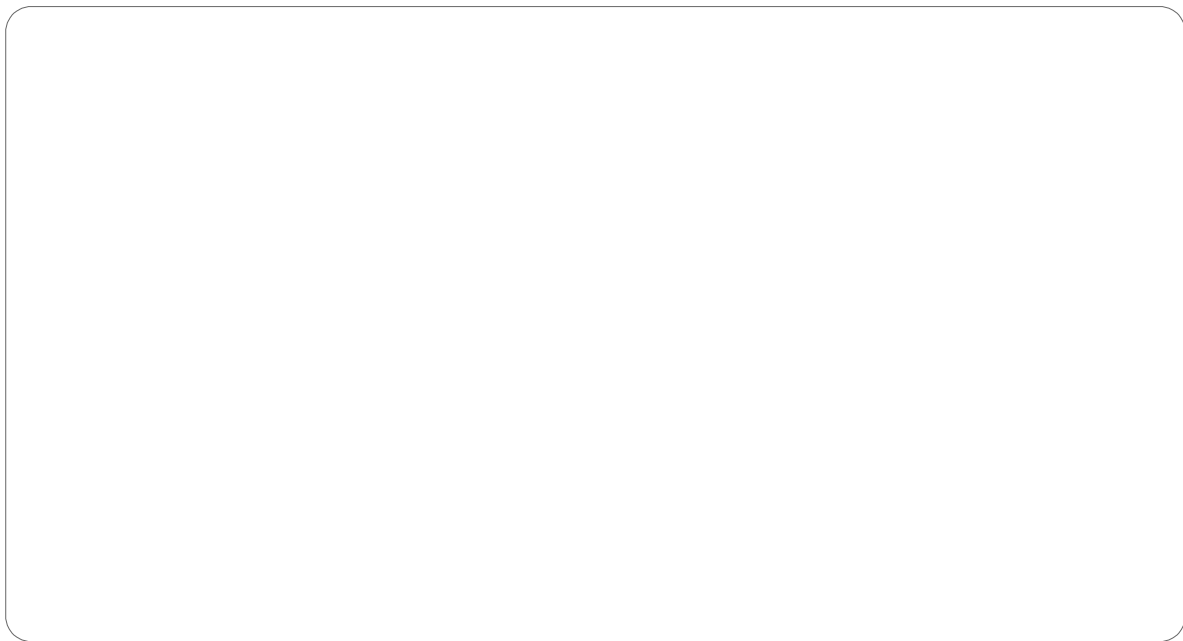
■ 시뮬레이션 2-1-3



시뮬레이션 회로



(a) 입력전압과 출력전압의 파형



(b) 다이오드 양단에 걸리는 전압의 파형