

실험 2-2 다이오드 정류회로 예비보고서

- 이름 (학번) :
- 실험일 :

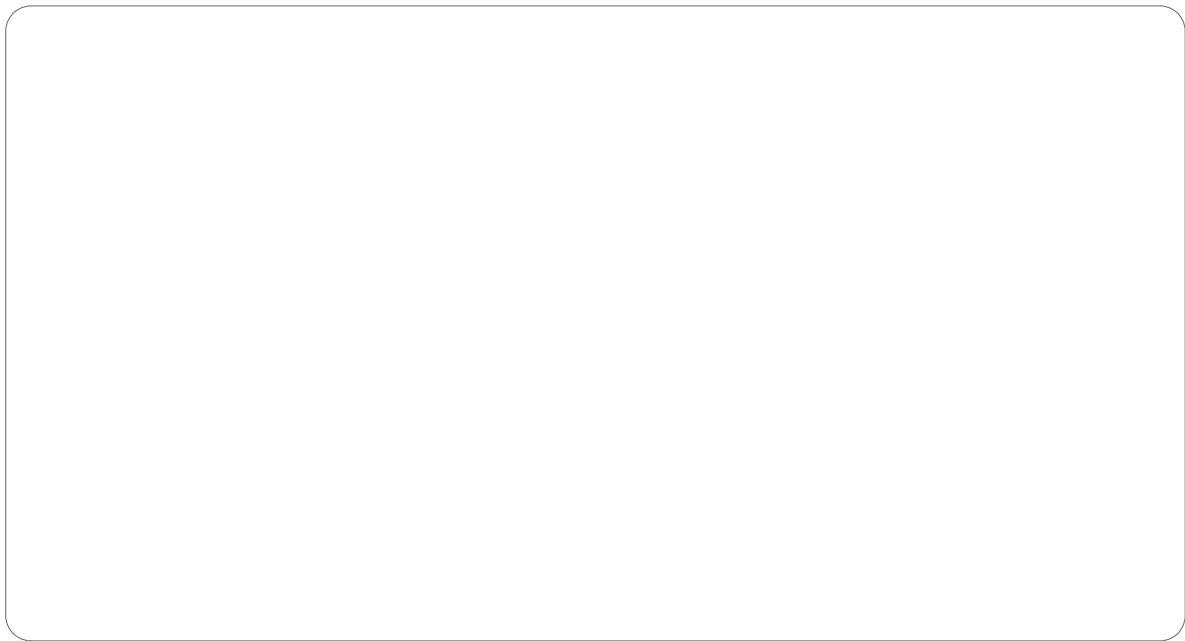
시뮬레이션 2-2 | 전파 정류회로 해석하기



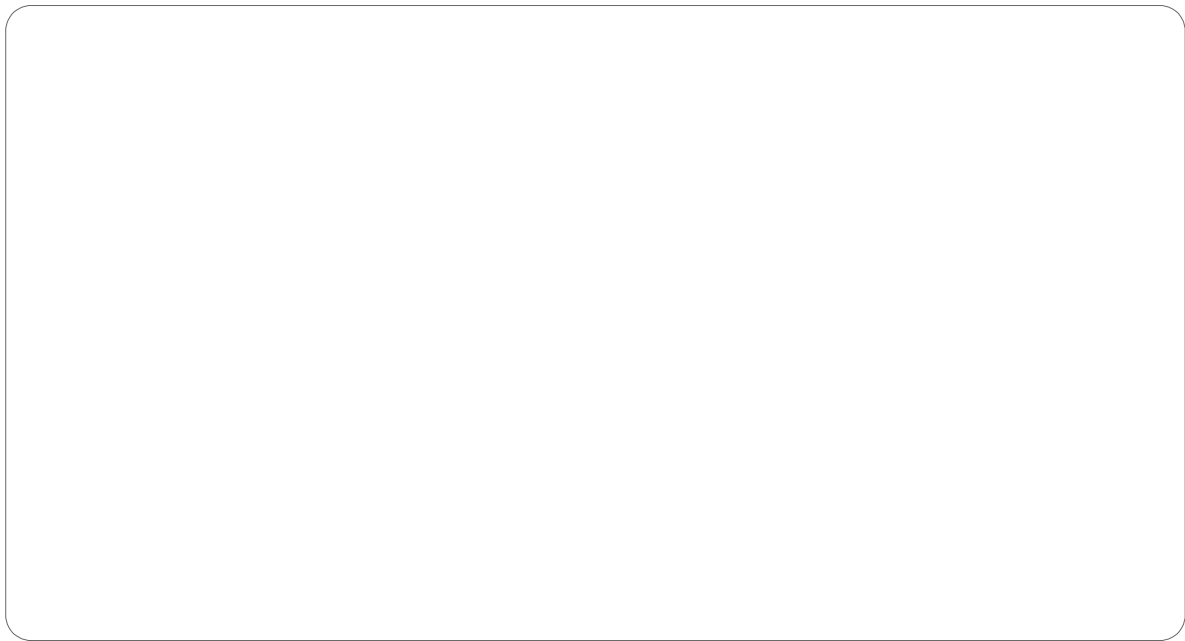
시뮬레이션 회로

표 2-2 전파 정류회로의 시뮬레이션 결과

V_A, V_B 의 첨두값 [mV]	V_A 의 첨두값 [mV]		
	V_B 의 첨두값 [mV]		
전파 정류된 출력전압의 첨두값 [mV]			
다이오드의 커트-인 전압 [mV]			
전파 정류된 출력전압의 맥류 크기 [mV]	$C_{var} [\mu F]$	10	
		22	
		33	
		47	
		56	

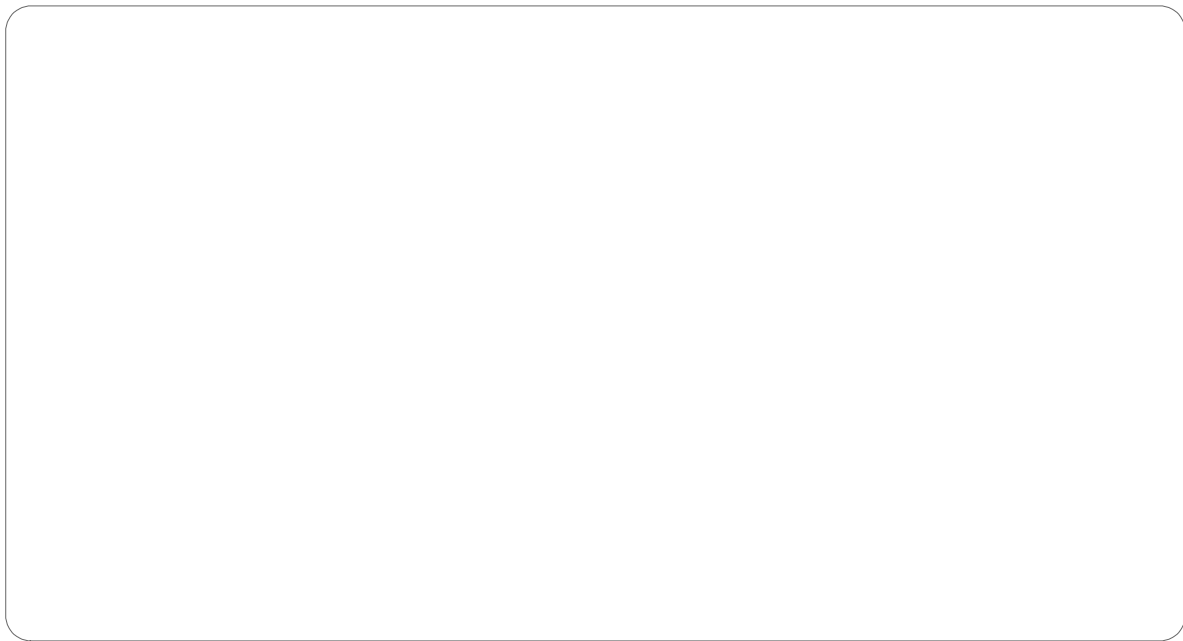


(a) V_m 파형



(b) V_A , V_B 파형

그림 2-11 전파 정류회로의 시뮬레이션 결과 파형 (계속)



(c) V_{out} 파형

그림 2-11 전파 정류회로의 시뮬레이션 결과 파형