

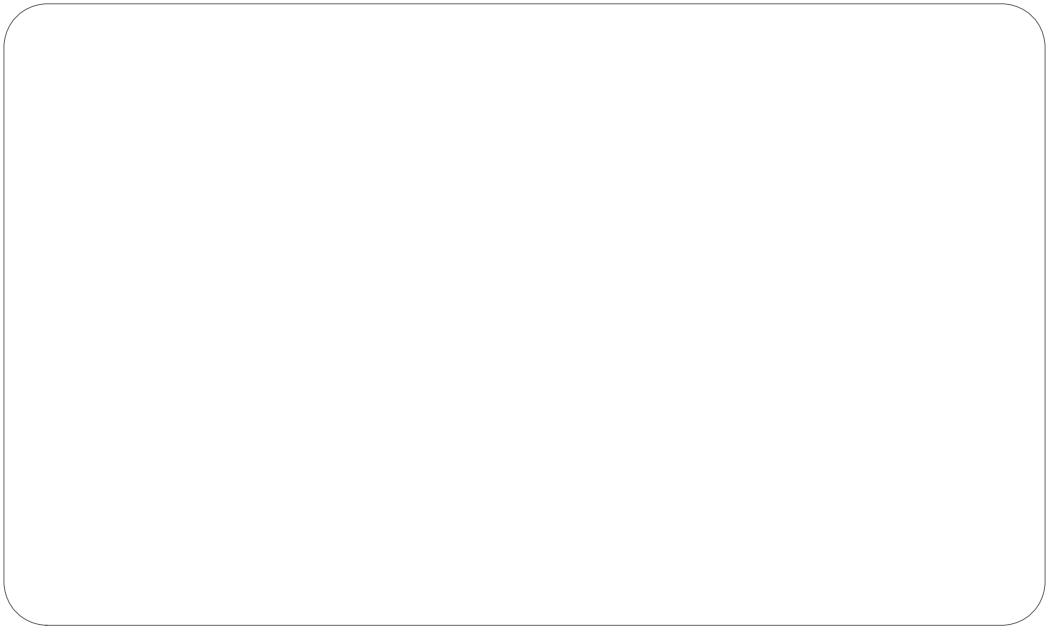
실험 2 다이오드 정류회로

- 이름 :
- 실험일 :

시뮬레이션 2-2 | 전파 정류회로 해석하기

표 2-2 전파 정류회로의 시뮬레이션 결과

변압기 2차측 전압의 첨두값 [V]	V_A		
	V_B		
전파 정류된 출력전압의 첨두값 [V]			
다이오드의 커트-인 전압 [V]			
전파 정류된 출력전압의 맥류 크기 [V]	$C_{var} [\mu\text{F}]$	10	
		22	
		33	
		47	
		56	



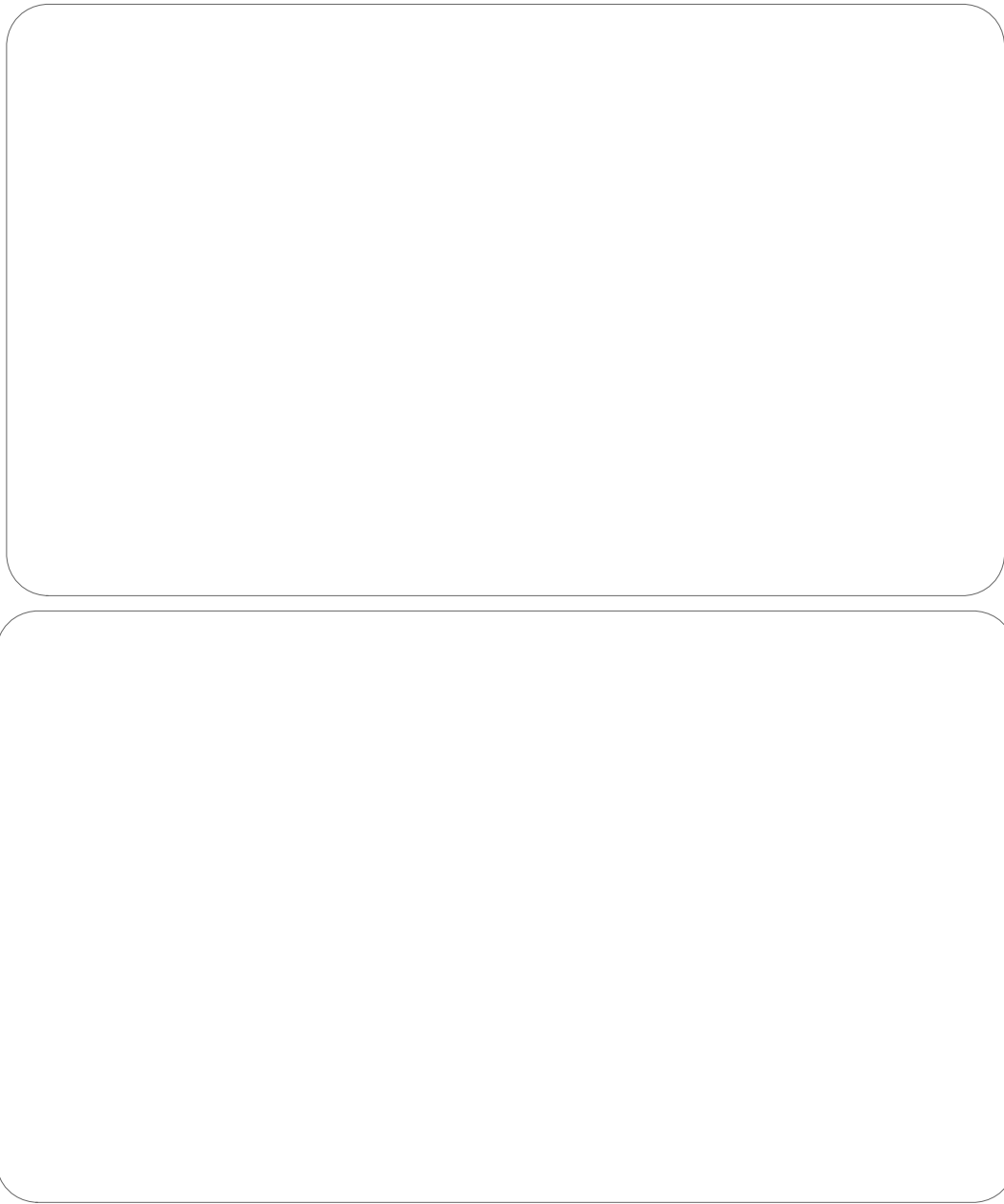


그림 2-11 전파 정류회로의 시뮬레이션 결과 파형

실험 2 다이오드 정류회로

• 이름 :

• 실험일 :

실험 2-2 | 다이오드 브리지를 이용한 전파 정류회로의 동작 특성 측정하기

표 2-4 전파 정류회로의 동작 특성 측정 결과

변압기 2차측 전압	V_A 의 첨두값 [V]		
	V_B 의 첨두값 [V]		
출력전압 V_{out} 의 첨두값 [V]			
출력전압 V_{out} 의 맥류 크기 [V]	C_F 가 없는 경우		
	C_F [μ F]	10	
		22	
		33	
		47	
		56	

그림 2-13 전파 정류회로의 측정 결과 파형

실험 고찰

■ 고찰 [2]

- [실험 2-2]의 측정 결과로부터, 평활 커패시터 C_F 가 출력전압의 맥류 크기에 어떤 영향을 미치는지 설명하라.