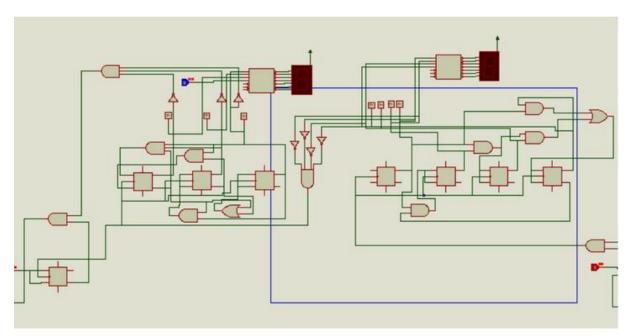
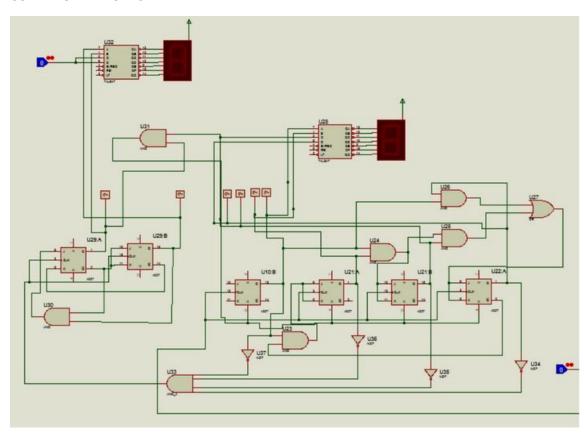
# **PRACTICA 5**

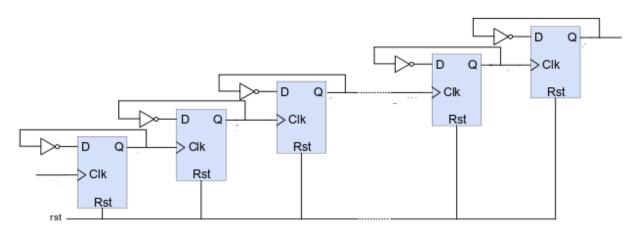
## CONTADOR DE MINUTOS Y SEGUNDOS



### **CONTADOR DE HORAS**

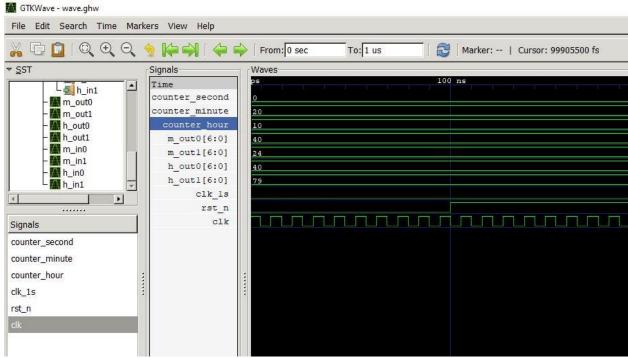


## DIVIDOR DE FRECUENCIA



#### CAPTURAS EJECUCION Y SIMULACIÓN

```
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -a clk_div.vhdl
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -e clk_div
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -a bin2hex.vhdl
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -e bin2hex
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -e bin2hex
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -e digital_clock.vhdl
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -e digital_clock.vhdl
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -a tb_digital_clock.vhdl
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -r tb_digital_clock.vhdl
PS C:\Users\danyc\Desktop\Tec Feb-Junio 2020\Lab de Sistemas Digitales\Practica 5\VHOLs> ghdl -r tb_digital_clock.vhdl
```



١,