**图采产品**

目前状况：已交付设备很多台，按项目交付，有部分是出于联调状态，总体比较乱。还没形成产品线，需要梳理。

FPGA部分：现与上位机接口有CameraLink采集卡及KCU1500采集卡两种，将来需要逐步实现统一：万兆网卡。

**硬件**：A类硬件只有一个版本，B类硬件3个版本且B1(TLK2711版本上时钟有433M和544M两种，SDK容易出问题)，B2版本用GTH代替芯片(时钟可配置)，B3固定时钟(Aurora出增加B203)。C类为3118芯片，逐步用GTH替代。

考虑去掉SJA1000模块------CAN IP 或者 网络转CAN

**FPGA**代码分为两部分：逻辑、SDK。逻辑部分由各个工程师负责版本控制，SDK由嵌入式工程负责版本控制，会出现SDK与与FPGA不一致的情况。需要增加项目版本控制管理。

**上位机**：由软件开发人员负责管理。

对上位机输出文档，便于上位机开发人员理解、与客户沟通等。图像格式 如原始图像尺寸，传输到上位机图像尺寸，是否有添加，添加的像素个数。

FPGA部分：以后新做产品暂时先不添加检错部分逻辑。

注意：尽量想最大通用化发展，如确实有困难，可采用最小修改的方式实现。

自添加的数据格式需要与图像格式保持一致。

内存中数据格式图像： 00F300FA

00A10034

BES 打开后显示：



经过CameraLink模块转换后： BES

00FA 00F3 003400A1

因此添加信息也需要按照图像存储方式填写