FSMC 数据采集卡调试记录

1. 总线问题

在使用rd\_n信号时，需要至少两拍的同步，否侧不稳定

1. AD 问题

该AD芯片是上升沿复位，不是高电平。

1. FIFO 读问题

需要使用rd的同步后的下降沿做单拍读信号，fifo配置成First输出模式，用wire型fifo\_rd有时候有问题。