# 模型计算机的设计和调试说明

一 设计目标

1. 设计一个8位的简单计算机
2. 总线采用8位地址总线、8位数据总线；程序和数据统一编址。
3. IO独立编址，用M/IO信号区分
4. 存储器采用触发器设计
5. 主要的指令包括：
   1. 存储器和IO 操作指令
   2. 跳转指令
   3. 算数逻辑指令
   4. 量值⽐较指令
   5. 储存器数据转移指令
   6. 标志寄存器修改指令
   7. 停机指令
6. **参考设计思路**



**CPU** 内数据流：不考虑CPU 内的控制信号,CPU 内的数据流如下图所⽰. 其中蓝⾊的线表

⽰地址信号

