```
13/05/2025 - Sistemas Operativos - Ude@
  TLB (parte 2)
     1. Asuntos varios
              1. Fecha de entrega del anteprayecto: Mortes 20 de mayo.
              2. Fecha parcial: Finalización de contenido 20 de mayo -> Junio 3 (Martes)
                                            Bonus parcial. 1. Simulaciones
                                                                       2. Resumen por parejas (Temas de estudio)
(0-2) Tipo cheat sheet (Yastel)
                                                                                                    por torder of domina
                                                                                                       nio el resumon (plF)
                            Módulo 3 Módulo 4 Laboratorio Trabajo final Actividades de seguimiento
       General Módulo 1 Módulo 2
                                                                             > Talleres of examenes vietos
         Simulaciones
    2. Repaso clase anterior (TLB)
                                                                         Codigo:
           AS [Addres space)
                                                                           1 VPN = (VirtualAddress & VPN_MASK) >> SHIFT
2 (Success, TlbEntry) = TLB_Lookup(VPN)
3 if (Success == True) // TLB Hit
                               Cache (TLB)

'If (CanAccess(TlbEntry.ProtectBits) == True)
                                                                                   J Offset = VirtualAddress & OFFSET_MASK
                                                                                   ✓ PhysAddr = (TlbEntry.PFN << SHIFT) | Offset</pre>
                                                                                   √Register = AccessMemory(PhysAddr)
   TLBEHT
                                                                                   \checkmarkRaiseException(PROTECTION_FAULT) \leftarrow
                                                                            10
                                                                                 else // TLB Miss
                                                                                 ✓PTEAddr = PTBR + (VPN * sizeof(PTE))
                                                                                 ✓PTE = AccessMemory(PTEAddr)
                                                                            13
                                                                                 ✓if (PTE.Valid == False)
                                             PT (Tublos de pagnos)
                                                                                       RaiseException(SEGMENTATION_FAULT)
                                                                            14
                                       Hit: & LYA)
Miss: AIPTE) + A (PA)=2
                                                                                 ✓else if (CanAccess(PTE.ProtectBits) = False)
                                                                                     RaiseException(PROTECTION_FAULT)
                                                                            17
                                                                            18

<u>✓LB_Insert(VPN, PTE.PFN, PTE.ProtectBits)</u> 

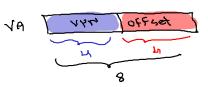
                                                                                   RetryInstruction()
   СРИ
                                   Page
            page fault
                                  tables
                                                                                                       49
       Data
                                                      Que tipo de memoria -> Virtual (AS=Address space)
      Ejempla
                    CON
                         TLB
                            Ejemplo - Accediendo a un arreglo
                                                                                              Datos:
                           A continuación se muestra como una TLB puede
                           mejorar el desempeño en la traducción de direcciones
                                                                                                 _ S130 (int) = 412
                                                                                                 - Size ( a) = Nox4B = 40B
                                       int sum = 0;
for (i = 0; i < 10; i++) {
                                                                                                  - VA = & a TO] = 400
                                         sum += a[i];
                        Suposiciones (continuación):
                                                                                                  - Size (page) = 4xsize (int)
4= 400)
         a[7] a[8]
                           1. Se tiene un array de diez elementos tipo int:
                                                                                                                     = 4(48)

 size(int) = 4B → size(array) = 40 B

                                                                                                                      =168
                              La dirección base del arreglo a es 100: &a[0] = 100
                              Address Space:
                                                                                                   - SIZE (AS) = 16(168) = 2568
    VNP = 12
                               o Número de bits de direcciones: n(VA) = 8
    VNP = 13
                                                                                                   - pages = 16 B
                               o Tamaño de la memoria: 2^8 = 256
    VNP = 14
```



formate de direccion



## Pregunta:

• ¿Cual es el offset asociado a la dirección de 100?

