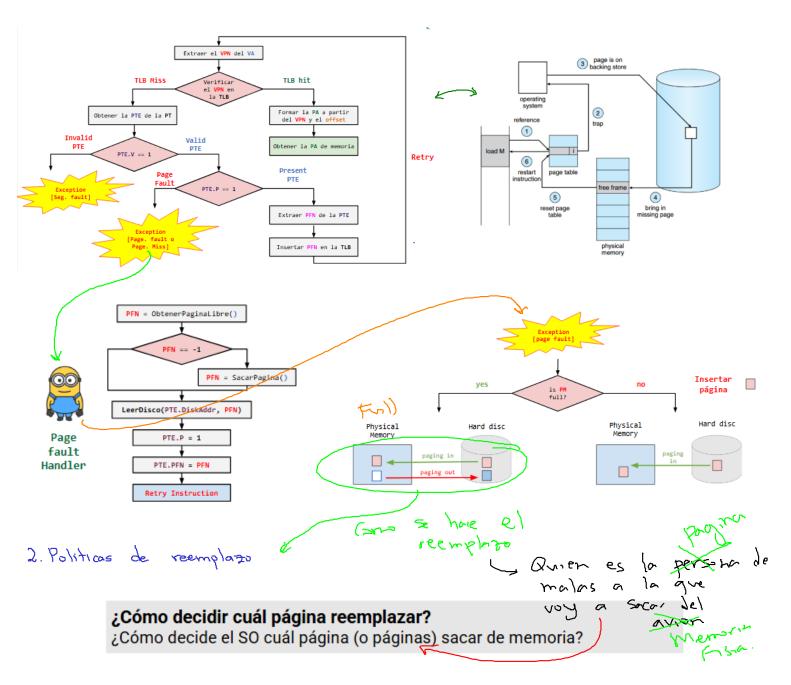
09/10/2025 - Sistemas Operativos (Ude @)

1. Clase anterior (Mas alla de la memoria física)

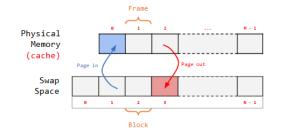


Respuesta:

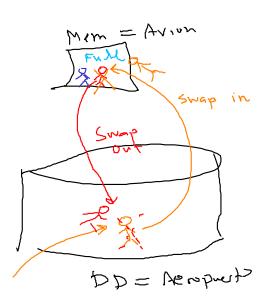
Mediante el uso de una política de reemplazo (Replacement policy)

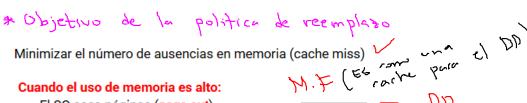
* Memoria Física como cache

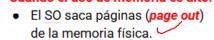
La memoria física mantiene un subconjunto de todas las páginas por lo que puede ser vista como una especie de memoria caché para páginas de memoria virtual.



Page fault ↔ Cache miss



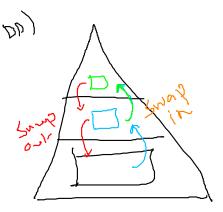




· Espacio libre para páginas con mayor uso.



Simplificación



Las políticas de reemplazo definen los criterios para seleccionar cuál página debe salir de memoria.

> Volvenos al tema de las metricas.

3. Metricas

Con el número de hits y misses en la memoria podemos calcular el AMAT (Average Memory Access Time)

Como el objetivo de la política de reemplazo consiste en mejorar la tasa de Hits (aciertos), idealmente se puede realizar la siguiente simplificación:

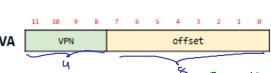
The cost of accessing disk The probability of finding the data item in the cache(a hit) The probability of not finding the data in the cache(a miss) Ejemplo:

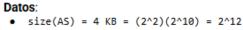
P HIT → 1 0 < P MISS <= 1

De modo que la expresión para el tiempo promedio de acceso a memoria

quedará como: $AMAT = T_M + P_MISS * T_D$ 01512

Se tiene un espacio de direcciones de 4 KB dividido en páginas de 256 B. Determine el formato de la dirección virtual para este caso.



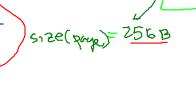


 $size(page) = 256 B = 2^8$

n(VA) = 12

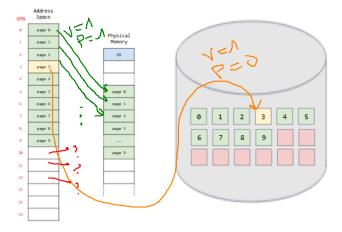
n(VPN) = ?

4KB= 4(21°)= 22-21°= 212-256 = 28 ~ n(offsed) = 8 h(49H) = 12-8=4



La siguiente tabla muestra de manera resumida las referencias a memoria.

٧	P	VPN
1	1	9, 1, 2, 4, 5, 6, 7, 8, 9.
1	0	3
0	x	10, 11, 12, 13, 14, 13



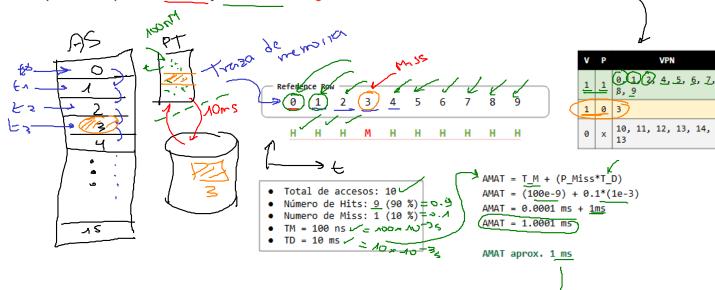
Haga un bosquejo de estas en memoria

Ejemplo:

Suponga que un proceso lleva a cabo el acceso a memoria de acuerdo a la siguiente traza:



Suponiendo que TD = 10ms y TM = 100 ns. ¿Cual es el valor de AMAT?



Analicemos la siguiente tabla teniendo en cuenta los mismos valores de TD y TM del ejemplo anterior (TD = 10 ms y TM = 100 ns).

P_Hit P_Miss AMAT

90 % 10 % 1.0001 ms

100 % 10.1 % 10.1 us

100 % 0 % 100 ns

d'Que pasa si Phiss cae?

AMAT = T_M + R MISS * T_D

- Conclusión: El costo debido al acceso al disco es tan alto, que aún P_Miss pequeños dominan sobre el AMAT de los programas en ejecución.
- Solución: Evitar tantos Miss como sea posible.

Introducción

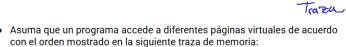
4. Politicus

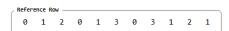
- Las políticas definen los criterios para seleccionar cuál página debe salir de memoria.
- Algunas políticas que vamos a estudiar de enuncian a continuación:
- 1. Política de reemplazo óptimo (Optimal Replacement Policy) .
- 2. Política de reemplazo FIFO.
- 3. Política de reemplazo aleatoria.
 - 4. Política de reemplazo LRU (Least Recently Used).

Baijo Porbk

a. Politica del reemplazo optimo

- Propuesta por <u>László Bélády</u> en 1966.
- Se reemplaza la página que se accede más lejos en el futuro.
- Asegura el menor número de misses (ausencias).
- Fácil de describir Imposible de implementar.
 - o No es práctica, solo sirve para comparar (caso más ideal).
 - Se requiere que el sistema tenga conocimientos de los eventos futuros.





· Asuma además que se tiene una memoria de tres frames:



¿Cual es la tasa de hits al aplicar la política de reemplazo óptima (OPT)?



Access	Hit/Miss?	Evict	Resulting Cache State
0	Miss		<u>0</u>
1	Miss		0, 1
2	Miss		0, 1, 2
0	Hit		0, 1, 2
1	Hit		0, 1,(2)
3	Miss	2	0, 1, 3
0	Hit		0, 1, 3
3	Hit		0, 1, 3
1	Hit		0, 1,3
<u></u>	Miss		0, 1, 2
1	Hit		0, 1, 2

- Hits: 6
- Miss: 5

IJean

0

٤

Hit Rate:

Problema:

Futuro no conocido.

O.

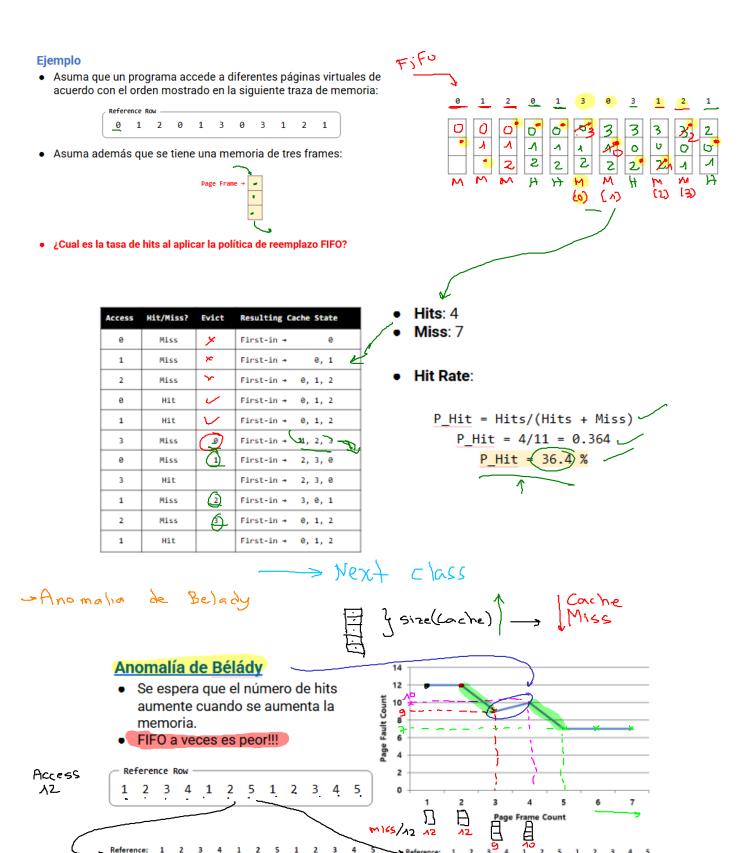
Solución no real.

b. Politica de reemplazo



- Reemplaza la página que ha entrado primero.
- Las páginas entran a una cola cada que llegan a memoria.
- Cuando se requiere un reemplazo, se selecciona la página al final de la cola (la primera que entró).

Ventajas	Desventajas				
Fácil de implementar	No puede determinar la importancia de las páginas.				



= 10 / 12

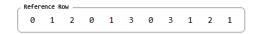
=9/12

- Selecciona de manera aleatoria la página a reemplazar
- No tiene en cuenta qué bloque de datos se saca de memoria.
- Desempeño es aleatorio (Depende de la suerte cuando se elige la página a reemplazar).



Ejemplo

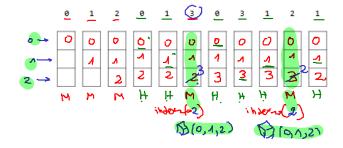
 Asuma que un programa accede a diferentes páginas virtuales de acuerdo con el orden mostrado en la siguiente traza de memoria:



• Asuma además que se tiene una memoria de tres frames:



¿Cual es la tasa de hits al aplicar la política de reemplazo aleatoria?



Reference row →	0	1	2	0	1	3	0	3	1	2	1
∑o] Page Frame →	0	0	0	0	0	3.	3	3	1	1	1
C x 3		1	1	1	1	1	0	0	0	0	0
といろ			2	2	2	2	2	2	2	2	2
	М	М	М	Н	Н	М	М	Н	М	Н	Н
Evict →						0	1		3		
						□ □	[ν) ①		Φ Σο	7	

Access	Hit/Miss?	Evict	Resulting Cache State
0	Miss		0
1	Miss		0, 1
2	Miss		0, 1, 2
0	Hit		0, 1, 2
1	Hit		0, 1, 2
3	Miss	0	1, 2, 3
0	Miss	1	2, 3, 0
3	Hit		2, 3, 0
1	Miss	3	2, 0, 1
2	Hit		2, 0, 1
1	Hit		2, 0, 1

- Hits: 5 /
- Hit Rate:

P_Hit = Hits/(Hits + Miss)

P_Hit = 5/11 = 0.4545

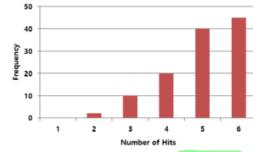
P_Hit = 45.45 %

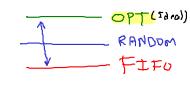
El desempeño depende de la suerte que se tenga al elegir los reemplazos.

Comparación de las Politicas (Opt. vs. FiFo. vs. Random)

- La política FIFO es la peor pues no puede determinar la importancia de los bloques accedidos.
- El desempeño de la política RANDOM varía y depende de la suerte de la suerte que se tenga al elegir los reemplazos

Política	Hit rate
OPT	54.5 %
FIFO	36.4 %
RANDOM	45.45 %





Random Performance over 10,000 Trials

d. Politica de reemplazo

Uso de la información del pasado

- Si no puede ver el futuro... analice el pasado!
- Dos tipos de información histórica

Como es la politica LRU?

- Reemplace la página menos recientemente usada.
- Usa el pasado para predecir el futuro.
- Cuando hay localidad la política LRU se aproxima al OPT.

Información histórica	Descripción	Algoritmo
Frequency	Si una página ha sido accedida muchas veces, no debería ser reemplazada.	LFU
Recency	Una página que haya sido recientemente accedida, es muy probable que sea accedida de nuevo.	LRU

Ejemplo

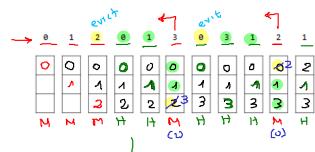
 Asuma que un programa accede a diferentes páginas virtuales de acuerdo con el orden mostrado en la siguiente traza de memoria:



• Asuma además que se tiene una memoria de tres frames:



¿Cuál es la tasa de hits al aplicar la política de reemplazo LRU?



Solución

Access	Hit/Miss?	Eviet	Resulting Cache State
ALCESS	HIL/HISS:	EVICE	Resulting Cache State
9	Miss		LRU → 0
1	Miss		LRU → 0, 1
2	Miss		LRU → 0, 1, 2
9	Hit		LRU → 1, 2, 0
1	Hit		LRU → 2, 1, 0
3	Miss	2	LRU → 0, 1, 3
9	Hit		LRU + 1, 3, 0
3	Hit		LRU + 1, 3, 0
1	Hit		LRU → 0, 3, 1
2	Miss	0	LRU + 3, 1, 2
1	Hit		LRU → 3, 2, 1

- Hits: 6Miss: 5
- Hit Rate:

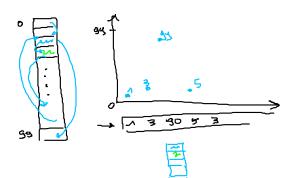
El desempeño depende de la suerte que se tenga al elegir los reemplazos

5. Workload



- to se comportan estas políticas cuando
- A continuación se analizará cómo se comportan estas políticas cuando no se tienen pequeñas trazas sino, cuando se tienen cargas de trabajo (workload) más complejas.
- · Casos a analizar:
 - Workload sin localidad.
 - Workload con localidad 80-20.
 - Workload en ciclo secuencial.

- Workload: sin localidad



Cada referencia es una página aleatoria dentro de un conjunto de páginas a las que se accede.

Experimento:

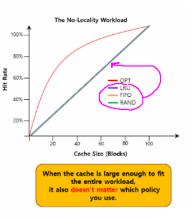
- Se acceden a 100 páginas [0,99] únicas a lo largo del tiempo (sobre un total de 1000 referencias).
- La proxima pagina a elegir se toma al azar.

Traza	1	3	3	99	34	 3
Acceso (i)	1	2	3	4	5	 1000

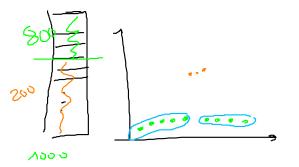
• El tamaño de la <u>cache</u> se pone a variar desde un tamaño muy pequeño de 1 hasta un tamaño de 100.

Comportamiento:

- No importa cual de las políticas implementables (FIFO, RANDOM o LRU) se este usando, el desempeño (tasa de hits) es el mismo para todos los casos.
- A medida que aumenta el tamaño de la cache el desempeño mejora.
- Cuando la cache es lo suficientemente grande para ajustarse al Workload, no tiene sentido cuál política usar pues todas convergen al 100 % de hit rate cuando los bloques referenciados llenan la cache.
- La política OPT se desempeña notablemente mejor que las políticas realistas pues el mirar a futuro hace que el trabajo de reemplazo sea mejor.



→ Workload: 80 - 20



Localidad:

- o 20% de las páginas reciben el 80% de las referencias.
- o El 20% de referencias restantes se hacen al otro 80% de las páginas.

Pages	0	1	 3	4		N - 1		
Porción		20 %	80 %					
Referencias (%)		80 %			20 %			

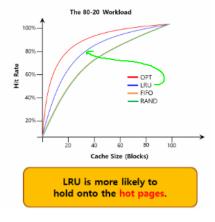
Experimento:

- Se realizan 1000 accesos (80% 20%) sobre un conjunto de 100 páginas.
- El tamaño de la cache se pone a variar desde un tamaño muy pequeño de 1 hasta un tamaño de 100.

Comportamiento:

Para este caso más cercano a la realidad. Se observa que:

- La política LRU tiene un mejor desempeño que las políticas FIFO y RAND gracias a la localidad.
- La política OPT nuevamente es la mejor mostrando que, la información histórica de la LRU no es perfecta.

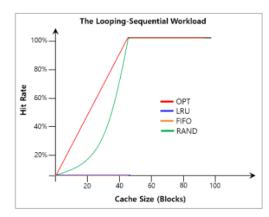


-> Workload: Looping sequential

 Se hace referencia a 50 páginas (0, 1, 2,..., 49) de manera secuencial repitiendo estos accesos (0, 1, 2,..., 49, 0, 1, 2,..., 49,...) hasta alcanzar los 10000 accesos sobre estas 50 páginas.

Comportamiento:

- Cuando la cache es menor a 50 y el acceso es realizado de manera ordenada, se van a tener siempre fallos de memoria.
 - Las políticas LRU y FIFO tienen un desempeño de 0 % en la tasa de hits.
 - La política RANDOM se comporta un poco mejor pues puede cambiar de manera aleatoria



6. Implementación de algoritmos con historia

_	Martes	9/9	Acelerando la traducción de direcciones: TLB	<u>19</u>	<u>09</u>	Clase 9 - 11 videos - 0:50		0 1	1	X X
5	Jueves	11/9	Más allá de la memoria física: mecanismos	<u>21</u>	<u>11</u>	Clase 10 - 10 videos - 0:58		Perdone (ver	las h	10/25+
	Martes	16/9	Más allá de la memoria física: políticas	<u>22</u> <u>24</u>		Clase 11 - 11 videos - 1:16	K	Carrier.	(10-01)	
6	Jueves	18/9	Más allá de la memoria física: políticas	22 24		Clase 11 - 11 videos - 1:16	y	CAGA	Marus).	
_	Martes	23/9	Short presentations	- Proposal -	Final P	roject				
1	Jueves	25/9	Short presentations	- Proposal -	Final P	roject .				
	Martes	30/9	Examen 1 - Módulos 1 y 2							
- 8	Jueves	2/10	Concurrencia e Hilos	<u>25</u> <u>26</u>	12	Clase 12 - 9 videos - 1:17				
	Martes	7/10	Locks	<u>27</u> <u>28</u>	13	Clase 13 - 8 videos - 1:07	40%			
9	Jueves	9/10	Variables de condición	<u>30</u>	<u>15</u>	Clase 15 - 4 videos - 0:40				
	Martes	14/10	Semáforos	<u>31</u>	<u>16</u>	Clase 16 - 10 videos - 1:18				
10	Jueves	16/10	Problemas de Concurrencia	<u>32</u> <u>34</u>	<u>17</u>	Clase 17 - 10 videos - 1:08				
I	Martes	21/10	Variables de condición	<u>30</u>	<u>15</u>	Clase 15 - 4 videos - 0:40				
11	Jueves	23/10	Semáforos	<u>31</u>	<u>16</u>	Clase 16 - 10 videos - 1:18				
40	Martes	28/10	Problemas de Concurrencia	<u>32</u> <u>34</u>	<u>17</u>	Clase 17 - 10 videos - 1:08				
12	Jueves	30/10	Short presentations - Wo	rk in progre	ess - Fir	nal Project				
	Martes	4/11	Short presentations - Wo	rk in progre	ess - Fir	nal Project				
13	Jueves	6/11	Dispositivos de Entrada / Salida	<u>35</u> <u>36</u>	<u>18</u>	Clase 18 - 9 videos - 0:57	1			
T	Martes	11/11	Discos Duros	<u>37</u>	19	Clase 19 - No disponible				
14	Jueves	13/11	RAIDs	<u>38</u>	<u>20</u>	Clase 20 - 11 videos - 1:05				
45	Martes	18/11	Implementación de sistemas de archivos	<u>40</u>	22	Clase 22 - 12 videos - 1:06				
15	Jueves	20/11	SSD	<u>44</u> <u>46</u>	<u>25</u>					
40	Martes	25/11	Taller de ejercicios							
16										

Taller Opcional Madula 2 - Virtualización de memoria.

