EMC

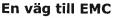
Certifikat

Carl-Wilhelm Igelström

Har deltagit i utbildningen

EMC Hardware Design*

den 10-11 oktober 2016



- RLC komponenters icke ideala egenskaper
 - Signalspektra och beräkningsmetodik
 - Transmissionsledningar

Modeller och strategier

- Störningar, kopplingsvägar och avstörningsteknik
 - · Ledningsburen störning
- · Kopplingsvägar; ledare, induktivt och kapacitivt
 - Skärmning, zonindelning och jordning

Komponenter, applikationer och system

- Kretslösningar och skyddskomponenter
- Fältemission från drivsteg och oscillatorer
- Spänningsmatning av snabba system och emissionsberäkningar
 - · LVDS
 - Power Supply med Flyback

EMC-tester och testbarhet

- EMC-tester och testbarhet
 - · Burst, Surge och ESD

* med tillägg



Stefan Stenmark

