به نام خدا

# طراحي كامپايلر

آرش شفيعي



# كتابهاي مرجع

- $^{-}$  کامپایلرها: اصول، روشها، و ابزارها از آهو و همکاران  $^{-}$ 
  - $^{2}$  طراحی کامیایلر مدرن از گرون و همکاران  $^{2}$ 
    - $^{3}$  پیادهسازی کامپایلر مدرن در جاوا از اپل  $^{3}$

<sup>&</sup>lt;sup>1</sup> Compilers: Principles, Techniques, and Tools, by Aho et al.

<sup>&</sup>lt;sup>2</sup> Modern Compiler Design, by Grune et al.

<sup>&</sup>lt;sup>3</sup> Modern Compiler Implementation in Java, by Appel

مقدمه

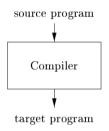
- زبان برنامهنویسی یک روش نشانهگذاری  $^{1}$  برای توصیف محاسبات است.
- برای این که محاسبات توصیف شده توسط یک ماشین قابل فهم و اجرا باشد، محاسبات توصیف شده توسط یک زبان برنامهنویسی باید به زبان ماشین ترجمه شود.
  - $^{2}$  برنامه ای که محاسبات توصیف شده در یک زبان برنامه نویسی را به زبان ماشین ترجمه میکند کامپایلر  $^{2}$  نامیده می شود.
    - در مطالعه و پیادهسازی کامپایلرها بسیاری از مباحث زبانهای برنامهنویسی، معماری ماشینها، نظریهٔ زبانها و ماشینها، الگوریتمها و مهندسی نرمافزار مورد استفاده قرار میگیرند.
      - در این فصل به معرفی اجمالی کامپایلرها و ساختار کلی آنها میپردازیم.

طراحی کامپایلر مقدمه ۳ / ۴۲

<sup>&</sup>lt;sup>1</sup> notation

<sup>&</sup>lt;sup>2</sup> compile

- کامپایلر برنامه ای است که یک برنامه در یک زبان برنامه نویسی را که زبان مبدأ  $^1$  نامیده می شود، دریافت می کند و آن را به معادل آن در یک زبان دیگر که زبان مقصد  $^2$  نامیده می شود ترجمه می کند.



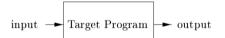
- كامپايلر همچنين خطاهايي را كه در برنامه مبدأ وجود دارند را در حين ترجمه تشخيص ميدهد.

طراحی کامپایلر مقدمه ۴۲/۴

<sup>&</sup>lt;sup>1</sup> source language

<sup>&</sup>lt;sup>2</sup> target language

- اگر زبان مقصد برنامهای به زبان ماشین باشد، آنگاه کاربر میتواند ورودی خود را جهت انجام محاسبات به برنامه مقصد ارسال کند و نتیجه محاسبات را دربافت کند.



طراحي كاميابلر

- یک مفسر  $^1$  نوع دیگری از پردازشگرهای زبان است. یک مفسر به جای تولید برنامه در زبان مقصد، مستقیماً برنامه مبدأ و ورودی کاربر را دریافت میکند و نتیجه محاسبات را به عنوان خروجی تولید میکند.



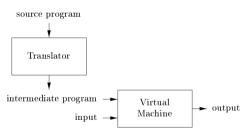
- برنامه تولید شده در زبان ماشین توسط کامپایلر معمولاً سریعتر از مفسر محاسبات را انجام میدهد.
- از طرف دیگر مزیت مفسر این است که کد نوشته شده بر روی هر ماشینی قابل اجراست و همچنین بهتر از کامپایلر میتواند به تشخیص خطاها توسط برنامه نویس کمک کند زیرا دستورات در آن یکبهیک اجرا میشوند.

مقدمه ۶ / ۴۲

<sup>&</sup>lt;sup>1</sup> interpreter

- مشکل اصلی پیادهسازی یک زبان توسط کامپایلر این است که کد تولید شده تنها بر روی ماشینی که برای ان کامپایل شده است قابل اجرا است. مزیت آن این است که کد کامپایل شده سرعت اجرای بالایی دارد. از طرف دیگر مشکل اصلی مفسر سرعت اجرای پایین آن است و مزیت آن این است که کد نوشته شده بر روی هر ماشینی قابل اجراست.

- از آنجایی که کامپایل و تفسیر هر کدام مزیتهای خاص خود را دارند، برخی از پردازشگرهای زبان از یک روش ترکیبی استفاده میکنند.
- پردازشگرهای زبان جاوا کامپایل و تفسیر را ترکیب میکنند. یک برنامه جاوا ابتدا به یک برنامه میانی به نام بایت کد تولید شده توسط یک مفسر به نام ماشین مجازی جاوا  $^2$  تفسیر می شود.



<sup>&</sup>lt;sup>1</sup> bytecode

<sup>&</sup>lt;sup>2</sup> Java virtual machine

- مزیت این روش این است که بایت کد کامپایل شده برروی یک ماشین می تواند برروی یک ماشین دیگر تفسیر شود و در عین حال سرعت اجرای آن نیز بهتر از روش تفسیر است.

از آنجایی که اجرای برنامه توسط پردازشگرهای ترکیبی زبان نسبت به اجرای برنامه به زبان ماشین سرعت پایین تری دارد، کامپایلرهایی به نام کامپایلرهای درجا  $^1$  وجود دارند که بایت کد را به کد زبان ماشین ترجمه  $^2$ 

طراحی، کامیایلر مقدمه ۹ / ۴۲

<sup>&</sup>lt;sup>1</sup> just-in-time

- برای تولید برنامه قابل اجرا در زبان مقصد، علاوه بر یک کامپایلر، به برنامههای دیگری نیز نیاز است.
- یک برنامه مبدأ میتواند به ماژولهای مختلف در چند فایل جداگانه ذخیره شده باشد. وظیفه جمعآوری برنامه مبدأ از فایلهای مختلف به عهدهٔ پیش پردازنده  $^1$  است. همچنین یک پیش پردازنده میتواند دستوراتی را که به عنوان مخفف به جای دستورات اصلی به کار رفتهاند (ماکروها  $^2$ ) را با دستورات اصلی جایگزین کند.
  - پس از پردازش پیش پردازنده، برنامه تبدیل شده به کامپایلر ارسال می شود. کامپایلر، یک برنامه به زبان اسمبلی  $^3$  به عنوان خروجی تولید می کند، زیرا تولید کد اسمبلی ساده تر از تولید کد به زبان ماشین است.
    - برنامه اسمبلی به یک اسمبلر  $^4$  داده می شود و کد برنامه به زبان ماشین تولید می شود.

<sup>&</sup>lt;sup>1</sup> preprocessor

<sup>&</sup>lt;sup>2</sup> macros

<sup>&</sup>lt;sup>3</sup> assembly

<sup>&</sup>lt;sup>4</sup> assembler

- برنامههای بزرگ معمولاً به صورت قطعات جداگانه کامپایل میشوند. به همین جهت نیاز است قطعات کامپایل شده با یکدیگر پیوند داده شوند. پیوند برنامهها توسط پیوند دهنده یا لینکر  $^1$  انجام میشود.

- در پایان برنامه اجرایی تولید شده توسط لینکر به وسیله لودر  $^2$  در حافظه قرار می گیرد.

طراحی کامپایلر مقدمه مقدمه ۴۲ / ۱۱

<sup>1</sup> linker

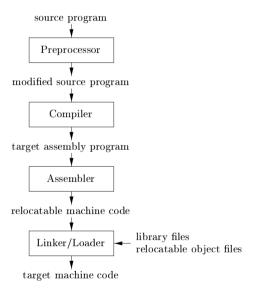
<sup>&</sup>lt;sup>2</sup> loader

- در صورتی که یک برنامه بخواهد از یک کتابخانه ایستا  $^1$  استفاده کند، لینکر آن را به برنامه پیوند می دهد و کد اجرایی تولید شده از الحاق برنامه کامپایل شده و کتابخانه کامپایل شده به دست می آید.
- اما در صورتی که یک برنامه بخواهد از یک کتابخانه پویا  $^2$  استفاده کند، لودر در زمان اجرای برنامه کد ماشین کتابخانه پویا را در حافظه قرار می دهد.
  - مزیت استفاده از کتابخانه ایستا این است که کد برنامه میتواند به صورت مستقل اجرا شود و عیب آن این است که اگر است که کد اجرایی تولید شده حجم بیشتری اشغال میکند. مزیت استفاده از کتابخانه پویا این است که اگر کتابخانه به طور مجزا به روز رسانی شود، نیاز به کامپایل مجدد برنامه وجود ندارد. همچنین کد کامپایل شده برنامه حجم کمتری اشغال میکند. همچنین کتابخانههای پویا را میتوان بین چند برنامه به اشتراک گذاشت.

طراحی کامپایلر مقدمه مقدمه ۴۲ / ۴۲

<sup>&</sup>lt;sup>1</sup> static library

<sup>&</sup>lt;sup>2</sup> dynamic library



### ساختار كاميابلر

- ساختار داخلی کامپایلر را میتوان به دو بخش تحلیل یا آنالیز  $^{1}$  و بخش ترکیب یا سنتز  $^{2}$  تقسیم کرد.
- بخش تحلیل برنامه مبدأ را بر اساس گرامر آن ساختاربندی و تقسیمبندی میکند. سپس از این تحلیل برای تولید یک کد میانی معادل برنامه مبدأ استفاده میکند. اگر در تحلیل کد مبدأ، کامیایلر یک خطای نحوی  $^{8}$  یا معنایی  $^4$  تشخیص دهد، باید پیامهای خطای مناسب تولید کند تا کاربر، برنامه را تصحیح کند. در بخش تحلیل، یک جدول علائم  $^{5}$  نیز تهیه می شود که ساختار داده ای برای نگهداری اطلاعات درمورد برنامه است. این جدول علائم نیز به بخش سنتز کامپایلر ارسال میشود.
  - بخش سنتز با استفاده از اطلاعات دریافت شده از بخش تحلیل، یعنی نمایش میانی ساختار برنامه  $^6$  (کد میانی) و جدول علائم، برنامه مقصد را تولید میکند.

intermediate representation

analysis

<sup>&</sup>lt;sup>2</sup> synthesis

syntax error

semantic error

<sup>&</sup>lt;sup>5</sup> symbol table

#### ساختار كامپايلر

 $^{2}$  بخش تحلیل یا آنالیز، بخش روساخت  $^{1}$  یا سمت کاربر کامپایلر و بخش ترکیب یا سنتز، بخش زیرساخت  $^{2}$  یا سمت ماشین کامپایلر نیز نامیده می شود.

- یک کامپایلر واحدی به نام بهینهساز کد را نیز شامل می شود که ساختار دریافت شده از بخش تحلیل را دریافت کرده و آن را بهینه می کند تا کد مقصد بهتری تولید شود.

1 front end

طراحی کامیایلر مقدمه ۸۲/۱۵

<sup>&</sup>lt;sup>2</sup> back end

#### ساختار كامپايلر

- یک کامیایلر از قسمتهای زیر تشکیل شده است. جدول علائم با همه قسمتها در ارتباط است.

character stream Lexical Analyzer token stream Syntax Analyzer syntax tree Semantic Analyzer syntax tree Symbol Table Intermediate Code Generator intermediate representation Machine-Independent Code Optimizer intermediate representation Code Generator target-machine code Machine-Dependent Code Optimizer target-machine code

طراحی کامپایلر مقدمه ۸۲ / ۴۲

# تحليل لغوي

- اولین مرحله در فرایند کامپایل تحلیل لغوی یا واژگانی  $^{1}$  یا اسکنر  $^{2}$  نامیده می شود.
- تحلیل گر لغوی جریانی از کاراکترها را که برنامه مبدأ را تشکیل میدهند دریافت میکند و آنها را به دنبالههای معناداری به نام واژه <sup>3</sup> تبدیل میکند.
- به ازای هر واژه، تحلیلگر لغوی، یک توکن  $^4$  به صورت یک زوج شامل نام توکن  $^5$  و مقدار ویژگی  $^6$  آن تولید میکند.  $\langle token-name, attribute-value \rangle$
- نام توکن در واقع مفهوم انتزاعی یا نوع واژه است و ویژگی توکن میتواند خود واژه باشد و یا به مکان واژه در جدول علائم اشاره کند. توکنها به واحد بعدی کامپایلر یعنی تحلیلگر نحوی ارسال میشوند.

طراحی کامپایلر مقدمه ۴۲ / ۱۷

<sup>&</sup>lt;sup>1</sup> lexical analysis

<sup>&</sup>lt;sup>2</sup> scanner

<sup>&</sup>lt;sup>3</sup> lexeme

<sup>4</sup> token

<sup>&</sup>lt;sup>5</sup> token name

<sup>&</sup>lt;sup>6</sup> attribute value

# تحليل لغوي

- برای مثال فرض کنید برنامه مبدأ یک دستور انتساب مقدار به صورت زیر باشد. position = initial + rate \* 60
- حروف یا کاراکترهای این دستور را میتوان دستهبندی کرد و واژههای زیر را تولید کرد.
- ا واژهٔ position به توکن  $\langle \mathrm{id},1 \rangle$  نگاشت می شود، جایی که id نوعی انتزاعی برای مفهوم شناسه  $^1$  است و 1 به مکان واژهٔ position در جدول علائم اشاره می کند. در جدول علائم در مکان واژهٔ position ، نوع و نام این متغیر ذخیره شده است.
  - ۲- نماد انتساب = واژه ای است که به توکن  $\langle = \rangle$  نگاشت می شود. این توکن هیچ مقدار ویژگی ندارد. می توانستیم به جای  $\langle = \rangle$  از توکن  $\langle \text{assign} \rangle$  نیز استفاده کنیم ولی برای سهولت نشانه گذاری از توکن  $\langle = \rangle$  استفاده می کنیم.
    - واژهٔ initial به توکن ⟨id,2⟩ نگاشت می شود.

طراحی کامپایلر مقدمه ۴۲ / ۱۸

<sup>&</sup>lt;sup>1</sup> identifier

### تحليل لغوي

- ۲- نماد جمع + به توکن (+) نگاشت میشود.
- مىشود. واژهٔ rate به توكن  $\langle id,3 \rangle$  نگاشت مىشود.
- > نماد ضرب \* واژه ای است که به توکن (\*) نگاشت می شود.
- ۷- عدد 60 واژهای است که به توکن (60) نگاشت می شود.
- از فاصلههای خالی بین واژگان در تحلیلگر واژگانی چشم پوشی میشود.
- بنابراین دستور قبلی پس از تحلیل واژگانی به صورت زیر تبدیل میشود.
   (۵۵) (\*\*) (id,1) (+) (id,2) (+)

position = initial + rate \* 60

Lexical Analyzer
$$\psi$$

$$\langle \mathbf{id}, 1 \rangle \langle = \rangle \langle \mathbf{id}, 2 \rangle \langle + \rangle \langle \mathbf{id}, 3 \rangle \langle * \rangle \langle 60 \rangle$$

طراحي كاميايلر مقدمه ۲۲/۱۹

#### تحليل نحوي

- دومین گام کامپایلر تحلیل نحوی  $^1$  یا تجزیه  $^2$  است. تجزیه کننده  $^3$  از توکنهای تهیه شده توسط تحلیلگر لغوی استفاده میکند و یک نمایش درختی از ساختار گرامری جریان یا رشتهٔ ورودی میسازد.
  - به ساختار تولید شده توسط تحلیلگر نحوی، درخت تجزیه  $^4$  گفته میشود.
- گاهی کلمهٔ درخت نحوی  $^{5}$  به عنوان مترادف درخت تجزیه به کار برده می شود، با اینکه تفاوتهای اندکی بین درخت تجزیه و درخت نحوی وجود دارد.

Symax m

<sup>&</sup>lt;sup>1</sup> syntax analysis

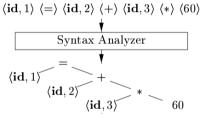
<sup>&</sup>lt;sup>2</sup> parsing

<sup>&</sup>lt;sup>3</sup> parser

<sup>&</sup>lt;sup>4</sup> parse tree

<sup>&</sup>lt;sup>5</sup> syntax tree

- درخت تجزیه برای عبارت position = initial + rate \* 60 در زیر نمایش داده شده است. در این درخت تجزیه ترتیب اعمال عملگرها تعیین می شود.



- توسط این درخت، عملگر ضرب، سپس عملگر جمع و در پایان عملگر انتساب ارزیابی میشوند.

طراحي كامپايلر مقدمه مقدمه ۴۲/۲۱

#### تحليل معنايي

- تحلیلگر معنایی  $^1$  درخت تجزیه را به همراه جدول علائم دریافت میکند و درستی معنایی برنامهٔ مبدأ را بررسی میکند.

یک قسمت مهم تحلیل معنا، بررسی نوع  $^2$  است، که توسط آن کامپایلر بررسی میکند هر عملگر با عملوندهای آن مطابقت داشته باشند.

- تحلیل گر معنایی درخت تجزیه یا درخت نحوی را دریافت میکند و بر روی آن عملیات تحلیل معنا انجام میدهد و یک درخت نحوی دیگر تولید میکند.

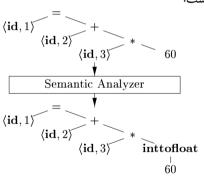
طراحی کامپایلر مقدمه ۴۲ / ۲۲

<sup>&</sup>lt;sup>1</sup> semantic analyzer

<sup>&</sup>lt;sup>2</sup> type checking

- برای مثال اگر در یک عبارت انتساب مقدار، نوع متغیرها در دو طرف عملگر همخوانی نداشته باشند، کامپایلر باید پیام خطا صادر کند. این بررسی در تحلیلگر معنایی انجام می شود.
- در یک زبان ممکن است برخی از تبدیل نوعها مجاز باشند. برای مثال یک عملگر حسابی دوگانی می تواند یک جفت عدد صحیح یا یک جفت عدد اعشاری را به عنوان عملوند دریافت کند. اگر یک عملوند دوگانی یک عدد صحیح و یک عدد اعشاری دریافت کرد، کامپایلر ممکن است عدد صحیح را به اعشاری تبدیل کند. این عملیات نیز در تحلیل گر معنایی انجام می شود.

- در مثال قبل rate یک عدد اعشاری است بنابراین عملوند دوم عملگر ضرب یعنی عدد 60 توسط کامپایلر به یک عدد اعشاری تبدیل میشود. برای این تبدیل که به صورت ضمنی انجام میشود از عملگر inttofloat استفاده شده است.

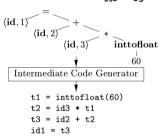


طراحی کامپایلر مقدمه ۴۲ / ۴۲

- در فرایند ترجمه یک برنامه مبدأ به یک برنامه مقصد، کامپایلر ممکن است یک یا چند نمایش از کد مبدأ
- برای مثال درخت نحوی یک نمایش میانی از کد مبدأ است که در تحلیل معنایی تولید میشود.
- پس از تحلیل معنایی، معمولاً کامپایلرها یک نمایش میانی شبیه به کد ماشین تولید میکنند که همان برنامه در یک زبان میانی است.
- این کد میانی باید دو ویژگی داشته باشد. اول اینکه کد میانی باید به آسانی توسط برنامهٔ مبدأ قابل تولید باشد و دوم اینکه کد میانی باید بتواند به سهولت به کد مقصد تبدیل شود.

### تولید کد میانی

- برای مثال یک کد میانی به نام کد سه آدرسی  $^1$  که شبیه کد اسمبلی است، در مرحله تولید کد میانی تولید می شود. کد میانی برای دستور قبل به صورت زیر است :



- در این کد میانی در سمت راست عبارت انتساب حداکثر یک عملگر وجود دارد، بنابراین ترتیب اعمال عملگرها مشخص است. همچنین برای مقادیر میانی نامهای موقت تعریف می شود. هر عبارت در این کد میانی حداکثر سه عملوند دارد و به همین دلیل به آن کد سه آدرسی گفته می شود.

<sup>1</sup> three-address code

#### بهینهسازی کد

مرحلهٔ بهینهسازی مستقل از کد ماشین  $^1$ ، کد میانی تولید شده را بهینهسازی میکند تا کد بهتری در پایان برای ماشین مقصد تولید شود. کد بهتر معمولا کدی است که سریعتر اجرا می شود، اما می توانیم از معیارهای دیگری نیز برای ارزیابی کد بهتر استفاده کنیم. برای مثال معیار ارزیابی می تواند کوتاهتر بودن کد یا میزان مصرف انرژی کد باشد.

<sup>&</sup>lt;sup>1</sup> machine-independent code-optimization

### بهینهسازی کد

- در مثال قبل بهینهساز کد مستقیماً عدد صحیح 60 را به عدد اعشاری 60.0 تبدیل میکند و دستور inttofloat را حذف میکند. علاوه بر آن عبارت انتساب t3 = td1 تنها یک مقدار را منتقل میکند، بنابراین بهینهساز کد متغیر t3 را حذف میکند.

- برخی از روشهای بهینهسازی کد وجود دارند که با کاستن سرعت کامپایل به میزان اندکی، کد مقصد را به میزان قابل توجهی بهبود میدهند.

- برخی دیگر از روشهای بهینهسازی پیچیدهتر نیز وجود دارند که به زمان بیشتری برای اجرا نیاز دارند که در کامیایلرهای بهینهساز استفاده میشوند.

#### تولید کد

- در مرحله تولید کد <sup>1</sup> ، کد میانی معادل برنامه ورودی دریافت میشود و به یک برنامه در زبان مقصد تبدیل میشود. اگر زبان مقصد، زبان اسمبلی مختص به یک ماشین باشد، آنگاه از رجیسترها و قابلیتهای ماشین مقصد برای تبدیل کد استفاده میشود. در مرحله تولید کد، استفادهٔ بهینه از رجیستر اهمیت زیادی پیدا میکند.

<sup>&</sup>lt;sup>1</sup> code generation

اری مثال با استفاده از رجیسترهای R1 و R2 در مثال قبل کد زیر تولید می شود.

t1 = id3 \* 60.0
id1 = id2 + t1

Code Generator

LDF R2, id3

MULF R2, R2, #60.0
LDF R1, id2

- حرف F در این دستورات نشان میدهد که محاسبات برروی اعداد اعشاری انجام میشود. دستور LD برای کپی کردن مقدار از حافظه در رجیستر و ST برای ذخیره کردن مقدار یک رجیستر در یک فضای حافظه استفاده شده است. دستور ADD برای جمع مقدار دو رجیستر و دستور MUL برای ضرب مقدار دو رجیستر استفاده شده است.

ADDF R1, R1, R2 STF id1, R1

#### مديريت جدول علائم

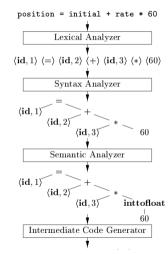
یکی از وظایف کامپایلر نگهداری جدول علائم  $^1$  برای ذخیرهسازی نام متغیرها و نوع ویژگیهای دیگر آنهاست که در طول برنامه از آن استفاده می شود.

این ویژگیها اطلاعاتی را نگهداری میکنند که همهٔ بخشهای کامپایلر از آنها استفاده میکنند. برای مثال برای یک متغیر، نام، نوع، و حوزه تعریف متغیر اطلاعات مهمی هستند و برای یک تابع، نام، تعداد و نوع پارامترها و نوع فراخوانی پارامترها (فراخوانی با مقدار یا ارجاع یا غیره) و نوع دادهٔ بازگردانده شده از تابع اطلاعاتی هستند که می توانند در جدول علائم ذخیره شوند.

طراحی کامپایلر مقدمه ۳۲ / ۴۳

<sup>&</sup>lt;sup>1</sup> symbol table

### اجزاي كامپايلر



1 position ...
2 initial ...
3 rate ...

SYMBOL TABLE

### اجزاي كامپايلر

```
\langle id, 1 \rangle
       \langle id, 2 \rangle
                           inttofloat
               \langle id, 3 \rangle
                                60
  Intermediate Code Generator
       t1 = inttofloat(60)
       t2 = id3 * t1
       t3 = id2 + t2
      id1 = t3
         Code Optimizer
       t1 = id3 * 60.0
       id1 = id2 + t1
         Code Generator
       LDF
            R2, id3
       MULF R2, R2, #60.0
       LDF
            R1, id2
       ADDF R1, R1, R2
            id1, R1
       STF
```

# دستهبندی اجزای کامپایلر

- مراحل مختلف و اجزای متفاوت یک کامپایلر را میتوان به دستههایی تقسیم کرد. برای مثال میتوان اجزای مقدماتی از جمله تحلیلگر لغوی، تحلیلگر نحوی، تحلیلگر معنایی و تولیدکننده کد میانی را میتوان در یک گروه قرار داد و بهینهساز کد و تولیدکننده کد را در یک گروه دیگر.
- بدین ترتیب یک کامپایلر به طور کلی از دو قسمت سمت کاربر یا بخش روساخت  $^1$  و سمت ماشین یا بخش زیرساخت  $^2$  تشکیل شده است.
  - بخش زیرساخت بسته به زبان ماشین مقصد متفاوت خواهد بود و بنابراین به ازای ماشینهای متفاوت
     بخشهای زیرساخت متنوعی وجود خواهند داشت. اما بخش روساخت به ازای یک زبان ورودی همیشه
     یکسان است.
  - با جداسازی این دو بخش می توان کامپایلری عرضه کرد که بخش زیرساخت آن برای ماشینهای جدید قابل تعویض باشد.

طراحی کامپایلر مقدمه مقدمه ۴۲ / ۳۵

<sup>1</sup> front-end

<sup>&</sup>lt;sup>2</sup> back-end

# ابزارهای تولید کامپایلر

- سازندگان کامپایلر مانند همهٔ توسعه دهندگان نرم افزار از ابزارهای متفاوتی برای تهیه کامپایلر استفاده میکنند. برخی از این ابزارها به شرح زیر اند.

ا و تولید کنندهٔ تحلیل گر لغوی  $^1$  به صورت خودکار با استفاده از یک توصیف از توکنهای زبان در زبان منظم، تحلیل گر لغوی تهیه میکند.

 $^{-1}$  تولید کنندهٔ تجزیه کننده  $^{2}$  به صورت خودکار یک تحلیلگر نحوی از یک توصیف گرامری تهیه میکند.

 ۳. مترجم نحوی <sup>3</sup> با استفاده از یک توصیف معنایی از قوانین گرامر، و مجموعهای از قواعد برای پیمایش درخت تجزیه، کد میانی تهیه میکند.

طراحي كامپايلر مقدمه مقدمه ۴۲ / ۴۶

<sup>&</sup>lt;sup>1</sup> scanner generator

<sup>&</sup>lt;sup>2</sup> parser generator

<sup>&</sup>lt;sup>3</sup> syntax-directed translator

### ابزارهای تولید کامپایلر

 $^*$  تولید کنندهٔ تولید کننده کد  $^4$ : با استفاده از مجموعهای از قوانین ترجمه دستورات کد میانی به کد ماشین، یک تولید کنندهٔ کد تهیه می کند.

موتور تحلیل جریان داده  $^5$ : تحلیل جریان داده یکی از بخشهای مهم بهینهساز کد است. موتور تحلیل جریانداده با جمع آوری اطلاعات در مورد اینکه بخشهای مختلف برنامه چگونه با یکدیگر ارتباط برقرار میکنند، کد تولید شده را بهینهسازی میکند.

۶. ابزار تولید کامپایلر <sup>6</sup> : مجموعهای از توابع و ابزارها برای ساخت کامپایلر ارائه میکند.

طراحي كامپايلر مقدمه مقدمه ۴۲ / ۳۷

<sup>&</sup>lt;sup>4</sup> code-generator generator

<sup>&</sup>lt;sup>5</sup> data-flow analyzer

<sup>&</sup>lt;sup>6</sup> compiler-construction toolkit

### تكامل زبانهاي برنامهنويسي

- کامپیوترهای الکترونیکی ابتدایی در دههٔ ۱۹۴۰ به وجود آمدند. برنامههای آنها به زبان ماشین یعنی با استفاده از ورودیهای دودویی به کامپیوتر دستور داده میشد که عملیات خواندن از حافظه، جمع، ضرب، نوشتن برروی حافظه و غیره را انجام دهد. نیاز به گفتن نیست که این نوع برنامهنویسی بسیار پیچیده است و احتمال ایجاد خطا در آن زیاد است. همچنین هنگامی که برنامهای تولید شد، خواندن و فهمیدن و تغییر دادن آن بسیار مشکل است.

#### زبانهای سطح بالا

- اولین گام در طراحی زبانهایی که به زبان انسان شباهت بیشتری داشته باشند تا زبان ماشین، در طراحی زبان اسمبلی در اوایل دههٔ ۱۹۵۰ صورت گرفت. در زبان اسمبلی دستورات زبان ماشین که با صفر و یک بیان می شوند، توسط کلمات معنی دار زبان انگلیسی جایگزین شدند.
- در اواخر دهه ۱۹۵۰ زبان فورترن  $^1$  برای انجام محاسبات علمی، زبان کوبول  $^2$  برای انجام پردازش داده در کاربردها تجاری، و زبان لیسپ  $^3$  برای انجام محاسبات بر روی لیستها و کاربردهای هوشمصنوعی توسعه یافتند. دلیل ابداع این زبانها، ایجاد امکان توصیف برنامهها به زبانی بود که به زبان انسانها و زبان ریاضی شباهت بیشتری داشته باشد. برای مثال زبان فورترن برای تبدیل فرمولهای ریاضی به زبان اسمبلی وجود آمد تا با استفاده از آن برنامهنویسان بتوانند فرمولها را شبیه به توصیف ریاضی آنها در برنامه توصیف کنند.

<sup>&</sup>lt;sup>1</sup> Fortran

<sup>&</sup>lt;sup>2</sup> Cobon

<sup>&</sup>lt;sup>3</sup> Lisp

#### دستهبندی زبانها

زبانهای برنامهنویسی را میتوان براساس رویکرد آنها به توصیف برنامهها دستهبندی کرد. یک دسته از زبانهای برنامهنویسی که زبانهای دستوری <sup>1</sup> نامیده میشوند، در توصیف یک برنامه به چگونگی نحوه اجرای برنامه میپردازند. به عبارت دیگر یک برنامه به زبان دستوری توصیف میکند چگونه محاسبات انجام میشوند. دستهای دیگر از زبانها، زبانهای اعلامی <sup>2</sup> نامیده میشوند. یک برنامه به زبان اعلامی مشخص میکند چه محاسباتی باید انجام شود و چگونگی انجام محاسبات غالبا بر عهده کامپایلر است.

- زبانهای سی، سی++ و جاوا در دسته زبانهای دستوری قرار میگیرند و زبانهای لیسپ، امال، هسکل و پرولوگ در دستهٔ زبانهای اعلامی.

طراحی کامپایلر مقدمه مقدمه ۴۲ / ۴۰

<sup>&</sup>lt;sup>1</sup> imperative

<sup>&</sup>lt;sup>2</sup> declarative

#### دستەبندى زبانھا

- همچنین میتوان زبان دستوری را به دو دسته زبانهای رویهای  $^{1}$  و زبانهای شیءگرا  $^{2}$  تقسیم کرد. یک برنامه در یک زبان رویهای شامل تعداد تابع است که مقادیر خروجی خود را به یکدیگر منتقل میکنند و یک برنامه در یک زبان شی مگرا از تعدادی شیء تشکیل شده که هر کدام ویژگی و رفتارهایی دارند و از طریق رفتارها با یکدیگر در ارتباطاند. سی یک زبان رویهای و سی++ و جاواً مثالهایی از زبانهای شیءگرا هستند.
- زبانهای اعلامی را نیز میتوان به چند دسته تقسیم کرد. زبانهای تابعی  $^{3}$  زبانهایی هستند که یک برنامه را با استفاده از تعدادی تابع همانند توابع ریاضی توصیف میکنند و زبانهای منطقی  $^4$  زبانهایی هستند که یک برنامه را با استفاده از تعدادی گزاره منطقی توصیف میکنند. لیسپ و اسکیم و هسکل و امال در دسته زبانهای تابعی، و پرولوگ در دسته زبانهای منطقی قرار میگیرند.

14 / 77 طراحي كاميابل مقدمه

procedural

<sup>&</sup>lt;sup>2</sup> object-oriented

<sup>&</sup>lt;sup>3</sup> functional

<sup>4</sup> logical

- طراحان کامپایلر باید از طرفی با ویژگیهای زبانهای جدید و نیازهای جدید زبانهای برنامهنویسی آشنا باشند و از طرفی دیگر قابلیتهای ماشینها و سختافزارهای جدید را بشناشند.
- موضوع علم کامپایلر این است که چگونه الگوریتمهای مناسب را برای پیادهسازی کامپایلر یک زبان بهکار ببریم به طوریکه از طرفی الگوریتمهای طراحی شده عمومی باشند و همهٔ برنامههای ورودی را در بربگیرند و از طرفی کارامدی بالایی داشته باشد. بنابراین در طراحی کامپایلر به علم طراحی الگوریتم و ساختمان داده و معماری ماشین نیاز است.
- همچنین از علم نظریهٔ زبانهای و ماشینها در کامپایلر استفاده می شود، چراکه ماشینهای متناهی و گرامرهای منظم برای توصیف واژگان زبان و گرامرهای مستقل از متن و الگوریتمهای مربوط به آنها برای توصیف ساختار زبان و پیادهسازی آن مورد استفاده قرار گیرند. در پیادهسازی یک کامپایلر اصول و قوانین طراحی نرمافزار نیز باید رعایت شوند، بنابراین از علم طراحی نرمافزار نیز استفاده می شود.