LM016L

- 16 caracteres x 2 líneas
- Tipo de HD44780 LSI de control integrado (consulte la página 23)
- Fuente de alimentación única de +5V

DATOS MECÁNICOS (Dimensiones nominales)

Tamaño del módulo • 84W x 44H x 12D (máx.) mm Área de visualización efectiva 61W x 15.BH mm Tamaño del carácter (5 x 7 puntos) ... • . 2,96 W x 4.86 horas milímetro

Paso	3,55 mm
Tamaño de punto	0.56W x 0.66H mm
Peso	aprox. 25
g	

CALIFICACIONES MÁXIMAS ABSOLUTAS min.

..max. 7,0 V Powe \mathbf{r} supply for logic (V 0 0 - V_{55}) ••••• Acerca de

Fuente de alimentación para unidad LCD	
(Vuelo-Vo)	Vuelo
0	V
Tensión de entrada (Vi)55	50°C
Operating temeprature (Ta)0	70°C

Temperatura de almacenamiento (Tstg)••.• -20

CARACTERÍSTICAS ELÉCTRICAS

 $Ta = 25^{\circ}C$, $V 0 0 = 5.0 V \pm 0.25 V$ Entrada de voltaje "alto" (ViH12.2 V min. Entrada de voltaje "bajo" (ViL)................0.6 Vmax. Salida de alto voltaje (VoH) (- $I_0 H = 0.2 \text{ mA})2.4 \dots$ V min. Salida de baja tensión (V 0 L) (1 0 L = 1,2 mA).....0,4 Vmax. Corriente de alimentación (100) (V00 = 5,0) 1,0 mA típico.

3,0 mA máx. Fuente de alimentación para la unidad LCD (recomendado) $(V \ 0 \ 0 - V_0)$

	Desde=1/16
a Ta= 0°Ctípico.	4,6 V
a Ta= 25°Ctípico.	4,4 V
a Ta= 50°C	4.2 V

DATOS ÓPTICOS Ver página 8

CONEXIÓN DE PIN INTERNA

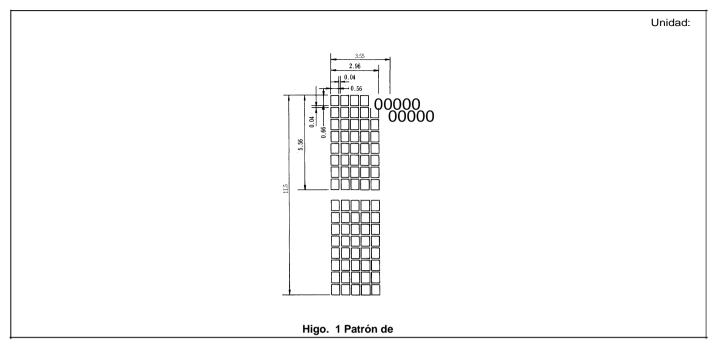
Nº de pasador	Símbolo	Nivel	Función				
1	V55	-	Ov				
2	Vuelo	-	+5V	Fuente de			
3	En	-	-	alimentación			
4	RS	M/L	L: 1nstrucción código entrada H: Entrada de datos				
5	R/W	M/L	H: Lectura de datos (módulo LCD MPUI L: Escritura de datos (Módulo LCD + -MPUI				
6	Y	H, H L	Activar señal				
7	DB0	M/L					
8	DB1	M/L					
9	DB2	M/L					
10	DB3	M/L	Línea de bus	de datos			
11	D84	M/L	Nota (11, Nota (21				
12	D85	M/L					
13	D86	M/L	\neg				

Nota:

En el HD44780, los datos se pueden enviar en una operación de 4 bits y 2 bits o

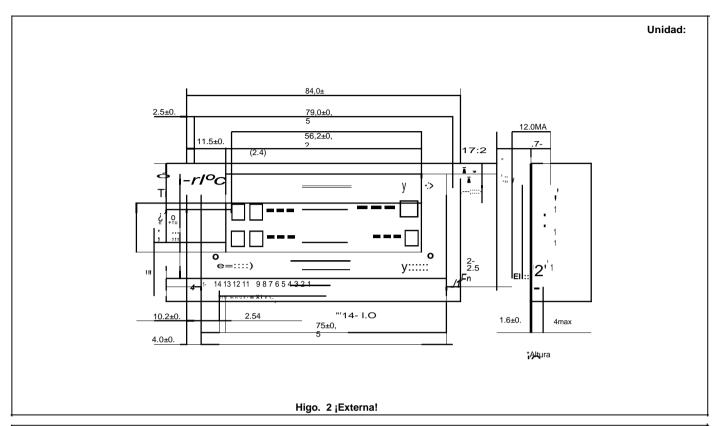
Operación de 1 bit de 8 bits para que pueda interactuar con MPU de 4 y 8 bits.

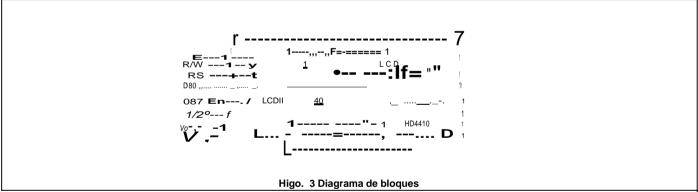
- (11 Cuando los datos de interfaz tienen una longitud de 4 bits, los datos se transfieren utilizando sólo 4 buses de DB $_4$ ~ DB $_7$ y DB $_0$ DB 3 no se utilizan. La transferencia de datos entre el HD44780 y la MPU se completa cuando los datos de 4 bits se transfieren dos veces. Los datos de orden superior de 4 bits (contenido de DB 4 ~ D8 7 cuando los datos de interfaz tienen 8 bits de longitud) se transfieren primero y luego 4 bits de orden inferior (contenido de DB 0~ DB3 cuando los datos de interfaz tienen 8 bits de longitud).
- (21 Cuando los datos de interfaz tienen una longitud de 8 bits, los datos se transfieren utilizando 8 buses de datos de DBo ~ D87.

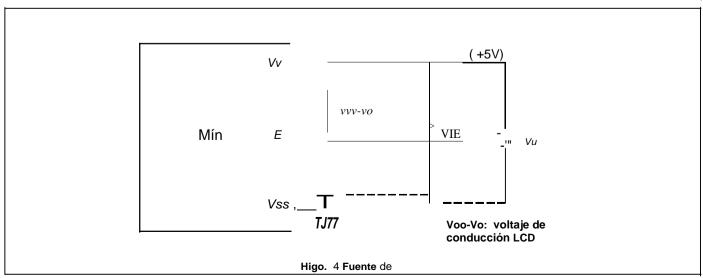


@HITACHI

57







CRONOMETRAJE CARACTERÍSTICAS

ltem	Símbol o	Condición de prueba	min.	tipo	 .max	Unid ad
Habilitar el tiempo de ciclo	TCYC	Higo. 5, Fig. 6	1.0	-	-	μs
Habilitar ancho de pulso	PwEH	Higo. 5, Fig. 6	450	-	-	Ns
Habilitar el tiempo de subida/bajada	tEr, tEf	Higo. 5, Fig. 6	-	-	25	Ns
Tiempo de configuración RS, R/W	Eso	Higo. 5, Fig. 6	140	-	-	Ns
Tiempo de retardo de datos	Toor	Higo. 6	-	-	320	Ns
Tiempo de configuración de datos	tosw	Higo. 5	195	_	-	Ns

