Tutorial do Simulador Elétrico SPICE

Renato P. Ribas – Abril/2001

O simulador elétrico SPICE permite a avaliação de circuitos eletrônicos descritos textualmente, onde estão inseridos os comandos de descrição do circuito e de análise requerida:

Para criação do arquivo texto de descrição é importante seguir algumas regras básicas, respeitando a sintaxe de descrição de cada componente (elementos passivos, ativos e fontes) assim como a sintaxe dos comandos que devem ser usados para uma determinada simulação.

<u>Regra 1</u> – Primeira linha do arquivo sempre é usada como título, e não tem influencia nenhuma na simulação. Um comando importante colocado na primeira linha será desconsiderado e usado como titulo do arquivo.

Regra 2 – Unidades aceitas pelo SPICE:

f	10^{-15}
p	10 ⁻¹²
n	10 ⁻⁹
u	10 ⁻⁶
m	10 ⁻³
k	10^{3}
meg	10^{6}
g	10 ⁹
t	10^{12}

Obs.: pode-se usar também a letra 'e' e o expoente ao invés da unidade, ex.: 4e-12 = 4p

<u>Regra 3</u> – Os nós ou nodos do circuito a ser descrito devem ser nomeados ou numerados (este é preferencial) antes de descrever cada elemento.

Regra 4 – O número 0 (zero) sempre é usado para indicar o terra, massa ou ground do circuito.

<u>Regra 5</u> – Descrição de fontes de tensão sempre são nomeadas começando pela letra 'V' e de fontes de corrente pela letra 'I'. Algumas fontes:

DC – **V**nome nó_1(+) nó_2(-) valor_dc. Ex.: VCC 1 0 5 (fonte de tensão entre nós 1 (+) e 0 (-) de 5V) **Senoidal** – **V**nome nó_1(+) nó_2(-) sin(offset amplitude frequência tempo_início)

Linear (quadrada/triangular) – **V**nome nó1(+) nó2(-) pwl(tempo_1 tensão_1 tempo_2 tensão_2 tempo_3 tensão_3 ... tempo_n tensão_n)

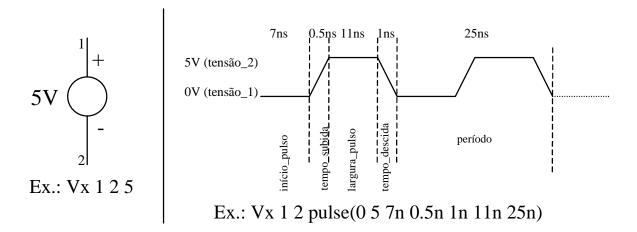


Figura 1 - Exemplo de sinais de tensão DC e Quadrada.

<u>Regra 6</u> – Descrição de elementos passivos:

Resistor – **R**nome nó1(+) nó2(-) valor_resistência **Capacitor** – **C**nome nó1(+) nó2(-) valor_capacitância **Indutor** - **L**nome nó1(+) nó2(-) valor_indutância

Obs.: Nunca devem haver dois elementos com mesmo nome. Sugestão: numerar os elementos como R1, R2, C1, C2, C3,...

<u>Regra 7</u> – Descrição de elementos ativos. Os elementos ativos sempre exigem a descrição do modelo tecnológico com os parâmetros de processo de fabricação. Se os parâmetros não estão descritos os valores defaults são assumidos.

Diodo – Dnome nó1(+) nó2(-) nome_modelo
Transistor Bipolar – Qnome coletor base emissor nome_modelo
Transistor MOS – Mnome dreno gate fonte substrato nome_modelo (w=? l=?)

<u>Regra 8</u> – Comando para análise transiente: .trans passo_aquisição tempo_final

<u>Regra 9</u> – Obtenção das tensões nos nós, da análise transiente: **.print tran** $V(n\acute{o})$ $V(n\acute{o})$...

Regra 10 – Fim de arquivo .end

Regra 11 – Linha de comentário começa por '*'

* Esta linha é um comentário e não é considerada pelo simulador.

Para rodar o SPICE em modo batch, use janela do DOS Prompt: C:\diretório> spice3 -b arquivo_descrição > arquivo_saída

Para ver o gráfico com os sinais simulados, use janela do DOS Prompt:

C:\diretório> grafer arquivo_saída

οu

C:\diretório> **grafer** (File -> Open -> arquivo_saída)

Arquivo de Descrição:

A criação do arquivo de descrição do circuito para simulação pode seguir uma ordem de forma a manter a clareza do arquivo. Sugere-se:

- 1) Título
- 2) Descrição das fontes
- 3) Descrição dos elementos passivos
- 4) Descrição dos modelos ativos
- 5) Comando para chamada dos modelos (.model)
- 6) Comando para definição do tempo de simulação (.tran)
- 7) Comando para definição das tensões dos nós a serem fornecidas (.print tran)
- 8) Comando final (.end)

Exemplo 1:

```
Titulo: Circuito Resistivo (AP02)

* fontes
vcc 1 0 dc 7.5

* circuito
r1 1 2 1k
r2 2 0 560
r3 2 3 470
r4 3 0 470

* comandos
.tran 0.1m 100m
.print tran v(1) v(2) v(3)
.end
```

Exemplo 2:

```
Titulo: Circuito RC Diferenciador (AP03)

vin 1 0 sin(0 1 10k 0 1e10)

c1 1 2 100p

r1 2 0 47k

.tran 0.lm 10m
.print tran v(1) v(2)
.end
```

Exemplo 3:

```
Titulo: Circuito RC Diferenciador e Integrador (AP03)

*vin 1 0 sin(0 1 1k 0)

vin 1 0 pulse(0 10 0 0 0 1m 2m)

*vin 1 0 pulse(0 10 0 0.9m 0.9m 0.1m 2m)

c1 1 2 100p

r1 2 0 47k

r2 1 3 47k

c2 3 0 100n

.tran 0.001m 10m
```

```
.print tran v(1) v(2) v(3) .end
```

Exemplo 4:

```
Titulo: Circuito Logica de Diodos (AP04)
* fontes de tensao
vcc 1 0 dc 5
vin1 10 0 pulse(0 5 0 0 0 10n 20n)
vin2 20 0 pulse(0 5 5n 0 0 10n 20n)
vin3 30 0 pulse(0 5 0 0 0 20n 40n)
vin4 40 0 pulse(0 5 0 0 0 40n 80n)
r1 1 2 100
r2 3 0 1k
d1 2 10 diodo
d2 2 20 diodo
d3 2 30 diodo
d4 40 3 diodo
d5 2 3 diodo
.model diodo d
.tran 0.01n 100n
.print tran v(2) v(3) v(10) v(20) v(30) v(40)
.end
```