

# Project Plan

Editor: Johannes Klasson

**Version 0.1**

## Status

Reviewed	Johannes Klasson	-
Approved	Martin Nielsen-Lönn	-

## PROJECT IDENTITY

VT, 2016, Group 5  
Linköpings Tekniska Högskola, ISY

### Group members

<b>Name</b>	<b>Responsibility</b>	<b>Phone</b>	<b>E-mail</b>
Johan Isaksson	Project Leader	070-2688785	johis024@student.liu.se
Johannes Klasson	Document Manager	073-8209003	johkl226@student.liu.se
Jonas Tarasso	Designer	070-5738583	jonta760@student.liu.se
Alexander Yngve	Designer	076-2749762	aleyn573@student.liu.se

**Customer:** ISY  
**Contact at customer:** Martin Nielsen-Lönn  
**Course responsible:** Atila Alvandpour  
**Consultant:** Martin Nielsen-Lönn

## Contents

<b>1</b>	<b>Beställare</b>	<b>1</b>
<b>2</b>	<b>Översiktlig beskrivning av projektet</b>	<b>1</b>
2.1	Syfte och mål . . . . .	1
2.2	Leveranser . . . . .	1
2.3	Begränsningar . . . . .	1
<b>3</b>	<b>Fasplan</b>	<b>1</b>
3.1	Fas 1: Förstudie . . . . .	1
3.2	Fas 2: Högnivådesign . . . . .	2
3.3	Fas 3: Transistornivådesign . . . . .	2
3.4	Fas 4: Layout . . . . .	2
3.5	Fas5: Redovisning . . . . .	2
<b>4</b>	<b>Organisational plan for the project</b>	<b>2</b>
4.1	Terms for cooperation within the group . . . . .	2
<b>5</b>	<b>Dokumentplan</b>	<b>4</b>
<b>6</b>	<b>Rapporteringsplan</b>	<b>4</b>
6.1	Statusrapport . . . . .	4
<b>7</b>	<b>Milstolpar och beslutspunkter</b>	<b>4</b>
7.1	Milstolpar . . . . .	4
<b>8</b>	<b>Aktiviteter</b>	<b>5</b>
8.1	Utbildning . . . . .	5
8.2	Filsystem . . . . .	5
8.3	Huvudalgoritm . . . . .	5
8.4	Planering . . . . .	5
8.5	Gränssnitt . . . . .	6
8.6	Byggsystem . . . . .	6
8.7	Gurobi . . . . .	6
8.8	Dokumentation . . . . .	6
<b>9</b>	<b>Projektavslut</b>	<b>6</b>
	<b>Appendix A Mötesmall</b>	<b>7</b>

## Document history

Version	Date	Changes	Performed by	Review by
0.1	2016-01-31	First draft	Johan Isaksson	

# 1 Beställare

Beställare är ISY med Martin Nielsen-Lönn som kontaktperson.

## 2 Översiktlig beskrivning av projektet

### 2.1 Syfte och mål

Syftet med projektet är att:

1. Få djup insikt i fysik konstruktion av avancerade chip.
2. Få kunskap och erfarenhet i användandet av professionella CAD verktyg för konstruktion, simulering, layout och verifiering av VLSI chip.
3. Konstruera ett riktigt och fungerande chip från idé via beteendenivåmodellering till detaljerade kretskonstruktioner på transistornivå och slutligen layout och verifiering.
4. Slutföra ett projektet på ett industriellt och professionellt sätt.

Målet med projektet är att konstruera en integrerad krets med hjälp av CMOS teknologi, i detta fall en 16-bitars Kogge-Stone adderare.

### 2.2 Leveranser

Leverans	Ansvarig	Färdig
Högnivådesign klar och simulationsrapport inlämnad	Johan Isaksson	2016-02-19
Transistornivådesign klar och simulationsrapport inlämnad	Johan Isaksson	2016-03-18
Layout, LVS, DRC och parasitisk simulation ska vara färdig	Johan Isaksson	2016-05-18
Leverans av färdigt chip	Johan Isaksson	2016-05-23
Slutgiltig rapport inlämnad och muntlig presentation	Johan Isaksson	2016-05-27

**Table 1** – Projektets leveranser.

### 2.3 Begränsningar

?

## 3 Fasplan

Projektet består av följande fem faser:

1. Förstudie
2. Högnivådesign
3. Transistornivådesign
4. Layout
5. Redovisning

### 3.1 Fas 1: Förstudie

Under förstudien sker litteratursökning och fördjupning inom själv projektuppgiften, och en projektplan med tidplan skall levereras till handledare.

### 3.2 Fas 2: Högnivådesign

Det första som skall göras under projektet är att utveckla en högnivådesign som matchar det beteende som kunden söker. Denna design kommer skrivas i ett HDL-språk, som i detta fallet troligtvis kommer vara Verilog, och designen ska simuleras för att säkerställa att den uppför sig enligt specifikation.

### 3.3 Fas 3: Transistornivådesign

Högnivådesignen från fas två är klar och börjar förfinas och mer detaljer läggs till. Allt eftersom mer detaljer läggs till så måste designen simuleras och verifieras igen. Detta är en iterativ process som går från blocknivå beskrivning genom en macromodelldesign ända ner till transistorimplementering av kretsen. Det huvudsakliga arbetet här kommer vara simuleringar. Om fel påträffas måste vi gå tillbaka till en högre nivå och ändra designen så att felen åtgärdas.

### 3.4 Fas 4: Layout

Här byggs allting från grunden. Små celler byggs med transistorer som sedan används i större block, och hela systemet byggs nedifrån upp. Efter varje steg på vägen upp så simuleras cellen för att säkerställa att den fungerar korrekt.

### 3.5 Fas5: Redovisning

Efter projektets slut skall en slutgiltig rapport lämnas in, samt en presentation av projektet skall ske.

## 4 Organisational plan for the project

The project was ordered by the customer, who also delivers the requirement specification and decides if it is fulfilled or not. All contact with the customer and other external parties is handled by the project leader. The project leader shall also plan the work within the group and make sure the group is working towards its common goal. The actual work is not only on the shoulders of the project leader, but on all group members, which play an equal part in the realization of the project. There is also a supervisor available for expert help during the course of the project. Figure 1 illustrates the organisational structure.

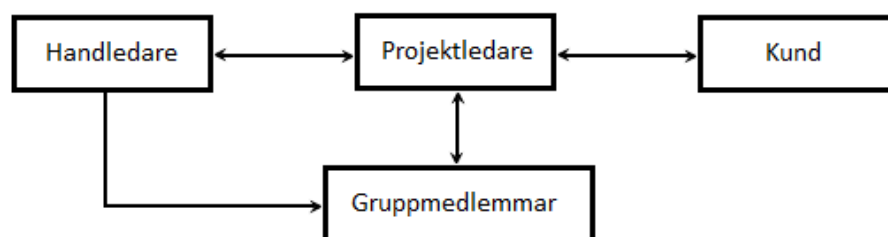


Figure 1 – Organisationsplan

### 4.1 Terms for cooperation within the group

The group has agreed on the following terms:

- All members must be well prepared for meetings.

- Notify the group in time if one can't attend a meeting. In case of illness, this should be reported immediately.
- One shall attend the meetings the group has agreed on.
- If you are unsure of something, you should first seek answers on your own or ask the group. After this external sources may be consulted.
- If a group member doesn't contribute to the project, the rest of the group shall discuss this with the supervisor.

## 5 Dokumentplan

Dokumentation listad i tabell 2 skall utföras.

Dokument	Ansvarig	Syfte	Färdig datum
Projektplan	Johannes Klasson	Hjälpmedel för hur projektet ska utföras	2016-01-31
Designspecifikation	Johannes Klasson	Specifierar hur designen skall se ut	2016-01-??
Simulationsrapport 1	Johannes Klasson	Simulationsrapport av högnivådesign	2016-02-19
Simulationsrapport 2	Johannes Klasson	Simulationsrapport av transistornivådesign	2016-03-18
Slutgiltig rapport	Johannes Klasson	Slutgiltig rapport över hela projektet	2016-05-27
Statusrapport för projektet	Johan Isaksson	Se hur projektet ligger till	Varje måndag kl 12:00

Table 2 – Dokumentation.

## 6 Rapporteringsplan

Rapporter kommer att användas för att ge beställaren, handledaren och examinatoren en bild av hur projektet fortlöper och om tiden fördelas efter anvisningar. Projekledaren är ansvarig för att dessa rapporter skrivs och levereras enligt överenskommelse.

### 6.1 Statusrapport

Varje vecka skall en statusrapport levereras till handledaren. Statusrapporten ska innehålla vad som har gjorts och hur mycket tid som har lagts ner sedan den senaste statusrapporten, samt vilka problem som kommit upp.

## 7 Milstolpar och beslutspunkter

Milstolpar är organiserade så att grundläggande funktioner implementeras först. En milstolpe anses vara avklarad när funktionaliteten är väl testad och de underliggande funktionerna är väl dokumenterade.

### 7.1 Milstolpar

Nedan följer milstolpar uppsatta för projektet.

Nr	Beskrivning	Datum
1	Förstudie klar	2015-02-16
2	Programmet ska ha grundläggande funktionalitet	Iteration 1
3	Gränsnitt mellan systemets moduler klar	Iteration 1
4	Algoritmen kan lösa ett konvext problem	Iteration 1
5	Gränsnitt till Matlab klart	Iteration 2
6	Parsern klar	Iteration 2
7	GUI:t klart	Iteration 3
8	QuadOpts prestanda är någorlunda likvärdig med prestandan hos Gurobi	Iteration 3
9	Demonstration godkänd	2015-05-27



## 8 Aktiviteter

Nedan följer de aktiviteter som ska utföras i projektet.

### 8.1 Utbildning

Följande utbildning krävs för att påbörja projektet.

Nr	Beskrivning	Beroende av	Timmar	datum
1	Konvexa kvadratiska optimeringsproblem		70	iteration 1
2	Karush Kunn Tucker bivillkor		42	iteration 1
3	Lagrangemultiplikatorer		14	iteration 1
4	Active set-metoden	1, 2, 3	70	iteration 1
5	Lös enkelt testproblem för hand	4	7	iteration 1
6	Grundutbildning i Latex		7	iteration 1
7	Grundutbildning i Git		7	iteration 1
8	Grundutbildning i Trello		7	iteration 1
9	Grundutbildning i Gurobi		7	iteration 1
10	Grundutbildning i Matlab		7	iteration 1

### 8.2 Filsystem

Aktiviteter som ska utföras för hantering av in- och utdata från QuadOpt.

Nr	Beskrivning	Beroende av	Timmar	datum
11	Definiera filformat och filstruktur		10	iteration 1
12	Implementera inmatning av data till programmet	11	10	iteration 2
13	Implementera utmatning av data från programmet	11	10	iteration 2
14	Utför test av filhanteringssystemet	12, 13	4	iteration 2

### 8.3 Huvudalgoritm

Aktiviter som ska utföras till implementation av optimeringsalgoritmen.

Nr	Beskrivning	Beroende av	Timmar	datum
15	Implementera datastrukturer		35	iteration 1
16	Implementation av matrisaritmetik (multiplikation/addition)	15	20	iteration 1
17	Implementera optimeringsalgoritmen	16	100	iteration 1,2
18	Göra interna tester för att se att problemet går att lösa	17	20	iteration 1,2
19	Optimering av algoritmen		140	iteration 2,3

### 8.4 Planering

Nr	Beskrivning	Beroende av	Timmar	datum
20	Möte varje vecka		200	iteration 1,2,3

## 8.5 Gränssnitt

Nr	Beskrivning	Beroende av	Timmar	datum
21	Definiera gränssnitt mellan modulerna		30	iteration 1
22	Skapa ett gränssnitt (Matlab/terminal)	21	15	iteration 2
23	Definiera och implementera layout för GUI:t		70	iteration 1
24	Definiera och implementera inmatningssyntax för GUI:t		140	iteration 1
25	Hantera inmatning av matriser i GUI:t		105	iteration 2
26	Implementera generering av C-kod i GUI:t		245	iteration 2
27	Koppla samman GUI med lösaren		35	iteration 2
28	Testa gränssnitten	22	50	iteration 2

## 8.6 Byggsystem

Ett byggsystem krävs för att smidigt kompilera C-koden till de plattformar som gruppen valt att utveckla till.

Nr	Beskrivning	Beroende av	Timmar	datum
29	Implementering av kompilering till Linux		14	iteration 3
30	Implementering av kompilering till Windows		14	iteration 3
31	Implementering av kompilering till Mac		7	iteration 3
32	Fixa struktur på Git		1	iteration 1

## 8.7 Gurobi

För att kunna se hur snabb algoritmen är krävs det ett jämförbart program. Vi har valt att jämföra Qadot med det kommersiella programmet Gurobi.

Nr	Beskrivning	Beroende av	Timmar	datum
33	Testa med Gurobi	9	15	iteration 3
34	Jämför test med egen algoritm	28	15	iteration 3

## 8.8 Dokumentation

Nr	Beskrivning	Beroende av	Timmar	datum
35	Testplan		35	iteration 1
36	Kvalitetsplan		14	iteration 1
37	Arkitektur		35	iteration 1
38	Teknisk dokumentation	Gränssnitt, huvudalgoritm och filsystem är klart	30	iteration 3
39	Användarhandledning	Gränssnitt och GUI är klara	10	iteration 3

## 9 Projektavslut

Projektet avslutas när produkten är acceptanstestad, levererad och både teknisk dokumentation och användarhandledning blivit levererade.

## Appendix A Mötesmall

- §1. Mötet öppnas av teamledare alternativt tillförordnad teamledare.
- §2. Sekreterare utses. Normalt utses dokumentansvarig.
- §3. Varje gruppmedlem får några minuter att redogöra för sitt arbetes status.
  - Hur går arbetet?
  - Medlemmen får uppskatta om denne tror att veckans aktiviteter kommer att hinnas med. Behövs ytterligare timmar eller eventuellt en till gruppmedlem tilldelas aktiviteten?
  - Är medlemmen sjuk och arbetsuppgiften ligger som beroende hos andra aktiviteter, måste uppgiften isåfall överlämnas till en annan gruppmedlem?
  - Är medlemmen redan klar med veckans aktiviteter?
- §4. Diskussion om eventuella problem i §3.
  - Ska samliga medlemmar närvara för att diskutera problemen?
- §5. Mötet avslutas.