# **Cuprins**

- 1. Specificația proiectului
- 2. Schema bloc
- 3. Componente
- 4. Proiectare și implementare
- 5. Justificarea soluției alese
- 6. Utilizare
- 7. Posibilități de dezvoltare ulterioară

# 1. Specificația proiectului

## Automat care măsoară temperature ambiantă

#### Cerința proiectuluie este:

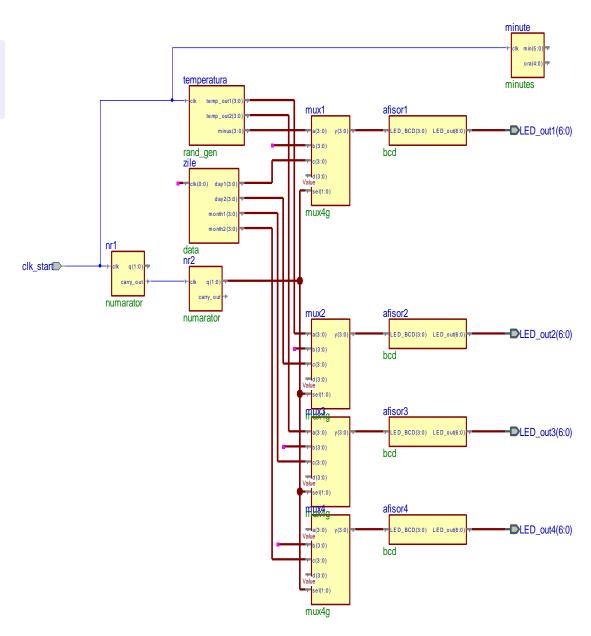
Să se proiecteze un automat care măsoară temperatura ambiantă și afișează in mod ciclic temperatura măsurata (pozitivă sau negativă), ora curentă (oră și minut) și data curentă (zi, lună). Afișoarele utilizate vor fi de tipul 7 segmente. Proiectul va fi realizat de 1 student.

# 2. Schema bloc

Cutia neagră a automatului este prezentată mai jos, având drept intrare un singur buton de start, care pune în funcțiune intreg circuitul. Ieșirile automatului sunt 4 afișoare bcd 7 segmente, pe care se prezintă in mod ciclic, o dată la 3 secunde(o secundă fiind reprezentă de un impuls de tact) temperatura, data în format DD/MM și ora în format MM/HH. Schema logică a automatului este următoarea:

#### Design Unit Header

library ieee; use ieee.std\_logic\_1... use ieee.STD\_LOGI...



# 3. Componente

### 1. Algoritmul de calcu al temperaturii

Dat fiind faptul că nu dispunem de un senzor care să detecteze temperatura, aceasta a fost generată în mod aleator. Se pornește de la o temperatură de 16 grade C care este incrementată sau decrementată în mod treptat la fiecare afișare a sa. Astfel temperature se schimbă o data la 3 seconde.

leșirea minus din cardul algoritmului de calcul al temperaturii determină dacă numărul afișat este pozitiv sau negative(pentru numere positive minus are valoare 15 iar pentru cele negative minus are valoare 10).

Limita minima a temperaturii este de -30 de gradec C iar cea maximă este de 50 grade C.

C este afișat de fiecare data pe ultimul afișor în momentul în care apare pe ecran temperatura.

Pentru a putea să transformăm valoarea temperaturii din integer în std\_logic\_vector am folosit dova semnale(temp\_in1 pentru cifra zecilor și temp\_in2 pentru cifra unitățiilor) care sunt transformate în std\_logic\_vector cu ajutorul funcțiie conv\_std\_logic\_vector().

## 2.Calculu orei

Pentru a calcula ora și minutele, am folosit un semnal sec , care crește cu o unitate la un impuls de cesa. Cand sec ajunge la valoarea 59

aceasta se restetează iar minute2 crește cu o unitate (la fel ca la temperatură am folosit cate un semnal pentru cifra zecilor si cifra unitățiilor, minute1 pentru zeci, minute2 pentru unități și ore1 respectiv ore2). În momentul in care se ajunge pe minute2 =9 și minute1= 5 atunci creste valoarea pentru ore2 și se reseteaza minute1 și minute2.

### 3. Algoritmul de calcul al zilei curente

Acest algoritm pornește de la data 01.01.2020 și pe baza semnalului provenit de carry\_ore ziua se crește cu o unitate. În cazul în care se ajunge la ultima zi din lună, valoare zilei se resetează la 1 iar luna crește cu o unitate. Acest algoritm trateză și cazul în care suntem in an bisect astfel luna februarie având 29 de zile.

#### 4. Multiplexor

Are rolul de a seclecta informația care urmeaza sa fie afișată. Selecția multiplexorului este reprezentată de valoarea ce provine de la al doilea numărător moduo 3.

Intrările multipexoruilui și ieșirea sa sunt pe 4 biți.

## 5.BCD-ul 7 segment

Componenta BCD 7 segmente are rolul de a afișa informația selectată de către multiplexoare. Pentru temperatură primul bcd afisează un minus daca avem o temperature negative, urmatorul afișează cifra zecilor, iar al treilea afisează cifra unitațiilor și ultimul numărător

afisează litera C. Pentru dată se afișează in formatul DD/MM iar pentru oră se afișează în fomatul MM/HH.

# 4. Proiectare și implementare

Proiectul simulează un termometru ce are următorele funcții:

- Afișarea temperaturii
- Afișarea orei in format MM/HH
- Afisarea datei in format DD/MM

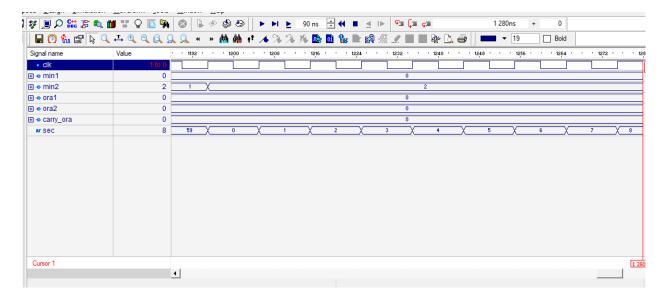
Afișarea se efectueaza cu ajutorul unor afișoare de tipul 7 segmente. Aceasta este ciclică, aceasta schimbându-se o data la 3 secunde.

Avem două numărătoare modulo 3 cascadate. Carry out-ul primului numărător va reprezenta clock-ul celui de-al doilea. Ieșirea celui de-al doilea numărător va fi selecția celor 4 mux-uri.

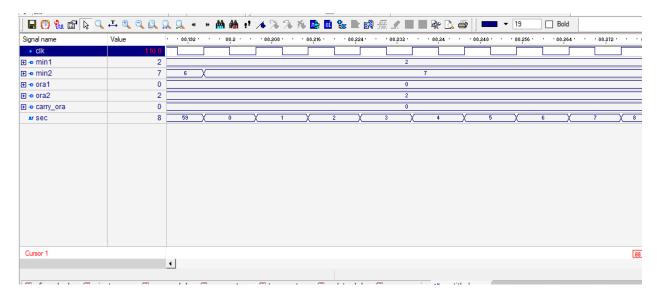
#### Generarea minutelor și a orelor

Am considerat drept o secundă un impus de tact. Un exemplu pentru modul de functionare al acestui algoritm este urmatorul:

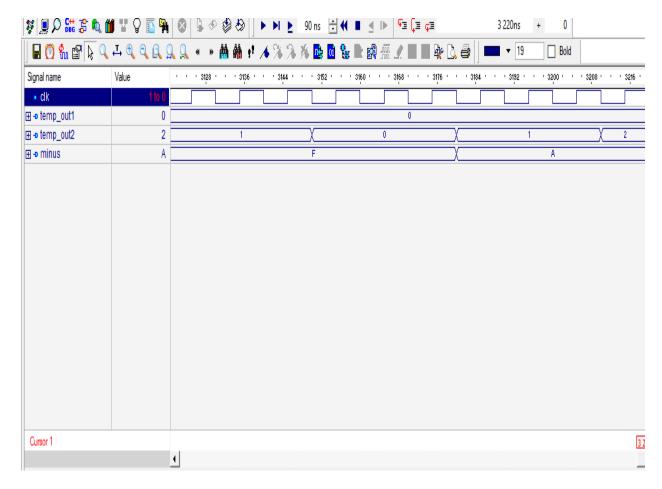
Primul exemplu cazul în care se incrementează valoarea unităților la minute



Al doilea exemplu prezintă și cazul în care s-a incrementat si valoarea unitățiilor la oră.



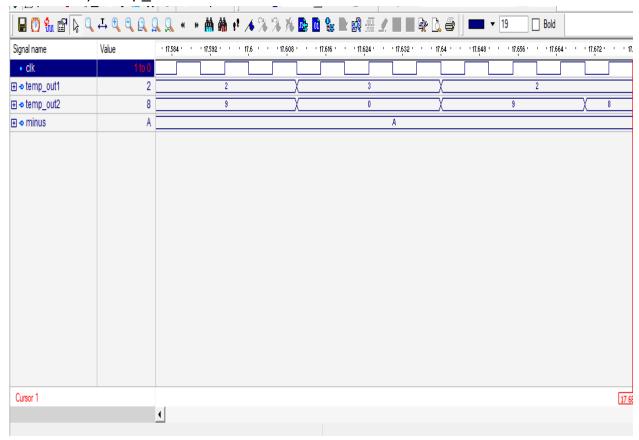
## Generarea temperaturii



În imaginea de mai jos se observă trecerea de la un numar pozitiv (reprezentat de valoarea F la minus) într-un număr negative (reprezentat de valoarea A la minus).

În urmatoarea imagine este prezentată limita inferioară a termometrului(-30 de grade) în momentul in care se ajunge la aceasta valoare, temp\_out2 primește

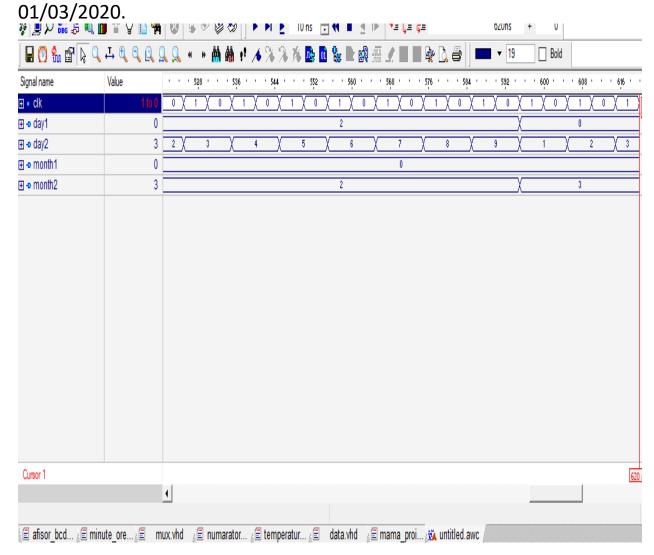
valoaea 9 și temp\_out1 valoarea 2.



## Algoritm pentu calculu datei

Clock-ul de la acestă component este reprezentat de carry-ul ce provine de la numararea orelor(carry\_ora).

Exempul pentru trecerea din data de 29/02/2020 in data de



Aici avem implementarea afișorului care tratează cazurile speciale pentru a afișa minus și C în cazul temperaturii:

```
pace <u>D</u>esign <u>Simulation Tools Window Help</u>
i 💱 📃 🔎 🔛 😤 🛝 🛍 🖫 🐶 🚡 🛼 🐶
                                          🔒 🔣 🔮 🤣
                                                                     10 ns 🗦 📢 🔳 👲 🕩
                                                         ▶ ▶I <u>▶</u>
  建建 農業
                     | B)# #{E | 🏣 👺 | 🗞 📣 ¶ | 🗈 🚓
                                                        • II II
                                                                      - №
      library IEEE;
      use IEEE.STD_LOGIC_1164.ALL;
      entity bcd is
      port ( LED BCD: in STD LOGIC vector(3 downto 0);
             LED_out: out STD_LOGIC_vector(6 downto 0));
      end entity;
8
9
10
      architecture arch_afisaj of bcd is
11
12
      begin
      process (LED_BCD)
13
14
15
      begin
          case LED_BCD is
16
         when "0000" => LED_out <= "0000001"; -- "0"
         when "0001" => LED out <= "10011111"; -- "1"
18
         when "0010" => LED_out <= "0010010"; -- "2"
19
20
21
         when "0011" => LED_out <= "0000110"; -- "3"
          when "0100" => LED_out <= "1001100"; -- "4"
          when "0101" => LED_out <= "0100100"; -- "5"
22
          when "0110" => LED_out <= "0100000"; -- "6"
23
          when "0111" => LED_out <= "0001111"; -- "7"
24
25
26
27
28
29
30
31
32
          when "1000" => LED_out <= "00000000"; -- "8"
          when "1001" => LED out <= "0000100"; -- "9"
          when "1010" => LED_out <= "11111110"; --afiseaza minus
          when "1110" => LED_out <= "0110001"; --afiseaza C
          when others => LED_out <= "11111111"; -- nu afiseaza nimic
          end case;
      end process;
      end architecture;
```

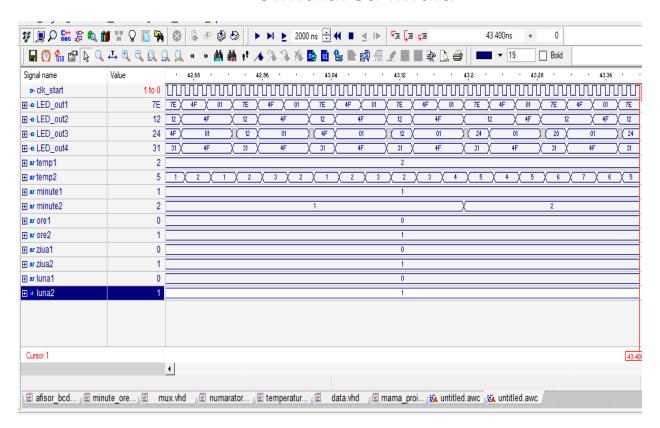
Mai jos este prezentată implementarea multiplexorului 4 la 1 cu calea de intrare pe 4 biți.

```
        Image: Second of the property of the p
                                                                                                                                                                                                                                                                                                                                         15 340ns
    library IEEE;
                use IEEE.std logic 1164.all;
                entity mux4g is
                                                                                                                                                          --multiplexoru 4 la 1 avand calea de intrare pe 4 biti
                             a: in STD LOGIC VECTOR (3 downto 0);
                             b: in STD LOGIC VECTOR (3 downto 0);
                            c: in STD LOGIC VECTOR (3 downto 0);
                            d: in STD_LOGIC_VECTOR (3 downto 0);
                             sel: in STD LOGIC VECTOR (1 downto 0);
                             y: out STD_LOGIC_VECTOR (3 downto 0)
12
 13
 14
                end mux4g;
 15
16
               architecture mux4g arch of mux4g is
18
                            process (sel. a. b. c. d)
19
                            begin
20
                                          case sel is
                                                     when "00" => y <= a;
21
                                                       when "01" => y <= b;
22
                                                       when "10" => y <= c;
23
                                                       when others => y <= d; --valoarea d nu o folosim in algoritm sel avand valori doar intre 0 si 2
24
25
                                         end case:
 26
                            end process;
              end mux4g arch;
28
29
```

#### În final o sa prezint legarea tuturor componentelor:

```
🖥 🍹 🗐 🔎 🛗 🎜 🐧 🛍 🖫 👂 🖟 🥸 👂 🕨 ▶ ▶ ▶ 10 ns 🗦 📢 ■ 🔞 № 📴 📜 🚑
                                                                                                                    15 340ns +
                                                                                                                                     0
    signal iesire mux4 : std logic vector(3 downto 0);
        signal templ : std_logic_vector(3 downto 0);
        signal temp2 : std_logic_vector(3 downto 0);
        signal minuss : std logic vector(3 downto 0);
        signal minutel: std_logic_vector(3 downto 0);
        signal minute2: std_logic_vector(3 downto 0);
        signal orel: std logic vector(3 downto 0);
        signal ore2: std_logic_vector(3 downto 0);
        signal carry_ore : std_logic_vector(0 downto 0);
        signal ziual: std_logic_vector(3 downto 0);
signal ziua2: std_logic_vector(3 downto 0);
        signal lunal: std_logic_vector(3 downto 0);
        signal luna2: std logic vector(3 downto 0);
         --aici declar semnale
        begin
             nrl: numarator port map(clk=> clk_start,carry_out=>carry_nrl );
             nr2 : numarator port map(clk=> carry_nrl, q=> iesire_nr2);
             temperatura: rand gen port map (clk=> clk start, temp outl=> temp1, temp out2 => temp2, minus=>minuss);
             minute: minutes port map(clk=> clk_start, min1=> minute1, min2=>minute2, ora1=>ore1, ora2=> ore2, carry_ora=> carry_ore );
            zile: data port map(clk=>carry_ore, dayl=>ziual, day2=>ziua2, monthl=>lunal, month2=>luna2);
muxl: mux4g port map(a=> minuss, b=> minutel, c=> ziual, sel=> iesire_nr2, d=>"0000", y=>iesire_mux1);
                                                                                                                                     --trebuie sa pun minus 1
             mux2: mux4g port map(a=>templ, b=> minute2, c=> ziua2, sel=> iesire_nr2, d=> "0000" , y=> iesire_mux2);
            mux3: mux4g port map(a=>temp2, b=> ore1, o=>luna1 , sel=> iesire nr2, d=> "0000" , y=> iesire mux3);
mux4: mux4g port map(a=>"l110", b=> ore2, c=>luna2 , sel=> iesire_nr2, d=> "0000" , y=> iesire_mux4);
             afisor1: bcd port map( LED_bcd => iesire_mux1, LED_out => LED_out1 );
afisor2: bcd port map( LED_bcd => iesire_mux2, LED_out => LED_out2);
             afisor3: bcd port map( LED_bcd => iesire_mux3, LED_out => LED_out3);
             afisor4: bcd port map( LED_bcd => iesire_mux4, LED_out => LED_out4);
```

## Simularea finală



Ex: data este 01/01, ora 1 și 21 de minute, temperatura este de -25 grade Celsius.

# 5. Justificarea soluției alese

Am ales această metodă de implementare pentru că simulează realitatea mai bine decât alte metode considerate anterior. Consider că acest termostat ar putea funcționa ca un prototip pentru unul real întrucât îndeplinește nevoile unui utilizator de rând.

# 6. Utilizare

Pentru ca programul să funcționeze, trebuie ca utilizatorul să dea un impuls de tact(un clock).

Am considerat ca un clock să fie echivalent cu o secundă. La 60 de clock-uri, contorul pentru secunde revine in 0. In schimb, cel pentru minute va crește. Calculul orei și datei funcționează pe același principiu.

# 7. Posibilitați de dezvoltare ulterioară

Consider că acest automa se poate înbunătăți prin adaugarea unor butoane care să permită utilizatorului să introducă data si timpul dorit. Pe lânga acestea consider că se poate adauga si afisarea anuli si semnul pentru grade