

**PLANO DE ENSINO DA DISCIPLINA**

---

Disciplina: Arquitetura de Computadores  
Nível: Mestrado e Doutorado  
Parecer: - Res. Unesp 87 de 05/10/05. Atualizada na criação do Doutorado pela Resolução Unesp-67/2018, publicada em 09/11/2018.  
Docente: Norian Marranghello / Roberta Spolon / Alexandro José Baldassin / Aleardo Manacero Junior / Geraldo Francisco Donegá Zafalon / Kelton Augusto Pontara da Costa

---

Data	06/10/2005	Data Desativação:	
Carga Horária Total:	120	Carga Horária Teórica:	60
		Carga Horária Prática:	0
Carga Horária	0	Carga Horária	0
		Carga Horária Laboratório:	0
Carga Horária	0	Carga Horária Extra	60
		Nº Créditos :	8

---

Programa: **Ciência da Computação**

---

Conteúdo:

Ementa: Revisão sobre conceitos básicos, A arquitetura do conjunto de instruções, Comportamento de programas, A Unidade Central de Processamento, O subsistema de memória, O subsistema de entrada e saída, Processadores concorrentes e multiprocessadores(a).

Bibliografia:

- KENOSE, J. F. and ROSS, K. W.; Computer Networks, 3rd Edition-Prentice Hall, ISBN: 013-34-9945-6.
- TANEMBAUM, A. S. - Computer Networks, 3rd Edition - Prentice Hall, ISBN: 0-13-3499456.
- TANEMBAUM, A. S. - Redes de computadores, tradução da Terceira Edição, Ed. Campus, ISBN: 85-352-0157-2;
- STEVENS, W. R., TCP/IP Illustrated, vol. 1 - The Protocols. Ed. Addison Wesley, ISBN: 0201-63346-9.
- CANSIAN, Adriano Mauro. Material didático on line, especialmente desenvolvido e padronizado para esta disciplina. <http://www.acmesecurity.org/redes>.

Objetivos:

Critérios: