Sorular

// her chapter 1 soru + truth table ve şekil çizimi

// ilk haftanın kopyalarını birleştir

Yapılanlar

h-5

\*Processor organizasyon nedir? nasıldır şekille belirtiniz. (ilk slayt)

\*data flow şekli ve instruction fetch aşamaları ve şekilleri

\*pipeling nedir? İnstruction pipelinng akış şeması + grafik

\*Register (user,control iççinde ne var) nelerdir. Registerları bil açıklamalarıyla

h-6

\*risc,cisc nedir? (s-2-3)

\*risc, cisc karşılaştırma h-6

\*büyük register file / ile cache(önbellek) karşılaştırma

\*graph coloring(register optimizasyonu)

h-7

\*superscalar işlemci nedir. Sekil (aşağıda memory olan)

\*süpersclar / süper pipeline

\*paralel çalışmadaki probler (h-7 son slayt)

\*performans artış (8 kat artış felan // kaç katına kadar artış // son sayfa slaytı)

h-8

\*adresleme modları, şekilleri, notasyonları, açıklama

h-9

\*multicycle nedir. Şekille beraber

\*h-9 ilk 6 slayt