

## **EEM 211 – Sayısal Mantık Tasarımı**

**Deney No: 1**

**Deney Grubu:** EEM211/02 (Perşembe)

**Deneyin Adı:** Program Geliştirme Ortamı – Xilinx ISE WebPack, Xilinx ISE Simulator

### **Deneyisel Çalışma**

1. Laboratuar asistanları tarafından yapılacak olan Xilin ISE program geliştirme ortamında şematik ve Verilog tasarım dosyalarının oluşturulması, Xilinx ISE Simlator kullanımı hakkındaki anlatımı dinleyiniz.

2. Aşağıda verilen çalışmayı şema olarak hazırlayınız.

Bir öğrenci A,B ve C olmak üzere üç ders almaktadır. Öğrencinin derste başarılı olduğu durumlar 1, başarısız olduğu durumlar 0 ile gösterilmektedir. Bu öğrencinin başarı durumu F ile tanımlanmıştır ve başarılı sayılması için verilen koşullar aşağıdaki gibidir:

- Öğrencinin başarılı sayılması için en az iki dersten başarılı olmalıdır.
- Başarılı olduğu derslerden biri mutlaka A dersi olmalıdır.

Yukarıda verilenler göre fonksiyonun çıkış ifadesini elde ediniz.

3. İkinci soruda elde ettiğiniz fonksiyona göre yapısal tasarım kodunu yazınız.