

## **EEM 211 – Sayısal Mantık Tasarımı**

**Deney No:** 2

**Deney Grubu:** EEM211/01-02

**Deneyin Adı:** Birleşimsel mantık

### **Deneyisel Çalışma**

İki bitlik iki sayının toplamının bir fazlasını alan devreyi tasarlayınız.

UYARI: İki bitlik bir sayının ikilik (binary) sayı sisteminde alabileceği en yüksek değer  $(11)_2$ , onluk sayı sisteminde 3'e karşılık gelir. Bu durumu göz önüne alarak iki bitlik iki sayının toplamının bir fazlasının en fazla kaç bit ile ifade edilebileceğini göz önünde bulundurunuz.

Her çıkış biti için ayrı birer fonksiyon elde edilmelidir.

Elde ettiğiniz fonksiyona göre Xilinx program geliştirme ortamında şematik devre tasarlayınız. Test, benzetim, FPGA kartı için pin tanımlamalarını gerçekleştirip oluşturduğunuz devrenin FPGA kartı üzerinde çalışmasını inceleyiniz.