

İşlemcinin DMA talebini işleme koyabileceği olur, işlemcinin sistem bus yapısını kullanma gereği duyacağı olur olup, yukarıdaki şekilde gösterilmektedir (Diğer donöllerde işlemci bus yapısını kullanmayacağı için DMA yapmada zaten engel yoktur) İşlemci bu talebin gereğini yerine getirmek için, DMA talebini aldığı anı izleyen yukarıdaki alandan ilkinde, kendi işlemini (bus cycle) askıya alır ve talep yapan birime acknowledge gönderir. Bu mesaj talep yapan tarafın bus yapısını kullanabileceği anlamına gelir. Bus yapısını her seferinde bir donül için kullanarak ve böylece her seferinde 1 word aktararak işe koyulan DMA modülü (bu işleme cycle stealing adı verilir), veri aktarım işlemi tamamlandığında "interrupt" aracılığı ile bu durumu işlemciye bildirir. Uygulanan arbitration kurgusuna göre hızlılık, singalleşme, daha uzun sürelerde işlemcinin askıda tutulup, DMA yapmasına izin verilen uygulamalar da söz konusudur.



1 byte uzunluğundaki nümerik veri, Hamming kod ile kodlandıktan sonra, bir iletim kanalından aktarılmış ve alıcı tarafın

100110010100 olarak ulaşmıştır. SEC (Single Error Correcting) kod uygulaması yapıldığına göre, alınan sayının hatalılık hızı bulunuz.

CEVAP ARKADA

