

13) Bellek hiyerarşisini simgeleyen piramitin tepesinden tabana doğru inildikçe neler değişir ve ne şekile değişir?

- Bit başına düşen maliyet azalır.
- Kapasite artar.
- Enerji miktarı azalır.
- İşleminin bu birimlere erişim sıklığı azalır.

ÖR:

tepede: Register, cache, main memory

altta: Teyp, MO

14) Geleneksel bus mimarisinde, yüksek performanslı, bus mimarisine geçiş gereğini doğuran temel etmenler nelerdir? Farkları nelerdir?

Teknolojinin gelişmesiyle birlikte kapasite kullanımı ve iletişim hızlarında önemli artışlar oldu. Bu çerçevede hız, kapasite ve işlevsellik artan çevre birimleri ile hem daha büyük hacimli veriyi daha az buğa aktarmak, hemde yeni uygulamalarla yaratmak olmağı doğdu. Buda geleneksel tek BUS yapısını, birden fazla ve daha yüksek hızda iletişim yapabilen buslardan oluşan yapı ile değiştirme gereği doğdu. Böylece verimlilik işlem yapan birimlerin veri yollarına atılması ve trafiği sıkıştırılması engellendi.