

- 3) CPU, o anda işlediği bus dönlünü tamamlayarak, "bus" yapısının kullanılabileceğini göstermek üzere HLDA sinyalini yükselterek yanıt verir.
- 4) DMA denetleyici, DACK sinyalini yükselterek, disk denetleyiciye, veri aktarımını başlatabileceğini bildirir.
- 5) DMA denetleyici, CPU'nun bus bağlantılarını "tristate" etmesi sonucu, şekilde anlatılarak gösterilmiş duruma geçen ve CPU'dan yalıtılmış olan "bus" yapısını kullanarak veri aktarımını gerçekleştirir.
- 6) İş bitiminde, DMA denetleyici HREO sinyalini alçaltarak CPU'ya "bus" yapısını kullanma işlemini bitirdiğini belirtir ve CPU yeniden "bus" yapısını kullanmaya başlar.

29) Aşağıdaki bellek yapısının kap ne kadardır, nasıl çalışır.

