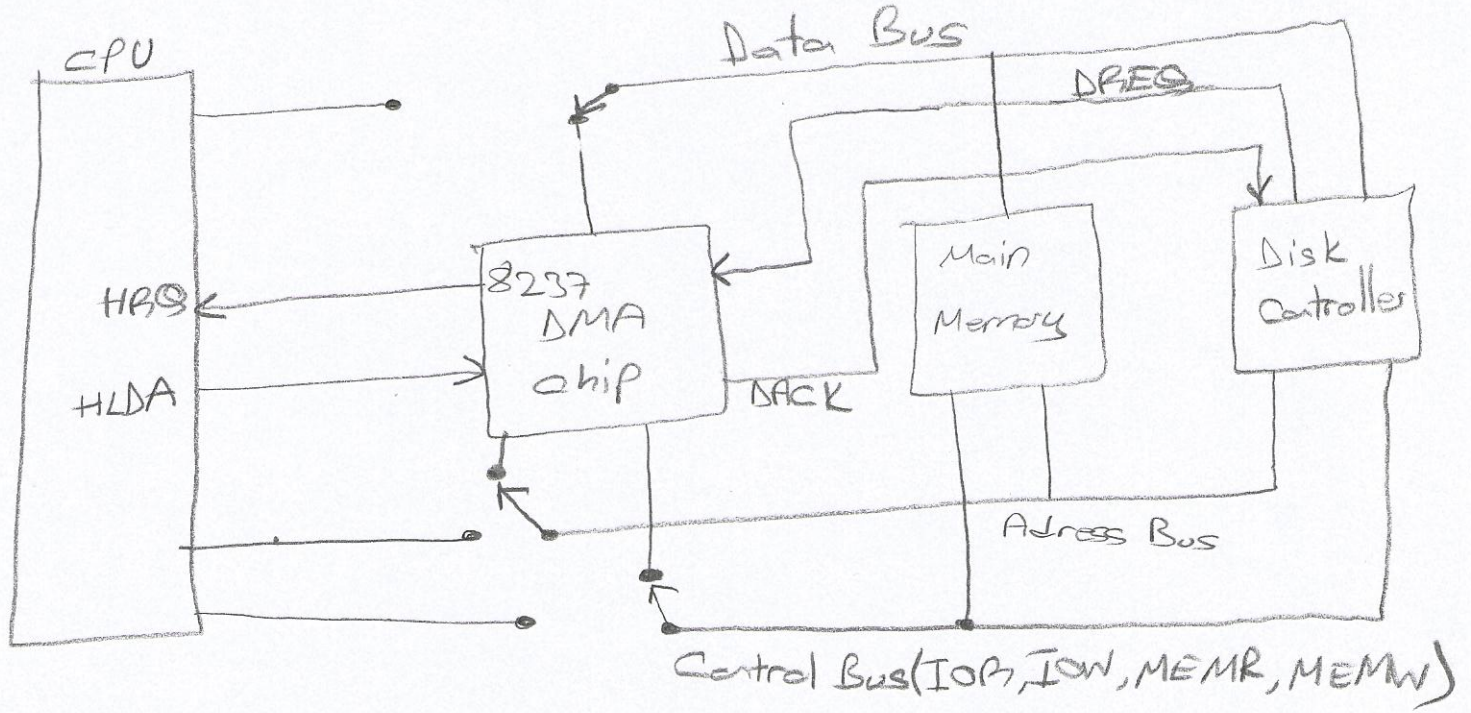


26) CPU, Disk denetleyici, Ana bellek ve DMA denetleyici içeren bir bağlantı şeması çizerek,  $HREQ$ ,  $HLDA$ ,  $DRREQ$ ,  $DACK$  sinyalleri aracılığı ile DMA işleminin nasıl gerçekleştiğini açıklayınız.



$DACK$  = DMA Acknowledge

$DRREQ$  = DMA request

$HLDA$  = HOLD acknowledge

$HREQ$  = HOLD request

1) Gereksinimi (örneğin disk denetleyici) doğrudan bellek erişimi gereği olduğunda,  $DRREQ$  sinyalini yükselterek, bu istemini DMA denetleyiciye iletir.

2) DMA denetleyici,  $HREQ$  sinyalini yükselterek, "bus" ypsını kullama isteğini CPU ya iletir.