

9) Multiplexed bus nedir? ve buna niçin gereksinim duyulmuştur?

Bideren büyük bellek kapasiteleri, adres ve veri yolu uzunluklarını da büyümüş işlemcilerin ve bellek modüllerini yavaş yapmış, üzerine bu kadar çok pin koymak sorun haline geldiğinden, aynı pinlerin hem adres, hem de veri için kullanılması düşüncesini doğurmuştur. Adresin datadan daha uzun sürelerde sabit tutulması gerektiğinden bu pinlerin işi adres olduğu anda latch edilmesi yani bir yarıya tutulması gerekir.

10) Cache uygulamasının olurluğu neye bağlıdır. cache büyük lögü neye bağlı olmalıdır.

Cache kullanımının temel amacı, pahalı, hızlı ve küçük bir bellek altında, ucuz, yavaş ve büyük bir bellek olan en sık erişilmek istenen bilgilerinin kopyasını bulundurmaktır, böylece birden büyük bir bellek kapasitesini daha ucuz bellek yongası ile sağlarken, diğer yandan en hızlı bellek yongasının hızına yakın bir art. perf. elde etmektir.

Cache alanı, Toplam bellek maliyeti DRAM maliyetine yakın olacak kadar ucuz, istenilen bellek erişim süresi, SRAM süresine yakın olacak kadar küçük olmalıdır.