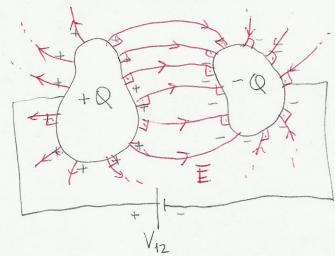
KAPASITANS VE KAPASITÖRLER



Sekilde görüldűgű gibi, rastgele sekil ve boyutta iki farklı iletken cisim arasında bir elektrik potansiyel fark olusturolim. Yüksek gerilim dusturduğumuz iletkene pozitif yükler hareket edecek; yüklerin korunumu

prensibine istraden de diger iletkende esit miktarda negatif virk açığa çıkacaktır. Daha önceki derslerden de bildigimiz weere, (iletken cisimlerin terisinale yuk bulunamayacogendan otivi) cisimlerin yüzeylerinde yük yoğunlukları oluşacaktır.

Böyle bir durunda, pozitif yüklü iletkenin yüzeyinden dik çıkacak, negatif yüklü iletkenin yüzeyine dik girecek pekilde bir elektrik alan oluşacaktır.

Not: Neder dik? iletker-dielektrik arası elektrastatik anir koşullarından ötürü]

E = - TV olduğundan, iletkenler arasındaki gerilimi k katına çıkarırsak Olupan elektrik alan da k katna çıkacaktır.

Elektrostatik sınır koşullarından D=ân Ps = E=ân Ps olduğu bulunur.

Dolayısıyla elektrik alanın k katına çıkması, Ps'in de k katına çıkması anlamina gelmektedir. Yani V x / E | x ps. Bir baska deyişle, V x Q olacağından, iletkenler arasındaki gerilimi ne kadar artırırsak, iletkenlerde biriken yük o oranda artar. Q orani, bu yapı için səbittir ve de bu yapının karakteristik bir özelliğidir. Bu orana (C = Q), sóz konusu yapının "kapasitansı" (birim voltaj farkı başına yük biriktirme kapasitesinin bir ölçütü olmasından ötürü) adı veritir.

iki iletkenden -> C = Q Oluşan her bir yapı için bu bran, karakteristik (o yapıya has) bir degerdir.

(Coulomb/Volt) veys (Forod)

* Yapının geometrik özelliklerine, * İletkenler arasındaki ortamın materyal özelliklerine bagimhdir!...

Veriler bir yapının kapasitansı, su yöntemle hesaplanabilir:

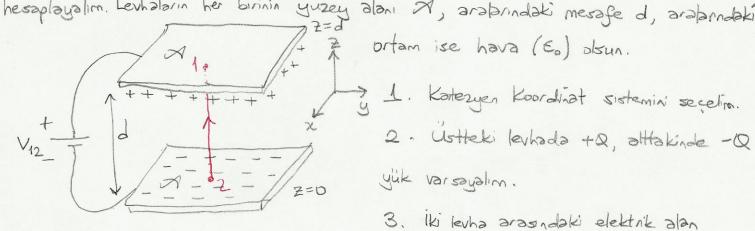
- 1. Geometrije uygun bir koordinat sistemi seçilir.
- 2. letkenler üzerinde + R ve Q yükler blduğu varsayılır.
- 3. Gauss Yasası veya başka bir yöntem ile, iletkenler arasındaki ortamda elektrik alan (E) hesoplanir.
- 4. + Q yüklü iletken ile Q yüklü iletken arasındaki potansiyel fark:

formulia ile hesaplanir.

5. Kapasitans, C= Q ile bulunur.

Not: Buluran sonuc, eismin (yapının) geometrik özellikleri (yani boyutlar, iletkenler arasındaki mesafe, vb.) ve iletkenler orasındaki ortamın dielektrik geçirgenliği (Er) gibi teimler içerebilir. Ancak Q, V gibi terimler içermemelidir.

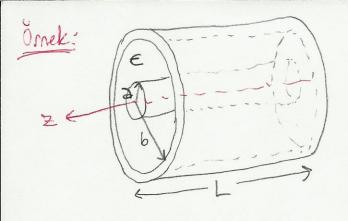
Ornek: Paralel levha kapasitor. Daha Ence de inceledigimiz bu yapılın kapasitansını hesaplayalım. Levhaların her birinin yüzey alanı X, arabandaki mesafe d, arabandaki



3. Iki levha arasındaki elektrik alan

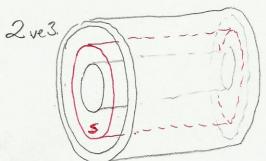
$$4. \quad \forall_{12} = -\int \underbrace{\bar{E} \cdot d\bar{l}}_{\epsilon_0} = -\int \left(-\hat{a}_{\frac{1}{2}} \frac{Q}{\epsilon_0}\right) \cdot \left(\hat{a}_{\frac{1}{2}} dz\right) = +\int \frac{Q}{\epsilon_0 A} dz = \frac{Qd}{\epsilon_0 A}$$

5.
$$C = \frac{Q}{V_{12}} = \frac{Q}{\frac{Qd}{6d}} = \frac{\epsilon_0 A}{d}$$
 (F) object bulunur!...



Sekildeki gibi, ideyançapı a olan bir iletken, dista ic gançapi b olan bir iletken silindilik kabuktan oluşan bir yapı olsun. İletkenlerin arasında dielektrik sabiti & olan malzeme varsa, yapılın kapasitansını bulmaya çalışalım.

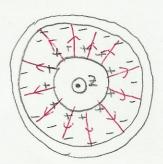
1. Silindirik koordinat sistemini seçelim. (Z ekseni, silindirlerin merkez ekseni olsun)



İki iletken arasında kalan bölgede, silindirik bir Gauss Yüzeyi seçerek elektik alanı hesaplayalım (icteki iletkende +Q, distaki iletkende -Q yik vorsayalm.)

Iki iletken arasındaki bölgede

E = âr Er peklinde olacaktir.



 $\oint \vec{E} \cdot d\vec{r} = \frac{Q}{E} \Rightarrow \vec{E} = \hat{a}_r \not= r = \hat{a}_r$

4. $V_{12} = -\int_{1}^{2\pi} \frac{dr}{r} dr = -\int_{1}^{2\pi} \left(\hat{s}_{r} dr \right) = -\int_{2\pi}^{2\pi} \frac{dr}{r} dr$

$$= -\frac{Q}{2\pi\epsilon L} \int_{c}^{a} \frac{dr}{r} = -\frac{Q}{2\pi\epsilon L} \ln\left(\frac{a}{b}\right) = \frac{Q}{2\pi\epsilon L} \ln\left(\frac{b}{a}\right)$$

Notlar: * Lartorga Cartar

* b artorsa C azalir

* Earlarso Cartar

Geometrik Özellikler

$$C = \frac{Q}{V_{12}} = \frac{Q}{\frac{Q}{2\pi\epsilon_L} l_r(\frac{b}{a})}$$

$$= \frac{2\pi\epsilon_L}{2\pi\epsilon_L}$$

la (6/2)