

Esame di Sistemi Operativi
AA 2018/19
26 Marzo 2019
[soluzione]

Nome	Cognome	Matricola

Esercizio 1

Sia data la seguente tabella che descrive il comportamento di un insieme di processi.

Process	T_{start}	CPU Burst	IO Burst
P1	0	2	7
P2	2	5	2
P3	2	3	6
P4	4	6	1

Domanda Si assuma di disporre di uno *scheduler preemptive* Round Robin (RR) con quanto di tempo pari a $T_q = 10$. Si assuma inoltre che:

- i processi in entrata alla CPU dichiarino il numero di burst necessari al proprio completamento;
- l'operazione di avvio di un processo lo porti nella coda di ready, ma **non necessariamente** in esecuzione.
- il termine di un I/O porti il processo che termina nella coda di ready, ma **non necessariamente** in esecuzione.

Si illustri il comportamento dello scheduler in questione nel periodo indicato, avvalendosi degli schemi di seguito riportati (vedi pagina seguente). Si supponga che i processi **si rappresentino con le stesse specifiche** una volta finito l'I/O.

Soluzione In base alle specifiche di cui sopra e supponendo che quando arrivino due processi contemporaneamente allo stesso istante di tempo venga scelto quello con **pid** minore, la traccia di esecuzione sarà quella riportata in Figura 1. Si noti che nessuno dei processi supera il quanto di tempo, quindi lo scheduler si comporterà come un First Come First Served (FCFS).

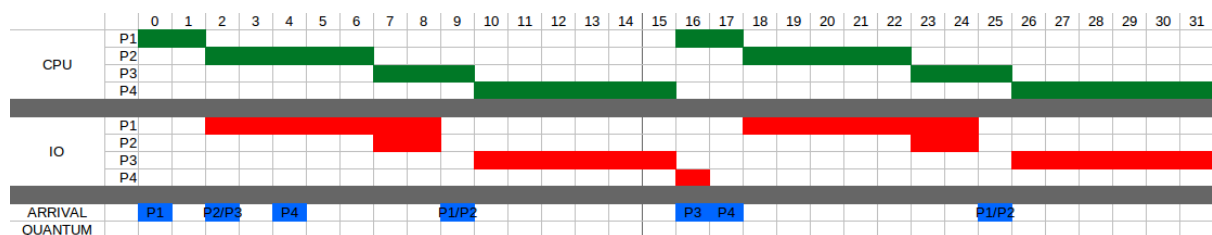


Figure 1: Traccia di esecuzione dei processi.

Nome	Cognome	Matricola

Esercizio 2

Sia data la seguente traccia di accesso alle pagine di memoria:

1 2 9 2 7 4 8 9 1 2 3 9 5 1 3

Si assuma di avere un Translation Lookaside Buffer (TLB) di 3 elementi, gestito con politica *Optimal Replacement*. Si assuma che T_{fetch} e T_{TLB} siano rispettivamente i tempi di fetch e di accesso al TLB. Di quanto aumentano le prestazioni incrementando la dimensione del TLB a 4 elementi?

Soluzione Le tracce di accesso per entrambe le versioni del TLB sono riportate rispettivamente in Figura 2a e Figura 2b. Ponendo $T_{miss} = 2(T_{fetch} + T_{TLB})$ e $T_{hit} = T_{fetch} + T_{TLB}$, avremo:

$$T_{EAT[3]} = 9T_{miss} + 6T_{hit} \quad (1)$$

$$T_{EAT[4]} = 8T_{miss} + 7T_{hit} \quad (2)$$

La probabilita' di page fault passerà da $p_{f[3]} = 0.60$ a $p_{f[4]} = 0.53$, risultando in un miglioramento delle prestazioni del 7%.

1	1	1	1	1	1	1	1	1	1	1	1	1	1	1
	2	2	2	7	4	8	8	8	2	3	3	3	3	3
		9	9	9	9	9	9	9	9	9	9	5	5	5

(a) TLB con 3 entries

1	1	1	1	1	1	1	1	1	1	1	1	1	1	1
	2	2	2	2	2	2	2	2	2	2	2	5	5	5
		9	9	9	9	9	9	9	9	9	9	9	9	9
				7	4	8	8	8	8	3	3	3	3	3

(b) TLB con 4 entries

Figure 2: Traccia delle pagine nel TLB in entrambi i casi.

Nome	Cognome	Matricola

Esercizio 3

Con riferimento agli algoritmi di *Page Replacement*, enumerare i 4 principali algoritmi usati per tale scopo, ordinandoli in base al loro *page-fault rate* (dal piu' alto al piu' basso). Si evidenzino anche gli algoritmi che soffrono dell'anomalia di Belady.

Soluzione Partendo dall'algoritmo con le peggiori performances in termini di *page-fault rate*, avremo:

#	Algorithm	Belady
1.	FIFO	si'
2.	Second Chance	si'
3.	LRU	no
4.	Optimal	no

Nome	Cognome	Matricola

Esercizio 4

Sia dato un sistema con paginazione con frame di dimensione 50 e **TLB** a 3 entries, gestito con politica di rimozione della pagine Last Recently Used (LRU). Si ipotizzi che un piccolo processo sia completamente contenuto nella prima pagina del sistema - i.e. da locazione 0 a 49. Si consideri quindi un array bidimensionale `float A[] []` con dimensioni $R \times C$ con $R = 1$ e $C = 50$, allocato come:

```

1  float** A = (float**)malloc(sizeof(float*)*R);
2  for (int r = 0; r < R; ++r)
3      A[r] = (float*)malloc(sizeof(float)*C);
4
5

```

Supponendo che le ultime pagine utilizzate in fase di allocazione siano già nel **TLB**, calcolare il numero di *page fault* dovute all'inizializzazione dell'array nelle seguenti modalità:

Modalità' 1:

```

1  for (int r = 0; r < R; ++r)
2      for (int c = 0; c < C; ++c)
3          A[r][c] = 0;
4
5

```

Modalità' 2:

```

1  for (int c = 0; c < C; ++c)
2      for (int r = 0; r < R; ++r)
3          A[r][c] = 0;
4
5

```

Soluzione In base alle specifiche del sottosistema di memoria e a come avviene l'allocazione della matrice `A[] []` il numero di pagine utilizzate in totale è 3. Esse entrano tutte nel **TLB**, perciò in entrambe le modalità il numero di *page fault* è pari a 0 - poiché quando la matrice viene allocata, le pagine vengano caricate nel **TLB**. Inoltre, per le specifiche dimensioni dell'array, le due modalità di accesso si equivalgono. In Figura 3 è riportata una breve illustrazione del sottosistema di memoria in entrambi i casi.

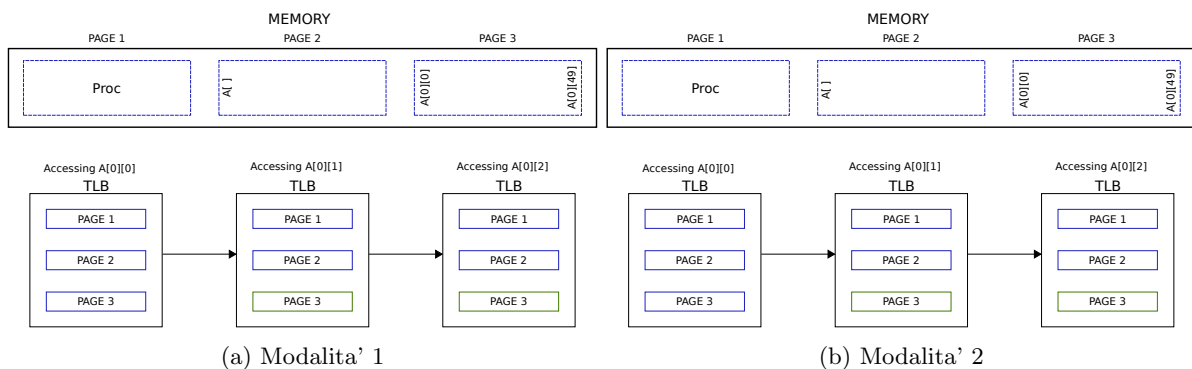


Figure 3: Illustrazione della memoria e del **TLB** in entrambe le esecuzioni.

Nome	Cognome	Matricola

Esercizio 5

Cos'è un File Control Block (FCB)? Quali sono le informazioni contenute al suo interno?

Soluzione Il **FCB** è una struttura dati che contiene tutte le informazioni relative al file a cui è associato. Esempi di informazioni possono essere: permessi, dimensione, data di creazione, numero di inode (se esiste), ecc. . Inoltre il **FCB** contiene informazioni sulla locazione sul disco dei dati del file - ad esempio in un File System (FS) con allocazione concatenata il puntatore al primo blocco del file. In Figura 4 è riportata una illustrazione di tale struttura.

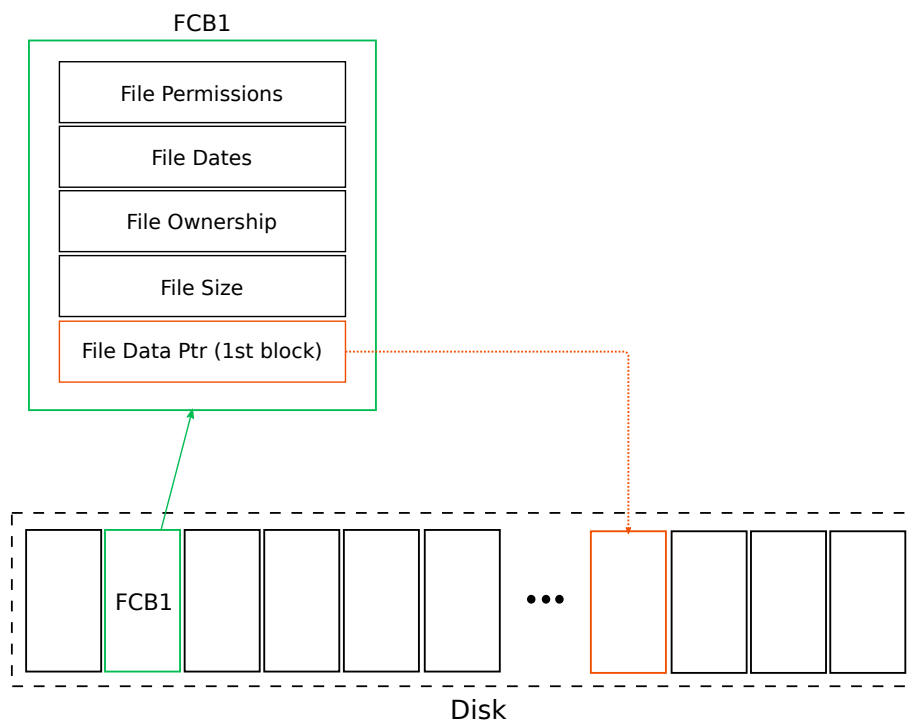


Figure 4: Esempio di **FCB**. La struttura contiene tutti gli attributi del file compresa la locazione dei dati - qui rappresentato dal puntatore al primo blocco della lista contenente i dati, supponendo un **FS** con Linked List Allocation (LLA).

Nome	Cognome	Matricola

Esercizio 6

Siano dati i seguenti programmi:

P1:

```

1  #define SHMEM_SIZE 1
2  #define NUM_ROUNDS 10
3
4  char* sem_name_0;
5  char* sem_name_1;
6  char* resource_name;
7
8  int main(int argc, char** argv) {
9      sem_name_0 = "s0";
10     sem_name_1 = "s1";
11     resource_name = "object";
12
13     sem_t* sem_0 = sem_open(sem_name_0, O_CREAT, 0666, 0); /*! full
14     sem_t* sem_1 = sem_open(sem_name_1, O_CREAT, 0666, 1); /*! empty
15
16     int fd=shm_open(resource_name, O_RDWR|O_CREAT, 0666);
17     if (fd < 0){
18         exit(-1);
19     }
20     int ftruncate_result = ftruncate(fd, SHMEM_SIZE);
21     if (ftruncate_result < 0) {
22         exit(-1);
23     }
24
25     void * my_memory_area = mmap(NULL, SHMEM_SIZE, PROT_WRITE, MAP_SHARED,
26     fd, 0);
27     for (int i=0; i < NUM_ROUNDS; ++i) {
28         sem_wait(sem_1);
29         char* buffer=(char*) my_memory_area;
30         sprintf(buffer, "%d", i);
31         printf("p1|s\n", buffer);
32         sem_post(sem_0);
33         sleep(1);
34     }
35
36     printf("p1|exit\n");
37
38     int unlink_result=shm_unlink(resource_name);
39     if (unlink_result<0) {
40         exit(-1);
41     }
42
43     sem_close(sem_0);
44     sem_close(sem_1);
45
46     sem_unlink(sem_name_0);
47     sem_unlink(sem_name_1);
48
49     return 0;
50 }
51

```

P2:

```
1  int main(int argc, char** argv) {
2      char* sem_name_0 = "s0";
3      char* sem_name_1 = "s1";
4      char* resource_name = "object";
5
6      sem_t* sem_0 = sem_open(sem_name_0, O_CREAT, 0666, 0); /// full
7      sem_t* sem_1 = sem_open(sem_name_1, O_CREAT, 0666, 1); /// empty
8
9      int fd = shm_open(resource_name, O_RDONLY, 0666);
10     if (fd < 0){
11         exit(-1);
12     }
13
14     int SHMEM_SIZE = 0;
15
16     struct stat shm_status;
17     int fstat_result = fstat(fd, &shm_status);
18     if (fstat_result < 0){
19         exit(-1);
20     }
21
22     SHMEM_SIZE = shm_status.st_size;
23
24     void* my_memory_area = mmap(NULL, SHMEM_SIZE, PROT_READ, MAP_SHARED, fd,
25     0);
26
27     while (1) {
28         sem_wait(sem_0);
29         int n = atoi((char*) my_memory_area);
30         printf("p2!%d\n", n);
31         sem_post(sem_1);
32         if (4 == n)
33             break;
34     }
35
36     printf("p2!exit\n");
37
38     int unlink_result = shm_unlink(resource_name);
39     if (unlink_result < 0) {
40         exit(-1);
41     }
42
43     sem_close(sem_0);
44     sem_close(sem_1);
45
46     return 0;
47 }
48
```

Domanda Spigare brevemente cosa fanno i programmi. Inoltre, cosa stampano P1 e P2?

Soluzione I due programmi seguono uno schema "produttore/consumatore" (rispettivamente P1 e P2), condividendo dati attraverso una *Shared Memory*. Quest'ultima viene creata e configurata solo da P1, quindi se P2 viene eseguito prima di P1 esso andrà in errore. L'accesso alla Shared Memory è salvaguardato da 2 semafori - condivisi tra i processi.

L'output dei due programmi è riportato di seguito.

P1:

```
1  p1|0
2  p1|1
3  p1|2
4  p1|3
5  p1|4
6  p1|5
7
```

P2

```
1  p2|0
2  p2|1
3  p2|2
4  p2|3
5  p2|4
6  p2|exit
7
```

Si noti come, una volta che P2 abbia terminato la sua esecuzione, P1 rimanga bloccato a causa del semaforo.

Nome	Cognome	Matricola

Esercizio 7

Spiegare brevemente la differenza tra `fopen(...)` e `open(...)`.

Soluzione `fopen(...)` una funzione di alto livello che ritorna uno stream, mentre `open(...)` una syscall di basso livello che ritorna un *file descriptor*. `fopen(...)`, infatti, contiene nella sua implementazione una chiamata alla syscall `open(...)`.

Nome	Cognome	Matricola

Esercizio 8

Che relazione c'è tra una syscall, un generico interrupt e una *trap*? Sono la stessa cosa?

Soluzione Ovviamente le tre cose non sono la stessa cosa.

Una syscall è una chiamata diretta al sistema operativo da parte di un processo user-level - e.g. quando viene fatta una richiesta di IO.

Un interrupt invece è un segnale asincrono proveniente da hardware o software per richiedere il processo immediato di un evento. Gli interrupt software sono definiti *trap*. A differenza delle syscall, gli interrupt esistono anche in sistemi *privi di Sistema Operativo* - e.g. in un microcontrollore. Quando una syscall viene chiamata, una trap verrà generata (un interrupt software), in modo da poter richiamare l'opportuna funzione associata a tale syscall (attraverso la Syscall Table (ST)).