

سوال ۱- نمودار زمانبندی اجرای دستور `ADD R0, M[0300]` (جمع محتوای خانه‌ای یک بایتی از حافظه به آدرس `0300h` با ثبات ۸ بیتی `R0` و ذخیره حاصل جمع در همین ثبات) را بر مبنای سیکل ماشین برای گذرگاه‌های آدرس (۱۶ بیتی)، داده (۸ بیتی) و کنترلی رسم کنید. فرض کنید که دستور از آدرس `0100h` در حافظه ذخیره شده و کد زبان ماشین دستور `2F 03 00h` است. (زمان پاسخ: ۹:۴۵ تا ۱۰:۰۵).