

SET DE INSTRUCCIONES DEL MICROPROCESADOR DE INTEL 8085

Tendremos en cuenta las siguientes abreviaturas:

- addr: dirección de 16 bits
- data: dato de 8 bits
- data 16: dato de 16 bits
- byte 2 (o b2): segundo byte de una instrucción
- byte 3 (o b3): tercer byte de una instrucción
- port: dirección de 8 bits de un dispositivo de E/S
- r, r1, r2: cualquiera de los registros A, B, C, D, E, H, L
- DDD, SSS: código que representa a los registros A, B, C, D, E, H, L, donde “DDD” se utiliza para indicar “destino” y “SSS” la “fuente” (source):

DDD o SSS	Registro
111	A
000	B
001	C
010	D
011	E
100	H
101	L

- rp: cualquiera de los pares de registros BC, DE, HL o el registro SP, cuyo códigos son:

RP	Registro
00	BC (B es el registro de mayor jerarquía)
01	DE (D es el registro de mayor jerarquía)
10	HL (H es el registro de mayor jerarquía)
11	SP (Stack Pointer)

- rm: bit m del registro r
- Z, S, P, CY, AC: banderas de condición:

S	Z	0	Ac	0	P	1	Cy
---	---	---	----	---	---	---	----

- rh: primer registro (de mayor jerarquía) de un par de registros
- rl: segundo registro (de menor jerarquía) de un par de registros

- (1) $((SP) - 1) \leftarrow (PCH)$, $((SP) - 2) \leftarrow (PCL)$, $(SP) \leftarrow (SP) - 2$, $(PC) \leftarrow (\text{byte3})(\text{byte2})$
- (2) $(PCL) \leftarrow ((SP))$, $(PCH) \leftarrow ((SP) + 1)$, $(SP) \leftarrow (SP) + 2$
- (3) $((SP) - 1) \leftarrow (PCH)$, $((SP) - 2) \leftarrow (PCL)$, $(SP) \leftarrow (SP) - 2$, $(PC) \leftarrow 8 * AAA$
- (4) $((SP) - 1) \leftarrow (rh)$, $((SP) - 2) \leftarrow (rl)$, $(SP) \leftarrow (SP) - 2$
- (5) $((SP) - 1) \leftarrow (A)$, $((SP) - 2) \leftarrow (F)$, $(SP) \leftarrow (SP) - 2$
- (6) $(rl) \leftarrow ((SP))$, $(rh) \leftarrow ((SP) + 1)$, $(SP) \leftarrow (SP) + 2$
- (7) $((\text{byte3})(\text{byte2})) \leftarrow (L)$, $((\text{byte3})(\text{byte2}) + 1) \leftarrow (H)$
- (8) $(L) \leftarrow ((\text{byte3})(\text{byte2}))$, $(H) \leftarrow ((\text{byte3})(\text{byte2}) + 1)$
- (9) $Z = 1$ si $(A) = (r)$, $Cy = 1$ si $(A) < (r)$
- (10) $Z = 1$ si $(A) = ((H)(L))$, $Cy = 1$ si $(A) < ((H)(L))$
- (11) $Z = 1$ si $(A) = (\text{byte2})$, $Cy = 1$ si $(A) < (\text{byte2})$

SET DE INSTRUCCIONES - INTEL 8085