Practica: 04

Nombre de la actividad: Manejo de memoria

Instituto Politécnico Nacional. Escuela Superior de Cómputo.

Licenciatura en ciencia de datos.

Nombre de la materia: Computo de alto Desempeño Grupo: 4AV1

Profesor: Benjamín Cruz Torres

Nombre del equipo: X

Integrantes del equipo:

* Lopez Mendez Emiliano

# Desarrollo de la Actividad

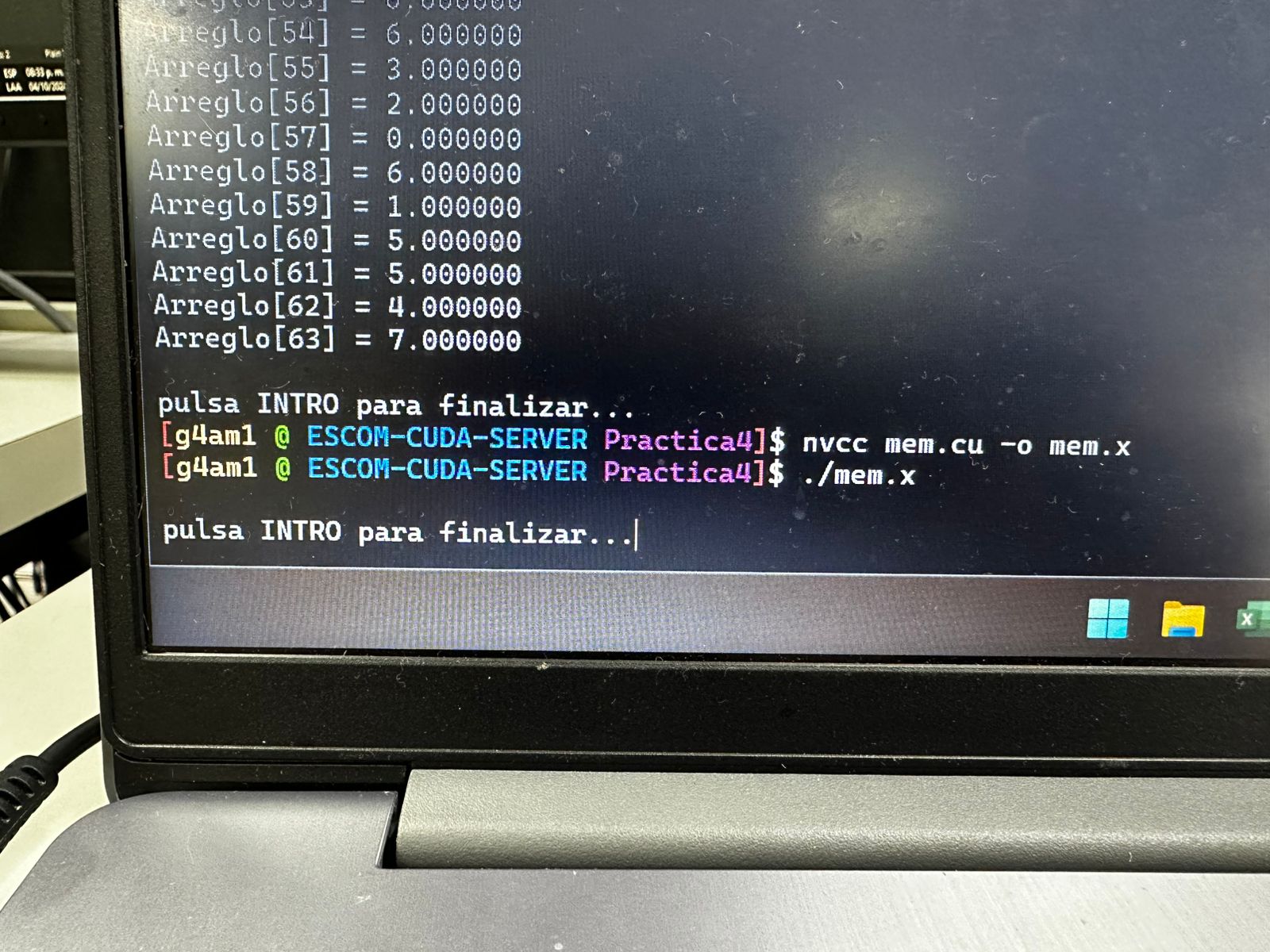


Imagen de la pantalla de un computador

Descripción generada automáticamente con confianza media

**Conclusiones**

La práctica realizada permitió explorar el proceso de transferencia de memoria entre el host (CPU) y el device (GPU) utilizando CUDA. Al ejecutar el programa, se pudo observar cómo los datos se copian a la memoria del device, se procesan en paralelo utilizando múltiples hilos, y se retornan los resultados al host. Este ejercicio básico refuerza la comprensión de los fundamentos de la programación en CUDA, como la inicialización de memoria, la asignación de bloques e hilos y la sincronización entre el host y el device. La implementación del código demuestra la importancia de gestionar eficientemente la memoria en la GPU para evitar cuellos de botella y maximizar el rendimiento de las aplicaciones.

Al modificar el programa para sumar una constante a cada elemento del arreglo en el device, se evidencia cómo CUDA puede simplificar y acelerar operaciones que serían costosas en un entorno puramente secuencial. La ejecución en paralelo utilizando varios bloques y la comparación de resultados confirma la efectividad de la GPU para tareas que pueden ser divididas en múltiples subprocesos. En resumen, este ejercicio muestra el potencial de CUDA en aplicaciones de alto rendimiento, y proporciona una base sólida para abordar problemas más complejos, como procesamiento de imágenes, simulaciones científicas y aprendizaje profundo.