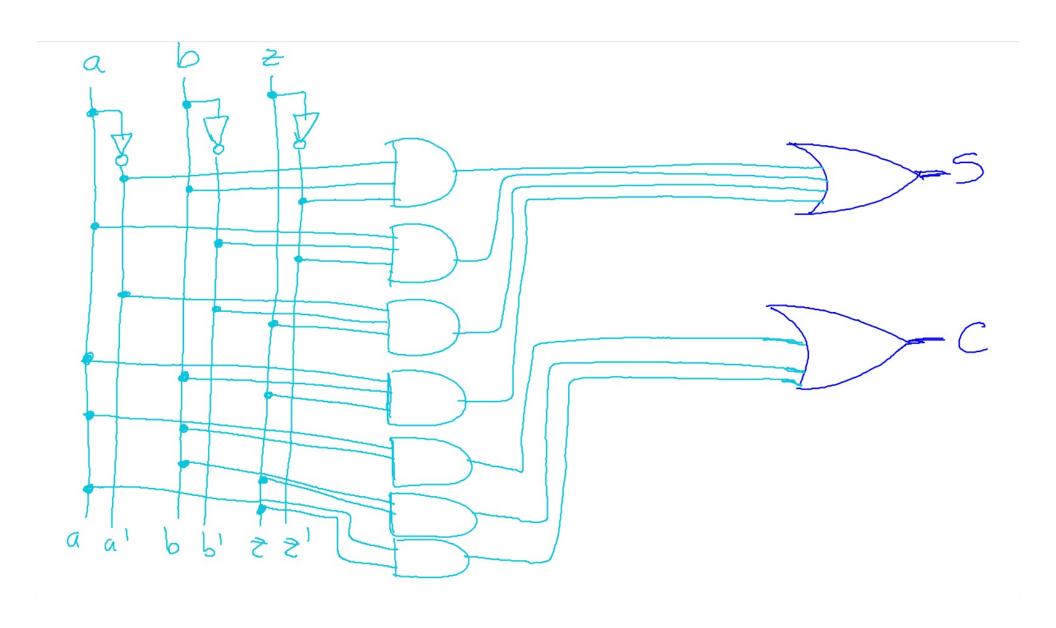
## Semana 7

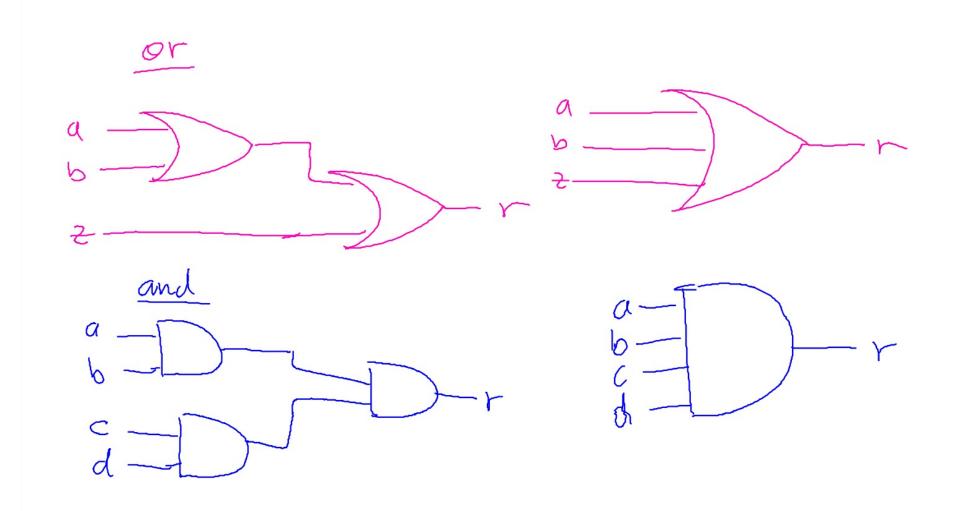
· Examen 1 Martes 16 clase repairs Dieves 11 Proyata Prototipos Entregal: Plan de trabajo (Somma) Domingo 21 Set. PDF (digital) por correo, CC: asistente Doumentación: materiales, diseño, Costos, justificación, marso teórico resposabilidades de cada miembro, plan de trabajo, cronograma Entresa final prototips y reporte de Sem IT Sucres 13 Nov resultados

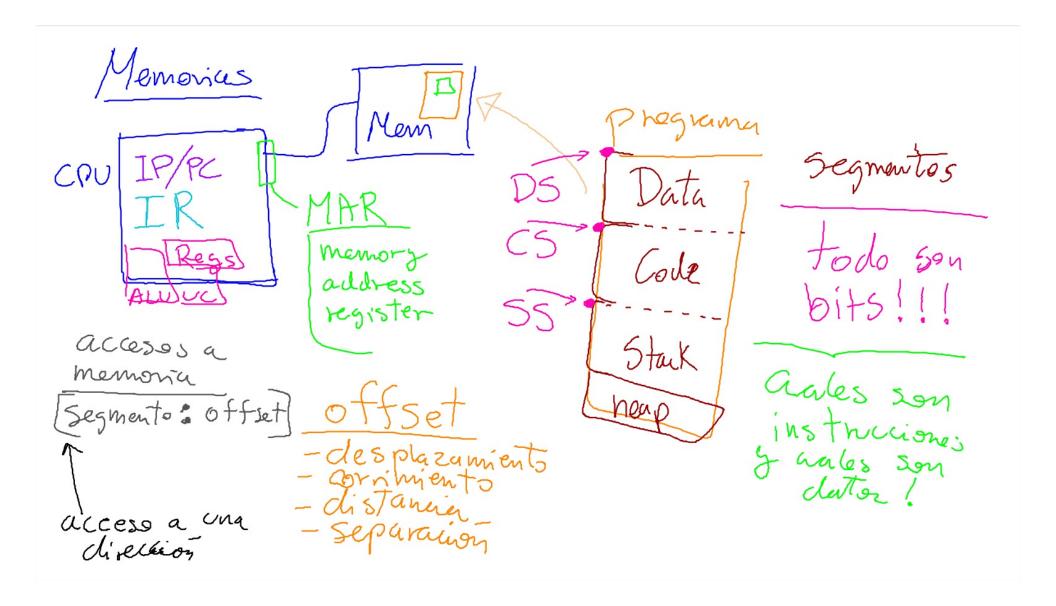
Cecturas Semana & + Sirarama Cap. 3 y 4 tealizar esquema/resumen + Peter Abel Corps. 1 y 2

revisar
Caps. 5 y 6

Apourtabor:
Erick Banantes







memoria principal una luego de celdas Sevenciales de access aleatorio bidinensional Cada celda es de Destan enumeradas! 120 has la la Ultima OxFFF ...

direccionamients + direcciones físicas o reales ( toda la ) + directiones lógicas o virtules (las que re el CPU)

Proceso Programa en cada proceso

ejection

en memoria principal

activo Concerrencia

2 procesos Ay B son concerrentes 511

B inicia antes que A finalice

L

tiempo compartido el tiempo se divide entre los procesos sole hay 1 única tarea (1 instrución a la vez) ejentando en el CPU - > 1 solo CPU

paralelismo 2 o más procesos ejecuta a la vez (al mismo instance. I instrución cada proceso, en CPU diferentes. 1 proceso por cad procesador (o núcleo) - varios CPUs >> paraletis mo