## ANALISA DATA

Pada modul keemput pralitikum rangkaian elektronika mengenai multistage amplifier dan rangkaian yang lain. Telah dilakukan beberapa pertobaan. Pada percobaan perturna, pralitikan diminta untuh menganalisa penguat banyah tingkat (multistage Amplifi-er), dimana pada percobaan ini dilakukan 3 jenis percobaan yaitu stage A. stage B dan full stage. Setelah dilakukan percobaan, dapat dilihat bahasi singal yang dihasilkan berupa singal sinusoidal, dimana singal output yang dihasilkan, sama den gan singal input tanpa adanga distorri, singal input dan output yang dihasilkan berbeda fusa 180°, dan silia dilihat singal hampi-ir tidah memilihi duhorri. Dimana, hal ini sesuai dengan sifat dan karahteristru pada multistage amplifier.

Pada percobacin kedua, praintivan diminto untuk menyanalisa Phase shift Occillator, dimana puda percobacin ini yang dianalisa ialah singal yang dihasilkan yaitu singal sinusoidal. Dani percobacin tersebut dihasilkan dua singal yaitu ringal input dan sm-yai output yang jiha dilihat sekilas dua singal tersebut sama. Namun jiha di perhatikan secara seksama, terjadi pergeseran fasa pada singal outputnya. Domana, nal ini sesuai dengan fung si kenja dari phase Shift Oscilator.

Pada percobaun ketiga, praktuan diminta untuk menganali -su rangkusun gerbang Namo dengan TIL dengan cara mengubah porisi ketiga switch input sesuai data variabel pada tabel 3.1, setelah dilabulkan periokaan haril menanjuhan bahwa ketiha semua switch bernilai (1-1-1) mahu output yang dinasilkan seberiar 0.06 V. Sedangkan, kehka switch bernilai 0 dan atau dominan 0 maha output yang diharilkan seberar 5 V.