UTS SEMETER GENAP TAHUN AKADEMIK 2019/2020

MATA KULIAH: Arsitektur & Organisasi Komputer (3 sks)

HARI/ TANGGAL: Senin, 13 April 2020

PROGRAM STUDI/SEM: FAKULTAS TEKNIK/IF/S1

DOSEN PEGUJI: Dhany Indra Gunawan S.T, M.Kom

WAKTU: 120 Menit SIFAT: ONLINE

Pengisi:

Nama: Isep Lutpi nur NPM: 2113191079

MK : Arsitektur dan Organisasi Komputer

Prodi: \$1 Teknik Informatika

BAGIAN I. PILIHAN GANDA (SCORE: 40)

- 1. Sistem bilangan Biner (10110) 2 dikonversikan ke bilangan Desimal (22) 10
 - a. (11) 10
 - b. (12) 10
 - c. (22) 10
 - d. (21) 10
- 2. Sistem bilangan Kuartener (203) 4 dikonversikan ke bilangan Desimal (35) 10
 - a. (35) 10
 - b. (53) 10
 - c. (34) 10
 - d. (43) 10

Jawaban:

$$203 (4) = 2X4^2 + 0X4^{1+} 3X4^{0}$$

203(4) = 32 + 0 + 3

203(4) = 35(10)

- 3. Bilangan Heksadesimal A sama dengan:
 - a. Desimal: 10
 - b. Biner: 1010
 - c. Oktal: 12
 - d. Benar Semua
- 4. Bilangan Desimal 15 sama dengan, Kecuali:
 - a. Biner: 1111
 - b. Desimal: 11
 - c. Oktal: 17
 - d. Heksadesimal: F
- 5. Bilangan biner (1101101110)₂ dikonversikan ke bilangan Heksa desimal menjadi
 - a. (36E)₁₆ b (1556)₁₆ c. (1556)₈ d. (36E)₈

Jawaban:

- 11 0110 1110
 - 3 6 4 = 364

- 6. (AC) 16 = (10101100)2
 - a. 0100 0110
 - b. 10 111 110
 - c. 10 101 100
 - d. 00 011 111

Jawaban:

- 7. Komponen utama CPU, Kecuali:
 - a. ROM
- c. Control Unit
- b. ALU
- d. Register
- 8. Notasi negatif dari 111010110 dengan menggunakan cara two's complement adalah:
 - a. -111010110
 - b. 000101001
 - c. 000101110
 - d. Semua Salah

Jawaban:

- 9. Urutan abstraksi komputer yang benar, dari level atas sampai bawah adalah :
 - a. High-Level Langage Instruction Set Architecture(ISA) Assembly Langage Microarchitecture Digital Logic
 - b. High-Level Language Assembly Language Instruction Set Architecture (ISA) -Microarchitecture - Digital Logic
 - c. High-Level Language Assembly Language Microarchitecture Instruction Set Architecture (ISA) Digital Logic
 - d. Semua Salah
 - II. ESSAY (SCORE: 60)
 - 1. Gambar Berikut adalah gambaran kerja sistem lampu jalan.



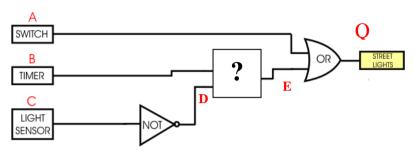


Sebagai insinyur, anda ditugaskan untuk mengembangkan sistem untuk mengendalikan lampu jalan. Lampu jalan dapat dinyalakan dengan cara:

manual

ATAU

- menggunakan timer . Bila menggunakan timer lampu hanya menyala bila diitambahkan kondisi sekitarnya gelap.
- Rangkaian berikut adalah rangkaian logika untuk mengontrol sistem tersebut.



Dan berikut adalah tabel kebenaran rangkaian tsb

	II.	NPU1	OUTPUTS		
Α	В	С	D	Е	Q
0	0	0	1	0	0
0	0	1	0	0	0
0	1	0	1	1	1
0	1	1			
1	0	0			
1	0	1			
1	1	0			
1	1	1			

Pertanyaannya:

- a. Tentukan Gerbang apakah belum diketahui (ditandai dengan kotak bertanda tanya)pada gambar rangkaian di atas sengan melihat tabel kebenaran yg ada. (BOBOT 5)
- b. Lengkapi tempat kosong pada tabel kebenaran. (BOBOT 15)

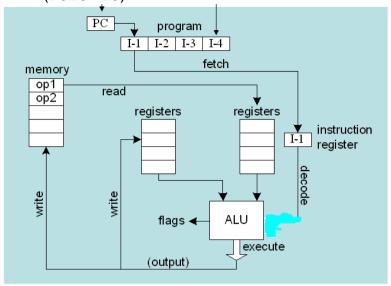
Jawaban:

a. Logika AND

b.

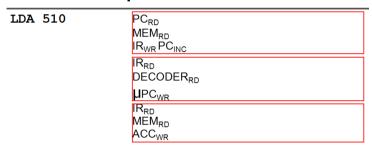
	I	OUTPUTS			
Α	В	С	D	Ε	Q
0	0	0	1	0	0
0	0	1	0	0	0
0	1	0	1	1	1
0	1	1	0	0	0
1	0	0	1	0	1
1	0	1	0	0	1
1	1	0	1	1	1
1	1	1	0	0	1

2. Tuliskan langkah-langkah untuk instruksi ADD (600), dengan mengacu gambar di bawah (BOBOT 20)

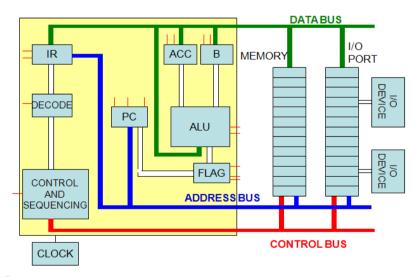


3. Berikut adalah tabel mikrokode untuk instruksi LDA:

Microcode sequence



Yang mengacu pada arsitektur mikroprosesor berikut



Pertanyaan:

Tuliskan Microcode seperti tabel microcode di tasas untuk instruksi :

- a. STA 510 (BOBOT 10)
- b. ADD (600), A (BOBOT 10)

#Selamat Mengerjakan#